

(12) 特許協力条約に基づいて公開された国際出願

(19) 世界知的所有権機関
国際事務局



(10) 国際公開番号

WO 2014/196653 A1

(43) 国際公開日
2014年12月11日(11.12.2014)

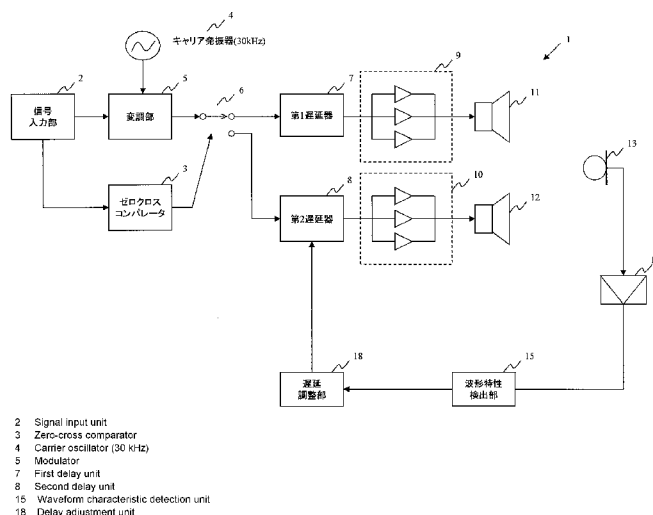
WIPO | PCT

- (51) 国際特許分類:
H04R 3/00 (2006.01)
- (21) 国際出願番号: PCT/JP2014/065259
- (22) 国際出願日: 2014年6月9日(09.06.2014)
- (25) 国際出願の言語: 日本語
- (26) 国際公開の言語: 日本語
- (30) 優先権データ:
特願 2013-120953 2013年6月7日(07.06.2013) JP
- (71) 出願人: 国立大学法人九州工業大学(KYUSHU INSTITUTE OF TECHNOLOGY) [JP/JP]; 〒8048550 福岡県北九州市戸畑区仙水町1-1 Fukuoka (JP).
- (72) 発明者: 佐藤 寧(SATO Yasushi); 〒8080135 福岡県北九州市若松区ひびきの2-4 国立大学法人九州工業大学内 Fukuoka (JP).
- (74) 代理人: 平井 安雄(HIRAI Yasuo); 〒8120011 福岡県福岡市博多区博多駅前2丁目20-1 大博多ビル9階 Fukuoka (JP).
- (81) 指定国 (表示のない限り、全ての種類の国内保護が可能): AE, AG, AL, AM, AO, AT, AU, AZ, BA, BB, BG, BH, BN, BR, BW, BY, BZ, CA, CH, CL, CN, CO, CR, CU, CZ, DE, DK, DM, DO, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, GT, HN, HR, HU, ID, IL, IN, IR, IS, JP, KE, KG, KN, KP, KR, KZ, LA, LC, LK, LR, LS, LT, LU, LY, MA, MD, ME, MG, MK, MN, MW, MX, MY, MZ, NA, NG, NI, NO, NZ, OM, PA, PE, PG, PH, PL, PT, QA, RO, RS, RU, RW, SA, SC, SD, SE, SG, SK, SL, SM, ST, SV, SY, TH, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, ZA, ZM, ZW.
- (84) 指定国 (表示のない限り、全ての種類の広域保護が可能): ARIPO (BW, GH, GM, KE, LR, LS, MW, MZ, NA, RW, SD, SL, SZ, TZ, UG, ZM, ZW), ユーラシア (AM, AZ, BY, KG, KZ, RU, TJ, TM), ヨーロッパ (AL, AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HR, HU, IE, IS, IT, LT, LU, LV, MC, MK, MT, NL, NO, PL, PT, RO, RS, SE, SI, SK, SM, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, KM, ML, MR, NE, SN, TD, TG).

[続葉有]

(54) Title: SIGNAL CONTROL APPARATUS

(54) 発明の名称: 信号制御装置



2 Signal input unit
3 Zero-cross comparator
4 Carrier oscillator (30 kHz)
5 Modulator
7 First delay unit
8 Second delay unit
15 Waveform characteristic detection unit
18 Delay adjustment unit

(57) Abstract: Provided is a signal control apparatus that can perform phase control with high precision by use of a simple structure and a simple process without receiving any influences of external environments. A signal control apparatus comprises: a first delay unit (7) that receives a modulated signal corresponding to the positive component of an input signal; a second delay unit (8) that receives a modulated signal corresponding to the negative component of the input signal; transducers (11, 12) that receive signals outputted from the delay units of the respective systems and that output, as ultrasonic waves, the received signals for the respective systems; a microphone (13) that detects the ultrasonic waves of the respective systems outputted from the transducers (11, 12); a waveform characteristic detection unit (15) that integrates the detected ultrasonic waves of the respective systems, thereby detecting the waveform characteristics of the positive sonic wave and of the negative sonic wave; and a delay adjustment unit (18) that inputs, on the basis of the detected waveform characteristics, to the first delay unit (7) or second delay unit (8), the information of a delay amount that is in accordance with a phase difference between the signal outputted from the first delay unit (7) and the signal outputted from the second delay unit (8) so as to reduce the phase difference.

(57) 要約:

[続葉有]



WO 2014/196653 A1

添付公開書類:

— 国際調査報告 (条約第 21 条(3))

外部環境の影響を受けることなく、簡単な構成及び処理で高精度に位相制御を行うことが可能な信号制御装置を提供する。入力信号における正成分に相当する変調信号を入力する第1遅延器7と、入力信号における負成分に相当する変調信号を入力する第2遅延器8と、それぞれの系統の遅延器から出力された信号を入力し、超音波として各系統ごとに出力するトランスデューサ11、12と、当該トランスデューサ11、12から出力されたそれぞれの系統からの超音波を検知するマイク13と、検知した各系統ごとの超音波を統合し、正の音波及び負の音波の各波形特性を検出する波形特性検出部15と、検出した波形特性に基づいて、第1遅延器7から出力された信号と第2遅延器8から出力された信号との位相差が減少するように、第1遅延器7又は第2遅延器8に、位相差に応じた遅延量の情報を入力する遅延調整部18とを備える。

明 細 書

発明の名称： 信号制御装置

技術分野

[0001] 本発明は、高周波の音信号の位相制御を行う信号制御装置に関する。

背景技術

[0002] 指向性が非常に強く特定のエリアに音を伝える手段として、超音波スピーカが利用されている。超音波スピーカは、超音波が伝えるエネルギーが非線形特性により空気中で可聴音に変換されることで音として聞くことができるものである。この超音波スピーカにおいて、音を伝送する方向を可変にしたい場合、音波発生面を機械的に傾けるなどの大掛かりな機構が必要となってしまう。

[0003] このような問題に関して、例えば、特許文献 1、2 に示す技術が開示されている。特許文献 1 に示す技術は、A/D変換器が、超音波信号を振幅変調するための変調信号を予め定められたサンプリング周波数でサンプリングして、変調信号のサンプルを順次生成し、生成された変調信号のサンプルは記憶部に記憶され、読出部が、変調信号のサンプルの内の予め定められた時間間隔を有する複数のサンプルを記憶から読み出し、超音波信号発振器が、超音波信号を発振し、複数の振幅変調器が、読み出された複数のサンプルをそれぞれ用いて超音波信号を振幅変調して複数の被変調信号を出力し、複数の電気音響変換器が、複数の被変調信号でそれぞれ駆動されるものである。

[0004] また、特許文献 2 に示す技術は、サンプル生成部が、変調信号を用いて超音波信号が振幅変調された被変調信号のサンプルを順次生成し、生成された被変調信号のサンプルは記憶部に記憶され、読出部が、被変調信号のサンプルの内の予め定められた時間間隔を有する複数のサンプルを記憶部から読み出し、複数の電気音響変換器が、複数のサンプルでそれぞれ駆動されるものである。

先行技術文献

特許文献

- [0005] 特許文献1：特開2009-260689号公報
特許文献2：特開2009-260690号公報

発明の概要

発明が解決しようとする課題

- [0006] 位相制御による超音波スピーカの方向制御の場合、外部環境の壁や天井、床などによる反射の影響で十分な方向性の制御が困難となる。
- [0007] 特許文献1、2に示す技術は、いずれも位相制御を行う技術であるが、時間的な要素を用いた複雑な演算を行う必要があり、処理が煩雑になってしまう。また、演算に音速 c を用いた場合、この音速 c は温度により変動するものであるため、固定値として利用すると、温度変化により正確な演算を行うことができなくなってしまう。固定値としない場合であっても、そのときの温度に対応する音速 c を特定する処理が必要となり、処理が煩雑なものになってしまうという課題を有する。
- [0008] 本発明は、外部環境の影響を受けることなく、簡単な構成及び処理で高精度に位相制御を行うことが可能な信号制御装置を提供する。

課題を解決するための手段

- [0009] 本発明に係る信号制御装置は、入力信号における正成分に相当する変調信号を入力する第1系統の遅延器と、入力信号における負成分に相当する変調信号を入力する第2系統の遅延器と、それぞれの系統の遅延器から出力された信号を入力し、超音波として各系統ごとに出力するトランスデューサと、前記トランスデューサから出力されたそれぞれの系統からの超音波を検知する検知手段と、前記検知手段が検知した各系統ごとの超音波を統合し、正の音波及び負の音波の各波形特性を検出する波形特性検出手段と、前記波形特性検出手段が検出した前記波形特性に基づいて、前記第1系統の遅延器から出力された信号と前記第2系統の遅延器から出力された信号との位相差が減少するように、前記第1系統の遅延器又は前記第2系統の遅延器に、前記位

相差に応じた遅延量の情報を入力する遅延調整手段とを備えるものである。

[0010] このように、本発明に係る信号制御装置においては、2系統の遅延器を用意し、一方に入力信号の正成分に相当する変調信号、他方に入力信号の負成分に相当する変調信号を入力し、それぞれから出力された超音波を検知し、各超音波を統合した際の波形特性から、それぞれの位相差が減少するように遅延量の情報をフィードバックすることで、簡素化された構成で且つシンプルな処理を行うだけで、高精度に位相制御を行うことが可能になるという効果を奏する。

[0011] 本発明に係る信号制御装置は、前記波形特性検出手段が、前記正の音波におけるピーク及び負の音波におけるピークをそれぞれ検出し、前記遅延調整手段が、前記正の音波におけるピークと前記負の音波におけるピークとを加算する加算手段と、加算した結果得られた前記信号の正負に応じて前記遅延量の情報を前記第1系統の遅延器又は前記第2系統の遅延器に入力する遅延量決定手段とを備えるものである。

[0012] このように、本発明に係る信号制御装置においては、波形特性検出手段が、正のピーク及び負のピークをそれぞれ検出し、遅延調整手段が、それぞれのピークを加算し、加算の結果得られた信号の正負に応じて遅延量の情報を遅延器に入力するため、簡素化された構成且つシンプルな処理でフィードバックをかける適切な遅延量を演算することができるという効果を奏する。すなわち、コストを削減して高性能な信号制御を実現することができる。

[0013] 本発明に係る信号制御装置は、前記波形特性検出手段が、前記正の音波におけるピーク及び負の音波におけるピークをそれぞれ検出し、前記遅延調整手段が、前記正の音波におけるピークの成分値と前記負の音波におけるピークの成分値との割合を算出し、当該割合に応じた前記遅延量の情報を前記第1系統の遅延器又は前記第2系統の遅延器に入力するものである。

[0014] このように、本発明に係る信号制御装置においては、波形特性検出手段が、正のピーク及び負のピークをそれぞれ検出し、遅延調整手段が、正のピークの成分値と負のピークの成分値との割合を算出し、当該割合に応じた遅延

量の情報を遅延器に入力するため、簡素化された構成且つシンプルな処理でフィードバックをかける適切な遅延量を演算することができるという効果を奏する。

[0015] 本発明に係る信号制御装置は、前記波形特性検出手段が、デューティ比を検出し、前記遅延調整手段が、前記デューティ比に応じた前記遅延量の情報を前記第1系統の遅延器又は前記第2系統の遅延器に入力するものである。

[0016] このように、本発明に係る信号制御装置においては、波形特性検出手段が、デューティ比を検出し、デューティ比に応じた遅延量の情報を遅延器に入力するため、簡素化された構成且つシンプルな処理でフィードバックをかける適切な遅延量を演算することができるという効果を奏する。

[0017] 本発明に係る信号制御装置は、入力信号のゼロクロス信号に同期して、前記第1系統の遅延器又は前記第2系統の遅延器に信号を割り振る選択手段を備えるものである。

[0018] このように、本発明に係る信号制御装置においては、入力信号のゼロクロス信号に同期して、第1系統の遅延器又は第2系統の遅延器に信号を割り振るため、それぞれの遅延器に適切な信号を正確に入力することができるという効果を奏する。

図面の簡単な説明

[0019] [図1]第1の実施形態に係る信号制御装置の構成を示すブロック図である。

[図2]入力信号の波形の一例を示す図である。

[図3]各遅延器に入力される変調信号を示す図である。

[図4]位相差とマイクとの位置関係を示す図である。

[図5]マイクで検知される直前（復調前）における各スピーカの統合された信号波形を模式的に示す図である。

[図6]マイクで検知された直後（復調後）の統合された信号波形を示す図である。

[図7]第1の実施形態に係る波形特性検出部の構成を示すブロック図である。

[図8]第1の実施形態に係る遅延調整部の構成を示すブロック図である。

[図9]第2の実施形態に係る信号制御装置においてトランスデューサから出力された波形を示す図である。

[図10]第2の実施形態に係る信号制御装置においてマイクで検出された波形を示す第1の図である。

[図11]第2の実施形態に係る信号制御装置においてマイクで検出された波形を示す第2の図である。

[図12]第2の実施形態に係る信号制御装置におけるピーク検出を示す図である。

[図13]第3の実施形態に係る遅延調整部の構成を示すブロック図である。

発明を実施するための最良の形態

[0020] 以下、本発明の実施の形態を説明する。また、本実施形態の全体を通して同じ要素には同じ符号を付けている。

[0021] (本発明の第1の実施形態)

本実施形態に係る信号制御装置について、図1ないし図8を用いて説明する。本実施形態に係る信号制御装置は、超音波スピーカの指向の方向制御を位相を制御することで電気的に行うものであり、外部環境（例えば、反射、干渉、温度による音速の変化等）の影響を受けることなく、簡単な構成で正確な方向制御を安価に行うものである。

[0022] 図1は、本実施形態に係る信号制御装置の構成を示すブロック図である。本実施形態に係る信号制御装置は、1対（2個のトランスデューサからなる）の超音波スピーカと一体の構成となっており、各スピーカにおいては、配設されている複数のエレメントから共通の超音波信号が出力される。

[0023] 信号制御装置1は、任意の入力信号を入力する信号入力部2と、入力信号をキャリア発振器（例えば、30kHz）の信号で変調する変調部5と、入力信号のゼロクロスを検出するゼロクロスコンパレータ3と、ゼロクロスコンパレータ3の検出に応じてスイッチングを行う切替部6と、入力信号の正成分の位相を制御する第1遅延器7と、入力信号の負成分の位相を制御する第2遅延器8と、各遅延器から出力された信号を増幅する複数のアンプ9、

10と、アンプ9, 10で増幅された信号により駆動されて超音波を出力するトランスデューサ11, 12と、各トランスデューサ11, 12から出力された超音波を可聴音の音波信号として統合して検知するマイク13と、検知した音波信号を増幅するマイクアンプ14と、検知した音波信号の信号波形における正の音波の波形特性と負の音波の波形特性を検出する波形特性検出部15と、検出された波形特性から位相を制御するための遅延量を演算し、第2遅延器に入力して位相制御を行う遅延調整部18とを備える。

[0024] 本実施形態においては、分かり易くするために、図2に示すようなサイン波を入力信号とした場合について説明するが、通常の音声のような複雑な信号波形であっても、本実施形態に係る信号制御を適用可能である。

[0025] 信号入力部2に入力された入力信号は、変調部5で変調される。この変調部5による変調処理は、AM変調、FM変調、SSB変調、DSB変調等のようにいずれの変調であってもよい。また、入力信号はゼロクロスコンパレータ3に入力され、そこで入力信号のゼロクロスが検出される(図2を参照)。検出されたゼロクロスに同期して切替部6がスイッチングを行い、入力信号の正成分に相当する変調信号は第1遅延器7に入力され、入力信号の負成分に相当する変調信号は第2遅延器8に入力される。

[0026] 図3は、それぞれの遅延器に入力される変調信号を示す図である。ここでは、変調部5により入力信号がFM変調されたものとする。図3(A)は入力信号、図3(B)は変調信号、図3(C)は第1遅延器7に入力された正成分の変調信号、図3(D)は第2遅延器8に入力された負成分の変調信号である。図3(C)、(D)に示すように、検出されたゼロクロスに同期してスイッチングが行われることで、第1遅延器7には正成分の変調信号、第2遅延器8には負成分の変調信号が入力される。

[0027] それぞれの遅延器に入力された信号は、アンプ9, 10を介してトランスデューサ11, 12に入力され、超音波として出力される。各トランスデューサ11, 12から出力された超音波は、マイク13で検知され、復調されて一つの波形に統合される。このとき、マイク13は、トランスデューサ1

1 から出力された信号波形とトランスデューサ 1 2 から出力された信号波形の区別が付かないため、通常はそれぞれの位相を検知することはできず、マイク 1 3 の位置によって位相差に応じた信号の歪みが検知される。

[0028] 図 4 は、位相差とマイクとの位置関係を示す図、図 5 は、マイク 1 3 で検知される直前（復調前）における各スピーカの統合された信号波形を模式的に示す図、図 6 は、マイク 1 3 で検知された直後（復調後）の統合された信号波形を示す図である。

[0029] 図 4 (A) に示すように、各スピーカから出力された超音波信号の位相が揃った状態でマイクに入力された場合、すなわち、第 1 遅延器 7 側のスピーカ（以下、第 1 系統のスピーカとする）とマイク 1 3 との距離を d_1 、第 2 遅延器 8 側のスピーカ（以下、第 2 系統のスピーカとする）とマイク 1 3 との距離を d_2 とすると、 $d_1 = d_2$ の場合は、図 5 (A) に示すように入力信号と同様の変調された信号波形となり、復調すると図 6 (A) に示すように入力信号と同形のサイン波が検出される。

[0030] 図 4 (B) に示すように、マイク 1 3 の位置関係が $d_1 < d_2$ の場合は、トランスデューサ 1 1 から出力された信号が強く、トランスデューサ 1 2 から出力された信号が弱くなり、各トランスデューサから出力された超音波信号の位相がずれてしまうため、図 5 (B) に示すような状態の変調信号となり、復調されることで図 6 (B) に示すような歪んだ波形として検出される。

[0031] なお、この図 6 (B) の信号波形は、DC 成分が取り除かれた状態を示しており、負成分にするどいピークが現れている。つまり、このように、トランスデューサ 1 1 から出力された信号とトランスデューサ 1 2 から出力された信号の位相がずれていると、正確な入力信号の音波として捉えることができない。

[0032] 同様に、図 4 (C) に示すように、マイク 1 3 の位置関係が $d_1 > d_2$ の場合は、トランスデューサ 1 2 から出力された信号が強く、トランスデューサ 1 1 から出力された信号が弱くなり、各トランスデューサから出力された超音波信号の位相がずれてしまうため、図 5 (C) に示すような状態の変調信

号となり、復調されることで図6 (C) に示すような歪んだ波形が検出され、図6 (B) の場合と同様に、正確な入力信号の音波として捉えることができない。

[0033] すなわち、マイク13の位置に応じて、検出される波形が、図6 (A) の状態から図6 (B) や図6 (C) の状態に変化することとなる。図4 (B) 及び図4 (C) に示したように、位相がずれた状態の場合に、遅延器 (第1遅延器7又は第2遅延器8のいずれか一方又は双方) の遅延量を調整することで、位相のずれを解消し、揃えることができる。なお、図5の信号波形は、説明のために模式的に示した波形であり、実際にマイク13で検出される波形ではない。

[0034] 以下に、本実施形態における遅延量の調整方法について具体的に説明する。ここでは、マイク13で検知された信号波形の正のピーク及び負のピークを用いて、調整する遅延量を求めるものである。図7は、本実施形態に係る波形特性検出部の構成を示すブロック図、図8は、本実施形態に係る遅延調整部の構成を示すブロック図である。図7において、波形特性検出部15は、マイク13で検出された信号波形 (図6に示す信号波形) からプラスのピークを検出する+ピーク検出部16と、マイナスのピークを検出する-ピーク検出部17とを備える。ここで検出されたそれぞれのピークを用いて遅延調整部18が調整する遅延量を算出する。

[0035] つまり、図6 (B) のように、マイナスのピークが大きく、プラスのピークが小さい場合は、マイナスのピークを小さく、プラスのピークを大きくするように遅延器 (ここでは、第2遅延器8) の遅延量を算出する。また、図6 (C) のような場合は、逆に、マイナスのピークが小さく、プラスのピークが大きくなっているため、マイナスのピークを大きく、プラスのピークを小さくするように第2遅延器8の遅延量を算出する。算出された遅延量は、第2遅延器8に入力されて遅延量が調整される。プラスのピークとマイナスのピークとの割合が図6 (A) に示すように1 : 1になるまで、すなわちコヒレンシが0に近づくように調整を行うことで、指向の方向制御を正確に行

うことが可能となる。

[0036] こうすることで、各トランスデューサ 11, 12 から出力される超音波信号の位相を時間関係で検出して詳細に解析するような複雑な処理を行うことなく、マイク 13 で検知された合成波形のピークの割合のみで簡単に且つ正確な位相制御が可能となる。

[0037] 次に、図 8 に示す遅延調整部 18 の具体的な処理について説明する。図 8 において、遅延調整部 18 は、+ピーク検出部 16 が検出したピーク値と-ピーク検出部 17 が検出したピーク値とを加算する加算部 51 と、加算された信号から低周波成分を抽出して位相を検出するローパスフィルタ 52 と、検出された波形のゼロクロスを検出するゼロクロスコンパレータ 53 と、検出されたゼロクロス及びサンプリングクロックに同期して、正又は負の値に応じたカウントを行うアップ/ダウンカウンタ 54 とを備える。

[0038] つまり、図 6 (B) のような波形の場合は、それぞれのピーク値を加算することにより負の値が検出され、アップ/ダウンカウンタ 54 がカウントダウンを行い、そのカウントダウンに応じて第 2 遅延器 8 の遅延量が遅く調整される。逆に、図 6 (C) のような波形の場合は、それぞれのピーク値を加算することにより正の値が検出されてアップ/ダウンカウンタ 54 がカウントアップを行い、そのカウントアップに応じて第 2 遅延器 8 の遅延量が速く調整される。

[0039] なお、上記のように第 2 遅延器 8 の遅延量を調節する場合に、第 1 遅延器 7 の遅延量がゼロの状態だと、第 2 遅延器 8 の遅延量を速く調整することが困難となる。したがって、第 1 遅延器 7 を所定の遅延量（例えば、100ms 等）で遅延させておくことで、第 2 遅延器 8 の遅延量を調整して（例えば、70ms 等）、第 1 遅延器 7 より相対的に速く設定することが可能となる。

[0040] (本発明の第 2 の実施形態)

本実施形態に係る信号制御装置について、図 9 ないし図 12 を用いて説明する。なお、本実施形態において、前記第 1 の実施形態と同様の説明は省略

する。本実施形態に係る信号制御装置は、特に変調の種別を限定しない場合の処理について具体的に説明する。本実施形態の場合も最終的には第1の実施形態の場合と同様の波形を得る結果となる。

[0041] 図9は、本実施形態に係る信号制御装置において、トランスデューサ11及びトランスデューサ12から出力された信号の波形を示す図である。実線で示す正の波形がトランスデューサ11から出力された信号の波形を示し、長破線で示す負の波形がトランスデューサ12から出力された信号の波形を示している。マイク13の位置が、それぞれのトランスデューサ11及びトランスデューサ12から同じ距離、すなわち、図4(A)のような $d_1 = d_2$ における位置では、図9に示すようにそれぞれの波形が同位相となり、きれいなサイン波が検出される。

[0042] これに対して、マイク13の位置が図4(C)のような $d_1 > d_2$ における位置では、図10(A)、(B)に示すようにそれぞれの波形(図10(A)がトランスデューサ11から出力された信号の波形、図10(B)がトランスデューサ12から出力された信号の波形)で位相差が生じ、すなわち位相がずれる。ここでは、 d_1 の距離が長いため、トランスデューサ11から出力された波形がトランスデューサ12から出力された波形に比べて遅れている。それぞれの波形は、マイク13において図10(C)のように合成され、さらにローパスフィルタにより図10(D)のような波形で検出される。図10(D)は、プラス側に鋭いピークが現れ、マイナス側のピークが歪んで値が小さくなっている。これは、図6(C)の波形に対応しており、FM変調した場合と同様の波形が得られている。

[0043] 一方、マイク13の位置が図4(B)のような $d_1 < d_2$ における位置では、図11(A)、(B)に示すようにそれぞれの波形(図11(A)がトランスデューサ11から出力された信号の波形、図11(B)がトランスデューサ12から出力された信号の波形)で位相差が生じ、すなわち位相がずれる。ここでは、 d_1 の距離が短いため、トランスデューサ11から出力された波形がトランスデューサ12から出力された波形に比べて進んでいる。それ

ぞれの波形は、マイク13において図11(C)のように合成され、さらにローパスフィルタにより図11(D)のような波形で検出される。図11(D)に示すように、マイナス側に鋭いピークが現れ、プラス側のピークが歪んで値が小さくなっている。これは、図6(B)の波形に対応しており、FM変調した場合と同様の波形が得られている。

[0044] マイク13で得られた波形(図10(D)、図11(D))に対して、図12に示すように、+ピーク検出部16と-ピーク検出部17とが、それぞれのピークを検出する。ピーク検出後は、上述した処理と同様の処理を行うことで、遅延を制御することができる。

[0045] (本発明の第3の実施形態)

本実施形態に係る信号制御装置について、図13を用いて説明する。本実施形態に係る信号制御装置は、遅延量の情報をピーク値の割合から算出して、その遅延量に応じて第2遅延器8を制御するものである。なお、本実施形態において、前記各実施形態と同様の説明は省略する。

[0046] 本実施形態においては、遅延調整部18を、図13のような構成とする。すなわち、+ピーク検出部16が検出したピーク値と-ピーク検出部17が検出したピーク値(ピーク値の絶対値)との割合を算出する割合算出部61と、算出された割合に対応する遅延量の情報を遅延情報記憶部63から抽出する遅延量抽出部62とを備える。遅延情報記憶部63には、マイク13の位置に応じて予め測定されたピーク値の割合と、それに応じて位相を揃えるための遅延量とが対応付けて記憶されており、ピーク値の割合を算出することで、遅延量を取得することができる構成となっている。取得した遅延量の情報は、第2遅延器8に入力され位相が調整される。情報の記憶や演算を行う場合は、例えば、メモリやCPUを用いることができる。

[0047] (その他の実施形態)

その他の実施形態について説明する。ここでは、遅延量の調整を行う第2の方法について説明する。第2の方法では、第1の実施形態の場合と異なり、マイク13で検知された信号波形のデューティ比を用いて、調整する遅延

量を求める。すなわち、波形特性検出部 15 が、マイク 13 で検知された信号波形のデューティ比を算出し、算出されたデューティ比に応じて遅延調整部 18 が調整する遅延量を算出する。

[0048] なお、この第 2 の方法における遅延調整部 18 の処理については、図 8 で説明したように、プラスピークとマイナスピークとの差分からカウンタによる遅延量を演算した場合と同様に、デューティ比に応じたカウントアップ／カウントダウンを行い、そのカウントに応じて遅延器の遅延量が調整されるようにしてもよい。

[0049] また、図 13 で説明したように、プラスピークとマイナスピークとの割合から対応する遅延量の情報を抽出する場合と同様に、マイク 13 の位置に応じて予め測定されたデューティ比と、それに応じて位相を揃えるための遅延量とが対応付けて記憶された遅延情報記憶部 63 に基づいて、遅延器の遅延量が調整されるようにしてもよい。

[0050] 以上、各実施形態において説明したように、いずれの手法であっても、マイク 13 の位置に対応した位相調整を正確に行うことができる。また、回路構成も非常に簡素化され、低コストで高精度な位相調整を可能としている。

[0051] なお、上記各実施形態の説明においては、入力信号としてサイン波を入力したが、音波信号であればどのような信号であっても本発明に係る信号制御を行うことが可能である。例えば、人の音声を入力信号とした場合であっても、サイン波を入力信号とした場合と全く同じ処理で、同様の効果が得られる信号制御を行うことが可能である。

[0052] また、利用者（超音波スピーカから出力される音を聴く人）がマイク 13（例えば、ワイヤレスマイク）を保持し、利用者の移動に伴ってマイク 13 も同時に移動する構成とすることで、超音波スピーカの指向性が常に利用者を追従することができる。つまり、利用者が移動した場合であっても、常に利用者へのみ音波を送信することができるものである。

[0053] さらに、上記の説明では、スピーカとマイクの位置関係を二次元平面（地面に対して水平方向の二次元平面）に限定しているが、スピーカを縦方向（

地面に対して垂直方向)に配置することで、高さ方向の位相制御も可能となる。また、水平方向に並列する1対のスピーカと垂直方向に並列する1対のスピーカとを組み合わせることで、3次元的に位相制御を行うことが可能となる。

[0054] さらにまた、スピーカを3つ以上(直線上に配置しない)を配設し、各スピーカごとの遅延量を調整することでも3次元的に位相制御を行うことが可能となる。

符号の説明

- [0055]
- 1 信号制御装置
 - 2 信号入力部
 - 3 ゼロクロスコンパレータ
 - 4 キャリア発振器
 - 5 変調部
 - 6 切替部
 - 7 第1遅延器
 - 8 第2遅延器
 - 9, 10 アンプ
 - 11, 12 トランスデューサ
 - 13 マイク
 - 14 マイクアンプ
 - 16 +ピーク検出部
 - 17 -ピーク検出部
 - 18 遅延調整部
 - 51 加算器
 - 52 ローパスフィルタ
 - 53 ゼロクロスコンパレータ
 - 54 カウンタ
 - 61 割合算出部

6 2 遅延量抽出部

6 3 遅延情報記憶部

請求の範囲

- [請求項1] 入力信号における正成分に相当する変調信号を入力する第1系統の遅延器と、
- 入力信号における負成分に相当する変調信号を入力する第2系統の遅延器と、
- それぞれの系統の遅延器から出力された信号を入力し、超音波として各系統ごとに出力するトランスデューサと、
- 前記トランスデューサから出力されたそれぞれの系統からの超音波を検知する検知手段と、
- 前記検知手段が検知した各系統ごとの超音波を統合し、正の音波及び負の音波の各波形特性を検出する波形特性検出手段と、
- 前記波形特性検出手段が検出した前記波形特性に基づいて、前記第1系統の遅延器から出力された信号と前記第2系統の遅延器から出力された信号との位相差が減少するように、前記第1系統の遅延器又は前記第2系統の遅延器に、前記位相差に応じた遅延量の情報を入力する遅延調整手段とを備えることを特徴とする信号制御装置。
- [請求項2] 請求項1に記載の信号制御装置において、
- 前記波形特性検出手段が、前記正の音波におけるピーク及び負の音波におけるピークをそれぞれ検出し、
- 前記遅延調整手段が、
- 前記正の音波におけるピークと前記負の音波におけるピークとを加算する加算手段と、
- 加算した結果得られた前記信号の正負に応じて前記遅延量の情報を前記第1系統の遅延器又は前記第2系統の遅延器に入力する遅延量決定手段とを備えることを特徴とする信号制御装置。
- [請求項3] 請求項1に記載の信号制御装置において、
- 前記波形特性検出手段が、前記正の音波におけるピーク及び負の音波におけるピークをそれぞれ検出し、

前記遅延調整手段が、前記正の音波におけるピークの成分値と前記負の音波におけるピークの成分値との割合を算出し、当該割合に応じた前記遅延量の情報を前記第1系統の遅延器又は前記第2系統の遅延器に入力することを特徴とする信号制御装置。

[請求項4]

請求項1に記載の信号制御装置において、

前記波形特性検出手段が、デューティ比を検出し、

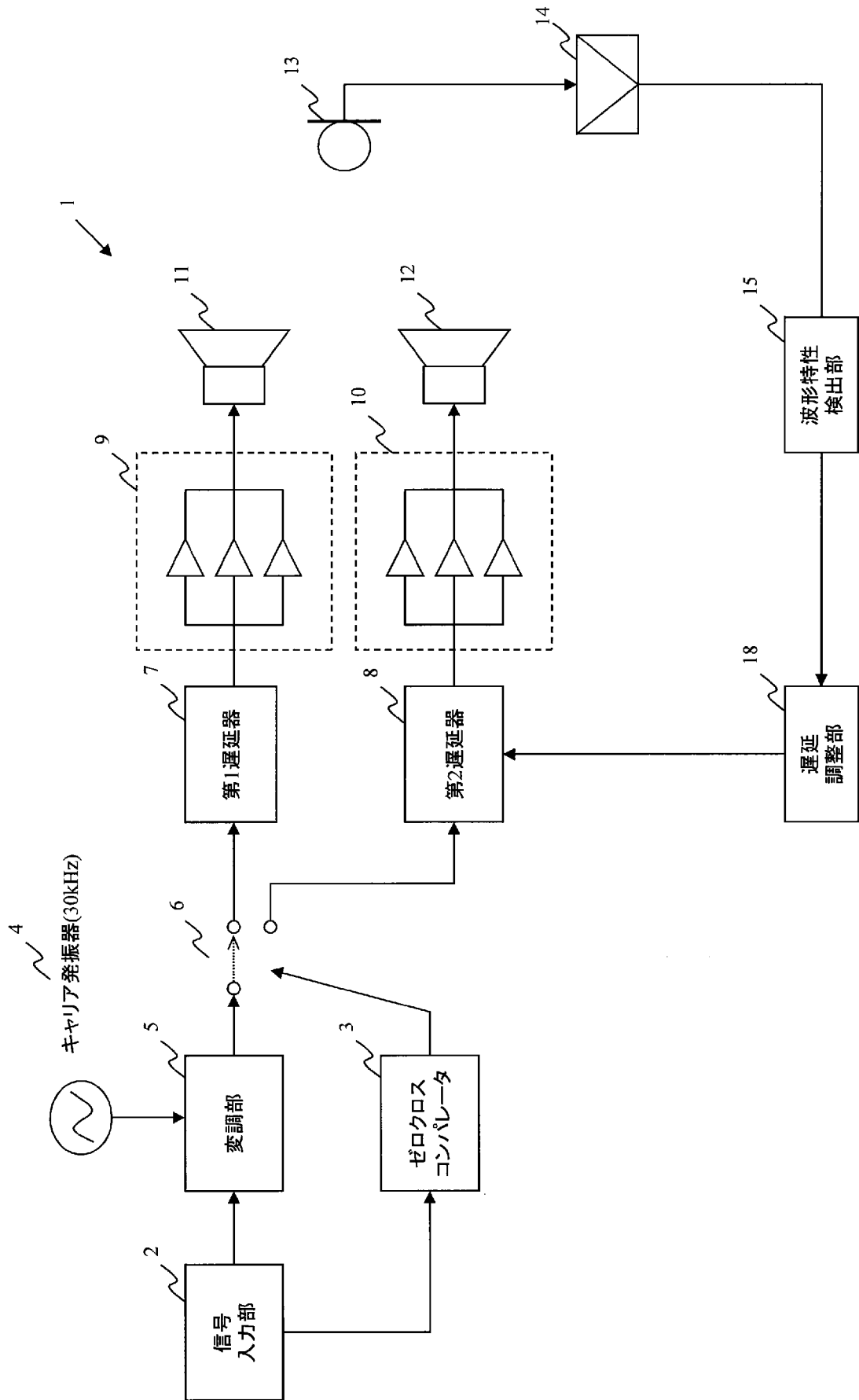
前記遅延調整手段が、前記デューティ比に応じた前記遅延量の情報を前記第1系統の遅延器又は前記第2系統の遅延器に入力することを特徴とする信号制御装置。

[請求項5]

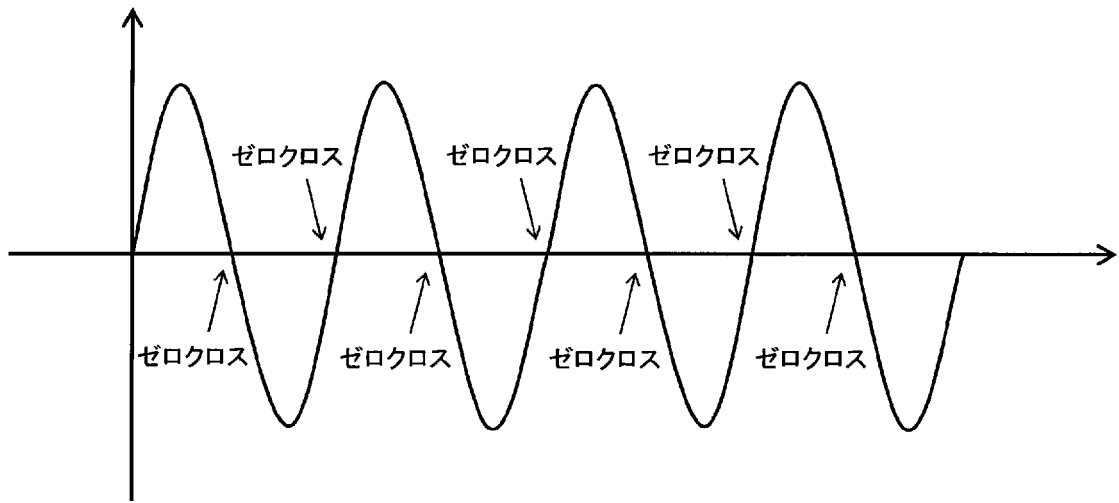
請求項1ないし4のいずれかに記載の信号制御装置において、

前記入力信号のゼロクロス信号に同期して、前記第1系統の遅延器又は前記第2系統の遅延器に信号を割り振る選択手段を備えることを特徴とする信号制御装置。

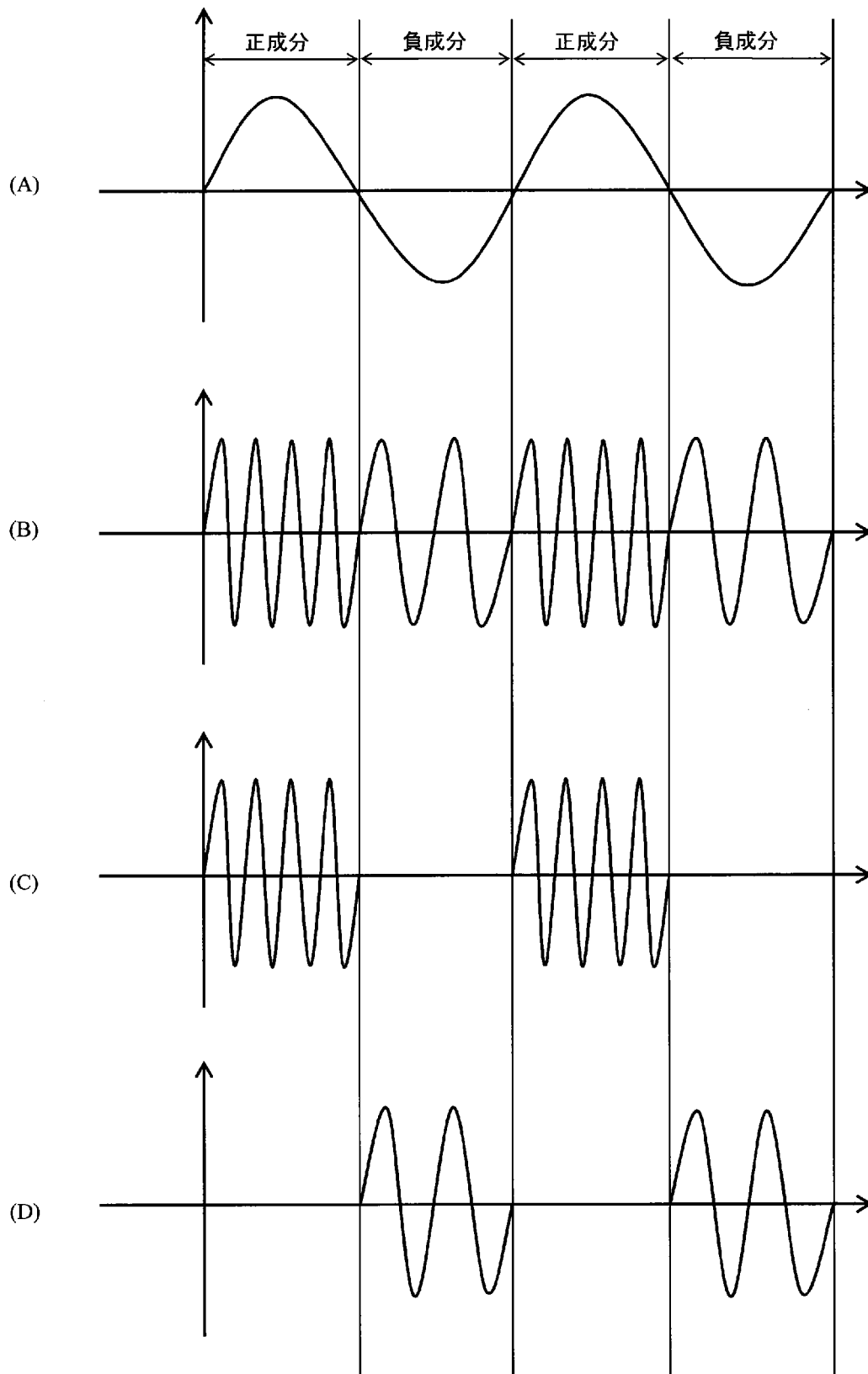
[図1]



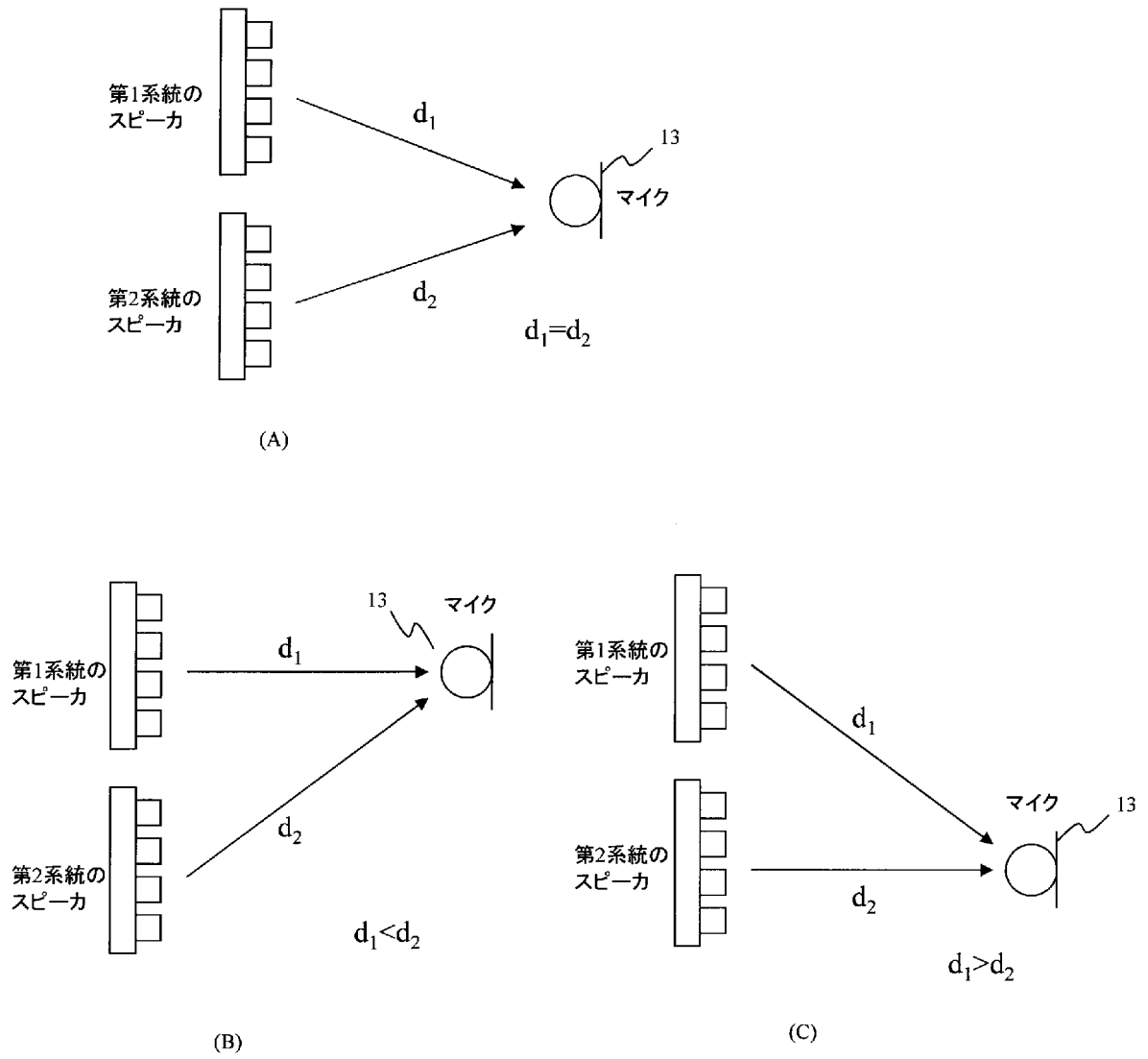
[図2]



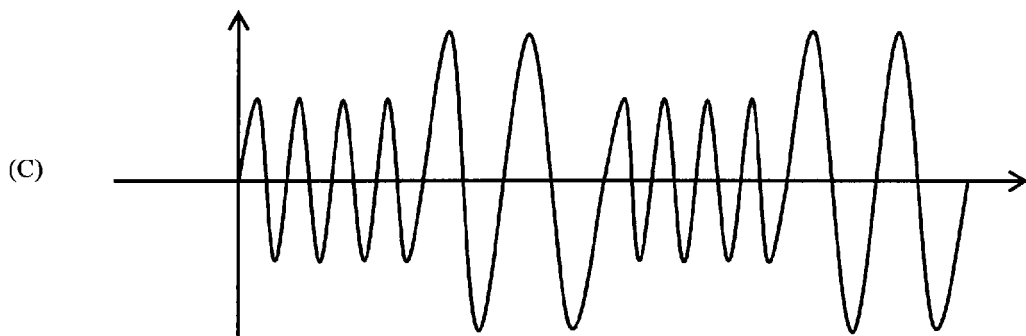
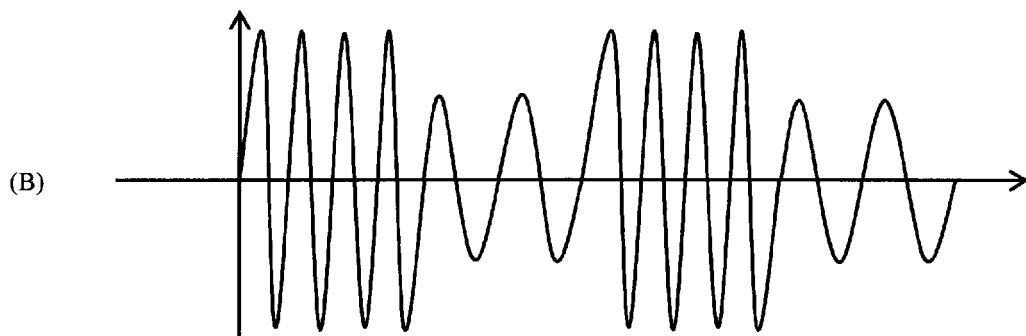
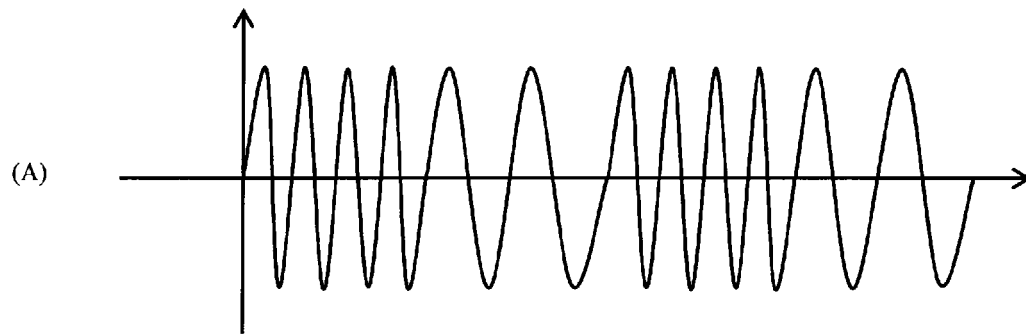
[図3]



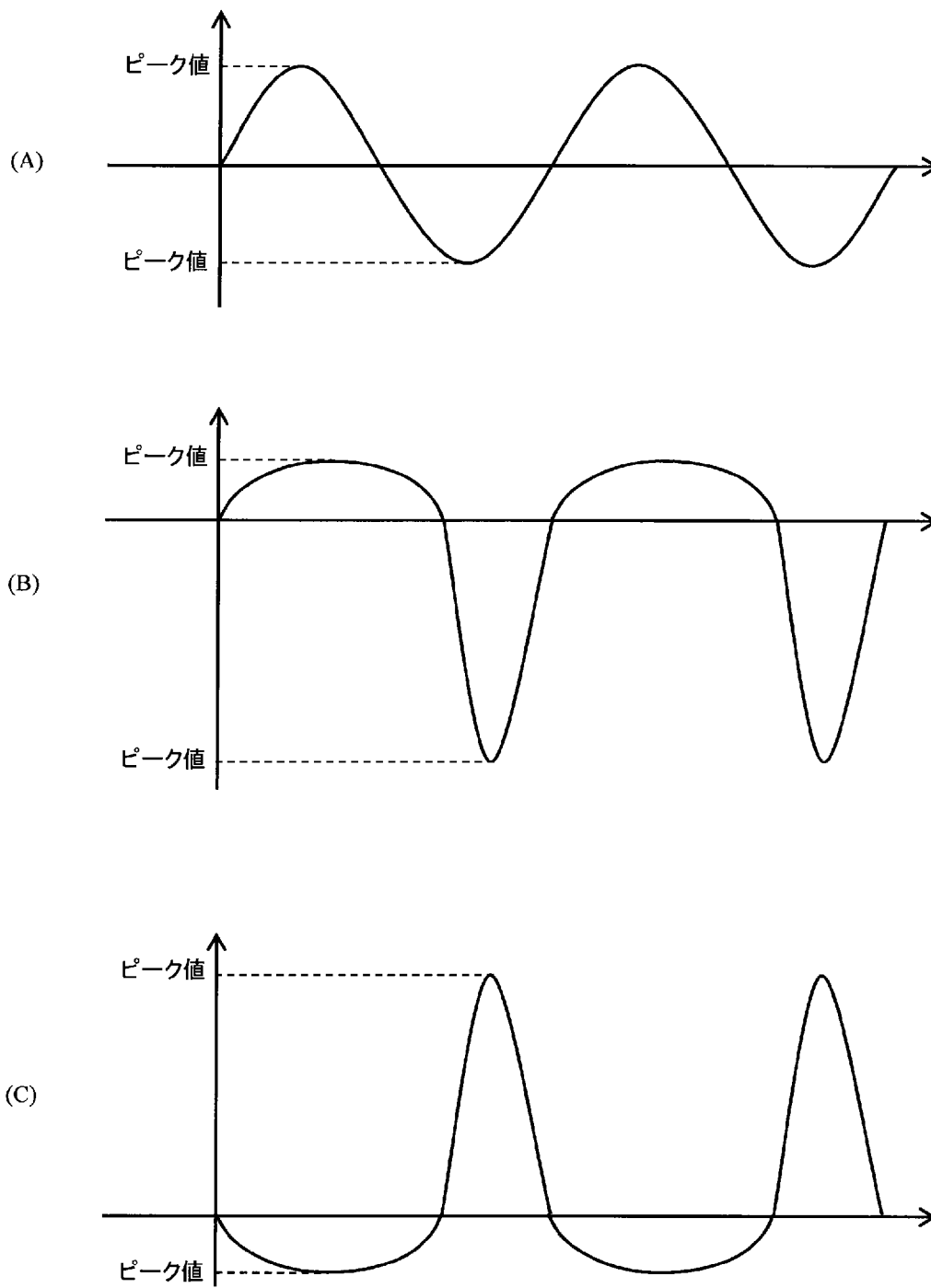
[図4]



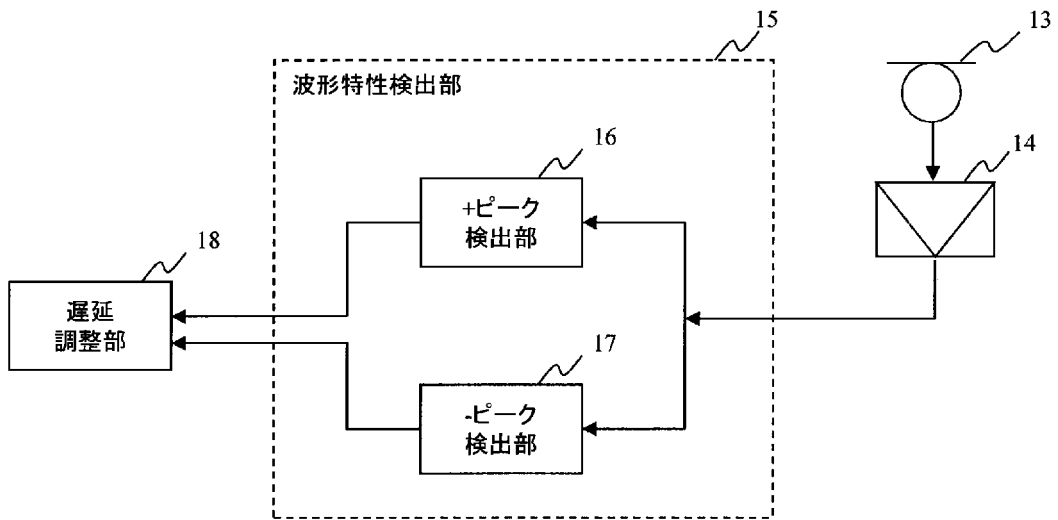
[図5]



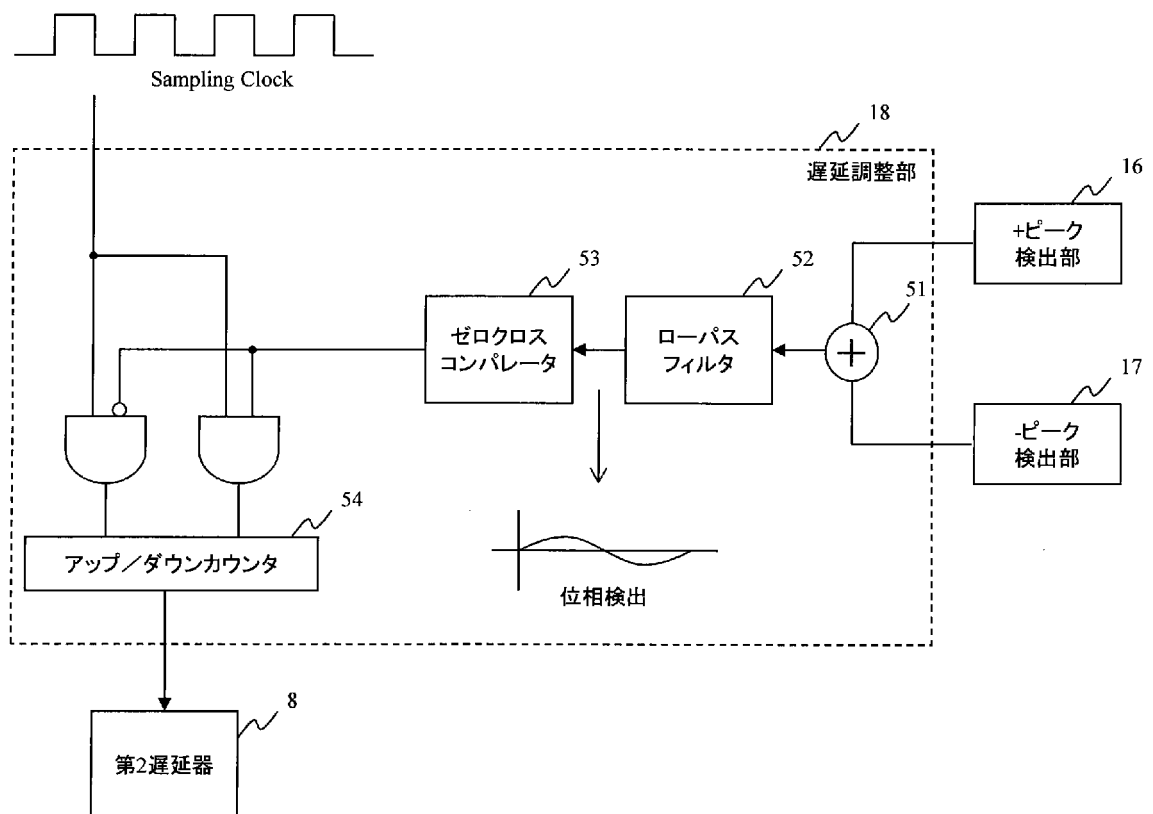
[図6]



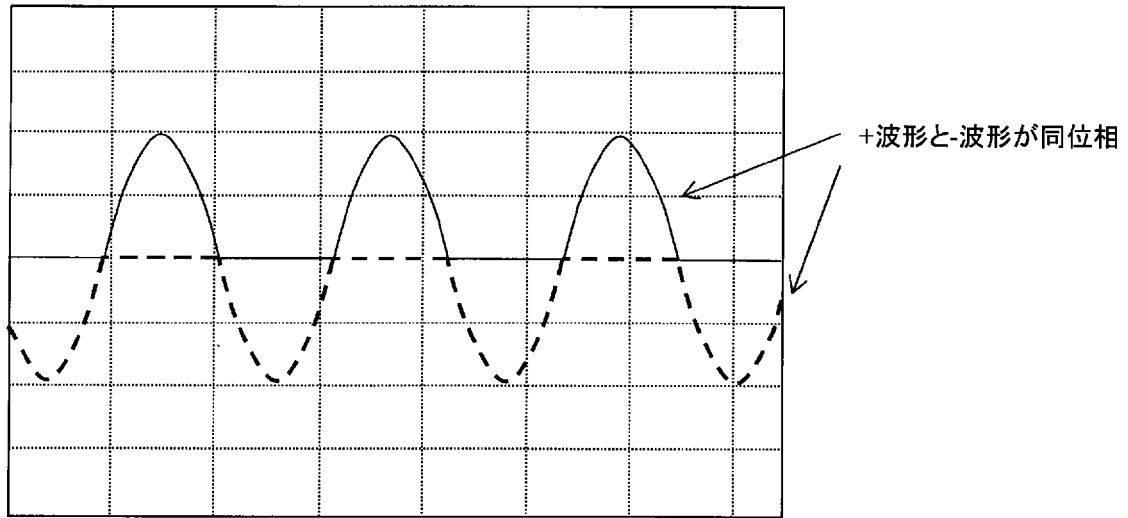
【図7】



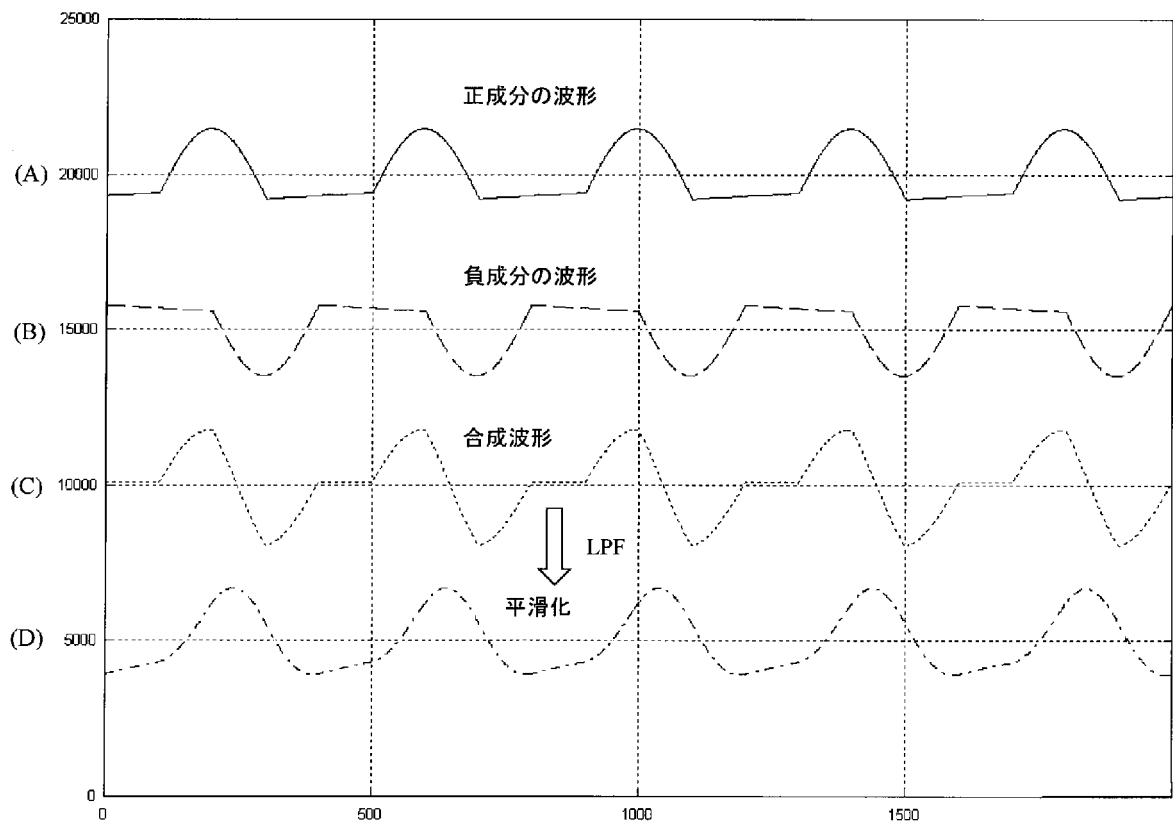
【図8】



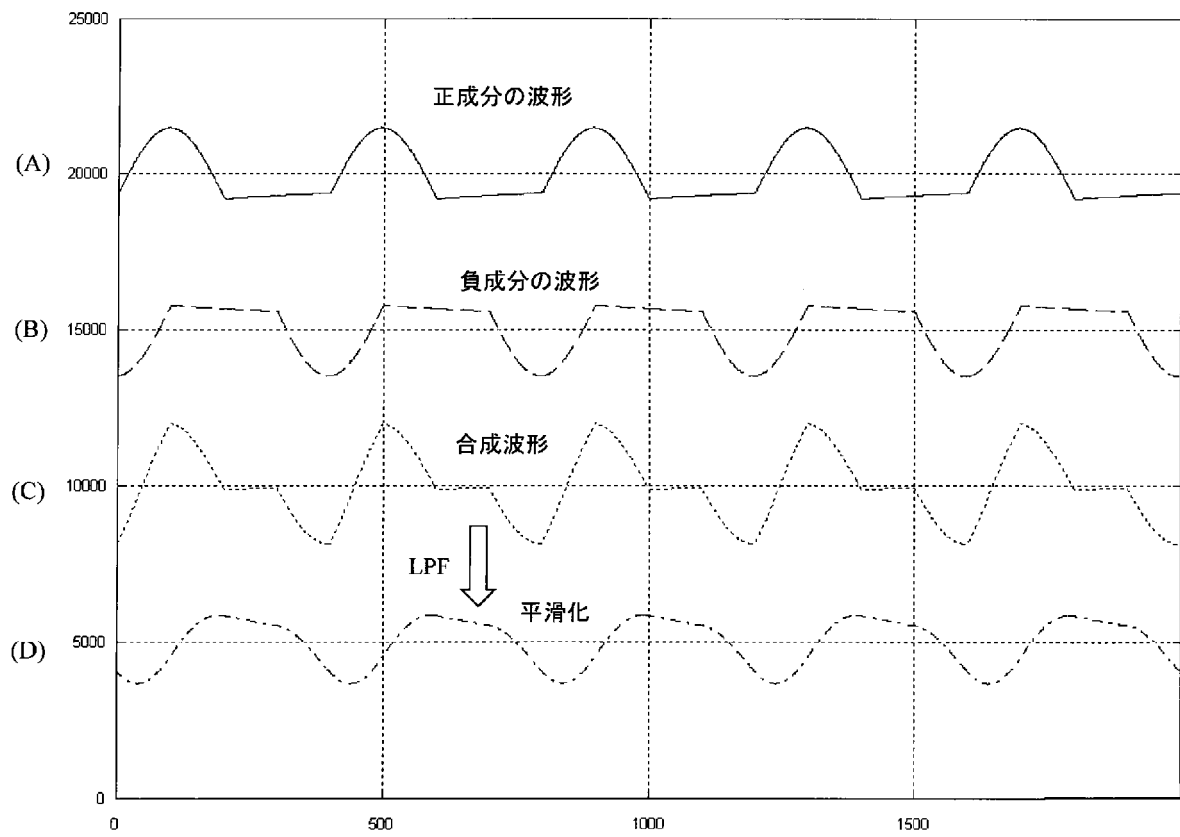
[図9]



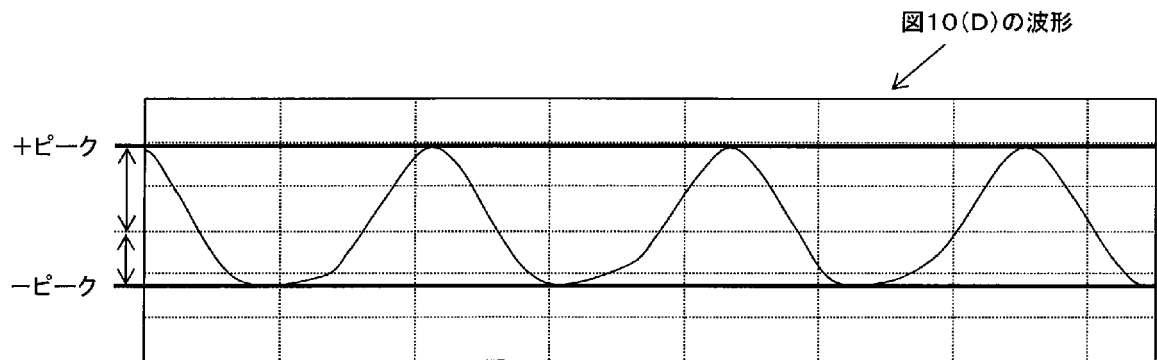
[図10]



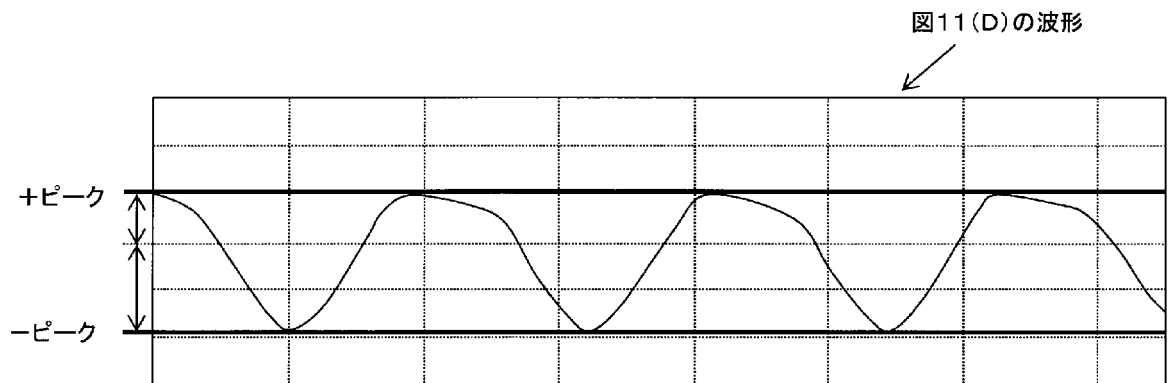
[図11]



[図12]

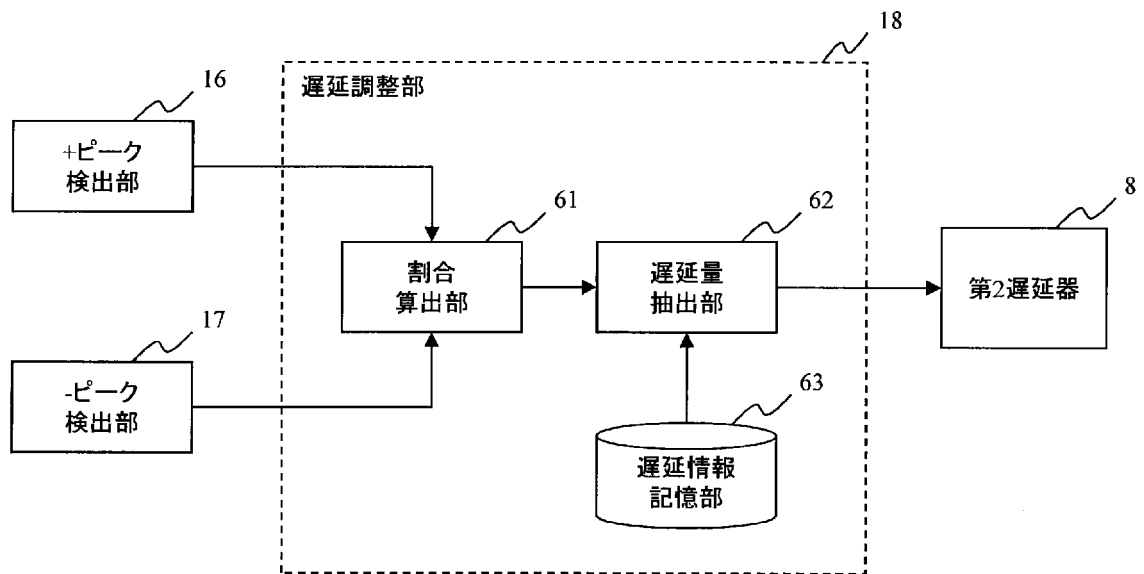


ピークの差分に応じて位相制御
 (この場合、トランスデューサ12の遅延をトランスデューサ11の遅延より速く制御する)



ピークの差分に応じて位相制御
 (この場合、トランスデューサ12の遅延をトランスデューサ11の遅延より遅く制御する)

[図13]



INTERNATIONAL SEARCH REPORT

International application No. PCT/JP2014/065259

<p>A. CLASSIFICATION OF SUBJECT MATTER H04R3/00(2006.01) i</p> <p>According to International Patent Classification (IPC) or to both national classification and IPC</p>											
<p>B. FIELDS SEARCHED</p> <p>Minimum documentation searched (classification system followed by classification symbols) H04R3/00</p> <p>Documentation searched other than minimum documentation to the extent that such documents are included in the fields searched Jitsuyo Shinan Koho 1922-1996 Jitsuyo Shinan Toroku Koho 1996-2014 Kokai Jitsuyo Shinan Koho 1971-2014 Toroku Jitsuyo Shinan Koho 1994-2014</p> <p>Electronic data base consulted during the international search (name of data base and, where practicable, search terms used)</p>											
<p>C. DOCUMENTS CONSIDERED TO BE RELEVANT</p> <table border="1"> <thead> <tr> <th>Category*</th> <th>Citation of document, with indication, where appropriate, of the relevant passages</th> <th>Relevant to claim No.</th> </tr> </thead> <tbody> <tr> <td>A</td> <td>JP 2009-260690 A (Nippon Telegraph and Telephone Corp.), 05 November 2009 (05.11.2009), entire text; all drawings (Family: none)</td> <td>1-5</td> </tr> <tr> <td>A</td> <td>JP 2003-143686 A (Nippon Telegraph and Telephone Corp.), 16 May 2003 (16.05.2003), entire text; all drawings (Family: none)</td> <td>1-5</td> </tr> </tbody> </table>			Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.	A	JP 2009-260690 A (Nippon Telegraph and Telephone Corp.), 05 November 2009 (05.11.2009), entire text; all drawings (Family: none)	1-5	A	JP 2003-143686 A (Nippon Telegraph and Telephone Corp.), 16 May 2003 (16.05.2003), entire text; all drawings (Family: none)	1-5
Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.									
A	JP 2009-260690 A (Nippon Telegraph and Telephone Corp.), 05 November 2009 (05.11.2009), entire text; all drawings (Family: none)	1-5									
A	JP 2003-143686 A (Nippon Telegraph and Telephone Corp.), 16 May 2003 (16.05.2003), entire text; all drawings (Family: none)	1-5									
<p><input type="checkbox"/> Further documents are listed in the continuation of Box C. <input type="checkbox"/> See patent family annex.</p>											
<p>* Special categories of cited documents:</p> <table border="0"> <tr> <td style="vertical-align: top;"> <p>“A” document defining the general state of the art which is not considered to be of particular relevance</p> <p>“E” earlier application or patent but published on or after the international filing date</p> <p>“L” document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified)</p> <p>“O” document referring to an oral disclosure, use, exhibition or other means</p> <p>“P” document published prior to the international filing date but later than the priority date claimed</p> </td> <td style="vertical-align: top;"> <p>“T” later document published after the international filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention</p> <p>“X” document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone</p> <p>“Y” document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other such documents, such combination being obvious to a person skilled in the art</p> <p>“&” document member of the same patent family</p> </td> </tr> </table>			<p>“A” document defining the general state of the art which is not considered to be of particular relevance</p> <p>“E” earlier application or patent but published on or after the international filing date</p> <p>“L” document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified)</p> <p>“O” document referring to an oral disclosure, use, exhibition or other means</p> <p>“P” document published prior to the international filing date but later than the priority date claimed</p>	<p>“T” later document published after the international filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention</p> <p>“X” document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone</p> <p>“Y” document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other such documents, such combination being obvious to a person skilled in the art</p> <p>“&” document member of the same patent family</p>							
<p>“A” document defining the general state of the art which is not considered to be of particular relevance</p> <p>“E” earlier application or patent but published on or after the international filing date</p> <p>“L” document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified)</p> <p>“O” document referring to an oral disclosure, use, exhibition or other means</p> <p>“P” document published prior to the international filing date but later than the priority date claimed</p>	<p>“T” later document published after the international filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention</p> <p>“X” document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone</p> <p>“Y” document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other such documents, such combination being obvious to a person skilled in the art</p> <p>“&” document member of the same patent family</p>										
<p>Date of the actual completion of the international search 22 August, 2014 (22.08.14)</p>		<p>Date of mailing of the international search report 02 September, 2014 (02.09.14)</p>									
<p>Name and mailing address of the ISA/ Japanese Patent Office</p>		<p>Authorized officer</p>									
<p>Facsimile No.</p>		<p>Telephone No.</p>									

A. 発明の属する分野の分類（国際特許分類（IPC）） Int.Cl. H04R3/00(2006.01)i		
B. 調査を行った分野 調査を行った最小限資料（国際特許分類（IPC）） Int.Cl. H04R3/00		
最小限資料以外の資料で調査を行った分野に含まれるもの 日本国実用新案公報 1922-1996年 日本国公開実用新案公報 1971-2014年 日本国実用新案登録公報 1996-2014年 日本国登録実用新案公報 1994-2014年		
国際調査で使用した電子データベース（データベースの名称、調査に使用した用語）		
C. 関連すると認められる文献		
引用文献の カテゴリー*	引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示	関連する 請求項の番号
A	JP 2009-260690 A（日本電信電話株式会社）2009.11.05, 全文、全図（ファミリーなし）	1-5
A	JP 2003-143686 A（日本電信電話株式会社）2003.05.16, 全文、全図（ファミリーなし）	1-5
☐ C欄の続きにも文献が列挙されている。		
☐ パテントファミリーに関する別紙を参照。		
* 引用文献のカテゴリー 「A」特に関連のある文献ではなく、一般的技術水準を示すもの 「E」国際出願日前の出願または特許であるが、国際出願日以後に公表されたもの 「L」優先権主張に疑義を提起する文献又は他の文献の発行日若しくは他の特別な理由を確立するために引用する文献（理由を付す） 「O」口頭による開示、使用、展示等に言及する文献 「P」国際出願日前で、かつ優先権の主張の基礎となる出願		
の日の後に公表された文献 「T」国際出願日又は優先日後に公表された文献であって出願と矛盾するものではなく、発明の原理又は理論の理解のために引用するもの 「X」特に関連のある文献であって、当該文献のみで発明の新規性又は進歩性がないと考えられるもの 「Y」特に関連のある文献であって、当該文献と他の1以上の文献との、当業者にとって自明である組合せによって進歩性がないと考えられるもの 「&」同一パテントファミリー文献		
国際調査を完了した日 22.08.2014	国際調査報告の発送日 02.09.2014	
国際調査機関の名称及びあて先 日本国特許庁（ISA/JP） 郵便番号100-8915 東京都千代田区霞が関三丁目4番3号	特許庁審査官（権限のある職員） 大野 弘 電話番号 03-3581-1101 内線 3591	5Z 9175