

(19)日本国特許庁 (J P)

(12) 公開特許公報 (A)

(11)特許出願公開番号

特開2001 - 24719

(P 2 0 0 1 - 2 4 7 1 9 A)

(43)公開日 平成13年 1月26日 (2001.1.26)

(51)Int.Cl.⁷
H04L 27/02

識別記号

F I
H04L 27/02

テ-マコード (参考)

Z 5K004

審査請求 有 請求項の数 3 O L (全 5 頁)

(21)出願番号 特願平11 - 197455

(22)出願日 平成11年 7月12日 (1999.7.12)

(71)出願人 390014306

防衛庁技術研究本部長
東京都新宿区市谷本村町 5 番 1 号

(72)発明者 平 進太郎

東京都文京区小石川 5 - 35 - 8 - 904

(72)発明者 石川 正興

千葉県八千代市八千代台北 9 - 14 9号棟
406

(72)発明者 村上 栄一郎

千葉県市原市草刈1927 ちはら台 4 - 4 -
11

(74)代理人 100079290

弁理士 村井 隆

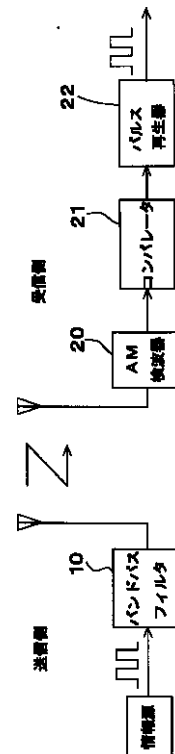
Fターム(参考) 5K004 AA01 AA03 BA02 DA13 DF04

(54) 【発明の名称】 デジタル信号の非同期通信装置

(57) 【要約】

【課題】 デジタル信号を非同期で簡素な機構で送受信できる通信装置を提供する。

【解決手段】 送信側装置においては情報源が発生したデジタル信号列の高周波成分を高周波成分抽出手段としてのバンドパスフィルタ 10 によって抽出して、受信側に送信する。受信側装置では、その信号を AM 検波器 20 のような非同期な受信方式を使って信号包絡線成分を抽出し、それを、さらにレベル判定手段としてのコンパレータ 21 を用いてしきい値処理することによって元のデジタル信号列を復元する。



【特許請求の範囲】

【請求項 1】 情報源からのデジタル信号列の高周波成分を抽出する高周波成分抽出手段を有する送信側装置と、前記送信側装置から送信された前記デジタル信号列の高周波成分を受信して当該高周波成分の包絡線を抽出する検波器と、該検波器で抽出された包絡線のレベルを判定するレベル判定手段とを有する受信側装置とを備えたことを特徴とするデジタル信号の非同期通信装置。

【請求項 2】 前記高周波成分抽出手段がバンドパスフィルタ、ハイパスフィルタ又は回路パターン間にクロストークのあるプリント基板である請求項 1 記載のデジタル信号の非同期通信装置。

【請求項 3】 前記レベル判定手段のレベル判定結果に基づきパルス信号を再生するパルス再生手段をさらに備える請求項 1 又は 2 記載のデジタル信号の非同期通信装置。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】本発明は、デジタル信号を非同期で通信するためのデジタル信号の非同期通信装置に関するものである。

【0002】

【従来の技術】図 9 は従来のデジタル通信装置を示す系統図である。この図において、送信側装置は、情報源の発するデジタル信号を直並列変換する直並列変換器 1 と、直交変調器 2 A, 2 B と、加算器 3 と、帯域制限器（バンドパスフィルタ）4 とを有している。受信側装置は、掛け算器 5 A, 5 B と、ローパスフィルタ 6 A, 6 B と、レベル判定器 7 A, 7 B と、直並列変換器 8 とを有している。

【0003】次に、図 9 の従来装置の動作について説明する。図 9 において、送信側ではまず情報源の発するデジタル信号を直並列変換器 1 で直並列変換して、同相成分と直交成分の 2 成分に分離する。そして、それぞれのデジタル信号列に対して相互に位相が同期した sin 波と cosine 波（キャリア信号）を直交変調器 2 A, 2 B で掛けることにより変調を行った後、加算器 3 でそれらを足し合わせる。そして足し合わせた信号に対して所要の帯域幅を持つ帯域制限器 4 を通すことにより帯域制限をした後、アンテナを使って空間へ放射するかもしくは電話線等の通信回線に送出する。受信側ではアンテナもしくは回線から受信した通信波に対して、掛け算器 5 A, 5 B により送信側と位相の同期したキャリア信号を掛けた後、ローパスフィルタ 6 A, 6 B によって不要な高周波成分を除去してデジタル信号の同相成分と直交成分を復調し、さらにレベル判定器 7 A, 7 B にてレベル判定し、直並列変換器 8 によって元のデジタル信号列を復元する。

【0004】ここで、送信側と受信側において掛け合わ

せるキャリア信号の位相をお互いに完全に同期させておかないと、元のデジタル信号列を正確に復元することができない。通常、このような送信・受信間におけるキャリア信号の同期には、送信側から受信側に対して同期確立のためのトレーニング信号をデータ送信に先立って送出する方法がとられるが、これによって通信時のオーバーヘッドを増加させ通信効率を低下させるという問題点があった。

【0005】

10 【発明が解決しようとする課題】従来のデジタル信号の通信装置は図 9 のように構成されているので、正確に元のデジタル信号列を復元するには送信側と受信側でキャリア信号の位相をお互いに完全に同期させなければならないという問題点があった。

【0006】本発明は、上記の問題点を解消するためになされたもので、送信側と受信側間でのキャリア信号の位相同期を行わなくてもデジタル通信を行うことができ、しかも簡素な構成のデジタル信号の非同期通信装置を提供することを目的とする。

20 【0007】本発明のその他の目的や新規な特徴は後述の実施の形態において明らかにする。

【0008】

【課題を解決するための手段】本発明によるデジタル信号の通信装置は、デジタル信号列の高周波成分のみを送信することにより、キャリア信号自体を不要にし、デジタル信号の非同期通信を可能にするものあり、情報源からのデジタル信号列の高周波成分を抽出する高周波成分抽出手段を有する送信側装置と、前記送信側装置から送信された前記デジタル信号列の高周波成分を受信して当該高周波成分の包絡線を抽出する検波器と、該検波器で抽出された包絡線のレベルを判定するレベル判定手段とを有する受信側装置とを備えたことを特徴として

30 【0009】前記高周波成分抽出手段がバンドパスフィルタ、ハイパスフィルタ又は回路パターン間にクロストークのあるプリント基板であるとよい。

【0010】前記レベル判定手段のレベル判定結果に基づきパルス信号を再生するパルス再生手段をさらに備える構成にするとよい。

【0011】

40 【発明の実施の形態】以下、本発明に係るデジタル信号の非同期通信装置の実施の形態を図面に従って説明する。

【0012】図 1 は本発明に係るデジタル信号の非同期通信装置の実施の形態であり、送信側装置は、情報源から送出されたデジタル信号列の所要の高周波成分（高調波成分）を抽出する高周波成分抽出手段としてのバンドパスフィルタ 10 を有している。ここで、使用するバンドパスフィルタはバターース、チェビシェフ、楕円型等のいかなる応答特性のものでも構わない。バンド

パスフィルタ 10 で抽出された高周波成分はアンテナを使って空間へ放射するかもしくは同軸ケーブル等の伝送路、電話線等の通信回線上に送出する。

【0013】受信側装置は、前記送信側装置から送信された前記デジタル信号列の高周波成分を受信して当該高周波成分の包絡線を抽出する AM 検波器 20 を内蔵したアナログ受信機と、該検波器 20 で抽出された包絡線のレベルを判定するレベル判定手段としてのコンパレータ 21 と、前記コンパレータ 21 のレベル判定結果に基づきパルス信号を再生するパルス再生手段としてのパルス再生器 22 とを有している。

【0014】図 2 (A) はパルス再生器 22 の構成の 1 例であり、ラッチ回路 30 に反転回路 31 を組み合わせたものである。ここでは、ラッチ回路 30 のクロック入力にコンパレータ 21 からの出力を加え、ラッチ回路 30 の出力を反転回路 31 を介し反転して (出力側の 0, 1 の状態を反転して) ラッチ回路 30 の入力にフィードバックした回路構成としている。同図 (B) はラッチ回路 30 の入力、出力及びクロック入力のシーケンスの関係を表にしたものである。

【0015】次に実施の形態の動作について説明する。

【0016】図 3 に示すように、情報源から送出されたデジタル信号列は一般にパルス状の波形 (P_w はパルス幅) の繰り返しになるが、この周波数スペクトルのピーク成分をつなげたもの、すなわちスペクトルの概形は図 4 に示すような傾き特性を持ったものとなる。つまり第 1 折れ点周波数 f_1 と呼ばれる周波数、値にして $1/P_w$ (P_w はパルス幅) までは一定の振幅値をとるが、それ以上の周波数では 6 dB/oct の傾きで振幅値は減少する。しかし、実際にパルスジェネレータ等を使って発生させたデジタル波形は、図 5 に示すような立ち上がり立ち下がり特性が多少なまった台形波状 (t_r は立ち上がり時間) となるのが通常である。この場合の周波数スペクトルは図 6 に示すような概形となり、第 1 折れ点周波数 f_1 が $1/P_w$ 、第 2 折れ点周波数 f_2 が $1/t_r$ となり、第 1 折れ点周波数から第 2 折れ点周波数までの傾きは 6 dB/oct 、第 2 折れ点周波数以上の傾きは 12 dB/oct となる。

【0017】上記のようにデジタル波形は多少その形状が変化しても多くの高周波成分の集合となるが、この高周波成分の一部を送信側装置における高周波成分抽出手段としてのバンドパスフィルタ 10 でフィルタリングして取り出すとその波形は図 7 に示すようなパルスの立ち上がり立ち下がり位置に信号が局在した波形の繰り返しとなり、これをアンテナを使って空間に、もしくは同軸ケーブル等の伝送路に送出して、受信側に送信する。

【0018】受信側装置では、受信した図 7 の波形の信号をまずアナログ受信機内の AM 検波器 20 で AM 検波 (包絡線検波) してアナログ信号として復調すると、そ

の波形は図 8 に示すような包絡線成分が抽出されたものの繰り返しになる。次にコンパレータ 21 で図 8 中に示すように包絡線波形に対して適当なレベルでしきい値処理をしてしきい値を越える信号の有無を判定してやると、元のパルスの立ち上がり立ち下がり位置が正しく検出されることとなる。そして、パルス再生器 22 において、この正しく検出されたパルス立ち上がり立ち下がり位置の間にあるレベルの電圧値でつないでやれば元のパルス波形が正しく復元される。例えば、パルス再生器 22 として図 2 (A) の回路を用いた場合、ラッチ回路 30 はクロック信号が入力されるとその時の入力状態を保持して出力を続ける性質があるため、ラッチ回路 30 の入力、出力、及びクロック入力のシーケンスは同図 (B) の表のようになり、クロック入力「1」つまりコンパレータ 21 でしきい値を越えた信号有りのときにラッチ回路 30 の出力が反転して元のデジタル信号列が復元されることになる。

【0019】この実施の形態の構成によれば、送信側においてデジタル信号列の高周波成分を抽出しそれを送信することにより、受信側において AM 検波のような非同期で簡易な機構によって復調を行っても、デジタル信号列の正確な復元が行えるものである。従って、送信側と受信側の間で特にキャリア周波数の同期を確立しなくても、簡素な構成を用いて非同期にデジタル信号を送受信することが可能となる。

【0020】なお、上記の実施の形態ではデジタル信号の高周波成分をバンドパスフィルタを使って抽出したが、バンドパスフィルタの代わりにハイパスフィルタを用いても同様の効果が得られる。

【0021】また、上記の実施の形態ではデジタル信号の高周波成分をバンドパスフィルタを使って抽出したが、バンドパスフィルタの代わりにプリント基板上における回路パターン間のクロストーク現象を用いても、同様の効果が得られる。

【0022】さらに、実施の形態では受信側におけるレベル判定をコンパレータのようなハードウェア機構によって行ったが、検波後の信号を A/D 変換し計算機に取り込んでソフトウェア的に処理することによっても同様の効果が得られる。

【0023】以上本発明の実施の形態について説明してきたが、本発明はこれに限定されることなく請求項の記載の範囲内において各種の変形、変更が可能なのは当業者には自明であろう。

【0024】

【発明の効果】以上説明したように、本発明に係るデジタル信号の非同期通信装置によれば、デジタル信号列の高周波成分を抽出しそれを受信側に送信することによって、受信側で送信側との同期を確立しなくても元のデジタル信号列を正確に復元することが可能となり、また構成の簡素化も可能である。

【図面の簡単な説明】

【図 1】本発明に係るデジタル信号の非同期通信装置の実施の形態を示す系統図である。

【図 2】実施の形態におけるパルス再生器の回路構成例を示すブロック図である。

【図 3】方形パルス波形の一例を示す波形図である。

【図 4】方形パルス波形の周波数スペクトルの一例を示す説明図である。

【図 5】台形波形の一例を示す波形図である。

【図 6】台形波形の周波数スペクトルの一例を示す説明図である。

【図 7】デジタル信号列の高周波成分の波形の一例を示す波形図である。

【図 8】図 7 の波形を AM 検波することによって得られる包絡線波形の一例を示す波形図である。

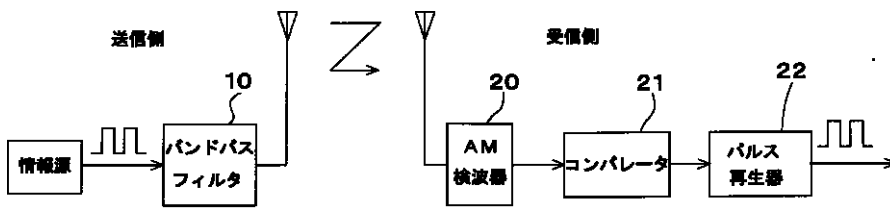
【図 9】従来のデジタル信号の通信装置の系統図であ

る。

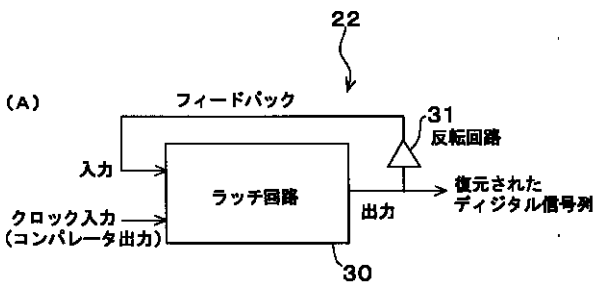
【符号の説明】

- 1, 8 直並列変換器
- 2 A, 2 B 直交変調器
- 3 加算器
- 4 帯域制限器
- 5 A, 5 B 掛け算器
- 6 A, 6 B ローパスフィルタ
- 7 A, 7 B レベル判定器
- 10 バンドパスフィルタ
- 20 AM 検波器
- 21 コンパレータ
- 22 パルス再生器
- 30 ラッチ回路
- 31 反転回路

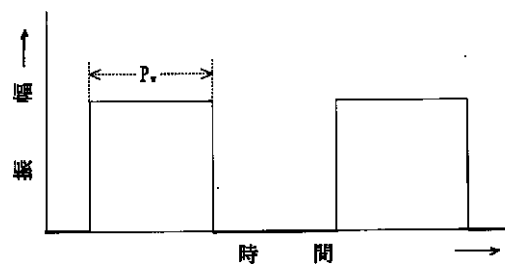
【図 1】



【図 2】



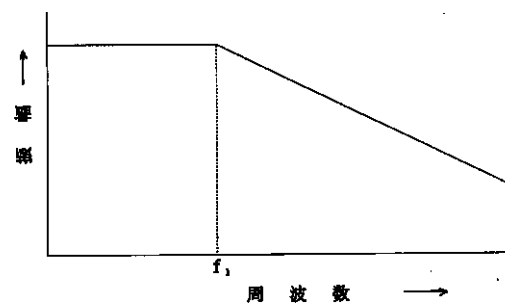
【図 3】



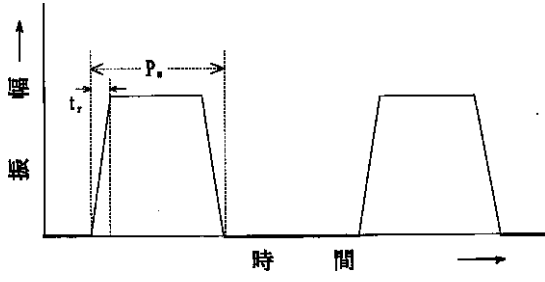
(B) 表

ラッチ回路入力	クロック入力	ラッチ回路出力
1	0	0
0	1	1
0	0	1
0	0	1
1	1	0
1	0	0
1	0	0

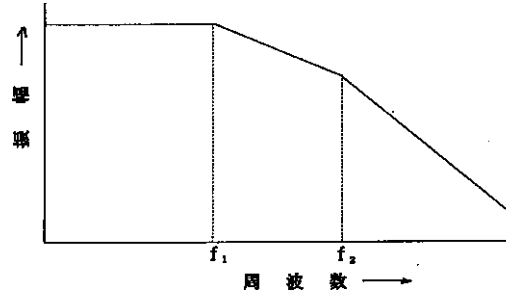
【図 4】



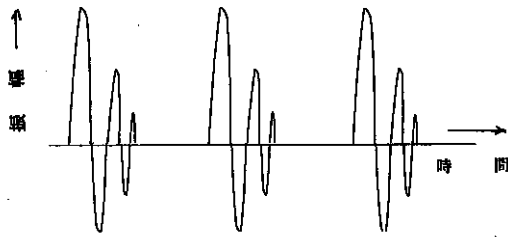
【図 5】



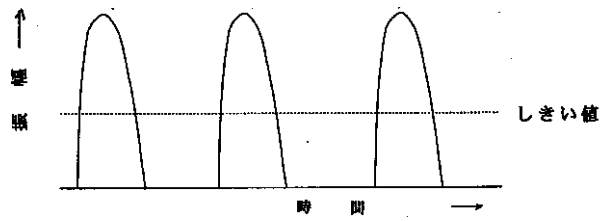
【図 6】



【図 7】



【図 8】



【図 9】

