

(51)Int.Cl.<sup>7</sup>

F I

H 0 4 B 1/713

H 0 4 J 13/00

E

H 0 4 L 7/00

H 0 4 L 7/00

C

H 0 4 Q 7/38

H 0 4 B 7/26

1 0 9 A

請求項の数7 (全13頁)

(21)出願番号 特願平11-274898  
 (22)出願日 平成11年9月28日(1999.9.28)  
 (65)公開番号 特開2001-102965(P2001-102965A)  
 (43)公開日 平成13年4月13日(2001.4.13)  
 審査請求日 平成11年9月28日(1999.9.28)  
 審判番号 不服2002-17658(P2002-17658/J1)  
 審判請求日 平成14年9月12日(2002.9.12)

(73)特許権者 390014306  
 防衛庁技術研究本部長  
 東京都新宿区市谷本村町5番1号  
 (73)特許権者 000006013  
 三菱電機株式会社  
 東京都千代田区丸の内二丁目2番3号  
 (74)代理人 100057874  
 弁理士 曾我 道照  
 (74)代理人 100110423  
 弁理士 曾我 道治  
 (74)代理人 100071629  
 弁理士 池谷 豊  
 (74)代理人 100084010  
 弁理士 古川 秀利

最終頁に続く

(54)【発明の名称】 スペクトラム拡散通信装置

(57)【特許請求の範囲】

【請求項1】

周波数ホッピングされた受信波の逆拡散を行い、この逆拡散された受信波の捕捉パターンを検出してF H捕捉を行うスペクトラム拡散通信装置において、位相制御信号に基づいて制御されたホッピングパターンを発生するホッピングパターン発生器と、  
 上記ホッピングパターン発生器から発生するホッピングパターンに従った周波数を発生させるホッピングシンセサイザと、  
 上記ホッピングシンセサイザからの周波数に従いホッピングして上記周波数ホッピングされた受信波の逆拡散を行う混合器と、  
 上記混合器を介した出力に基づいて上記送信側の同期フレームパターンを検出するタイミング検出手段と、  
 クロックを発生するクロック発生器と、  
 上記クロック発生器の出力に基づいて上記ホッピングパターンに従った受信ホップ間隔を上記ホッピングパターンの1ホッピング周期未満であって、送信ホップ間隔の2以上の整数倍の間隔にすると共に、上記送信側の同期フレームパターンを検出するまで上記受信ホップ間隔と受信待ち受けチャンネルを上記クロック発生器の精度に関係して変化させ、上記送信側の同期フレームパターンの検出後は上記タイミング検出手段の出力に基づいて上記受信ホップ間隔及び上記受信待ち受けチャンネルを上記送信側に合わすべく、ホッピングパターンの位相制御信号を上記ホッピングパターン発生器に出力するホッピング位相制

御回路と

を備えたことを特徴とするスペクトラム拡散通信装置。

【請求項 2】

請求項 1 記載のスペクトラム拡散通信装置において、上記タイミング検出手段は、上記混合器を介した出力に基づいて再生データを復調する情報再生部と、上記混合器を介した出力により同期保持するビット同期回路と、上記情報再生部及び上記ビット同期回路の出力に基づいて規定のフレーム信号を待ち受け、フレーム信号の一致数を算出し、その数が規定値以上となった場合に上記ホッピングパターン位相制御回路にリセット信号を出力するデータ一致判定部とを備えたことを特徴とするスペクトラム拡散通信装置。

【請求項 3】

請求項 2 記載のスペクトラム拡散通信装置において、上記混合器と上記情報再生部との間に、混合器の出力について疑似雑音信号を用いて逆拡散を行う直接拡散逆拡散回路と、この直接拡散逆拡散回路からの出力を一定周波数の中間周波数に変換して雑音除去した出力を送出する IF フィルタとを設けると共に、上記直接拡散逆拡散回路の出力に基づいて疑似雑音信号のピーク検出を行うデジタルマッチドフィルタと、上記直接拡散逆拡散回路の出力から疑似雑音信号の送受の位相ずれを検出する疑似雑音位相検出回路と、上記デジタルマッチドフィルタ及び上記疑似雑音位相検出回路の出力に基づいて疑似雑音信号の位相ずれを制御し、送受の疑似雑音位相をコントロールする制御信号を出力する電圧制御発振器と、この電圧制御発振器からの出力に基づいて制御された疑似雑音信号を上記直接拡散逆拡散回路に出力する直接拡散用パターン発生器とをさらに備えたことを特徴とするスペクトラム拡散通信装置。

【請求項 4】

請求項 1 記載のスペクトラム拡散通信装置において、上記タイミング検出手段は、上記混合器を介した出力に基づいて IF レベルの検波を行う検波器と、この検波器の検波出力の雑音を除去する積分器と、この積分器からの出力に基づいてレベル変化を検出して雑音のみとなった場合に検出信号を上記ホッピングパターン位相制御回路に出力するレベル変化検出回路とを備えたことを特徴とするスペクトラム拡散通信装置。

【請求項 5】

請求項 1 記載のスペクトラム拡散通信装置において、上記タイミング検出手段は、上記混合器からの出力について疑似雑音信号を用いて逆拡散を行う直接拡散逆拡散回路と、この直接拡散逆拡散回路の出力に基づいて疑似雑音信号のピーク検出を行うデジタルマッチドフィルタと、上記直接拡散逆拡散回路の出力から疑似雑音信号の送受の位相ずれを検出する疑似雑音位相検出回路と、上記デジタルマッチドフィルタ及び上記疑似雑音位相検出回路の出力に基づいて疑似雑音信号の位相ずれを制御し、送受の疑似雑音位相をコントロールする制御信号を出力する電圧制御発振器と、この電圧制御発振器からの出力に基づいて制御された疑似雑音信号を上記直接拡散逆拡散回路に出力する直接拡散用パターン発生器と、上記デジタルマッチドフィルタの出力変化に基づいて送信の周波数ホッピングの切換タイミングを検出してホッピングパターンの位相を制御すべき信号を上記ホッピングパターン位相制御回路に出力する相関変化検出回路とを備えたことを特徴とするスペクトラム拡散通信装置。

【請求項 6】

請求項 1 ないし 5 のいずれかに記載のスペクトラム拡散通信装置において、上記クロック発生器は、受信待ち受けにおける周波数ホッピングの切換タイミングの進み又は遅れが 1 ホップ以内とするクロックを発生することを特徴とするスペクトラム拡散通信装置。

【請求項 7】

請求項 1 ないし 5 のいずれかに記載のスペクトラム拡散通信装置において、上記クロック発生器は、受信待ち受けにおける周波数ホッピングの切換タイミングの進み又は遅れが 1 ホップ以上とするクロックを発生することを特徴とするスペクトラム拡散通信装置。

【発明の詳細な説明】

【 0 0 0 1 】

10

20

30

40

50

**【発明の属する技術分野】**

この発明は、スペクトラム拡散通信装置に関するものである。

**【0002】****【従来の技術】**

図13は例えば特開平2-309833号公報に示された従来装置を示す構成図である。図13において、1は送信機から送られる信号を受信する受信空中線、2は受信空中線1により受信された受信波を所定のレベルに増幅する高周波増幅器、3は後述するホッピングシンセサイザ11からの周波数にしたがって上記受信空中線1からの受信波をホッピングして周波数ホッピングされた受信波の逆拡散を行う混合器、4は混合器3からの出力を一定周波数の中間周波数に変換して雑音除去した出力を送出するIFフィルタ、5はIF

10

**【0003】**

次に動作について説明する。

送信機から送信されてくる信号は、受信空中線1にて受信され、高周波増幅器2にて所定のレベルまで増幅され、混合器3にて逆拡散される。スイッチ14は、FH(frequency hopping)同期捕捉ができるまではホッピングパターン発生器10を捕捉専用チャンネルに固定しておき、すなわち、ビット同期回路12に接続しておき、ホッピングの同期が確立した後は、通常のFHクロックを発生させる高速クロック発生器13に切り換える。ホッピングシンセサイザ11では、ホッピングパターン発生器10で発生するパターンに従った周波数を発生し、混合器3で逆拡散することにより、FH捕捉をすることができる。

20

**【0004】****【発明が解決しようとする課題】**

従来のスペクトラム拡散通信装置は以上のように構成されているので、FHの捕捉を行う際、ホッピングの同期を検出してから実際にホッピングを開始するまで時間がかかり捕捉時間が長いという問題点があった。

30

**【0005】**

この発明は上記のような問題点を解消するためになされたもので、高速にFHの捕捉を行うことができるスペクトラム拡散通信装置を得ることを目的とする。

**【0006】****【課題を解決するための手段】**

この発明に係るスペクトラム拡散通信装置は、周波数ホッピングされた受信波の逆拡散を行い、この逆拡散された受信波の捕捉パターンを検出してFH捕捉を行うスペクトラム拡散通信装置において、位相制御信号に基づいて制御されたホッピングパターンを発生するホッピングパターン発生器と、上記ホッピングパターン発生器から発生するホッピングパターンに従った周波数を発生させるホッピングシンセサイザと、上記ホッピングシンセサイザからの周波数に従いホッピングして上記周波数ホッピングされた受信波の逆拡散を行う混合器と、上記混合器を介した出力に基づいて上記送信側の同期フレームパターンを検出するタイミング検出手段と、クロックを発生するクロック発生器と、上記クロック発生器の出力に基づいて上記ホッピングパターンに従った受信ホップ間隔を上記ホッピングパターンの1ホッピング周期未満であって、送信ホップ間隔の2以上の整数倍の間隔にすると共に、上記送信側の同期フレームパターンを検出するまで上記受信ホップ間隔と受信待ち受けチャンネルを上記クロック発生器の精度に関係して変化させ、上記送信側の同期フレームパターンの検出後は上記タイミング検出手段の出力に基づいて上記受信ホップ間隔及び上記受信待ち受けチャンネルを上記送信側に合わすべく、ホッピングパターンの位相

40

50

制御信号を上記ホッピングパターン発生器に出力するホッピング位相制御回路とを備えたことを特徴とするものである。

【 0 0 0 7 】

また、上記タイミング検出手段は、上記混合器を介した出力に基づいて再生データを復調する情報再生部と、上記混合器を介した出力により同期保持するビット同期回路と、上記情報再生部及び上記ビット同期回路の出力に基づいて規定のフレーム信号を待ち受け、フレーム信号の一致数を算出し、その数が規定値以上となった場合に上記ホッピングパターン位相制御回路にリセット信号を出力するデータ一致判定部とを備えたことを特徴とするものである。

【 0 0 0 8 】

また、上記混合器と上記情報再生部との間に、混合器の出力について疑似雑音信号を用いて逆拡散を行う直接拡散逆拡散回路と、この直接拡散逆拡散回路からの出力を一定周波数の中間周波数に変換して雑音除去した出力を送出するＩＦフィルタとを設けると共に、上記直接拡散逆拡散回路の出力に基づいて疑似雑音信号のピーク検出を行うデジタルマッチドフィルタと、上記直接拡散逆拡散回路の出力から疑似雑音信号の送受の位相ずれを検出する疑似雑音位相検出回路と、上記デジタルマッチドフィルタ及び上記疑似雑音位相検出回路の出力に基づいて疑似雑音信号の位相ずれを制御し、送受の疑似雑音位相をコントロールする制御信号を出力する電圧制御発振器と、この電圧制御発振器からの出力に基づいて制御された疑似雑音信号を上記直接拡散逆拡散回路に出力する直接拡散用パターン発生器とをさらに備えたことを特徴とするものである。

【 0 0 0 9 】

また、上記タイミング検出手段は、上記混合器を介した出力に基づいてＩＦレベルの検波を行う検波器と、この検波器の検波出力の雑音を除去する積分器と、この積分器からの出力に基づいてレベル変化を検出して雑音のみとなった場合に検出信号を上記ホッピングパターン位相制御回路に出力するレベル変化検出回路とを備えたことを特徴とするものである。

【 0 0 1 0 】

また、上記タイミング検出手段は、上記混合器からの出力について疑似雑音信号を用いて逆拡散を行う直接拡散逆拡散回路と、この直接拡散逆拡散回路の出力に基づいて疑似雑音信号のピーク検出を行うデジタルマッチドフィルタと、上記直接拡散逆拡散回路の出力から疑似雑音信号の送受の位相ずれを検出する疑似雑音位相検出回路と、上記デジタルマッチドフィルタ及び上記疑似雑音位相検出回路の出力に基づいて疑似雑音信号の位相ずれを制御し、送受の疑似雑音位相をコントロールする制御信号を出力する電圧制御発振器と、この電圧制御発振器からの出力に基づいて制御された疑似雑音信号を上記直接拡散逆拡散回路に出力する直接拡散用パターン発生器と、上記デジタルマッチドフィルタの出力変化に基づいて送信の周波数ホッピングの切替タイミングを検出してホッピングパターンの位相を制御すべき信号を上記ホッピングパターン位相制御回路に出力する相関変化検出回路とを備えたことを特徴とするものである。

【 0 0 1 1 】

また、上記クロック発生器は、受信待ち受けにおける周波数ホッピングの切替タイミングの進み又は遅れが 1 ホップ以内とするクロックを発生することを特徴とするものである。

【 0 0 1 2 】

さらに、上記クロック発生器は、受信待ち受けにおける周波数ホッピングの切替タイミングの進み又は遅れが 1 ホップ以上とするクロックを発生することを特徴とするものである。

【 0 0 1 3 】

【 発明の実施の形態 】

実施の形態 1 .

図 1 はこの発明の実施の形態 1 に係るスペクトラム拡散通信装置を示す構成図である。

図 1 において、図 1 3 に示す従来例と同一部分は同一符号を付してその説明は省略する。

新たな符号として、6は情報再生部5から出力される再生データ、7は、情報再生部5及びビット同期回路12の出力に基づいて規定のフレーム信号を待ち受け、フレーム信号の一致数を算出し、その数が規定値以上となった場合に上記ホッピングパターン位相制御回路にリセット信号を出力するデータ一致判定部、8は送信と受信の周波数ホッピングの切替タイミングが1ホップ以内とするクロックを発生する高安定度クロック発振器、9はデータ一致判定部7及び高安定度クロック発振器8の出力に基づいてホッピングパターン発生器10にホッピングパターンの位相制御出力を送出するホッピングパターン位相制御回路を示し、ここで、上記情報再生部5と上記データ一致判定部7及び上記ビット同期回路12により、混合器3及びIFフィルタ4を介した出力のレベル変化に基づいてホッピングのタイミングを検出することにより位相ずれを防ぐ信号を出力するタイミング検出手段を構成している。 10

#### 【0014】

次に動作について図2及び図3を参照して説明する。

高安定度クロック発振器8により、送受の周波数の切替タイミングが1ホップ以内にあるクロックを発生するものとする。

図2に受信側が遅れている場合の送受の周波数切替タイミングを示す。

図2に示すように、受信待ち受けタイミングとしては、受信側で保持している時間タイミングの2倍の周期で周波数を待ち受ける。送信側では、各ホップに同じ同期フレーム信号を入れておく。そして、送信側の時間“4”のタイミングで、1ホップ分の時間が送受で一致する。このタイミングにおいて、受信側で、送信側の同期フレームパターンを検出することにより、同期検出することができる。 20

#### 【0015】

その手順を以下に説明する。

受信空中線1では、送信側から送られてくる信号を受信する。ホッピングシンセサイザ11では、ホッピングパターン発生器10にて発生するホッピングパターンに従った周波数をホッピング系列のタイミングで発生させる。高周波増幅器2では、規定のレベルまで増幅し、混合器3では、周波数ホッピングされた受信波の逆拡散を行い、一定周波数の中間周波数へ変換し、IFフィルタ4にて雑音除去を行う。情報再生部5では、再生データ6を復調する。データ一致判定部7では、規定のフレーム信号を待ち受けおき、フレーム信号の一致数を算出し、パターン算出数が規定値以上になった場合、リセット信号をホッピングパターン位相制御回路9へ出力する。 30

#### 【0016】

こうして、図2において、“4”の周波数の送信を終了したと判断し、ホッピングパターン位相制御回路9で、“5”の周波数を発生させることにより、時間的に連続して、FHの逆拡散を行うことができ、高速にFH捕捉を行うことができる。なお、図2においては、受信待ち受けチャンネルは、捕捉パターンを検出するまで、“1”、“4”、“5”、“6”、・・・と変化させ、“4”の時点で捕捉パターンが検出できた場合を示している。

#### 【0017】

また、図3に受信側が進んでいる場合の送受の周波数切替タイミングを示す。図2と同じように、送信側の時間“1”の時間にてFH同期フレームパターンを検出することができる。図3において、受信待ち受けチャンネルは、捕捉パターンを検出するまで、“1”、“2”、“3”、“4”、・・・と変化させ、“1”の時点で捕捉パターンが検出できた場合を示している。 40

#### 【0018】

上述したように、実施の形態1によれば、ホッピングパターン位相制御回路9を備え、その制御を送信ホップ間隔の数倍の間隔で待ち受け、高速にFH捕捉を行うようにしたので、送受の切替タイミングが進み、遅れどちらにずれても、周波数の一致を検出することができ、高速にFH捕捉を行うことが可能である。

#### 【0019】

実施の形態 2 .

また、上記実施の形態 1 では、高安定度クロック発振器 8 を備え、送受の周波数切換タイミングが 1 ホップ以内であると仮定したが、図 4 に示すように、実施の形態 1 の高安定度クロック発振器 8 よりも精度が低い安定度発振器 15 を使用した場合は、送受の切換タイミングが 1 ホップ以上になることがある。

すなわち、この実施の形態 2 によれば、このような場合に、図 5 に示すように、受信側で保持している時間タイミングの 3 倍の周期で周波数を待ち受けることにより、1 ホップ以上送受のタイミングがずれていても、高速で F H 捕捉することが可能となる。図 5 においては、受信待ち受けチャンネルは、捕捉パターンを検出するまで、“ 1 ”、“ 6 ”、“ 7 ”、“ 8 ”、・・・と変化させ、“ 6 ”の時点で捕捉パターンが検出できた場合を示して

10

いる。また、図 6 に示すように、受信側のタイミングが 2 ホップ以上進んでいても高速に F H 捕捉が可能となる。この図 6 において、受信待ち受けチャンネルは、捕捉パターンを検出するまで、“ 1 ”、“ 2 ”、“ 3 ”、・・・と変化させ、“ 1 ”の時点で捕捉パターンが検出できた場合を示している。

【 0 0 2 0 】

実施の形態 3 .

上述した実施の形態 1 は、F H 無線機における例を示したものであるが、図 7 に示すように、D S ( 直接拡散 ) - F H H Y B ( ハイブリッド ) 方式の無線機においても適用でき、同様の効果が得られる。

20

図 7 は D S ( 直接拡散 ) - F H H Y B 方式の無線機に適用した実施の形態 3 に係るスペクトラム拡散通信装置を示す構成図である。

図 7 において、図 1 に示す実施の形態 1 と同一部分は同一符号を付してその説明は省略する。新たな符号として、16 は混合器 3 と I F フィルタ 4 との間に設けられて、混合器 3 の出力について疑似雑音信号を用いて逆拡散を行う D S ( 直接拡散 ) 逆拡散回路、18 は直接拡散逆拡散回路 16 の出力から疑似雑音 ( P N ) 信号の送受の位相ずれを検出する疑似雑音 ( P N ) 位相検出回路、19 は直接拡散逆拡散回路 16 の出力に基づいて疑似雑音信号のピーク検出を行う D M F ( デジタルマッチドフィルタ )、17 は上記デジタルマッチドフィルタ 19 及び上記疑似雑音位相検出回路 18 の出力に基づいて疑似雑音信号の位相ずれを制御し、送受の疑似雑音位相をコントロールする制御信号を出力する V C X O ( 電圧制御発振器 )、20 は電圧制御発振器 17 からの出力に基づいて制御された疑似雑音信号を上記直接拡散逆拡散回路 16 に出力する D S ( 直接拡散 ) 用パターン発生器である。

30

【 0 0 2 1 】

図 7 に示す構成においては、D S ( 直接拡散 ) 逆拡散回路 16 で、D S 用パターン発生回路 20 で発生した P N 信号を使用し逆拡散を行う。また、D M F ( デジタルマッチドフィルタ ) 19 にて、P N 信号のピーク検出を瞬時に行う。P N 位相検出回路 18 では、P N 信号の送受の位相ずれを検出する。V C X O ( 電圧制御発振器 ) 17 では、P N 信号の位相ずれを制御し、送受の P N 位相をコントロールする。

【 0 0 2 2 】

したがって、実施の形態 3 によれば、直接拡散逆拡散回路 16 により逆拡散が行われた出力が I F フィルタ 4 に与えられることになり、その後は実施の形態 1 と同様に動作することになるため、D S ( 直接拡散 ) - F H H Y B ( ハイブリッド ) 方式の無線機に適用でき、実施の形態 1 と同様の効果が得られる。

40

【 0 0 2 3 】

実施の形態 4 .

上述した実施の形態 3 は、高安定度クロック発振器 8 を備え、送受の周波数切換タイミングが 1 ホップ以内であると仮定したが、実施の形態 2 と同様にして、図 8 に示すように、実施の形態 3 の高安定度クロック発振器 8 よりも精度が低い安定度発振器 15 を使用した場合は、送受の切換タイミングが 1 ホップ以上になることがあり、D S ( 直接拡散 ) - F

50

H Y B (ハイブリッド)方式の無線機においても、実施の形態 2 と同様の効果が得られる。

【 0 0 2 4 】

実施の形態 5 .

また、上述した実施の形態 1 では、送信タイミングと受信タイミングを検出するのに送信のフレームパターンを検出することにより行っているが、別の方法として、図 9 に示す構成を採用することができる。

図 9 は実施の形態 5 に係るスペクトラム拡散通信装置を示す構成図である。

図 9 において、図 1 に示す実施の形態 1 と同一部分は同一符号を付してその説明は省略する。新たな符号として、21 は混合器 3 及び I F フィルタ 4 を介した出力に基づいて I F レベルの検波を行う検波器、22 は検波器 21 の検波出力の雑音を除去する積分器、23 は積分器 22 からの出力に基づいてレベル変化を検出して雑音のみとなった場合に検出信号をホッピングパターン位相制御回路 9 に出力するレベル変化検出回路であり、上記検波器 21 と上記積分器 22 及び上記レベル変化検出回路 23 とでホッピングのタイミングを検出することにより位相ずれを防ぐ信号を出力するタイミング検出手段を構成している。

10

【 0 0 2 5 】

図 9 においては、フレーム検出器の代わりに、I F のレベル検波を行う検波器 21、検波出力の雑音を除去する積分器 22 及びレベル変化検出回路 23 を設け、周波数が一致しているのが、1 ホップの時間続いた後レベルが落ちた場合(雑音のみの検波になった場合)周波数が一致したことを検出し、その結果をホッピングパターン位相制御回路 9 へ伝え、ホッピングパターン発生器 10 の位相をコントロールすることにより、実施の形態 1 と同等の効果が得られる。

20

【 0 0 2 6 】

実施の形態 6 .

上述した実施の形態 5 は、高安定度クロック発振器 8 を備え、送受の周波数切換タイミングが 1 ホップ以内であると仮定したが、実施の形態 2 と同様にして、図 10 に示すように、実施の形態 5 の高安定度クロック発振器 8 よりも精度が低い安定度発振器 15 を使用した場合は、送受の切換タイミングが 1 ホップ以上になることがあり、このような場合も実施の形態 2 と同様の効果が得られる。

【 0 0 2 7 】

実施の形態 7 .

実施の形態 3 においては、図 7 に示すように、F H 捕捉を行う為に、I F フィルタ 4、情報再生部 5、データ一致判定回路 7 及びビット同期回路 12 を有しているが、それと同等の効果が得られる方法として、図 11 に示す方法がある。

図 11 は実施の形態 7 に係るスペクトラム拡散通信装置を示す構成図である。図 11 において、図 7 に示す実施の形態 3 と同一部分は同一符号を付してその説明は省略する。新たな符号として、24 はデジタルマッチドフィルタ 19 の出力変化に基づいて送信の周波数ホッピングの切換タイミングを検出してホッピングパターンの位相を制御すべき信号をホッピングパターン位相制御回路 9 に出力する相関変化検出回路である。

30

【 0 0 2 8 】

すなわち、この実施の形態 7 においては、D S の相関がピークが検出できている場合が 1 ホップの時間が続いた後、ピークが検出できなくなるタイミングが送信の F H の切換タイミングであることを利用し、相関変化検出回路 24 にてその切換タイミングを検出してホッピングパターン位相制御回路 9 に伝え、ホッピングパターン発生回路 10 の位相をコントロールすることにより、実施の形態 3 と同等の効果が得られる。

40

【 0 0 2 9 】

実施の形態 8 .

上述した実施の形態 7 は、高安定度クロック発振器 8 を備え、送受の周波数切換タイミングが 1 ホップ以内であると仮定したが、実施の形態 2 と同様にして、図 12 に示すように、実施の形態 7 の高安定度クロック発振器 8 よりも精度が低い安定度発振器 15 を使用し

50

た場合は、送受の切換タイミングが1ホップ以上になることがあり、このような場合も実施の形態2と同様の効果が得られる。

【 0 0 3 0 】

【 発明の効果 】

以上のように、この発明によれば、周波数ホッピングされた受信波の逆拡散を行い、この逆拡散された受信波の捕捉パターンを検出してFH捕捉を行うスペクトラム拡散通信装置において、位相制御信号に基づいて制御されたホッピングパターンを発生するホッピングパターン発生器と、上記ホッピングパターン発生器から発生するホッピングパターンに従った周波数を発生させるホッピングシンセサイザと、上記ホッピングシンセサイザからの周波数に従いホッピングして上記周波数ホッピングされた受信波の逆拡散を行う混合器と、上記混合器を介した出力に基づいて上記送信側の同期フレームパターンを検出するタイミング検出手段と、クロックを発生するクロック発生器と、上記クロック発生器の出力に基づいて上記ホッピングパターンに従った受信ホップ間隔を上記ホッピングパターンの1ホッピング周期未満であって、送信ホップ間隔の2以上の整数倍の間隔にすると共に、上記送信側の同期フレームパターンを検出するまで上記受信ホップ間隔と受信待ち受けチャンネルを上記クロック発生器の精度に関係して変化させ、上記送信側の同期フレームパターンの検出後は上記タイミング検出手段の出力に基づいて上記受信ホップ間隔及び上記受信待ち受けチャンネルを上記送信側に合わすべく、ホッピングパターンの位相制御信号を上記ホッピングパターン発生器に出力するホッピング位相制御回路とを備えたので、高速にFH捕捉を行うことができるという効果がある。

10

20

【 0 0 3 1 】

また、上記タイミング検出手段は、上記混合器を介した出力に基づいて再生データを復調する情報再生部と、上記混合器を介した出力により同期保持するビット同期回路と、上記情報再生部及び上記ビット同期回路の出力に基づいて規定のフレーム信号を待ち受け、フレーム信号の一致数を算出し、その数が規定値以上となった場合に上記ホッピングパターン位相制御回路にリセット信号を出力するデータ一致判定部とを備えて構成したことにより、ホッピングのタイミングを正確に検出することができる。

【 0 0 3 2 】

また、上記混合器と上記情報再生部との間に、混合器の出力について疑似雑音信号を用いて逆拡散を行う直接拡散逆拡散回路と、この直接拡散逆拡散回路からの出力を一定周波数の中間周波数に変換して雑音除去した出力を送出するIFフィルタとを設けると共に、上記直接拡散逆拡散回路の出力に基づいて疑似雑音信号のピーク検出を行うデジタルマッチドフィルタと、上記直接拡散逆拡散回路の出力から疑似雑音信号の送受の位相ずれを検出する疑似雑音位相検出回路と、上記デジタルマッチドフィルタ及び上記疑似雑音位相検出回路の出力に基づいて疑似雑音信号の位相ずれを制御し、送受の疑似雑音位相をコントロールする制御信号を出力する電圧制御発振器と、この電圧制御発振器からの出力に基づいて制御された疑似雑音信号を上記直接拡散逆拡散回路に出力する直接拡散用パターン発生器とをさらに備えたことにより、DS(直接拡散)-FH HYB(ハイブリッド)方式の無線機にも適用でき、高速にFH捕捉を行うことができるという効果がある。

30

【 0 0 3 3 】

また、上記タイミング検出手段は、上記混合器を介した出力に基づいてIFレベルの検波を行う検波器と、この検波器の検波出力の雑音を除去する積分器と、この積分器からの出力に基づいてレベル変化を検出して雑音のみとなった場合に検出信号を上記ホッピングパターン位相制御回路に出力するレベル変化検出回路とを備えたことにより、ホッピングのタイミングを正確に検出することができる。

40

【 0 0 3 4 】

また、上記タイミング検出手段は、上記混合器からの出力について疑似雑音信号を用いて逆拡散を行う直接拡散逆拡散回路と、この直接拡散逆拡散回路の出力に基づいて疑似雑音信号のピーク検出を行うデジタルマッチドフィルタと、上記直接拡散逆拡散回路の出力から疑似雑音信号の送受の位相ずれを検出する疑似雑音位相検出回路と、上記デジタルマッ

50



チドフィルタ及び上記疑似雑音位相検出回路の出力に基づいて疑似雑音信号の位相ずれを制御し、送受の疑似雑音位相をコントロールする制御信号を出力する電圧制御発振器と、この電圧制御発振器からの出力に基づいて制御された疑似雑音信号を上記直接拡散逆拡散回路に出力する直接拡散用パターン発生器と、上記デジタルマッチドフィルタの出力変化に基づいて送信の周波数ホッピングの切換タイミングを検出してホッピングパターンの位相を制御すべき信号を上記ホッピングパターン位相制御回路に出力する相関変化検出回路とを備えたことにより、送信のFHの切換タイミングを利用してホッピングのタイミングを正確に検出することができる。

【 0 0 3 5 】

また、上記クロック発生器は、受信待ち受けにおける周波数ホッピングの切換タイミングの進み又は遅れが1ホップ以内とするクロックを発生することにより、高速にFH捕捉を行うことができるという効果がある。

10

【 0 0 3 6 】

さらに、上記クロック発生器は、受信待ち受けにおける周波数ホッピングの切換タイミングの進み又は遅れが1ホップ以上とするクロックを発生することにより、送受の周波数切換タイミングが1ホップ以上とするクロックを発生する場合に、受信待ち受けにおける周波数ホッピングの切換タイミングの進み又は遅れが1ホップ以上ずれていても、受信側で保持している時間タイミングの数倍の周期で周波数を待ち受けることにより、高速にFH捕捉を行うことができるという効果がある。

【 図面の簡単な説明 】

20

【 図 1 】 この発明の実施の形態 1 に係るスペクトラム拡散通信装置を示す構成図である。

【 図 2 】 実施の形態 1 において、受信タイミングが遅れている場合の時間タイミングを表す説明図である。

【 図 3 】 実施の形態 1 において、受信タイミングが進んでいる場合の時間タイミングを表す説明図である。

【 図 4 】 この発明の実施の形態 2 に係るスペクトラム拡散通信装置を示す構成図である。

【 図 5 】 実施の形態 2 において、受信タイミングが1ホップ以上遅れている場合の時間タイミングを表す説明図である。

【 図 6 】 実施の形態 2 において、受信タイミングが1ホップ以上進んでいる場合の時間タイミングを表す説明図である。

30

【 図 7 】 この発明の実施の形態 3 に係るスペクトラム拡散通信装置を示す構成図である。

【 図 8 】 この発明の実施の形態 4 に係るスペクトラム拡散通信装置を示す構成図である。

【 図 9 】 この発明の実施の形態 5 に係るスペクトラム拡散通信装置を示す構成図である。

【 図 1 0 】 この発明の実施の形態 6 に係るスペクトラム拡散通信装置を示す構成図である。

【 図 1 1 】 この発明の実施の形態 7 に係るスペクトラム拡散通信装置を示す構成図である。

【 図 1 2 】 この発明の実施の形態 8 に係るスペクトラム拡散通信装置を示す構成図である。

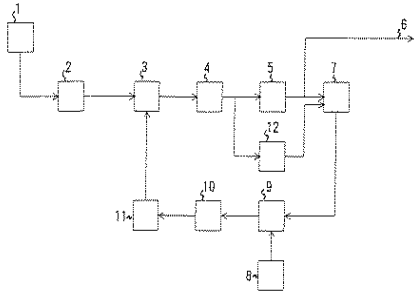
【 図 1 3 】 従来 of スペクトラム拡散通信装置を示す構成図である。

40

【 符号の説明 】

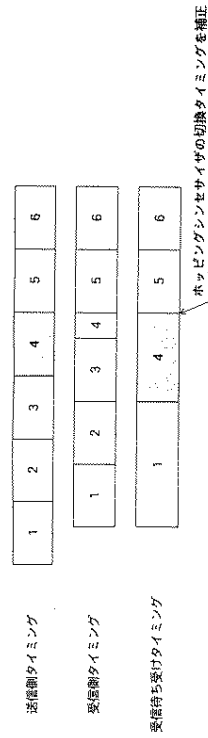
1 受信空中線、2 高周波増幅器、3 混合器、4 IFフィルタ、5 情報再生部、6 再生データ、7 データ一致判定部、8 高安定度クロック発振器、9 ホッピングパターン位相制御回路、10 ホッピングパターン発生器、11 データ一致判定部、12 ビット同期回路、13 高速クロック発生器、14 スイッチ、15 安定度発振器、16 DS逆拡散回路、17 V C X 0、18 PN位相検出回路、19 DMF、20 DSパターン発生器、21 検波器、22 積分器、23 レベル変化検出回路、24 相関変化検出回路。

【 図 1 】

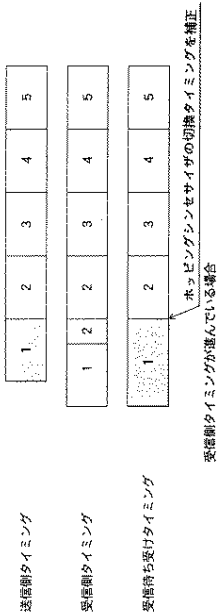


- 1 受信空中線
- 2 高周波増幅器
- 3 混合器
- 4 IFフィルタ
- 5 情報再生部
- 6 再生データ
- 7 データ一致判定回路
- 8 高安定度クロック発振回路
- 9 ホッピングパターン位相制御回路
- 10 ホッピングパターン発生器
- 11 ホッピングシンセサイザ
- 12 ビット同期回路

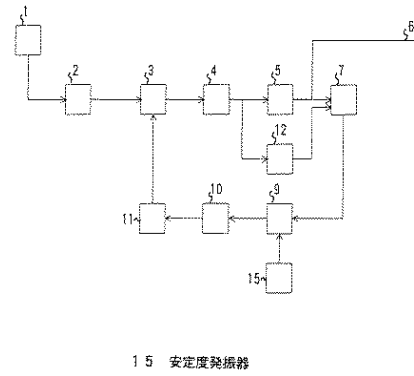
【 図 2 】



【 図 3 】

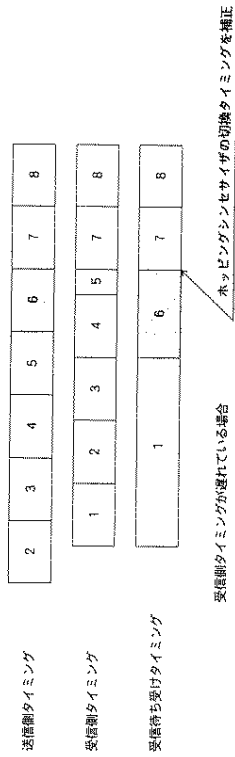


【 図 4 】

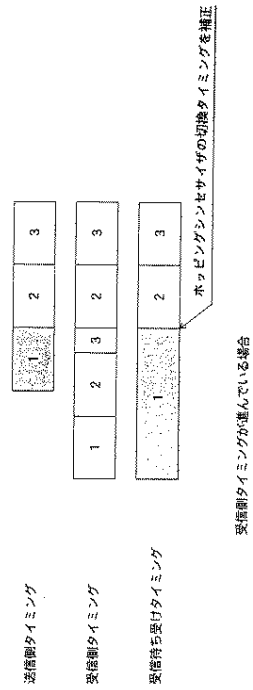


15 安定度発振器

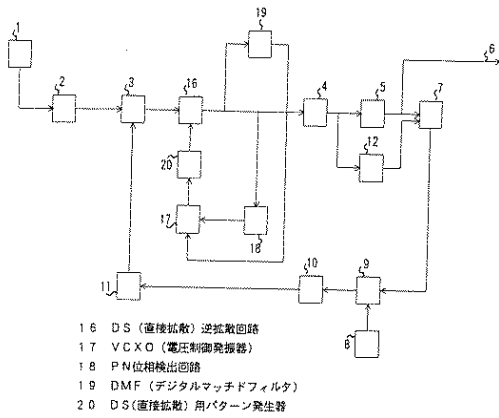
【 図 5 】



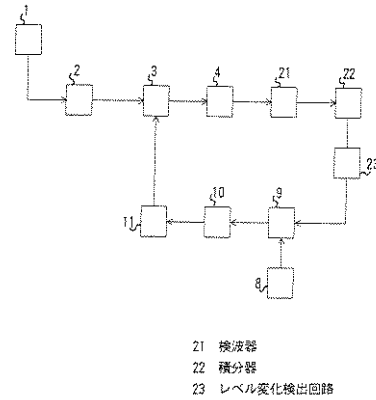
【 図 6 】



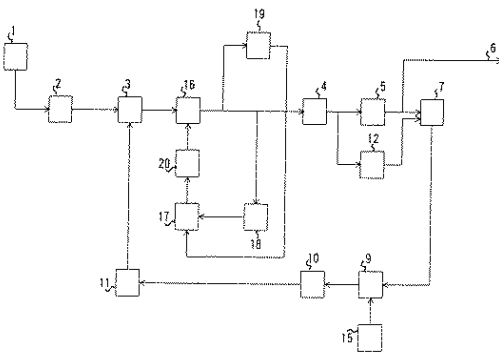
【 図 7 】



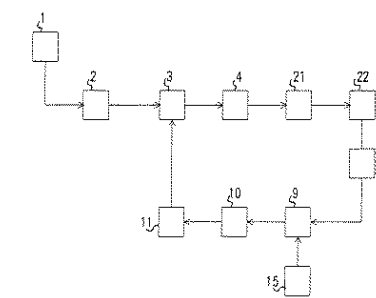
【 図 9 】



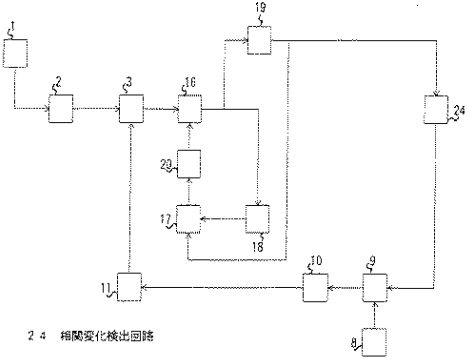
【 図 8 】



【 図 10 】

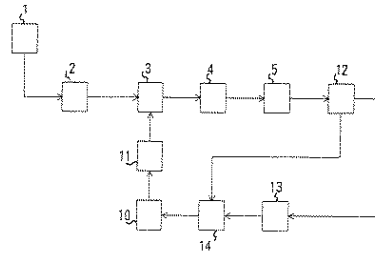


【 図 1 1 】



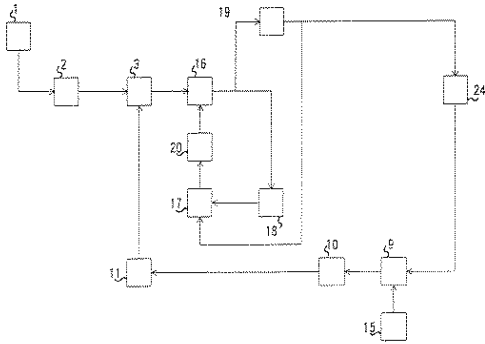
2 4 相関変化検出回路

【 図 1 3 】



1 3 高速クロック発生器  
1 4 スイッチ

【 図 1 2 】



## フロントページの続き

- (74)代理人 100094695  
弁理士 鈴木 憲七
- (72)発明者 井上 昌二郎  
東京都港区芝浦4 - 4 - 27 - 911
- (72)発明者 澤佐 博行  
東京都目黒区中目黒2 - 2 - 30 - 214
- (72)発明者 阿部 拓也  
神奈川県川崎市多摩区登戸3012 - 2
- (72)発明者 鈴木 清文  
東京都千代田区丸の内二丁目2番3号 三菱電機株式会社内

## 合議体

- 審判長 武井 袈裟彦  
審判官 吉田 隆之  
審判官 野元 久道

- (56)参考文献 特開平2 - 309833 (JP, A)  
特開平7 - 107011 (JP, A)  
特開平10 - 271040 (JP, A)  
特開平7 - 46169 (JP, A)  
特開平10 - 154948 (JP, A)  
国際公開第97 / 35397 (WO, A1)  
電子情報通信学会技術報告 SST91-59  
電子情報通信学会技術報告 SST94-54