

(19) 日本国特許庁(JP)

(12) 公開特許公報(A)

(11) 特許出願公開番号

特開2005-170174

(P2005-170174A)

(43) 公開日 平成17年6月30日(2005.6.30)

(51) Int. Cl.<sup>7</sup>  
B61L 27/00

F I  
B 6 1 L 27/00  
B 6 1 L 27/00

テーマコード (参考)  
5 H 1 6 1

審査請求 未請求 請求項の数 7 O L (全 12 頁)

(21) 出願番号 特願2003-411627 (P2003-411627)  
(22) 出願日 平成15年12月10日 (2003.12.10)

(特許庁注：以下のものは登録商標)  
1. WINDOWS

(71) 出願人 000173784  
財団法人鉄道総合技術研究所  
東京都国分寺市光町2丁目8番地38  
(71) 出願人 000004651  
日本信号株式会社  
東京都豊島区東池袋三丁目1番1号  
(74) 代理人 100100413  
弁理士 渡部 温  
(74) 代理人 100107526  
弁理士 鈴木 直郁  
(74) 代理人 100110777  
弁理士 宇都宮 正明  
(72) 発明者 岩田 浩司  
東京都国分寺市光町二丁目8番地38 財  
団法人 鉄道総合技術研究所内  
最終頁に続く

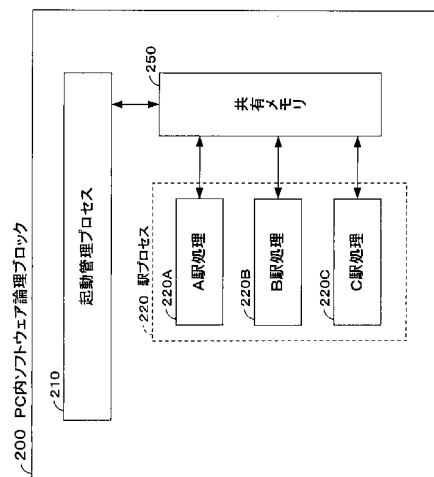
(54) 【発明の名称】 ソフトウェアシミュレーション装置

(57) 【要約】

【課題】 複数の駅がネットワークで接続され、各駅毎に列車検知処理並びに連動処理を行う構成のシステムにおいて、複数のソフトウェアを1台のPCで効率的に検証することができるソフトウェアシミュレーション装置を提供する。

【解決手段】 本発明のソフトウェアシミュレーション装置は、装置内にソフトウェア論理ブロック200を有し、ソフトウェア論理ブロック200は、シミュレーションの対象となる各駅の処理(A駅処理220A、B駅処理220B及びC駅処理220C)のソフトウェアが実行される駅プロセス220と、駅プロセス220の各駅処理220A~220Cの起動条件を管理する起動管理プロセス210と、駅プロセス220の各駅処理220A~220Cでの列車検知条件と列車検知結果等の列車制御に要するデータを記憶する共有メモリ250と、を備えている。

【選択図】 図4



**【特許請求の範囲】****【請求項 1】**

信号保安装置（列車を安全に制御するための装置）に搭載するソフトウェアをシミュレーションするためのソフトウェアシミュレーション装置であって、

所定の区間及び各駅毎に列車検知及び列車制御を行うプロセスを実行する 1 以上の駅処理と、

前記 1 以上の駅処理の起動条件を管理する起動管理プロセスと、

前記 1 以上の駅処理での列車検知条件と列車検知結果等の列車制御に要するデータを記憶する共有メモリと、

を備え、

前記 1 以上の駅処理と前記起動管理プロセスは、1 台のコンピュータ内で稼動する OS（Operating System）によって実行され、

前記共有メモリは、前記 1 台のコンピュータで稼動する OS の前記各プロセス間通信用の共有メモリである、

ことを特徴とするソフトウェアシミュレーション装置。

10

**【請求項 2】**

前記 1 以上の駅処理と前記起動管理プロセスとの間で通信される前記列車検知条件と前記列車検知結果等の列車制御に要するデータを前記共有メモリに記憶することにより、複数の装置がネットワークで接続された信号保安装置を、前記 1 以上の駅処理と前記起動管理プロセスにより 1 台のコンピュータでシミュレーションすることができる、

ことを特徴とする請求項 1 記載のソフトウェアシミュレーション装置。

20

**【請求項 3】**

前記起動管理プロセスは、所定の時刻毎に各駅処理毎の前記共有メモリの装置間通信データを変更する、ことを特徴とする請求項 1 又は 2 記載のソフトウェアシミュレーション装置。

**【請求項 4】**

前記起動管理プロセスは、所定の時刻毎に各駅処理の起動を制御する、ことを特徴とする請求項 1 又は 2 記載のソフトウェアシミュレーション装置。

**【請求項 5】**

前記起動管理プロセスは、前記共有メモリ内に記憶されている前記 1 以上の全ての駅処理の入力データを管理する、ことを特徴とする請求項 1 から 4 何れか記載のソフトウェアシミュレーション装置。

30

**【請求項 6】**

前記起動管理プロセスは、前記共有メモリ内に記憶されている駅処理の内任意の出力データを制御（固定、誤りデータ等）することによって、他駅処理の異常処理をシミュレーションする、ことを特徴とする請求項 1 から 5 何れか記載のソフトウェアシミュレーション装置。

**【請求項 7】**

前記起動管理プロセスは、列車の在線区間を特徴付けるデータを識別子として保持し、前記識別子に基づいて、ソフトウェアのシミュレーション結果を生成する、ことを特徴とする請求項 1 から 6 何れか記載のソフトウェアシミュレーション装置。

40

**【発明の詳細な説明】****【技術分野】****【0001】**

本発明は、信号保安装置用のソフトウェアをシミュレーションするソフトウェアシミュレーション装置に関する。特に、1 台の PC（Personal Computer）で、複数の駅において各駅毎に列車等の運行を管理する複数のソフトウェアを効果的にシミュレーションすることができるソフトウェアシミュレーション装置に関する。

**【背景技術】****【0002】**

50

列車等の安全な運行を行うために、信号機等の制御を行うシステムとしてバリス式列車検知形閉そく装置（COMBAT）がある。この装置においては、列車の前後に車上応答器を備え、地上に設置されたセンサ（地上応答器及び質問器）間の車体による通信の遮断・回復、及び、車上応答器の情報受信によって、列車を検知している。

【0003】

この様な列車の運行を管理するためには、列車の移動方向と在線区間を検出する列車検知装置と、この列車検知装置からの列車位置データに基づいて信号機を制御する連動装置、及び通信設備等が必要となる。これらの各信号保安装置上で実行されるソフトウェアの開発においては、そのソフトウェアのシミュレーションによってコーディングミスや仕様誤りがないことを検証する必要がある。従来、信号保安装置用のソフトウェアについては、シミュレーション装置及び一部ハードウェアを用いたシミュレーション方法が種々考えられている。

10

【0004】

例えば、特開2000-276502公報では、単一の装置でのデータ交換のシミュレーションができるようになっている。

【0005】

また、特開平9-114700公報では、単一の装置でのシミュレーションができ、さらに、複数のコンピュータを使用して複数の装置間でのシミュレーションができるようになっている。

【0006】

また、特開2002-29423公報では、実際のネットワークを使用して複数の装置間でのシミュレーションができるようになっている。

20

【0007】

また、特開平7-81569公報では、正確で試験効率のよい列車走行シミュレーションができるようになっている。

【特許文献1】特開2000-276502公報

【特許文献2】特開平9-114700公報

【特許文献3】特開2002-29423公報

【特許文献4】特開平7-81569公報

【発明の開示】

30

【発明が解決しようとする課題】

【0008】

しかしながら、従来からの列車等の運行を管理するソフトウェアのシミュレーションにおいては、実際の装置を使用して現場や工場内で試験を行い、又は1以上の実際の装置と仮想装置（シミュレータ）を使用して行っていたため、シミュレーションの手間やコストがかかっていた。

【0009】

また、特開2000-276502によるシミュレーションは、単一装置のハードウェアのシミュレーションに限定されたものであるため、ネットワーク系でのアプリケーション論理（例えば、装置間処理・1装置停止時の異常処理など）の検証ができない。

40

【0010】

また、特開平9-114700によるシミュレーションは、単一装置のハードウェアのシミュレーションに限定されたものであり、上記と同様に、ネットワーク系でのアプリケーション論理（例えば、装置間処理・1装置停止時の異常処理など）の検証ができない。さらに、複数台のPCを用いてシミュレーションを行っており、1台PCで簡易にシミュレーションを行うことができない。

【0011】

また、特開2002-29423によるシミュレーションは、ハードウェアを動作させた上で一部シミュレーションを行う構成であり、実際のハードウェアがなければ動作検証できない。

50

## 【0012】

また、特開平7-81569によるシミュレーションは、正確で試験効率のよい列車走行シミュレーションを行うことを目的としているが、実際のハードウェアを用いて行うため、実装するソフトウェアのみで動作確認ができない。また、複数列車の在線状態や装置の故障時の異常処理の検証を容易に行うことができない。

## 【0013】

従って、本発明の目的は、複数の駅がネットワークで接続され、各駅毎に列車検知処理並びに連動処理を行う構成のシステムにおいて、複数のソフトウェアを1台のPCで効率的に検証することができるソフトウェアシミュレーション装置を提供することである。

## 【課題を解決するための手段】

## 【0014】

上記課題を解決するため、本発明のソフトウェアシミュレーション装置は、信号保安装置（列車を安全に制御するための装置）に搭載するソフトウェアをシミュレーションするための装置であって、所定の区間及び各駅毎に列車検知及び連動処理を行うプロセスを実行する1以上の駅処理と、1以上の駅処理の起動条件を管理する起動管理プロセスと、1以上の駅処理での列車検知条件と列車検知結果等の列車制御に要するデータを記憶する共有メモリと、を備え、1以上の駅処理と起動管理プロセスは、1台のコンピュータ内で稼動するOS（Operating System）によって実行され、共有メモリは、1台のコンピュータで稼動するOSの各プロセス間通信用の共有メモリである、ことを特徴とする。

## 【0015】

ここで、1以上の駅処理と起動管理プロセスとの間で通信される列車検知条件と列車検知結果等の列車制御に要するデータを共有メモリに記憶することにより、複数の装置がネットワークで接続された信号保安装置を、1以上の駅処理と起動管理プロセスにより1台のコンピュータでシミュレーションすることができる。

## 【0016】

また、起動管理プロセスは、所定の時刻毎に各駅処理毎の共有メモリの装置間通信データを変更することができ、所定の時刻毎に各駅処理の起動を制御する、こともできる。さらに、起動管理プロセスは、共有メモリ内に記憶されている1以上の全ての駅処理の入力データを管理する、ことができる。

## 【0017】

また、起動管理プロセスは、共有メモリ内に記憶されている駅処理の内任意の出力データを制御（固定、誤りデータ等）することによって、他駅処理の異常処理をシミュレーションする、ことができる。

## 【0018】

さらに、起動管理プロセスは、列車の在線区間を特徴付けるデータを識別子として保持し、識別子に基づいて、ソフトウェアのシミュレーション結果を生成する、ようにしてもよい。

## 【発明の効果】

## 【0019】

本発明のシミュレーション装置によれば、列車等を安全に制御するための複数の信号保安装置で実行される各装置のデータを1台のPCの共有メモリに記憶することによって、実際のハードウェアを用いなくても、各々が入出力を有する複数の信号保安装置を接続したネットワーク構成で、各装置に搭載されたソフトウェアのアプリケーション論理（例えば、列車検知処理・連動処理・異常処理など）の検証が1台のPCで簡易に行うことができる。

## 【0020】

また、本発明のソフトウェアシミュレーション装置は、実際のハードウェアを用いないため、システム開発段階から使用することができ、ソフトウェアのバグ検出や仕様上の誤りの検出を容易に行うことができ、さらに、複数列車の在線状態だけでなく、多様な装置

10

20

30

40

50

の故障条件も設定可能であるため、各装置の単一故障・多重故障時の異常処理の検証を容易に行うことができる。

【発明を実施するための最良の形態】

【0021】

以下、図面を参照して本発明のソフトウェアシミュレーション装置の実施の形態を説明する。本発明のソフトウェアシミュレーション装置の特徴は、実際のハードウェアを用いず、複数の装置で実行されるソフトウェアを1台のPCで各プロセスに置き換え、データの通信は共有メモリを利用して行うことである。以下、具体的に説明する。

【0022】

図1は、本発明のソフトウェアシミュレーション装置であるPCの構成を示す図である。図1において、このPC10は、ソフトウェアを実行し、各ハードウェア構成を制御するCPU11と、CPU11に接続され所定のデータや命令を記憶するバッファ(BUF)12と、BIOS等が記憶されているROM13と、CPU11で実行されるOSやソフトウェア(アプリケーションを含む)及び各種データを記憶するためのRAM14と、OSやソフトウェア(アプリケーションを含む)及び各種データを記憶するHD15と、入力装置及び出力装置(図示せず)を備える、一般的なPCの構成である。

10

【0023】

図2は、パリス式列車検知形閉そく装置(COMBAT)におけるシステム構成を示す図である。このシステムは、列車を検知するために線路上の所定の区間毎に設けられた質問器50及び応答器60と、各駅毎に質問器50及び応答器60で検出された信号に基づき列車の在線する区間を特定する列車検知装置(図2においては、A駅列車検知装置40A、B駅列車検知装置40B及びC駅列車検知装置40Cを示す)と、各駅の列車検知装置で検出した列車の検知情報をもとに信号機並びに転てつ機を制御する駅連動装置(図2においては、A駅連動装置30A、B駅連動装置30B及びC駅連動装置30Cを示す)と、各駅連動装置30A~30Cを制御する連動中央装置20と、連動中央装置20及び各駅連動装置30A~30Cを通信可能に接続する伝送回線70と、を備えている。

20

【0024】

図3は、図2の質問器50及び応答器60による列車の在線区間(ブロック)の構成を示す図である。以下においては、列車がB駅の「05B」からA駅の「11B」まで運行するときのシミュレーションを説明する。

30

【0025】

図4は、図1に示したPC10(ソフトウェアシミュレーション装置)内で実行されるソフトウェアの論理ブロックを示す図である。図4において、このPC内ソフトウェア論理ブロック200は、シミュレーションの対象となる各駅の処理(所定の区間及び各駅A~C毎に列車検知を行うプロセスを実行するA駅処理220A、B駅処理220B及びC駅処理220C)のソフトウェアが実行される駅プロセス220と、駅プロセス220の各駅処理220A~220Cの起動条件を管理する起動管理プロセス210と、駅プロセス220の各駅処理220A~220Cでの列車検知条件と列車検知結果等の列車制御に要するデータを記憶する共有メモリ250と、を備えている。

【0026】

図4においては、図2で示した駅連動装置30A~30C及び列車検知装置40A~40Cで実行されるソフトウェアが駅プロセス220としてシミュレーションされる。また、列車検知装置40A~40C及び質問器50及び応答器60で検出される列車の検知情報(各駅処理220A~220Cの起動条件、列車検知条件、列車検知結果等)並びに連動処理結果は共有メモリ250に記憶される。起動管理プロセス210は、連動中央装置20で実行されるソフトウェア(駅連動装置30A~30C間の列車運行情報の伝送プログラム)をシミュレーションし、データ通信の管理を行う。図2の伝送回路70上を流れるデータは、図4では、共有メモリ250で各プロセス210,220の共有データとして記憶することによって、データ伝送のシミュレーションを行うことができる。

40

これらにより、伝送回線70に関する正常時の遅延時間の測定、片回線故障時などの異

50

常時のシミュレーションができる。

【0027】

このように、実際の装置20, 30A~30C, 40A~40C, 50, 60で実行される各信号保安装置のソフトウェアは、駅プロセス220と起動管理プロセス210としてシミュレーションすることができる。

【0028】

すなわち、実際の装置20, 30A~30C, 40A~40C, 50, 60で実行される各信号保安装置のソフトウェア全てが、1台のPC10内で稼動するOSによって(例えば、Windows上で)実行され、共有メモリ250は、1台のPC10で稼動するOSの各プロセス210, 220間通信用の共有メモリとなる。

10

【0029】

ここで、各駅処理220A~220Cと起動管理プロセス210との間で通信される列車検知条件と列車検知結果等の列車制御に要するデータは、共有メモリ250に記憶される。これにより、複数の装置20, 30A~30C, 40A~40C, 50, 60で処理されるソフトウェアを1台のPC10でシミュレーションすることができる。

【0030】

また、起動管理プロセス210は、所定の時刻毎に各駅処理220A~220C毎の共有メモリ250のデータを変更することができ、所定の時刻毎に各駅処理220A~220Cの起動を制御することもできる。さらに、起動管理プロセス210は、共有メモリ250内に記憶されている各駅処理220A~220Cの全ての入出力データを管理することができ、伝送系を考慮した信号保安装置のネットワーク構成でのソフトウェアシミュレーションができる。

20

【0031】

また、起動管理プロセス210は、共有メモリ250内に記憶されている各駅処理220A~220Cの内、任意の駅処理の出力データを制御(固定、誤りデータ等)することによって、他駅処理の異常処理をシミュレーションすることができる。

【0032】

図5は、図3に対応したB駅処理220Bに関連する列車の検知情報等の共有メモリ250上でのメモリマップを示す図である。他の駅処理220A, 220Cも図3に対応した同様なメモリマップとなる。ここで、「入力」は、質問器50及び応答器60からの列車検知情報であり、「出力」は、通信用データの記憶場所となる。

30

【0033】

図6は、本発明のソフトウェアシミュレーション方法の処理を示すフローチャートである。図6において、起動管理プロセス210と駅プロセス220(各駅処理220A~220C)が実行されると、最初に初期化が行われる(ステップ600, ステップ701)。この初期化では、共有メモリ250の初期化、各駅処理の起動開始タイミングのオフセット量の設定、シミュレーション終了時刻のセットなどが行われる。駅プロセス220は、起動管理プロセス210からの制御(フラグを「0」から「1」にする)によって起動する(ステップ607)。

【0034】

次に、起動管理プロセス210は、終了時刻をチェックし、所定の終了時刻まで以下の処理を繰り返す(ステップ601)。まず、入力ファイルに記述されている全駅分の列車検知データ(図5参照)を読み込み(ステップ602)、また、全駅構内リレー条件を同様に読み込み(ステップ603)、各駅処理の入力データとして共有メモリ250に設定する(ステップ604)。そして、共有メモリ250に記憶されている各駅の連動装置(図2では連動装置30A~30C)のデータを読み込み(ステップ605)、駅間の伝送処理を行う(ステップ606)。

40

【0035】

次に、全駅分の列車検知処理の起動判定を行い、予め定められている起動条件(時刻や入力信号)に応じて、各駅処理毎にフラグを「0」から「1」にする(ステップ607)

50

。最後に、起動管理プロセス 210 では、現在時刻を更新し（ステップ 608）、ステップ 601 からの処理を繰り返す。

【0036】

一方、駅プロセス 220 の各駅処理では、フラグのチェックによる起動開始判定が行われており（ステップ 703）、起動管理プロセス 210 からフラグを「1」に設定される（ステップ 702）と、リレー条件の読み込みが行われる（ステップ 704）。

【0037】

そして、駅処理論理が起動されて実行される（ステップ 705）。この後、フラグを「0」に設定し、起動管理プロセス 210 からフラグを「1」に設定されるまで、ステップ 702～ステップ 703 の処理を繰り返す。

10

【0038】

以下、駅処理論理（ステップ 705）の具体的なシミュレーションの一例を説明する。図 3 において、列車は B 駅の「05B」から A 駅の「11B」まで運行する。

【0039】

図 3 において、(1) 列車（編成番号（列車 ID）1111）が B 駅の「05B」へ進入する。(2) A 駅側出発信号機位置（質問器 50 及び応答器 60）を通過し「03B」へ進入する。(3) B 駅「05B」から進出する。(4) 駅間ブロック「20B」へ進入する。(5) A 駅側到着信号機位置（質問器 50 及び応答器 60）を通過し「12B」へ進入する。(6) 駅間ブロック「20B」から進出する。(7) 列車が A 駅の「11B」へ進入する。(8) A 駅進入ブロック「12B」から進出する。

20

【0040】

(A) 正常な場合

各駅処理 220A～220C での最終状態は次のようになる。

A 駅 11B：1111

B 駅 列車なし

C 駅 列車なし

【0041】

(B) 車上応答器後側 1 つ故障

列車の後部車上応答器が故障しているため進出機能縮退となり、以下のようになる。

A 駅 11B：1111，12B：1111

B 駅 列車なし

C 駅 列車なし

30

【0042】

(C) 車上応答器後側 1 つ故障及び B 駅出発信号機位置の質問器故障

列車の後部車上応答器が故障しているため進出機能縮退となり、また、B 駅出発信号機位置の質問器の故障により関係する区間に故障状態「FFFF」が登録され、以下のようになる。

A 駅 11B：1111，12B：1111

B 駅 02B：FFFF，03B：FFFF，04B：FFFF，05B：FFFF

C 駅 列車なし

40

【0043】

以上のように、本発明のシミュレーション装置によれば、列車等の運行を安全に実施するための複数の信号保安装置で実行される各装置のデータを 1 台の PC の共有メモリに記憶することによって、実際のハードウェアを用いなくても、各々が入出力を有する複数の信号保安装置を接続したネットワーク構成で、各装置に搭載されたソフトウェアのアプリケーション論理（例えば、列車検知処理・連動処理・異常処理など）の検証が 1 台の PC で簡易に行うことができる。

【0044】

また、本発明のソフトウェアシミュレーション装置は、実際のハードウェアを用いないため、システム開発段階から使用することができ、ソフトウェアのバグ検出や仕様上の誤

50

りの検出を容易に行うことができ、さらに、複数列車の在線状態だけでなく、多様な装置の故障条件も設定可能であるため、各装置の単一故障・多重故障時の異常処理の検証を容易に行うことができる。

【0045】

図7は、本発明のソフトウェアシミュレーション装置における実際の列車の移動が80に示す状態でのシミュレーションの出力結果を示す図である。図7に示すように、起動管理プロセス210は、列車の在線区間ブロックを特徴付けるデータを識別子テーブル81として保持し、識別子に基づいて、必要な部分のみのソフトウェアのシミュレーション結果を生成することができる。すなわち、シミュレーションの出力データがデータ長の一定でないジャーナルデータ71の場合、時系列順(I, I+1, I+2, ...)に有意箇所(在線状態に関わる情報)72を抽出する(ステップ801)。

10

なお、ジャーナルデータにおいて、「FF」は、終端を示す。また、列車IDは、ブロックの識別子と異なる値を設定する。

【0046】

次に、前の時刻の状態と比較して、異なるデータ部分(I, I+2, ...)73を抽出する(ステップ802)。そして、識別子テーブル81の在線ID及び非在線IDに基づいて、列車が在線か非在線かを判断し、在線ならば「列車ID」を、非在線ならば「」を登録し、各ブロック内の許容列車数を考慮して一定のデータ長74にする(ステップ803)。最後に、グラフ化(一覧表化)を行い(ステップ804)、各時刻における各ブロック内の列車の在線状態を示す表75を作成する。

20

この処理を適用することにより、列車の在線状態の時系列変化が明確化できる。

【0047】

図8は、本発明のソフトウェアシミュレーション装置が適用できる信号保安装置のシステム構成を示す図である。列車検知装置は、軌道回路並びに軌道回路によらないものも含む。本発明は、図2に示したパリス式列車検知形閉そく装置(COMBAT)のソフトウェアのみならず、図8に示すような構成のシステムにも対応することができる。

【0048】

以上、上述においては普通鉄道の列車等について説明したが、モノレール、ケーブルカー、ロープウェイ、新交通システム等の所定の軌道上を運行する車両を制御する信号保安装置に搭載されるソフトウェアに対して、本発明のシミュレーション技術を適用できる。

30

【図面の簡単な説明】

【0049】

【図1】本発明のソフトウェアシミュレーション装置であるPCの構成を示す図である。

【図2】パリス式列車検知形閉そく装置(COMBAT)における実際のシステム構成を示す図である。

【図3】図2の質問器50及び応答器60による列車の在線区間(ブロック)の構成を示す図である。

【図4】図1に示したPC10(ソフトウェアシミュレーション装置)内で実行されるソフトウェアの論理ブロックを示す図である。

【図5】図3に対応したB駅処理220Bに関連する列車の検知情報等の共有メモリ250上でのメモリマップを示す図である。

40

【図6】本発明のソフトウェアシミュレーション方法の処理を示すフローチャートである。

【図7】本発明のソフトウェアシミュレーション装置におけるシミュレーションの出力結果を示す図である。

【図8】本発明のソフトウェアシミュレーション装置が適用できる信号保安装置のシステム構成を示す図である。

【符号の説明】

【0050】

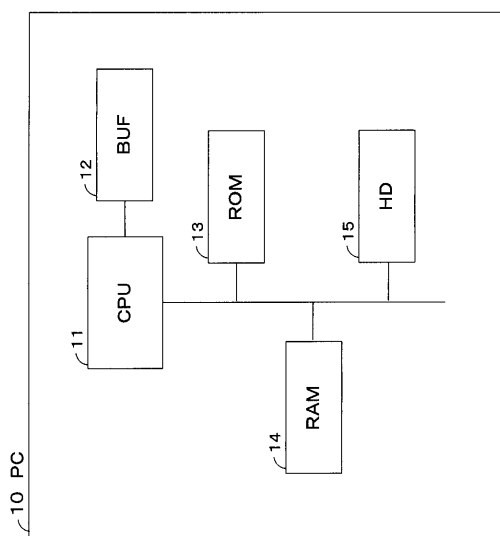
10 PC

50

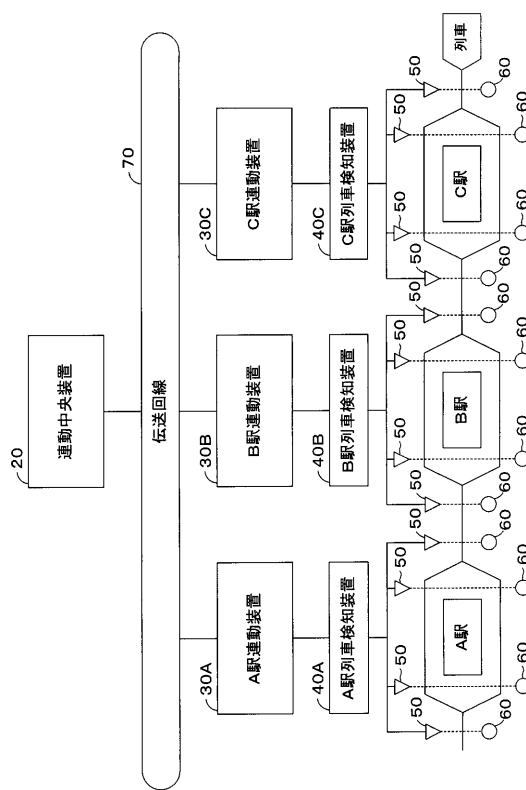


- 1 1 CPU
- 1 2 BUF
- 1 3 ROM
- 1 4 RAM
- 1 5 HD
- 2 0 連動中央装置
- 3 0 A , 3 0 B , 3 0 C , 3 0 N 連動装置
- 4 0 A , 4 0 B , 4 0 C , 4 0 N 列車検知装置
- 5 0 質問器
- 6 0 応答器
- 2 0 0 PC内ソフトウェア論理ブロック
- 2 1 0 起動管理プロセス
- 2 2 0 駅プロセス
- 2 2 0 A , 2 2 0 B , 2 2 0 C 駅処理
- 2 5 0 共有メモリ

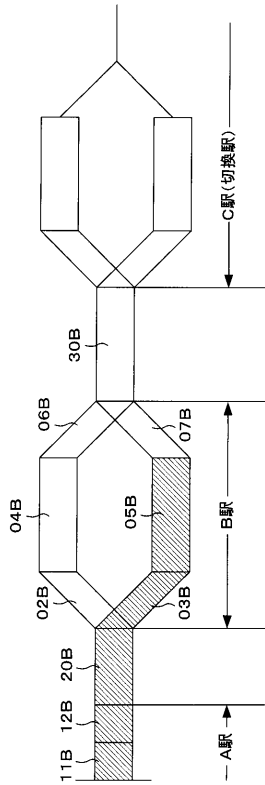
【 図 1 】



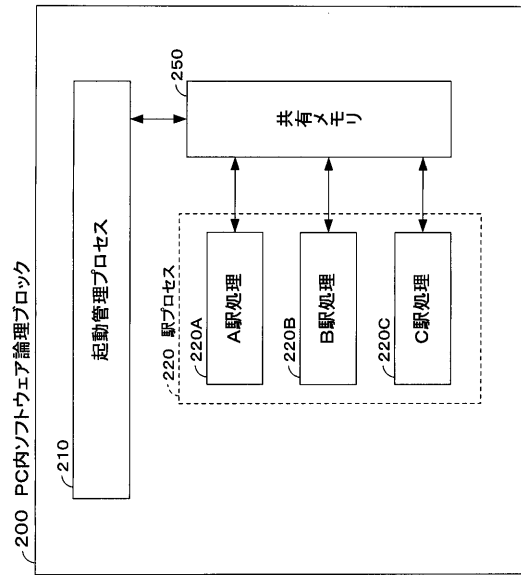
【 図 2 】



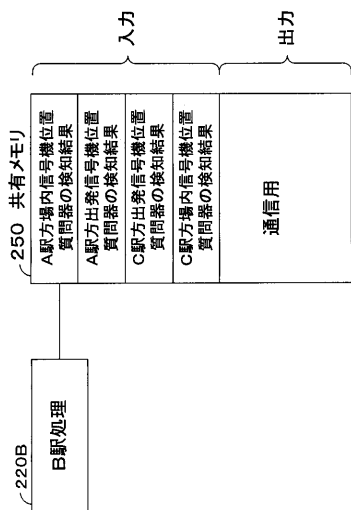
【 図 3 】



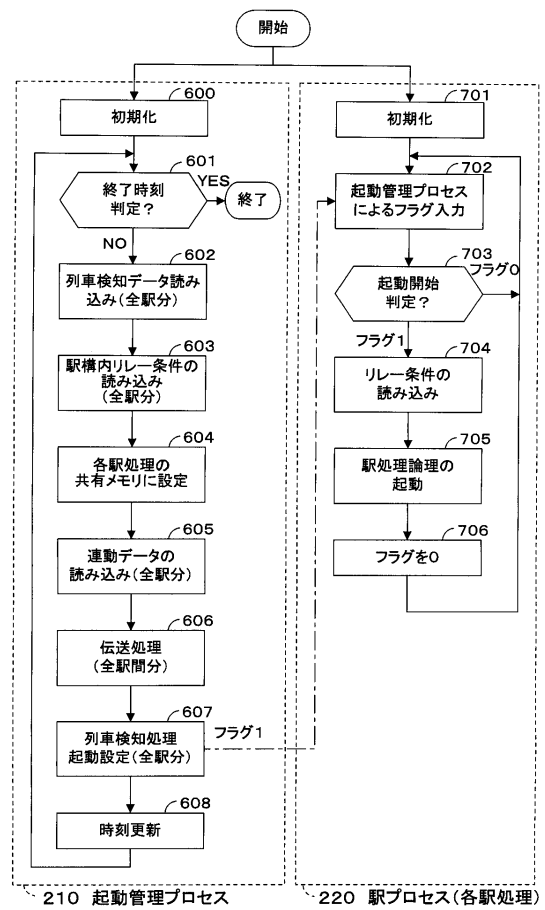
【 図 4 】



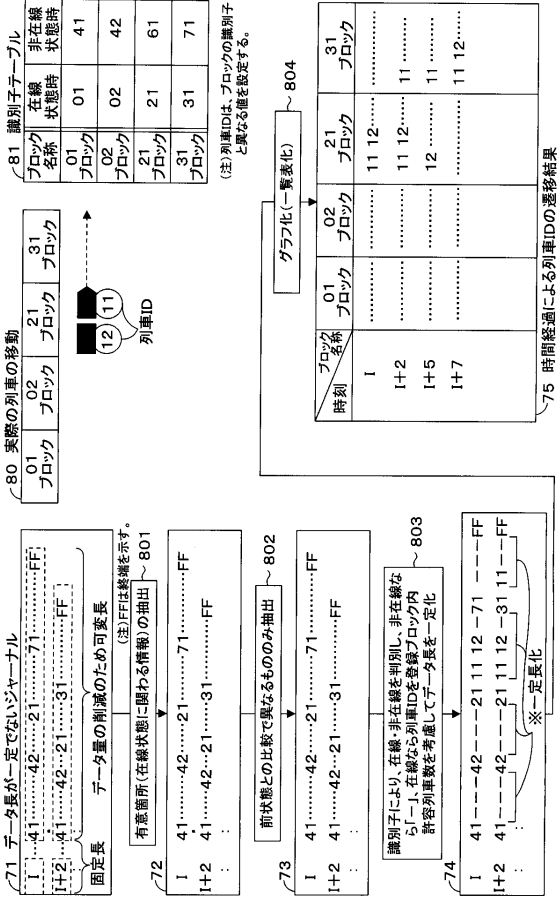
【 図 5 】



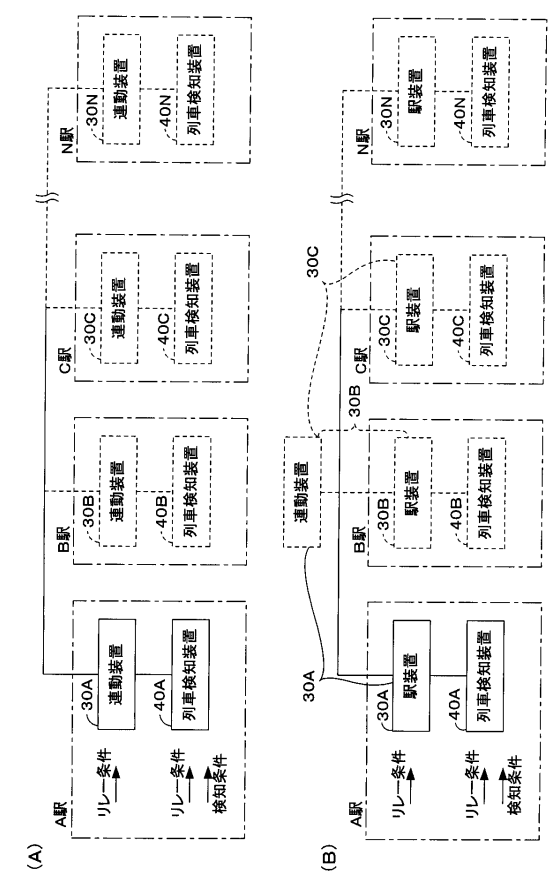
【 図 6 】



【図7】



【図8】



---

フロントページの続き

(72)発明者 西堀 典幸

東京都国分寺市光町二丁目8番地38 財団法人 鉄道総合技術研究所内

(72)発明者 平尾 裕司

東京都国分寺市光町二丁目8番地38 財団法人 鉄道総合技術研究所内

(72)発明者 日 だか 康子

埼玉県久喜市大字江面字大谷1836番1 日本信号株式会社久喜事業所内

Fターム(参考) 5H161 AA01 BB02 BB09 BB11 CC02 CC05 CC11 CC13 DD00 EE04

EE07 GG02 GG12 GG13 GG22 JJ36