

(19) 日本国特許庁 (J P)

(12) 公開特許公報 (A)

(11) 特許出願公開番号
特開2003-51488
(P2003-51488A)

(43) 公開日 平成15年2月21日 (2003. 2. 21)

(51) Int.Cl.⁷ 識別記号 F I テーマコード* (参考)
H 0 1 L 21/3065 H 0 1 L 21/302 D 5 F 0 0 4

審査請求 未請求 請求項の数 4 O L (全 6 頁)

(21) 出願番号 特願2001-238972 (P2001-238972)

(22) 出願日 平成13年8月7日 (2001. 8. 7)

(71) 出願人 800000057

財団法人新産業創造研究機構

兵庫県神戸市中央区港島南町1丁目5-2

(72) 発明者 金子 忠昭

兵庫県三田市学園3-1-A210

(72) 発明者 浅岡 康

兵庫県三田市上井沢545-1 シャルム上井沢301

(72) 発明者 佐野 直克

兵庫県三田市武庫ヶ丘6-7-5

(74) 代理人 100089196

弁理士 梶 良之 (外1名)

最終頁に続く

(54) 【発明の名称】 イオンビーム微細加工方法

(57) 【要約】

【課題】 GaAsを含む $Ga_xIn_{1-x}As_yP_{1-y}$ 層表面に、自然に形成されている As_2O_3 、 As_2O 、 Ga_2O 等の表面酸化膜を予め除去する必要性がなく、また、複雑で微細化された回路パターンを形成するためのドライエッチング用マスクを形成することなく、 $Ga_xIn_{1-x}As_yP_{1-y}$ 層表面に、量子デバイスに用いられる微細な回路パターンを形成するイオンビーム微細加工方法を提供する。

【解決手段】 単体のGaAs及びInP基板を含む、 $Ga_xIn_{1-x}As_yP_{1-y}$ ($0 < x, y < 1$) 層表面に、任意のイオンビーム径、イオン電流密度に制御したGaイオンを注入し、前記 $Ga_xIn_{1-x}As_yP_{1-y}$ 層表面に形成されている表面酸化膜の存在又は酸素分子照射のもとでのGaイオン打ち込みにより酸化層を選択的に Ga_2O_3 又は Ga_2O に置換又は生成させた後、前記 $Ga_xIn_{1-x}As_yP_{1-y}$ 層表面を臭素化物により一原子層単位でドライエッチングし、前記 Ga_2O_3 又は Ga_2O に置換した部分以外の前記表面酸化膜並びに $Ga_xIn_{1-x}As_yP_{1-y}$ 層を除去する。

【特許請求の範囲】

【請求項1】 単体のGaAs及びInP基板を含む、 $Ga_xIn_{1-x}As_yP_{1-y}$ ($0 < x, y < 1$) 層表面に、任意のイオンビーム径、イオン電流密度に制御したGaイオンを注入し、前記 $Ga_xIn_{1-x}As_yP_{1-y}$ 層表面に形成されている表面酸化膜の存在又は酸素分子照射のもとでのGaイオン打ち込みにより酸化層を選択的に Ga_2O_3 又は Ga_2O に置換又は生成させた後、前記 $Ga_xIn_{1-x}As_yP_{1-y}$ 層表面を臭素化物により一原子層単位でドライエッチングし、前記 Ga_2O_3 又は Ga_2O に置換した部分以外の前記表面酸化膜及び $Ga_xIn_{1-x}As_yP_{1-y}$ 基板を除去するネガ型リソグラフィを可能にするイオンビーム微細加工方法。

【請求項2】 単体のGaAs及びInP基板を含む、 $Ga_xIn_{1-x}As_yP_{1-y}$ ($0 < x, y < 1$) 層表面に、任意のイオンビーム径、イオン電流密度に制御したGaイオンを注入し、前記 $Ga_xIn_{1-x}As_yP_{1-y}$ 層表面に形成されている表面酸化膜の存在又は酸素分子照射のもとでのGaイオン打ち込みにより酸化層を選択的に Ga_2O_3 又は Ga_2O に置換又は生成させ、前記Gaイオンにより前記 Ga_2O_3 又は Ga_2O の一部をスパッタリングし、前記 Ga_2O_3 又は Ga_2O のスパッタリングされた部分から該Gaイオンを前記 $Ga_xIn_{1-x}As_yP_{1-y}$ 層に注入して前記 $Ga_xIn_{1-x}As_yP_{1-y}$ 層を非晶質化させた後、臭素化物により一原子層単位でドライエッチングし、前記 Ga_2O_3 又は Ga_2O に置換した部分以外の前記表面酸化膜及びその部分の $Ga_xIn_{1-x}As_yP_{1-y}$ 層とGaイオン注入で非晶質化された $Ga_xIn_{1-x}As_yP_{1-y}$ 層を除去するポジ型リソグラフィを可能にするイオンビーム微細加工方法。

【請求項3】 前記臭素化物に、 $AsBr_3$ 、 PBr_3 を用いる請求項1又は2に記載のイオンビーム微細加工方法。

【請求項4】 前記Gaイオンの注入量を制御することによって前記 $Ga_xIn_{1-x}As_yP_{1-y}$ 層表面を、ナノ・オーダー単位でエッチング深さ、及び加工領域の側面形状をその場で制御することが可能な請求項1～3のいずれかに記載のイオンビーム微細加工方法。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】本発明は、化合物半導体基板、特にGaAs及びInP基板上にエピタキシャル成長された、 $Ga_xIn_{1-x}As_yP_{1-y}$ 層表面のイオンビーム微細加工方法に関するものである。

【0002】

【従来の技術】近年、マイクロエレクトロニクスの中核をなすULSIの集積度の向上とともに、これら量子デバイスにおける回路パターンは微細化の一途をたどっている。従来、半導体デバイスの作製プロセスでは、絶縁膜や金属薄膜の不要部分を、レジストパターン通りに高

精度で取り除くための基礎技術として、半導体結晶のエッチング法が広く採用されている。このエッチング法のための手段として、ハロゲンガスを用いたドライエッチングの検討も進められている。このドライエッチングは、超高真空中の比較的清浄な雰囲気で行うため、微細な量子デバイスの加工が可能なものとして期待されている。

【0003】例えば、デバイス材料として代表的なSiについては、フッ素および塩素系のハロゲンガスによるドライエッチングプロセスが検討されてきている。しかしながら、これまでのところ、このシリコンの場合についても、より微細な量子素子を作製するためのドライエッチングプロセスはいまだ完成していないのが実情である。そして、GaAsを含む $Ga_xIn_{1-x}As_yP_{1-y}$ 等の化合物半導体についてもドライエッチングプロセスに関する報告は多いが、量子素子の作製を可能とする技術的手段についてはいまだSi同様に、完成していないのが実情である。

【0004】例えば、GaAsはSiに比べ電子の移動度が大きく、Siより高周波、高速の動作が可能な材料であって、資源の豊かさ、結晶の完全性等の点から工業規模の大きさで発展し、Siに代わり、その限界を克服する化合物半導体の1種としてその優れた性質と多様性で注目されているものである。またこのGaAs等の化合物半導体のエピタキシャル結晶技術として、MBE（分子線エピタキシャル成長）法や、MOCVD（有機金属気相成長）法等の技術が進歩し、一様な結晶成長が可能になってきており、化合物半導体のデバイス材料としての重要度は増してきている。

【0005】そこで、本発明者は、化合物半導体等に対する従来のハロゲンガスによるドライエッチング方法の技術的限界を克服するドライエッチング方法として、半導体結晶表面を臭素化物により一原子層単位でドライエッチングする方法を開発し、特開平8-321483号公報で開示している。

【0006】

【発明が解決しようとする課題】しかしながら、GaAs層表面に精度良く回路パターンを形成するためには、前述の一原子層単位でドライエッチングする場合であっても、ドライエッチング用マスクを形成する必要があった。近年の、量子デバイスにおける回路パターンは微細化、複雑化に伴い、このドライエッチング用マスクそのものの作製も困難となり、形状、寸法の再現性が悪くなるという問題があった。

【0007】また、GaAs層表面には、自然に As_2O_3 、 As_2O 、 Ga_2O 等の表面酸化膜が形成されており、ドライエッチング用マスクを形成するにあたり、この表面酸化膜を除去する必要もあった。

【0008】本発明は、前記問題点を鑑みなされたものであり、GaAsを含む $Ga_xIn_{1-x}As_yP_{1-y}$ 層表面

に、自然に形成されている As_2O_3 、 As_2O 、 Ga_2O 等の表面酸化膜を予め除去する必要がなく、また、複雑で微細化された回路パターンを形成するためのドライエッチング用マスクを形成することなく、 $Ga_xIn_{1-x}As_yP_{1-y}$ 層表面に、量子デバイスに用いられる微細な回路パターンをその場で形成するイオンビーム微細加工方法を提供することを目的とする。

【0009】

【課題を解決するための手段】前記課題を解決するための本発明のイオンビーム微細加工方法は、単体の $GaAs$ 及び InP 基板を含む、 $Ga_xIn_{1-x}As_yP_{1-y}$ 層表面に、任意のイオンビーム径、イオン電流密度に制御した Ga イオンを注入し、前記 $Ga_xIn_{1-x}As_yP_{1-y}$ 層表面に形成されている表面酸化膜の存在又は酸素分子放射のもとでの Ga イオン打ち込みにより酸化層を選択的に Ga_2O_3 又は Ga_2O に置換又は生成させた後、前記 $Ga_xIn_{1-x}As_yP_{1-y}$ 層表面を臭素化物により一原子層単位でドライエッチングし、前記 Ga_2O_3 又は Ga_2O に置換した部分以外の前記表面酸化膜及び $Ga_xIn_{1-x}As_yP_{1-y}$ を除去するものである。また、前記臭素化物に、 $AsBr_3$ 、 PBr_3 を用いるものである。また、前記 Ga イオンの注入量を制御することによって前記 $Ga_xIn_{1-x}As_yP_{1-y}$ 層表面を、ネガ型、ポジ型のいずれにも加工することができるものである。

【0010】本発明は、 $Ga_xIn_{1-x}As_yP_{1-y}$ 層表面に、直接、任意のイオンビーム径及びイオン電流密度に調整した Ga イオンを注入し、 $Ga_xIn_{1-x}As_yP_{1-y}$ 層表面に自然に形成されている As_2O_3 、 As_2O 、 Ga_2O 等の酸化物を選択的に化学的に安定な Ga_2O_3 に置換する。そして、それ以外の As_2O_3 、 As_2O 等の酸化物を $10^{-8}Pa$ 以下程度の減圧環境下において選択的に熱脱離させる。このとき、安定な酸化膜 (Ga_2O_3) に置換された酸化膜が従来のリソグラフィ法に用いられていたマスクと同等の役割を果たし、 $Ga_xIn_{1-x}As_yP_{1-y}$ 層母材を、 $AsBr_3$ 等の臭素化物の雰囲気で一原子層毎にエッチングすると、化学的に安定な酸化膜である Ga_2O_3 が $Ga_xIn_{1-x}As_yP_{1-y}$ 層表面に残り、 $Ga_xIn_{1-x}As_yP_{1-y}$ 層表面に回路パターンを形成できるものである。したがって、 Ga イオン注入時にイオンビームによって、 $Ga_xIn_{1-x}As_yP_{1-y}$ 層表面に回路パターン等を描くことによって、 $Ga_xIn_{1-x}As_yP_{1-y}$ 層表面の Ga イオン注入部には、化学的に安定な Ga_2O_3 が形成され、この Ga_2O_3 が臭素化物によるドライエッチング時にエッチングされずに残り、 $Ga_xIn_{1-x}As_yP_{1-y}$ 層に任意のパターンの回路パターンを加工することが可能となる。また、 Ga イオン注入時の Ga イオン注入量によって、 $Ga_xIn_{1-x}As_yP_{1-y}$ 層表面をポジ型、ネガ型のいずれにも加工することが可能となる。このように、本発明のイオンビーム微細加工方法は、ドライエッチングの際に用いていたドライエ

ッチング用マスクを作製して使用する必要もなく、 Ga イオンの注入量を制御することによって、 $Ga_xIn_{1-x}As_yP_{1-y}$ 層表面に形成されるパターンを自在に調整することが可能となる。このため、近年の量子デバイスに用いられる回路パターンのように、複雑化し、微細化した回路パターンにも対応が可能となる。

【0011】

【発明の実施の形態】以下、図面を参照しつつ本発明に係るイオンビーム微細加工方法の実施の形態の一例を説明する。図1において、1は $GaAs$ 層であり、2は $GaAs$ 層1表面に自然に形成されている As_2O_3 等の表面の表面酸化膜を示している。また、図1において、紙面左から右にかけて、即ち、図1(a)~(d)に移るにしたがって Ga イオンの注入量が増加していることを示している。

【0012】本実施形態例に係るイオンビーム微細加工方法は、まず、 $GaAs$ 層1表面に自然に形成されている As_2O_3 等の表面酸化膜2を除去することなく、この表面酸化膜2の表面に向かってイオンビーム径を $0.5\mu m$ 以下、好ましくは $0.3\mu m$ 以下、更に好ましくは $0.1\mu m$ 以下に絞った Ga イオン4を真空中で照射して、表面酸化膜2に Ga イオンを注入する。 Ga イオンの注入により、表面酸化膜2の As_2O_3 や、 As_2O 等の酸化物は、ある注入量以下では化学的に安定した酸化物 Ga_2O_3 に置換される (図1(a) 上段参照)。次に、表面酸化膜2の一部を Ga_2O_3 に置換した $GaAs$ 層1を $580^\circ C$ に昇温する事により Ga_2O_3 以外の表面酸化膜2が熱脱離し、その後表面を臭素化物で照射する事により原子層一層単位でドライエッチングし、 Ga_2O_3 に置換された部分以外を除去する (図1(a) 下段参照)。この時、 $GaAs$ 層1の表面を所定の回路パターンとなるように、 Ga イオンによってパターンニングすると、 $GaAs$ 層1表面に任意の回路パターンを加工することが可能となる。

【0013】ここで、このドライエッチングによると、平坦性のよい表面を再現性よく得ることを可能としている。具体的には、この臭素化物によるエッチングでは、エッチングされていく原子が表面のステップ位置およびキルク位置の原子であって、表面の凹凸を構成しているステップ・キルクを優先的に取り除くため、原子層を一層単位でエッチングすることができる。このような一層単位でのエッチングの結果得られる表面はきわめて平坦性の高いものである。すなわち原子レベルで平坦な表面を得ることができる。さらにこの方法はへき開面である (110) 面でも、面指数に関わらない同様なエッチングを可能としている。このため、 $GaAs$ 結晶の表面は (100)、(110)、(111) のいずれの面でも面指数によらず一層単位でのエッチング、すなわち、ナノ・オーダー単位でのエッチング深さ、及び加工領域の側面形状をその場で制御することが可能となる。

【0014】このドライエッチングにおいては、臭素化物ガスを用いて超高真空中で、たとえば 10^{-8} Paレベルへの排気後、 $500 \sim 600$ で $10^{-6} \sim 10^{-5}$ PaのV族分子ガス分圧下でのエッチャントガスの導入によりエッチングを実施することができる。ここで、エッチャントガスとして用いられる臭素化物としては、好ましくはAsとの化合物である $AsBr_3$ 、又Pとの化合物である PBr_3 がその代表的なものとして例示される。もちろん、他種のものであってもよい。

【0015】このように、表面原子層一層単位毎にエッチングすることが可能であるため、 $GaxIn_{1-x}AsyP_{1-y}$ 層表面に存在する表面酸化膜がGaイオンの照射によって形成される微細寸法の化学的に安定な Ga_2O_3 に置換された以外の部分をナノ・オーダー単位で加工することが可能となり、再現性良く且つ容易に高アスペクト比の微細構造を形成することができ、ネガ型リソグラフィを行う事が可能となる。

【0016】Gaイオン4を、前述の場合よりも高いイオン電流密度で照射して、その注入量を多くすると、図1(b)に示すように、ある所定の注入量を超えると Ga_2O_3 膜はスパッタリングされGaイオンはGaAs層1に侵入し、GaAs層1にGaイオンが注入される。そして、Gaイオンが注入されることによって、GaAs層1は、非晶質化されたGaAs層5となり、表面には溝が形成される(図1(b)上段参照)。次に、表面酸化膜2の一部を Ga_2O_3 に置換したGaAs層1の表面を臭素化物により原子層一層単位でドライエッチングし、 Ga_2O_3 に置換された部分以外、及び Ga_2O_3 のGaイオンに依りスパッタリングされた部分を除去すると、頂点部分に溝が形成された所定のパターンにパターンニングされた表面ができる(図1(b)下段参照)。

【0017】また、図1(c)に示すように、表面酸化膜2へのGaイオン4の注入量を多くすると、表面に形成されている As_2O_3 、 As_2O 等が Ga_2O_3 に置換していくが、前述同様、ある所定のGaイオン注入量を超えると、 Ga_2O_3 がGaイオンによってスパッタリングされるようになる(図1(c)上段参照)。そして、GaAs層1にGaイオンが注入されることで、GaAs層1は非晶質化したGaAs層5となる。この非晶質化したGaAs層5は、単結晶GaAsに比べ大きなエッチング速度を示す。このため、GaAs層1の表面を、臭素化物ガスを用いて超高真空中で、たとえば 10^{-8} Paレベルへの排気後、 $500 \sim 600$ で $10^{-6} \sim 10^{-5}$ Paのガス分圧でのエッチャントガスの導入によりドライエッチングを行うと、Gaイオン4が注入されていない部分に比べて早くエッチングされ、図1(c)下段に示すように、溝の外側に比べエッチングされる量が多く、内側に深いエッチングのV溝が形成される。

【0018】さらに、注入するGaイオン量を増やして

いくと、GaAs層1の非晶質化の範囲が拡大して、Gaイオンによってスパッタリングされる(図1(d)上段参照)。このGaAs層1の表面を、前述同様に臭素化物ガスを用いて超高真空中で、たとえば 10^{-8} Paレベルへの排気後、 $500 \sim 600$ で $10^{-6} \sim 10^{-5}$ Paのガス分圧でのエッチャントガスの導入によりドライエッチングを行うと、表面に深い溝を加工することができる(図1(d)下段参照)。

【0019】このように、本発明に係るイオンビーム微細加工方法によると、GaAs層表面に自然に形成されている As_2O_3 等の表面酸化膜を除去することなく、該表面酸化膜にGaイオンを注入することで、表面に化学的に安定な Ga_2O_3 を形成することが可能となる。そして、注入するGaイオン量を制御することによって臭素化物によるドライエッチング後のGaAs層表面をネガ型、ポジ型のいずれにも加工することが可能となる。また、Gaイオン注入時に所定の回路パターンとなるようにGaAs層表面をイオンビームで描画することによって、容易に任意の回路パターンを再現性良く加工することができる。これによって、半導体デバイスはもちろんであるが、波長弁別デバイス、マイクロマシニングやマイクロコンポーネント等の微細加工、量子細線・量子箱等へ応用が可能となる。なお、本実施形態例では、GaAs層について説明したが、 $GaxIn_{1-x}AsyP_{1-y}$ 層であれば、本実施形態例で説明したGaAs層と同様の効果を奏し、GaAs層に限定されるものではない。

【0020】以下、実施例によって本発明を更に具体的に説明する。

(実施例1) GaAs層表面に自然に形成されている As_2O_3 等の表面酸化膜の表面に向かってイオンビーム径を $0.1 \mu m$ に絞ったGaイオンを真空中で 6×10^{13} 個/cm²、加速電圧30kVで照射して、表面酸化膜にGaイオンを注入する。Gaイオン注入後、超高真空装置に設置し、 10^{-8} Paレベルへ排気後、580 に昇温し、 Ga_2O_3 以外の酸化膜の除去後に、 $500 \sim 630$ で $10^{-6} \sim 10^{-5}$ Paのガス分圧での $AsBr_3$ ガスを導入してエッチングを行なう。

【0021】図2(a)に、その表面の原子間力顕微鏡(以下、AFMという。)像を示す。図2(a)に示すように、GaAs層表面には、 $AsBr_3$ ガスによってエッチングされなかったGaイオンが注入されて表面酸化膜が Ga_2O_3 に置換された部分が凸状に形成されているのが観察できる。

【0022】(実施例2) Gaイオンの注入量を 6×10^{14} 個/cm²とした以外、実施例1と同様にして、Gaイオンを注入した後、表面を $AsBr_3$ ガスでドライエッチングをおこなった。

【0023】図2(b)に、注入領域中心部分ではドーズ量(注入量)が局部的に増大し安定な Ga_2O_3 がスパッタリングされ、頂点部分に溝が形成されたパターンが

形成されているのが観察できる。

【0024】(実施例3) Gaイオンの注入量を 6×10^{15} 個/cm²とした以外、実施例1と同様にして、Gaイオンを注入した後、表面をAsBr₃ガスでドライエッチングをおこなった。

【0025】図2(c)に、その表面のAFM像を示す。図2(c)に示すように、GaAs層表面には、Gaイオンによって、GaAs層がアモルファス化することで、AsBr₃にエッチングされ易くなり深い溝が形成されているのが観察できる。

【0026】(実施例4) Gaイオンの注入量を 6×10^{17} 個/cm²とした以外、実施例1と同様にして、Gaイオンを注入した後、表面をAsBr₃ガスでドライエッチングをおこなった。

【0027】図2(d)に、その表面のAFM像を示す。図2(d)に示すように、GaAs層表面には、Gaイオンによって、GaAs層が非晶質化することで、AsBr₃にエッチングされ易くなり深い溝が形成されているのが観察できる。

【0028】以上のように、GaAs層表面に形成されている表面酸化膜にGaイオンを注入することによって、臭素化物によってエッチングされない化学的に安定なGa₂O₃を形成することができ、さらに、Gaイオンの注入量を制御することによって、GaAs層表面に形成されるパターンをポジ型、ネガ型のいずれにも加工することが可能となる。

【0029】

【発明の効果】以上詳しく説明した通り、この発明により、Ga_xIn_{1-x}As_yP_{1-y}層等の化合物半導体を含む

半導体結晶表面に自然に形成されている表面酸化膜を除去することなく、その表面酸化膜にGaイオンを注入することによって、臭素化物によってエッチングされない化学的に安定なGa₂O₃を形成することができる。このため、従来のようにエッチングの際にエッチング用マスクを使用することなく表面に任意の回路パターンを加工することができる。さらに、Gaイオンの注入量を制御することによって、Ga_xIn_{1-x}As_yP_{1-y}層表面に形成されるパターンをポジ型、ネガ型のいずれにも加工することが可能となる。これによって、多様な量子デバイス特性を生かした有用な素子例えば量子細線、量子箱、回折格子、マイクロマシンの実現も可能となる。また、一原子層毎にエッチングすることが可能であるため、Ga_xIn_{1-x}As_yP_{1-y}層の結晶方位によって、形成される溝の形状を自在に制御可能とできる。

【図面の簡単な説明】

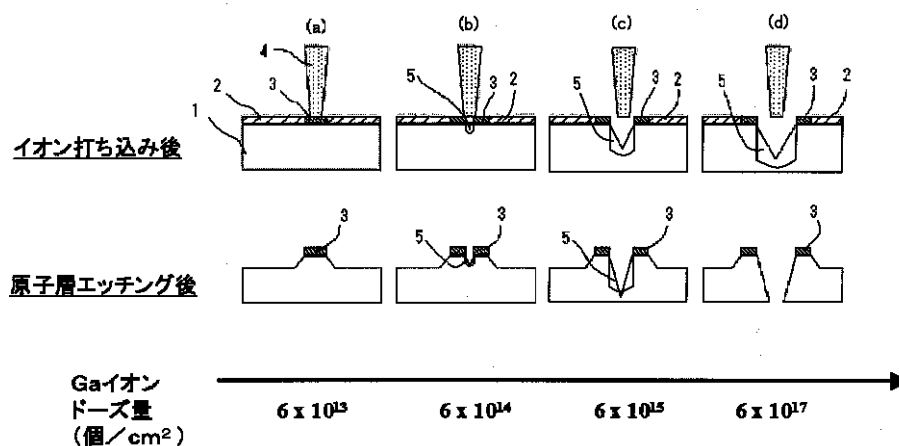
【図1】本発明に係るイオンビーム微細加工方法の実施形態例をイオン・ドーズ量(イオン注入量)の違いによる形成過程の違いを説明するための図である。

【図2】本発明に係るイオンビーム微細加工方法のイオン・ドーズ量(イオン注入量)が異なる基板表面のAFM像を示す図である。

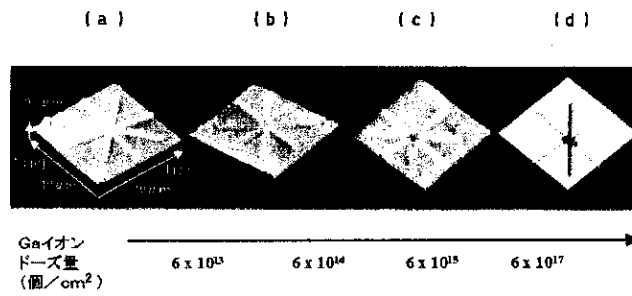
【符号の説明】

- 1 GaAs層
- 2 自然酸化膜
- 3 酸化膜Ga₂O₃
- 4 Gaイオンビーム
- 5 Gaイオンが注入されたGaAs層

【図1】



【図2】



フロントページの続き

Fターム(参考) 5F004 BA17 DA00 DB19 DB21 EA04
EA39 EB08 FA02