

(19) 日本国特許庁(JP)

(12) 公開特許公報(A)

(11) 特許出願公開番号

特開2007-49506  
(P2007-49506A)

(43) 公開日 平成19年2月22日(2007.2.22)

(51) Int. Cl. F I テーマコード(参考)  
 H03H 11/04 (2006.01) H03H 11/04 G 5J098  
 H03H 11/48 (2006.01) H03H 11/48 Z

審査請求 未請求 請求項の数 5 O L (全 10 頁)

(21) 出願番号	特願2005-232712 (P2005-232712)	(71) 出願人	504174135 国立大学法人九州工業大学 福岡県北九州市戸畑区仙水町1番1号
(22) 出願日	平成17年8月11日(2005.8.11)	(74) 代理人	100108660 弁理士 大川 譲
		(72) 発明者	武藤 浩二 福岡県北九州市戸畑区仙水町1番1号 国立大学法人九州工業大学内
		Fターム(参考)	5J098 AA11 AB02 AC02 AC03 AC10 AC19 AC28 AD26 AD30 BA06 CA02 CA04 CA05 CA06 CB01 CB06 GA09

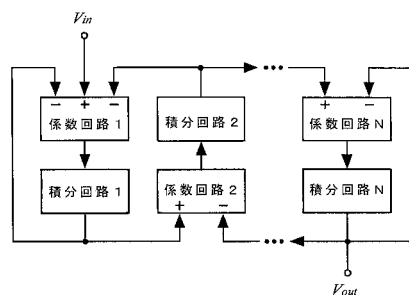
(54) 【発明の名称】 能動フィルタ

(57) 【要約】

【課題】 能動フィルタの遮断周波数あるいは通過帯域または阻止帯域を広い範囲にわたって可変する。

【解決手段】 本発明は、LC低域通過フィルタの直列枝電流と並列枝電圧の関係を模擬する能動フィルタであって、係数回路を前置した積分回路と、抵抗値を外部から与えるデジタル信号により可変できるようにした可変抵抗回路を備える。複数の積分回路のそれぞれの前段に、等価積分時定数を拡大あるいは縮小する係数回路を前置することで、フィルタの遮断周波数を広範囲に設定可能にしたものである。この係数回路は、演算増幅器を信号減衰回路として用いて等価積分時定数を拡大し、あるいは信号増幅回路として用いて等価積分時定数を縮小する。

【選択図】 図1



## 【特許請求の範囲】

## 【請求項 1】

LC 低域通過フィルタの直列枝電流と並列枝電圧の関係を複数の積分回路を用いて模擬する低域通過特性の能動フィルタにおいて、

前記複数の積分回路のそれぞれの前段に、等価積分時定数を拡大あるいは縮小する係数回路を前置することで、フィルタの遮断周波数を広範囲に設定可能にした低域通過特性の能動フィルタ。

## 【請求項 2】

前記係数回路は、演算増幅器を信号減衰回路として用いて等価積分時定数を拡大し、あるいは信号増幅回路として用いて等価積分時定数を縮小する請求項 1 に記載の低域通過特性の能動フィルタ。

10

## 【請求項 3】

前記複数の積分回路の入力抵抗としてそれぞれ可変抵抗回路を挿入し、かつ、該可変抵抗回路は、抵抗器と制御信号入力端子を有するスイッチ回路を直列接続にしたものを複数個並列接続して構成し、該制御信号入力端子に所定のデジタル信号を与えることで対応する抵抗器のみを並列接続して所望の抵抗値を得ることにより、遮断周波数をデジタル信号により可変できるようにした請求項 1 に記載の低域通過特性の能動フィルタ。

## 【請求項 4】

LC 低域通過フィルタの直列枝電流と並列枝電圧の関係を複数の積分回路を用いて模擬する低域通過特性の能動フィルタと相補な特性を持つ高域通過特性の能動フィルタにおいて

20

前記複数の積分回路のそれぞれの前段に、等価積分時定数を拡大あるいは縮小する係数回路を前置することで、フィルタの遮断周波数を広範囲に設定可能にし、かつ、

入力信号と前記複数の積分回路の内の第 1 の積分回路出力を所定の割合で重みをつけて減算することにより高域通過特性の出力をする高域通過特性の能動フィルタ。

## 【請求項 5】

前記高域通過特性の出力を、低域通過特性の能動フィルタに組み合わせて、低域通過の遮断周波数と高域通過の遮断周波数を所定の関係に設定することにより帯域通過特性または帯域除去特性の出力をする請求項 4 に記載の能動フィルタ。

30

## 【発明の詳細な説明】

## 【技術分野】

## 【0001】

本発明は、LC 低域通過フィルタの直列枝電流と並列枝電圧の関係を複数の積分回路を用いて模擬する低域通過特性の能動フィルタ、及びそれと相補な特性を持つ高域通過特性の能動フィルタ、並びに、これら両フィルタを組み合わせて構成した帯域通過特性または帯域除去特性の出力をする能動フィルタに関する。

## 【背景技術】

## 【0002】

能動フィルタの一般的構成方法及び設計法としては、例えば非特許文献 1 が知られており、また能動フィルタの遮断周波数あるいは通過帯域を可変するための可変抵抗回路として、例えば特許文献 1 が知られている。

40

## 【0003】

図 2 は、一般的な LC 低域通過フィルタの一例で、フィルタ次数が 4 次の場合を示している。例示したような抵抗とリアクタンスだけで作った受動フィルタ（パッシブフィルタ）は、増幅器と組み合わせた、より優れた特性を持つ能動フィルタ（アクティブフィルタ）に模擬できることが知られている。図 3 は、図 2 に示す LC 低域通過フィルタの直列枝を流れる電流（ $I_1$ 、 $I_3$ ）及び並列枝の電圧（ $V_2$ 、 $V_{out}$ ）を模擬した能動低域通過フィルタの機能ブロック図である。図中の積分回路についての符号は入力端子の正負を表している。また、矢印は各ブロック出力端子からの信号の流れを表している。図 3 の 4 つの積分回

50

路（積分回路1～積分回路4）は、それぞれ図2のリアクタンス $L_1$ 、 $C_2$ 、 $L_3$ 、 $C_4$ に対応している。

【0004】

図2に示すLC低域通過フィルタにおいて、入力電圧 $V_{in}$ 及び直列枝電流 $I_1$ 、 $I_3$ 及び並列枝電圧 $V_2$ 、 $V_{out}$ との間には

【0005】

【数1】

$$I_1 = \frac{V_{in} - V_2}{R_s + j\omega L_1}$$

10

$$V_2 = \frac{I_1 - I_3}{j\omega C_2}$$

$$I_3 = \frac{V_2 - V_{out}}{j\omega L_3}$$

$$V_{out} = \frac{I_3}{\frac{1}{R_L} + j\omega C_4}$$

20

【0006】

の関係がある。そこで、

【0007】

【数2】

$$T_1 = \frac{1}{R_s + j\omega L_1}$$

30

$$T_2 = \frac{1}{j\omega C_2}$$

$$T_3 = \frac{1}{j\omega L_3}$$

$$T_4 = \frac{1}{\frac{1}{R_L} + j\omega C_4}$$

40

【0008】

という伝達関数を有する差動入力回路ブロックを用いれば、上式の関係を実験することができる。この回路ブロックは差動入力の積分回路を用いて構成することができ、関数 $T_1$ 及び $T_4$ の分母に現れる定数項 $R_s$ 及び $1/R_L$ は積分回路の自己ループで実現できる。これをブロック図で表すと図3のようになる。

【0009】

図4に示す反転積分回路は、非反転入力端子を接地した演算増幅器と、その反転入力端子に接続される入力抵抗 $R$ と、帰還容量 $C$ とによって構成される。演算増幅器は、+端子

50

(非反転入力端子)と-端子(反転入力端子)にかかる電圧の差を、高利得に増幅して出力する差動増幅器である。差動入力の積分回路は、反転積分回路のみで構成することはできないので、一般的には図4に示すような反転積分回路を、図3の積分回路1及び積分回路3として、図5に示すような非反転積分回路を図3の積分回路2及び積分回路4として交互に用いて、加算入力処理できるように全体の回路を構成している。

#### 【0010】

このように構成された積分回路の積分時定数は $T=CR$ であるため、遮断周波数を可聴周波数より遙かに低い例えば0.1Hzにするためには、R及びCの値は2.9M及び $1\mu F$ という大きなものが必要となる。しかし、遮断周波数の設定精度を1%程度とした場合、これらの値を1%の精度で実現することは非常に困難であるばかりでなく、抵抗値が大きいため基板の漏れ電流による誤差を生じるため、遮断周波数を正確に設定することができない。

10

【特許文献1】特開2001-68967号公報

【非特許文献1】ボルケンブルグ(柳沢 監訳)、アナログフィルタの設計、秋葉出版(1985)

#### 【発明の開示】

#### 【発明が解決しようとする課題】

#### 【0011】

能動フィルタにおいてその遮断周波数あるいは通過帯域を可聴周波数以下の極低周波領域に設定しようとする場合、従来の能動フィルタ構成法での設計計算から得られた抵抗またはトランジスタの伝達コンダクタンスの逆数及びコンデンサの値は極めて大きくなり、精度良くこれを実現すること及びそのような能動フィルタを集積化することは極めて困難である。

20

#### 【0012】

また能動フィルタの遮断周波数あるいは通過帯域または阻止帯域を可変する従来技術では、並列接続される回路素子のうち一つの抵抗器は常に入出力端子間に接続されており、実現可能な可変抵抗範囲が限定されるため、能動フィルタの遮断周波数あるいは通過帯域または阻止帯域を広い範囲にわたって可変することができない。

#### 【0013】

そこで本発明では上記の課題を解決することのできる能動フィルタを提供することを目的とする。

30

#### 【課題を解決するための手段】

#### 【0014】

本発明は積分回路に係数回路を前置することで前記の課題を解決する。係数回路を前置することにより、全体の積分時定数を拡大あるいは縮小することができる。

#### 【0015】

本発明では、LC低域通過フィルタの直列枝電流と並列枝電圧の関係を模擬する能動フィルタであって、係数回路を前置した積分回路と、抵抗値を外部から与えるデジタル信号により可変できるようにした可変抵抗回路を備えた、遮断周波数あるいは通過帯域または阻止帯域を可変できる能動フィルタを提供する。

#### 【0016】

本発明の低域通過特性の能動フィルタは、複数の積分回路のそれぞれの前段に、等価積分時定数を拡大あるいは縮小する係数回路を前置することで、フィルタの遮断周波数を広範囲に設定可能にしたものである。この係数回路は、演算増幅器を信号減衰回路として用いて等価積分時定数を拡大し、あるいは信号増幅回路として用いて等価積分時定数を縮小する。

40

#### 【0017】

また、本発明の低域通過特性の能動フィルタと相補な特性を持つ高域通過特性の能動フィルタは、複数の積分回路のそれぞれの前段に、等価積分時定数を拡大あるいは縮小する係数回路を前置することで、フィルタの遮断周波数を広範囲に設定可能にし、かつ、入力信号と複数の積分回路の内の第1の積分回路出力を所定の割合で重みをつけて減算するこ

50

とにより高域通過特性の出力をする。

【0018】

また、本発明の帯域通過特性または帯域除去特性の出力をする能動フィルタは、高域通過特性の能動フィルタと低域通過特性の能動フィルタを組み合わせ、低域通過の遮断周波数と高域通過の遮断周波数を所定の関係に設定することにより構成したものである。

【発明の効果】

【0019】

本発明によれば、能動フィルタの遮断周波数あるいは通過帯域または阻止帯域を可聴周波数以下の極低周波域から演算増幅器の性能に起因する限界周波数までの広い範囲にわたって可変させることができる。

【0020】

また、前記能動フィルタの集積回路化を容易にすることができる。

【0021】

また、前記能動フィルタの遮断周波数あるいは通過帯域または阻止帯域をマイクロコンピュータ等を用いて外部から自由に設定することができる。

【発明を実施するための最良の形態】

【0022】

以下、例示に基づき、本発明を説明する。図1は、本発明に基づき構成した能動低域通過フィルタを例示する機能ブロック図である。係数回路についての符号は入力端子の正負を表している。また、矢印は各ブロック出力端子からの信号の流れを表している。例示の能動低域通過フィルタを構成する積分回路は、図4に示すような反転積分回路で構成されている。この能動低域通過フィルタは、図3を参照して前述した能動低域通過フィルタのそれぞれの積分回路に、係数回路（係数回路1、2、・・・N）を前置したものに相当する。それ故、図1に示す能動低域通過フィルタは、図2に例示したようなLC低域通過フィルタを模擬するフィルタである。

【0023】

積分回路に前置される係数回路は、演算増幅器を用いて、例えば図6に例示したように構成することができる。図6に示す差動入力係数回路の出力端子と図4に示す反転積分回路の入力端子が接続される。全体の積分時定数は $T = CR \cdot R_1 / R_2$ となるので、 $R_1 > R_2$ であれば積分時定数を拡大することができる。また、 $R_1 < R_2$ であれば積分時定数を縮小することができる。例えば遮断周波数を0.1Hzとした場合、 $R_1$ 及び $R_2$ をそれぞれ150k、510とすれば、 $R$ 及び $C$ の値はそれぞれ100k、0.1 $\mu$ Fとなり、これらの抵抗及びコンデンサの値は1%以下の精度のものが標準的に入手できる値であると同時に、基板の漏れ電流の影響を無視することができる値となる。また遮断周波数の上限は回路に使用する能動素子（演算増幅器あるいはトランジスタ）の周波数特性で決定され、係数回路を前置することによる劣化はほとんどない。

【0024】

本発明では演算増幅器と抵抗及びキャパシタで構成される積分回路を有する能動フィルタを対象としており、このような積分回路の積分時定数を拡大或いは縮小するために備えられる本発明の係数回路は、図6(a)(b)に例示したように、非反転入力端子を抵抗 $R_3$ を介して接地した演算増幅器と、その反転入力端子及び非反転入力端子に接続される入力抵抗 $R_1$ と、帰還抵抗 $R_2$ とによって差動入力係数回路として構成することができる。2入力の反転入力端子を有する図6(b)の回路は、図1の係数回路1に用いられ、それ以外の係数回路2～Nには、1入力の反転入力端子を有する図6(a)の回路が用いられる。非反転入力端子に接続される接地抵抗 $R_3$ の値は、係数値を $R_1 / R_2$ の値に設定するために、図6(a)の回路の場合、帰還抵抗 $R_2$ の値に等しく、また図6(b)の回路の場合には入力抵抗 $R_1$ と帰還抵抗 $R_2$ の並列合成抵抗値に等しく選ばれる。この演算増幅器は、信号を減衰する回路として用いて等価積分時定数を拡大する場合もあれば、増幅回路として用いて、等価積分時定数を縮小する場合もある。

【0025】

10

20

30

40

50

遮断周波数を可変する可変抵抗回路は図7に示すように、2つの端子A、Bを有し、これらの端子の間に抵抗 ( $R_0 \sim R_{N-1}$ ) とスイッチ ( $S_0 \sim S_{N-1}$ ) の直列回路を複数個並列に接続した回路により構成される。スイッチ  $S_0 \sim S_{N-1}$  はそれぞれ独立に開閉を制御するための制御信号入力端子  $b_0 \sim b_{N-1}$  を有し、アナログスイッチ、単体のMOSトランジスタあるいは機械接点を利用するリレーのいずれを用いても良い。

【0026】

この可変抵抗回路は、制御信号を与えることにより、その制御信号に応じた抵抗だけが端子A～B間に接続され、所望の抵抗値を端子A～B間に得ることができる。一例として、抵抗素子数を8素子とし、制御信号が  $b_0$  をLSBとする8ビット2進数で与えられる場合を考えると、 $R_0$  をフィルタの最低遮断周波数により決められる値とし、 $R_1 = R_0/2$ 、 $R_2 = R_0/4$ 、 $R_3 = R_0/8$ 、...、 $R_7 = R_0/128$  とすれば、制御信号入力により遮断周波数を最低周波数からその255倍まで任意の整数倍に設定することができる。

10

【0027】

例示の可変抵抗回路は、積分回路の入力抵抗  $R$  (図4参照) に代えて挿入する。可変抵抗回路の端子Aを、図4に示す反転積分回路の演算増幅器の反転入力端子に、また、可変抵抗回路の端子Bを図6の係数回路の出力端子に接続すれば、スイッチ端子が基準電位面との間に有する寄生容量の影響は無視することができる。また、スイッチ  $S_0 \sim S_{N-1}$  がオン抵抗を有する場合は、各抵抗  $R_0 \sim R_{N-1}$  は上記計算式で求められた値からオン抵抗を差し引いた値とすればよい。

【0028】

図1に示した能動低域通過フィルタからそれと相補な高域通過出力を得るための回路構成は、図8に示すように入力信号  $V_{in}$  を1/2減衰器により減衰した信号と第1の積分回路(積分回路1)出力とを減算する。これにより、図8の能動フィルタは低域通過出力(LPF出力)及びそれと相補な高域通過出力(HPF出力)とを同時に出力することができる。

20

【0029】

以下、図8に示す能動フィルタの作用について、図9を参照して、さらに説明する。図9は、LC低域通過フィルタの場合の無損失2ポート回路を例示する図である。図示の回路において、端子1-1' は入力ポート、2-2' は出力ポートを示す。 $I_1$  を流れる電流  $I_1$  は

30

【0030】

【数3】

$$I_1 = \frac{V_{in}}{R_s + Z_{in}} \quad (1)$$

【0031】

で与えられる。ただし、 $Z_{in}$  は入力ポートから右側の全回路を見た入力インピーダンスである。これより

【0032】

【数4】

$$\frac{V_{in}}{2} - I_1 R_s$$

40

【0033】

を求めると

【0034】

【数 5】

$$\begin{aligned} \frac{V_{in}}{2} - I_1 R_s &= \frac{V_{in}}{2} - \frac{V_{in}}{R_s + Z_{in}} R_s \\ &= \frac{\frac{Z_{in}}{R_s} - 1}{\frac{Z_{in}}{R_s} + 1} \frac{V_{in}}{2} \\ &= S_{11} \frac{V_{in}}{2} \end{aligned} \quad (2)$$

10

【0035】

となる。ここで  $S_{11}$  は入力ポートにおける反射係数である。

LC のみで構成された無損失2ポート回路の散乱行列を

【0036】

【数 6】

$$S = \begin{pmatrix} S_{11} & S_{12} \\ S_{21} & S_{22} \end{pmatrix}$$

20

【0037】

とおけば、図9において各ポートの反射電力  $|b_1|^2$  及び  $|b_2|^2$  は、ポート1の入射電力を  $|a_1|^2$  として

$$\begin{aligned} |b_1|^2 &= |S_{11}|^2 |a_1|^2 \\ |b_2|^2 &= |S_{21}|^2 |a_1|^2 \end{aligned} \quad (3)$$

となる。

【0038】

一方、無損失2ポートの消費電力  $P$  は

$$P = |a_1|^2 - (|b_1|^2 + |b_2|^2) = 0 \quad (4)$$

30

であるから、これより

$$|b_1|^2 = |a_1|^2 - |b_2|^2 \quad (5)$$

を得る。

【0039】

すなわち、ポート1での反射電力は入射電力とポート2の反射電力(この場合、負荷抵抗  $R_L$  の消費電力)の差に等しい。従って、回路が低域通過フィルタであれば、ポート1の反射電力はその低域通過フィルタと相補な高域通過特性となる。

【0040】

式(2)は電力に換算するとポート1の反射電力、すなわち式(5)に他ならないから、直列枝電流と並列枝電圧の関係を模擬する能動フィルタにおいて

40

【0041】

【数 7】

$$\frac{V_{in}}{2} - I_1 R_s$$

【0042】

を得れば、その低域通過能動フィルタと相補な特性を有する高域通過特性のフィルタを同時に実現することができる。

【0043】

図8の構成において、積分回路1の出力は  $I_1 R_s$  となっているので、入力電圧  $V_{in}$  を  $1/2$  50

倍してこれらを減算回路に入力してやれば、低域通過フィルタと相補な特性を持つ高域通過フィルタを同時に構成することができる。

【 0 0 4 4 】

図 10 は、帯域通過あるいは帯域除去フィルタの構成を説明する図である。帯域通過あるいは帯域除去フィルタは、低域通過出力の能動フィルタと、高域通過出力の能動フィルタを直列に組み合わせることにより構成できる。低域通過出力の能動フィルタとしては、図 1 ( 或いは図 8 ) に例示したようなフィルタを用いることができ、また、高域通過出力の能動フィルタとしては、図 8 に例示したような低域通過出力と相補な高域通過出力をする能動フィルタを用いることができる。これらフィルタを、例えば図 10 に示すように組み合わせ、帯域通過あるいは帯域除去フィルタを構成することができる。低域通過フィルタの遮断周波数  $f_L$  と高域通過フィルタの遮断周波数  $f_H$  の関係が、 $f_L > f_H$  であるときが帯域通過、 $f_L < f_H$  であるときが帯域除去となる。これらフィルタの遮断周波数は、固定値あるいはデジタル信号で可変できるよう個別に設定することにより通過帯域または阻止帯域を決定できる。

10

【 図面の簡単な説明 】

【 0 0 4 5 】

【 図 1 】 本発明に基づき構成した能動低域通過フィルタを例示する機能ブロック図である。

【 図 2 】 一般的な LC 低域通過フィルタの一例を示す図である。

【 図 3 】 図 2 に示す LC 低域通過フィルタを模擬した能動低域通過フィルタの機能ブロック図である。

20

【 図 4 】 反転積分回路を例示する図である。

【 図 5 】 非反転積分回路を例示する図である。

【 図 6 】 積分回路に前置される差動入力の係数回路を例示する図である。

【 図 7 】 遮断周波数を可変する可変抵抗回路を例示する図である。

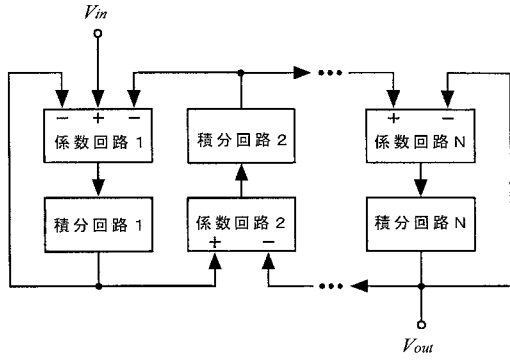
【 図 8 】 低域通過出力 ( L P F 出力 ) 及びそれと相補な高域通過出力 ( H P F 出力 ) とを同時に出力することができる能動フィルタを例示する図である。

【 図 9 】 図 8 に示す能動フィルタの作用について説明する図である。

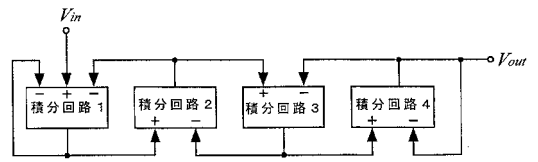
【 図 10 】 帯域通過あるいは帯域除去フィルタの構成を説明する図である。



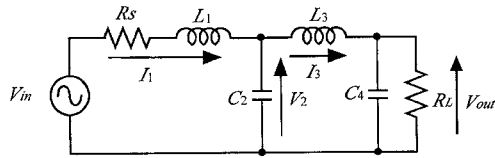
【 图 1 】



【 图 3 】

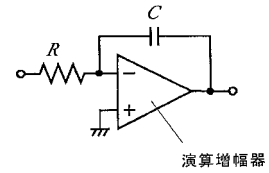


【 图 2 】



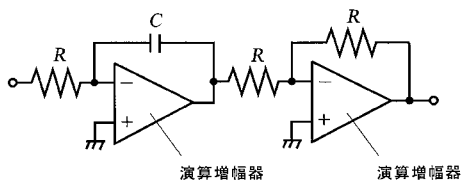
【 图 4 】

反転积分回路

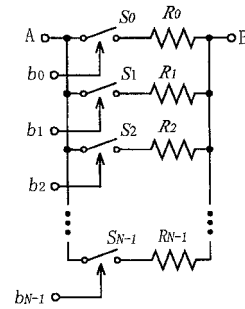


【 图 5 】

非反転积分回路

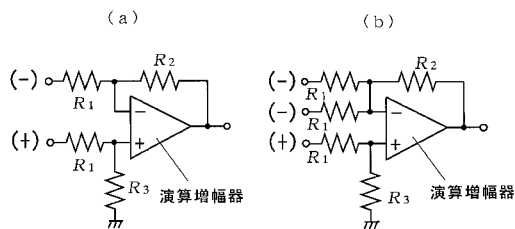


【 图 7 】

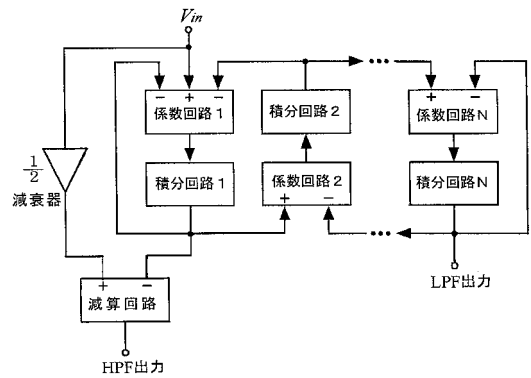


【 图 6 】

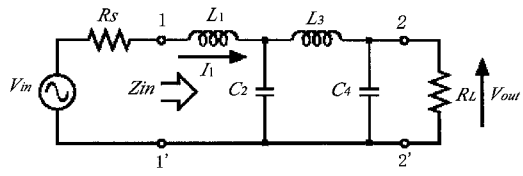
差动入力系数回路



【 图 8 】



【 図 9 】



【 図 10 】

