

(19) 日本国特許庁(JP)

(12) 公開特許公報(A)

(11) 特許出願公開番号

特開2012-178280

(P2012-178280A)

(43) 公開日 平成24年9月13日(2012.9.13)

(51) Int.Cl.  
H05B 37/02 (2006.01)

F I  
H05B 37/02

テーマコード(参考)  
3K073

審査請求 未請求 請求項の数 5 O L (全 15 頁)

(21) 出願番号 特願2011-40771(P2011-40771)  
(22) 出願日 平成23年2月25日(2011.2.25)

(71) 出願人 304021288  
国立大学法人長岡技術科学大学  
新潟県長岡市上富岡町1603-1  
(74) 代理人 100080089  
弁理士 牛木 護  
(74) 代理人 100161665  
弁理士 高橋 知之  
(72) 発明者 野下 裕市  
新潟県長岡市上富岡町1603-1 国立  
大学法人長岡技術科学大学内  
(72) 発明者 伊東 淳一  
新潟県長岡市上富岡町1603-1 国立  
大学法人長岡技術科学大学内  
Fターム(参考) 3K073 AA42 CF01 CF10 CJ17 CL13  
CM01 CM02

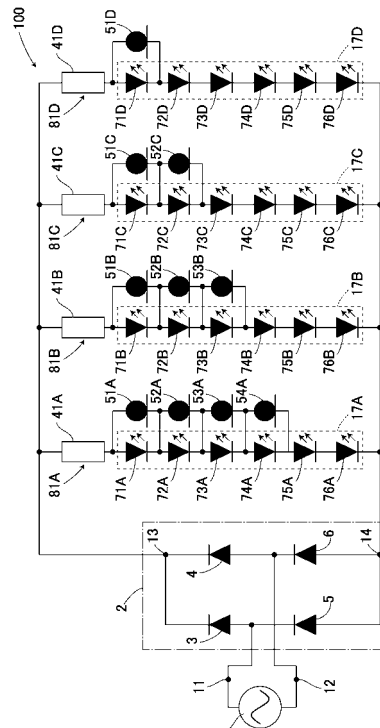
(54) 【発明の名称】 負荷駆動装置および負荷ユニット

(57) 【要約】

【課題】同一特性の負荷や素子を用いることができ、しかも負荷を含めた放熱設計を簡素化することが可能な負荷駆動装置を提供する。

【解決手段】交流電源1からの交流電圧が上昇するに従って、第1回路81AのLED75A,76Aと、第2回路81BのLED74B~76Bと、第3回路81CのLED73C~76Cと、第4回路81DのLED72D~76Dが順次点灯し始め、その後、全てのLED71A~76A,71B~76B,71C~76C,71D~76Dが点灯し始める。また、例えば第1回路81Aにおいて、LED75A,76Aを流れる電流量と、定電流ダイオード51A~54Aを流れる電流量は、抵抗41Aを流れる電流量と一致し、全てのLED71A~76Aを流れる電流量も、やはり抵抗41Aを流れる電流量と一致する。

【選択図】 図1



**【特許請求の範囲】****【請求項 1】**

複数の負荷を直列接続した負荷列に定電流素子を並列に接続し、前記負荷列に電流制限素子を直列に接続した直並列回路を、交流電圧または整流電圧の出力端子間に複数個並列に接続して構成され、

各々の前記直並列回路で、前記電流制限素子と、前記定電流素子を並列に接続した前記負荷列の一部の負荷と、前記定電流素子を並列に接続していない前記負荷列の残りの負荷を、前記出力端子間に直列に接続し、

前記負荷列の残りの負荷の個数が、前記直並列回路で個々に異なるように、前記定電流素子を前記負荷列の一部の負荷と並列に接続したことを特徴とする負荷駆動装置。

10

**【請求項 2】**

交流電源からの交流電圧を整流電圧に変換して、前記出力端子に出力する整流器をさらに備えたことを特徴とする請求項 1 記載の負荷駆動装置。

**【請求項 3】**

請求項 1 または 2 記載の負荷駆動装置と前記負荷列と接続して構成されることを特徴とする負荷ユニット。

**【請求項 4】**

電球形、丸管蛍光管型または直管蛍光管型の筐体に収容されることを特徴とする請求項 3 記載の負荷ユニット。

**【請求項 5】**

前記負荷駆動装置と前記負荷列とを、単一の基板に実装したことを特徴とする請求項 3 記載の負荷ユニット。

20

**【発明の詳細な説明】****【技術分野】****【0001】**

本発明は、例えば現在急速に普及が進む LED（発光ダイオード）などを、劇的に小型化および低コスト化して駆動する負荷駆動装置と、その負荷駆動装置を組み込んだ負荷ユニットに関する。

**【背景技術】****【0002】**

負荷として用いられる LED の照明は、従来の白熱電球と比較して発光効率が 5 倍あり、また蛍光灯に対して寿命が 4 倍長い利点を有するが、LED 駆動装置としての点灯回路が大型でコストが高い。その理由は、従来の点灯回路は、交流電源からの交流電圧をダイオードブリッジで全波整流し、その整流出力を昇圧回路で昇圧して、複数の LED を直列接続した LED 列と抵抗との直列回路に、昇圧した直流電圧を供給する構成となっているが、昇圧回路はトランジスタなどのスイッチング素子の他に、当該スイッチング素子のスイッチングを制御するための制御 IC や、エネルギー蓄積及び放出用のコイルや電解コンデンサなどを含み、多数の電子回路を使用するために、実装回路全体の薄型化並びに体積の増加及びコスト高を回避できないことにある。

30

**【0003】**

また別な問題として、電解コンデンサは LED よりも寿命が短く、LED 本来の利点である長寿命化を活かせない。さらに、力率改善を目的として組み込まれた昇圧回路は、高周波でスイッチング素子をスイッチング動作させる必要があり、点灯回路から交流電源にノイズが伝搬して、テレビ受像機やラジオなどの電子機器に電波障害などの悪影響を及ぼす恐れがある。

40

**【0004】**

上記問題に対処するために、特許文献 1 では、ダイオードブリッジと直列負荷回路との間に昇圧回路を組み込むことなく、抵抗や定電流ダイオードなどの駆動子だけで力率を改善し得る LED の駆動装置を提案している。

**【0005】**

50

図9は、特許文献1で提案された回路図を示している。同図において、1は交流電源、2は交流電源1からの交流電圧を全波整流するダイオードブリッジであり、当該ダイオードブリッジ2は4つのダイオード、すなわち第1ダイオード3、第2ダイオード4、第3ダイオード5及び第4ダイオード6をブリッジ接続して構成される。ここでは、交流電源1の第1出力端子11に第1ダイオード3のアノードと第3ダイオード5のカソードが接続され、交流電源1の第2出力端子12に第2ダイオード4のアノードと第4ダイオード6のカソードが接続され、第1ダイオード3と第2ダイオード4のカソードどうしを接続して、ダイオードブリッジ2の第1出力端子13とし、第3ダイオード5と第4ダイオード6のカソードどうしを接続して、ダイオードブリッジ2の第2出力端子14としている。これにより、ダイオードブリッジ2の第2出力端子14を基準として、第1出力端子13に正極性の全波整流された電圧波形が生成するようになっている。

10

## 【0006】

7はLED駆動装置に接続される負荷としてのLEDで、複数個のLED7を直列接続したLED列17A、17Bを複数備えている。本図では便宜上、 $n$ 個のLED7からなるLED列17Aと、 $(n+a)$ 個のLED7からなるLED列17Bが有るものとする( $n, a$ は何れも自然数)。

## 【0007】

ここで一方のLED列17Aに着目すると、LED列17Aの一端は駆動子21Aの第2接点23Aに接続され、またLED列17Aの他端はダイオードブリッジ2の第2出力端子14に接続される。駆動子21Aの第1接点22Aはダイオードブリッジ2の第1出力端子13に接続され、これにより駆動子21AとLED列17Aとの直列回路が、ダイオードブリッジ2の出力端子13、14間に接続される。さらにここでは、駆動子21Aとは別な駆動子31Aが設けられ、その第1接点32Aがダイオードブリッジ2の第1出力端子13に接続され、第2接点32AがLED列17Aの何れか二つのLED7、7の間に接続される。

20

## 【0008】

上記LED列17A及び駆動子21A、31Aの回路構成は、別なLED列17Bにも同様に設けられる。すなわち、駆動子21BとLED列17Bとの直列回路が、ダイオードブリッジ2の出力端子13、14間に接続されると共に、駆動子31Bの第1接点32Bがダイオードブリッジ2の第1出力端子13に接続され、駆動子31Bの第2接点32BがLED列17Bの何れか二つのLED7、7の間に接続される。こうして、LED列17A及び駆動子21A、31Aからなる回路と、LED列17B及び駆動子21B、31Bからなる回路が、ダイオードブリッジ2の出力端子13、14間に並列接続される。

30

## 【0009】

またここでは、駆動子21A、21Bが何れも電気抵抗であるとし、駆動子31A、31Bが何れも定電流ダイオードであるとする。したがって駆動子31A(または駆動子31B)は、第1接点32Aと第2接点33Aの間に印加される電圧が所定値を超えるまでは、その電圧に応じた電流を第1接点32Aから第2接点33Aに向けて流すようにし、前記印加される電圧が所定値を超えると、第1接点32Aから第2接点33Aに向けて流れる電流を一定値に制限する特性を有する。

40

## 【0010】

図10は、上記負荷駆動装置の動作原理を説明するために、交流電源1から負荷駆動装置に供給される正弦波 $S$ を分割した状態の模式図を示している。ここに示すのは、ダイオードブリッジ2で整流された正電圧の半周期の正弦波 $S$ であり、正弦波 $S$ が多数の領域 $b$ に分割される。

## 【0011】

図9に示す回路では、LED列17Aを構成するLED7の数が、LED列17Bを構成するLED7の数よりも少ないので、正弦波 $S$ の電圧が0から上昇するに従って、先ず領域 $b_1$ に対応したLED列17Aが点灯し、その後領域 $b_2$ に対応したLED列17Bが点灯するようになる。したがって、図9では図示していないが、LED列BよりもL

50

LED 7の個数を増やした別なLED列があれば、当該LED列が領域b3に対応して、LED列17Bの後に点灯するようになり、同様な考えで別なLED列を順に点灯させることが可能になる。このように、正弦波Sの電圧が高くなるほど、駆動されるLED列17A, 17B, ...の数が多くなって、これらのLED列17A, 17B, ...を流れる電流量も増加するので、従来のような昇圧回路を組み込んだことによる諸問題を解決して、力率を効果的に改善することが可能になる。

【先行技術文献】

【特許文献】

【0012】

【特許文献1】特開2010-272838号公報

10

【発明の概要】

【発明が解決しようとする課題】

【0013】

しかし、上記図9に示す負荷駆動装置では次のような問題がある。

【0014】

LED列17Aには駆動子21Aを通してダイオードブリッジ2から電流 $i_1$ が流れる他に、別な駆動子31Aを通してダイオードブリッジ2から直接的に電流 $i_2$ が流れる。そのため、LED列17A当りの定電流ダイオード損失が、電流制限を受けていない1個の駆動子31Aに集中する。

【0015】

20

また、駆動子31Aの第2接点33Aとダイオードブリッジ2の第2出力端子14との間に接続されるLED7には、駆動子21A, 31Aからの加算した電流 $i_1 + i_2$ が流れ込む(例えば $i_1 = i_2$ であれば、LED列17Aのそれ以外のLED7と比較して2倍の電流が流れる)。

【0016】

つまり、図9に示す負荷駆動装置では、駆動子31Aや、駆動子31Aの第2接点33Aとダイオードブリッジ2の第2出力端子14との間に接続されるLED7の損失が、他のLED7や駆動子21Aの損失よりも大きくなって、回路素子の発熱が不均一なものとなり、負荷を含めた放熱設計が難しいものとなる。

【0017】

30

しかも、一つのLED列17Aのなかで、電流 $i_1$ だけが流れ込むLED7と、電流 $i_1 + i_2$ が流れ込むLED7が存在するので、同じ特性のLED7を使用することができない。

【0018】

こうした問題は、他のLED列17Bとこれに接続する駆動子31Bについても同じことが言える。

【0019】

本発明は上記問題点に鑑みなされたもので、その目的は、簡単な構成で力率の改善を図りつつも、同一特性の負荷や素子を用いることができ、しかも負荷を含めた放熱設計を簡素化することが可能な負荷駆動装置および負荷ユニットを提供することにある。

40

【課題を解決するための手段】

【0020】

請求項1に係る発明の負荷駆動装置は、複数の負荷を直列接続した負荷列に定電流素子を並列に接続し、前記負荷列に電流制限素子を直列に接続した直並列回路を、交流電圧または整流電圧の出力端子間に複数個並列に接続して構成され、各々の前記直並列回路で、前記電流制限素子と、前記定電流素子を並列に接続した前記負荷列の一部の負荷と、前記定電流素子を並列に接続していない前記負荷列の残りの負荷を、前記出力端子間に直列に接続し、前記負荷列の残りの負荷の個数が、前記直並列回路で個々に異なるように、前記定電流素子を前記負荷列の一部の負荷と並列に接続したことを特徴とする。

【0021】

50

この場合の定電流素子は、それぞれの負荷に一つずつ並列接続してもよいし、複数の直列接続した負荷を跨いで、一つの定電流素子を並列接続してもよい。

【0022】

請求項2に係る発明の負荷駆動装置は、交流電源からの交流電圧を整流電圧に変換して、前記出力端子に出力する整流器をさらに備えたことを特徴とする。

【0023】

請求項3に係る負荷ユニットは、請求項1または2記載の負荷駆動装置と前記負荷列とを接続して構成したものである。

【0024】

請求項4に係る負荷ユニットは、電球形、丸管蛍光管型または直管蛍光管型の筐体に収容されることを特徴とする。

【0025】

請求項5に係る負荷ユニットは、前記負荷駆動装置と前記負荷列とを、単一の基板に実装して構成される。

【発明の効果】

【0026】

請求項1の発明によれば、交流電圧または整流電圧が上昇するに従って、定電流素子を並列に接続していない残りの負荷の数が少ない直並列回路から、電流制限素子と定電流素子を通して残りの負荷に電流が流れ込んで、残りの負荷が順次駆動し始め、その後で交流電圧または整流電圧がさらに上昇すると、今度は電流制限素子を通して全ての負荷に電流が流れ込んで、全ての負荷が駆動し始める。したがって、定電流素子と電流制限素子を付加しただけの簡単な構成で、負荷駆動装置に印加される電圧波形に近似した低ノイズ電流波形が得られ、力率の改善を図ることができる。

【0027】

また、各々の直並列回路において、負荷列を構成する全ての負荷と定電流素子は、何れも共通の電流制限素子により電流制限される。したがって、残りの負荷だけが駆動する時に、その残りの負荷を流れる電流量と、定電流素子を流れる電流量は、電流制限素子を流れる電流量と一致し、また全ての負荷が駆動する時に、その全ての負荷を流れる電流量は、やはり電流制限素子を流れる電流量と一致する。そのため、負荷列を構成する全ての負荷と、全ての定電流素子はそれぞれ同一特性のものを利用でき、負荷を含めた放熱設計を簡素化することが可能になる。

【0028】

請求項2の発明によれば、整流機能を内蔵する負荷駆動装置を提供することができる。

【0029】

請求項3の発明によれば、負荷駆動装置がコイルや電解コンデンサを含まないため、負荷ユニットにおける部品の配置自由度が向上する。

【0030】

請求項4の発明によれば、外付けの電源コンバータなどを設けなくても、筐体に、負荷駆動装置と全ての負荷列を内蔵させることができ、全体を小型にかつ軽量にすることが可能になる。

【0031】

請求項5の発明によれば、基板の片面または両面に沿って部品を配置することで、負荷ユニットとしての薄型化を達成できる。

【図面の簡単な説明】

【0032】

【図1】本発明の一実施例を示す負荷駆動装置の回路図である。

【図2】図1に示すLED駆動回路とLED列を基板に実装した状態の平面図、正面図及び側面図の一例である。

【図3】従来のLED電球と、本発明のLED電球とを比較する図である。

【図4】本発明の一実施例を室内用の照明器具として適用した例を示す図である。

10

20

30

40

50

【図 5】本発明の一実施例を鑑賞用アクアリウムの照明器具として適用した例を示す図である。

【図 6】本発明の一実施例を蛍光管型の LED 照明灯として適用した例を示す図である。

【図 7】図 1 に示す回路の動作イメージを示す説明図である。

【図 8】図 1 に示す回路の電流と電圧の波形を示す図である。

【図 9】従来例を示す負荷駆動装置の回路図である。

【図 10】同上、負荷駆動装置に供給される正弦波を分割した状態の模式図である。

【発明を実施するための形態】

【0033】

以下、本発明で提案する負荷駆動装置と負荷ユニットの好適な実施例について、添付図面を参照しながら説明する。なお、背景技術で示した図 9 の回路と共通するものには共通の符号を付し、その説明については重複を避けるために極力省略する。

【0034】

図 1 は、好ましい負荷駆動装置の一例を示す回路図であって、ここで用いる負荷は、LED 71A ~ 76A を直列接続した LED 列 17A と、LED 71B ~ 76B を直列接続した LED 列 17B と、LED 71C ~ 76C を直列接続した LED 列 17C と、LED 71D ~ 76D を直列接続した LED 列 17D とにより、合計で 4 つの LED 列 17A ~ 17D と、各 LED 列 17A ~ 17D につき 6 個の LED 71A ~ 76A, 71B ~ 76B, 71C ~ 76C, 71D ~ 76D で構成される。LED 列 17A ~ 17D の数と、各 LED 列 17A ~ 17D における LED の数については何れも特に限定されず、また各 LED 列 17A ~ 17D を構成する LED の個数を全て同一にする必要もない。LED 列 17A において、LED 71A ~ 76A は同じ特性のものが用いられ、同方向に直列接続される。これは、他の LED 列 17B ~ 17D も同じである。

【0035】

負荷駆動装置としての LED 駆動回路 100 は、整流器としてのダイオードブリッジ 2 の他に、個々の LED 列 17A ~ 17D に一つずつ直列接続される抵抗 41A ~ 41D と、LED 列 17A のなかで、4 個の LED 71A ~ 74A に並列接続される定電流ダイオード 51A ~ 54A と、LED 列 17B のなかで、3 個の LED 71B ~ 73B に並列接続される定電流ダイオード 51B ~ 53B と、LED 列 17C のなかで、2 個の LED 71C ~ 72C に並列接続される定電流ダイオード 51C ~ 52C と、LED 列 17D のなかで、1 個の LED 71D に並列接続される定電流ダイオード 51D とからなり、スイッチング素子やコイル、コンデンサなどの部品を用いない構成となっている。

【0036】

なお本実施例では、例えば LED 列 17A に関し、各 LED 71A ~ 74A に対応して定電流ダイオード 51A ~ 54A を一つずつ並列接続しているが、複数の直列接続した LED (例えば、2 つの LED 71A, 72A) を跨いで、一つの定電流ダイオードを並列接続してもよい。これは他の LED 列 17B ~ 17D でも同じことがいえる。

【0037】

抵抗 41A と LED 列 17A との直列回路、抵抗 41B と LED 列 17B との直列回路、抵抗 41C と LED 列 17C との直列回路、抵抗 41D と LED 列 17D との直列回路は、ダイオードブリッジ 2 の出力端子 13, 14 間に並列接続される。これにより本実施例では、LED 列 17A に抵抗 41A と定電流ダイオード 51A ~ 54A を接続した第 1 回路 81A と、LED 列 17B に抵抗 41B と定電流ダイオード 51B ~ 53B を接続した第 2 回路 81B と、LED 列 17C に抵抗 41C と定電流ダイオード 51C, 52C を接続した第 3 回路 81C と、LED 列 17D に抵抗 41D と定電流ダイオード 51D を接続した第 4 回路 81D がそれぞれ形成される。

【0038】

ここで前記第 1 回路 81A に着目すると、本実施例ではダイオードブリッジ 2 の出力端子 13, 14 間に、抵抗 41A と、定電流ダイオード 51A ~ 54A を並列接続した一部の LED 71A ~ 74A と、定電流ダイオード 51A ~ 54A を並列接続していない残り

10

20

30

40

50

のLED75A, 76Aとを直列に接続しており、電流制限用の抵抗41AとLED75A, 76Aに同じ電流が流れるように定電流ダイオード51A~54Aの接続を工夫している。同様に第2回路81B~81Dについても、本実施例ではダイオードブリッジ2の出力端子13, 14間に、抵抗41Bと、定電流ダイオード51B~53Bを並列接続した一部のLED71B~73Bと、定電流ダイオード51B~53Bを並列接続していない残りのLED74B~76Bとを直列に接続し、抵抗41Cと、定電流ダイオード51C, 52Cを並列接続した一部のLED71C, 72Cと、定電流ダイオード51C, 52Cを並列接続していない残りのLED73C~76Cとを直列に接続し、さらに抵抗41Dと、定電流ダイオード51Dを並列接続した一部のLED71Dと、定電流ダイオード51Dを並列接続していない残りのLED72D~76Cとを直列に接続しており、やはり抵抗41BとLED74B~76B, 抵抗41CとLED73C~76C, 抵抗41DとLED72D~76Dのそれぞれについて、同じ電流が流れるように工夫している。

#### 【0039】

そして第1回路81Aでは、定電流ダイオード51A~54Aを並列接続していないLED75A, 76Aが2つあり、第2回路81Bでは、定電流ダイオード51B~53Bを並列接続していないLED74B~76Bが3つあり、第3回路81Cでは、定電流ダイオード51C, 52Cを並列接続していないLED73C~76Cが4つあり、第4回路81Dでは、定電流ダイオード51Dを並列接続していないLED72D~76Dが5つある。このように、第1回路81A~81Dにおいて、定電流ダイオード51Aを並列接続していない75A, 76Aと、定電流ダイオード51B~53Bを並列接続していないLED74B~76Bと、定電流ダイオード51C, 52Cを並列接続していないLED73C~76Cと、定電流ダイオード51Dを並列接続していないLED72D~76Dとの個数を異ならせることで、ダイオードブリッジ2からの整流電圧が上昇または下降するに伴い、これらのLED75A, 76Aと、LED74B~76Bと、LED73C~76Cと、LED72D~76Dの駆動すなわち点灯と、駆動停止すなわち消灯するタイミングを各々ずらして、LED列17A~17Dに流れ込む電流を段階的に増加または減少させ、LED駆動回路100としての力率の改善を図るようにしている。

#### 【0040】

図2は、図1に示すLED駆動回路100とLED列17A~17Dを、基板110に実装した状態を示している。同図において、110は放熱機能に優れたヒートシンク付きの基板であり、前述したような複数のLED列17A~17Dや、定電流ダイオード51や、ダイオードブリッジ2などの全部品を、共通する基板110にマウントした組立て体としての照明ユニット120が構成される。本実施例では、従来の昇圧回路のようなコイルや電解コンデンサを含まないため、部品の配置自由度が向上して、基板110の一側に全ての部品を実装することができる。また、照明ユニット120としての厚さ寸法を劇的に減少させることができる。

#### 【0041】

なお、本実施例では一枚の基板110の片面に、LED駆動回路100とLED列17A~17Dを集中的に実装することで、放熱設計の自由度を高めているが、基板110の両面にLED駆動回路100やLED列17A~17Dを分散して配置してもよい。

#### 【0042】

図3は、図2で示した照明ユニット120をLED電球140に組み込んだ適用例を示している。LED電球140は、口金142を有するカバー143と、このカバー143の開口端部に設けられるドーム状のグローブ144とを、外形となる筐体145として備えており、前記照明ユニット120は筐体145の内部に収容されていて、前述のようにLED駆動回路100をLED列17A~17Dと同じ基板110に一体化して備えている。

#### 【0043】

図3には比較として、昇圧回路を組み込んだ従来のLED電球140'を示している。LED電球140'は、同様に口金142'を有するカバー143'と、このカバー14

10

20

30

40

50

3'の開口端部に設けられるドーム状のグローブ144'とを備え、LED駆動回路やLED列を含む照明ユニット120'が筐体145'の内部に收容される。従来の照明ユニット120'は、LED列を実装する基板110'の他に、昇圧回路のコイルや電解コンデンサを実装する別の基板112'を組み合わせてなり、本実施例のように一つの基板110'に全ての部品を組み込むことができない。また、カバー143'の内部空間は、昇圧回路のコイルや電解コンデンサで大部分が占有されるので、LED電球140'としての筐体形状をこれ以上小型化するのは難しい。その点、本実施例におけるLED電球140'は、カバー143'の内部に部品の存在しない空間が大きく確保されており、LED電球140'として部品の配置や放熱設計の自由度が飛躍的に向上する。

#### 【0044】

10

図4および図5は、薄型の照明ユニット120'による別な適用例を示したものである。図4において、151は平坦な床面部、152は床面部151に立設する壁面部で、この壁面部152の表面に照明ユニット120'が装着される。また図5において、155は上面を開口した透明な水槽で、この水槽155の上部に照明ユニット120'が装着される。

#### 【0045】

本実施例の照明ユニット120'は基板110'に全ての部品が実装可能で、また実装時における回路全体の体積を極めて小さくできるため、平坦な形状を実現しやすく軽量化も容易となっている。そのため図4に示すように、壁面部152や天井(図示せず)に照明器具としての照明ユニット120'を埋め込む場合、大きな穴をあけずに貼り付けるだけで簡単に取り付けが可能になる。また、図5に示すような観賞用アクアリウムに使用する照明器具においては、従来の蛍光灯器具が50mm以上の厚みを有していたのに対し、本実施例の照明ユニット120'は5mm以下の薄型化が可能になる。

20

#### 【0046】

なお、図3~図5に示した適用例に限らず、図2に示す薄形状の照明ユニット120'を、同様の目的で別な用途の照明器具として適用することが可能である。

#### 【0047】

例えば図6には、蛍光管型のLED照明灯160'に適用したものを示し、ここでは筒状をなすガラスなどの透明管161'と、透明管161'の両側開口を塞ぐ口金162'とにより、LED照明灯160'の外形をなす筐体163'を構成し、その筐体163'の内部に前述の照明ユニット120'を收容している。基板110'は、筐体163'に合わせた細長の矩形形状に形成され、図1に示すLED駆動回路100'とLED列17A~17Dが基板110'に実装される。従来知られている蛍光管からLED管に置き換えたLED照明灯は、筐体内に電源コンバータを含めた全ての照明ユニットを收容することができず、外付けで電源コンバータを設けざるを得なかったが、本実施例の照明ユニット120'では、筐体163'の内部に全てを内蔵することができ、照明器具全体を小型且つ軽量化できる。

30

#### 【0048】

また、図6に示す筐体163'は直管型として直線状に形成されるが、丸型のリング状に形成されたLED照明灯160'にも、同様に適用が可能である。

#### 【0049】

次に、図1の回路に戻って、その動作を図7と図8を併せて参照しながら説明する。交流電源1からの交流電圧は、ダイオードブリッジ2によって全波整流され、その整流された電圧が、ダイオードブリッジ2の出力端子13, 14間から第1回路81A, 第2回路81B, 第3回路81C, 第2回路81Dにそれぞれ印加される。

40

#### 【0050】

前記ダイオードブリッジ2で整流された電圧は、図8の上段の波形図に示すように、時間tの経過に伴い正弦波Sに沿って増減を繰り返す。ここで、整流電圧のレベルを便宜的に5つの領域(領域1~領域5)に分割して考えると、整流電圧の正弦波Sが0から次第に上昇する領域1では、第1回路81Aにおいて、定電流ダイオード51A~54Aを並列接続していない2つのLED75A, 76Aの順方向降下電圧を合計した値よりも、整流電圧の値が上回るようになり、抵抗41Aから定電流ダイオード51A~54Aを順に

50



通過して、LED 75 A, 76 Aに電流が流れ込み、LED 75 A, 76 Aが点灯し始める。その後、LED 75 A, 76 Aに流れ込む電流量は、整流電圧がさらに上昇するに従って増加するが、この電流量は電流制限機能を有する抵抗 41 Aと定電流ダイオード 51 A ~ 54 Aとによって一定値に制限される。

【0051】

整流電圧の正弦波 S が領域 1 よりも高い領域 2 に上昇すると、今度は第 2 回路 81 B において、定電流ダイオード 51 B ~ 53 B を並列接続していない 3 つの LED 74 B ~ 76 B の順方向降下電圧を合計した値よりも、整流電圧の値が上回るようになり、抵抗 41 B から定電流ダイオード 51 B ~ 53 B を順に通過して、LED 74 B ~ 76 B に電流が流れ込み、LED 74 B ~ 76 B が点灯し始める。その後、LED 74 B ~ 76 B に流れ込む電流量は、整流電圧がさらに上昇するに従って増加するが、この電流量は電流制限機能を有する抵抗 41 B と定電流ダイオード 51 B ~ 53 B とによって一定値に制限される。

10

【0052】

整流電圧の正弦波 S が領域 2 よりも高い領域 3 に上昇すると、今度は第 3 回路 81 C において、定電流ダイオード 51 C, 52 C を並列接続していない 4 つの LED 73 C ~ 76 C の順方向降下電圧を合計した値よりも、整流電圧の値が上回るようになり、抵抗 41 C から定電流ダイオード 51 C, 52 C を順に通過して、LED 73 C ~ 76 C に電流が流れ込み、LED 73 C ~ 76 C が点灯し始める。その後、LED 73 C ~ 76 C に流れ込む電流量は、整流電圧がさらに上昇するに従って増加するが、この電流量は電流制限機能を有する抵抗 41 C と定電流ダイオード 51 C, 52 C とによって一定値に制限される。

20

【0053】

整流電圧の正弦波 S が領域 3 よりも高い領域 4 に上昇すると、今度は第 4 回路 81 D において、定電流ダイオード 51 D を並列接続していない 5 つの LED 72 D ~ 76 D の順方向降下電圧を合計した値よりも、整流電圧の値が上回るようになり、抵抗 41 C から定電流ダイオード 51 D を順に通過して、LED 72 D ~ 76 D に電流が流れ込み、LED 72 D ~ 76 D が点灯し始める。その後、LED 72 D ~ 76 D に流れ込む電流量は、整流電圧がさらに上昇するに従って増加するが、この電流量は電流制限機能を有する抵抗 41 C と定電流ダイオード 51 D とによって一定値に制限される。

30

【0054】

整流電圧の正弦波 S が領域 4 よりも高いピークの領域 5 に上昇すると、第 1 回路 81 A において、全ての LED 71 A ~ 76 A の順方向降下電圧を合計した値よりも、整流電圧の値が上回るようになり、抵抗 41 A から定電流ダイオード 51 A ~ 54 A ではなく、LED 71 A ~ 76 A を順に通過して電流が流れ込んで、それまで点灯していた LED 75 A, 76 A のみならず、定電流ダイオード 51 A ~ 54 A を並列接続した LED 71 A ~ 74 A も点灯するようになる。このとき各 LED 71 A ~ 76 A に流れ込む電流は、抵抗 41 A によって全て同じ量に制限される。そしてこのような動作は、他の第 2 回路 81 B, 第 3 回路 81 C, 第 4 回路 81 D でも同様に行われ、結局領域 5 では、全ての LED 71 A ~ 76 A, 71 B ~ 76 B, 71 C ~ 76 C, 71 D ~ 76 D が点灯することになる。

40

【0055】

なお図 1 に示す回路では、例えば第 1 回路 81 A において、LED 71 A ~ 74 A のそれぞれに定電流ダイオード 51 A ~ 54 A を並列接続しているので、整流電圧の正弦波 S が上昇するに従って、LED 74 A LED 73 A LED 72 A LED 71 A の順に一つずつ点灯させることができる。但し、LED 71 A ~ 74 A を一つずつ点灯させる必要がなければ、LED 71 A ~ 74 A のそれぞれに定電流ダイオード 51 A ~ 54 A を並列接続する必要はなく、例えば LED 71 A, 72 A と、LED 73 A, 74 A にそれぞれ跨って定電流ダイオードを並列接続したり、LED 71 A ~ 74 A に跨って定電流ダイオードを並列接続したりして、部品点数の削減を図ってもよい。このことは、他の第 2 回

50

路 8 1 B や第 3 回路 8 1 C でも同じことが言える。

【 0 0 5 6 】

図 7 は、上述した一連の動作イメージを図で示したものである。前記整流電圧の正弦波 S が領域 1 にあるとき、図 7 の矢印 1 に示す電流が第 1 回路 8 1 A に流れ込む。整流電圧の正弦波 S が領域 2 に上昇すると、第 1 回路 8 1 A への矢印 1 の電流に加えて、矢印 2 に示す電流が第 2 回路 8 1 B に流れ込む。整流電圧の正弦波 S が領域 3 に上昇すると、第 1 回路 8 1 A への矢印 1 の電流と、第 2 回路 8 1 B への矢印 2 の電流に加えて、矢印 3 に示す電流が第 3 回路 8 1 C に流れ込む。整流電圧の正弦波 S が領域 4 に上昇すると、第 1 回路 8 1 A への矢印 1 の電流と、第 2 回路 8 1 B への矢印 2 の電流と、第 3 回路 8 1 C への矢印 3 の電流に加えて、矢印 4 に示す電流が第 4 回路 8 1 D に流れ込む。そして、整流電圧の正弦波 S が領域 5 に上昇すると、全ての LED 7 1 A ~ 7 6 A , 7 1 B ~ 7 6 B , 7 1 C ~ 7 6 C , 7 1 D ~ 7 6 D が点灯する。

10

【 0 0 5 7 】

このように本実施例の LED 駆動回路 1 0 0 では、交流電源 2 からの交流電圧が上昇するのに合わせて、並列に接続された第 1 回路 8 1 A ~ 第 4 回路 8 1 D に順次電流を流し込むことができる。この時の時間と電流との関係を示したものが図 8 の下段の波形図であり、電圧波形に近似した正弦波状の低ノイズ電流波形が得られ、力率が改善される。なお、ここまでは整流電圧の正弦波 S が上昇する時の動作を説明したが、正弦波 S が下降する場合にはその逆を辿る。

20

【 0 0 5 8 】

また、本実施例の LED 駆動回路 1 0 0 で重要なのは、前記整流電圧の正弦波 S がどのように変化しても、例えば第 1 回路 8 1 A において、抵抗 4 1 A を通過する電流量と、定電流ダイオード 5 1 A ~ 5 4 A を通過する電流量と、定電流ダイオード 5 1 A ~ 5 4 A を並列接続していない各 LED 7 5 A , 7 6 A を通過する電流量が一致するだけでなく、全ての LED 7 1 A ~ 7 6 A が点灯する状態で、これらの各 LED 7 1 A ~ 7 4 A を通過する全ての電流量が一致する、ということである。これは LED 列 1 7 A として、全て同じ特性を有する LED 7 1 A ~ 7 6 A が利用できることを意味する。また、特定の素子に多くの電流が流れるようなことがなく、第 1 回路 8 1 A のみならず他の第 2 回路 8 1 B ~ 8 1 D を含めて発熱を均一にすることができ、例えば前記図 2 で示すような照明ユニット 1 2 0 の形態で、放熱設計を容易にすることが可能になる。

30

【 0 0 5 9 】

以上のように、本実施例における LED 駆動回路 1 0 0 は、複数の負荷である LED 7 1 A ~ 7 6 A を直列接続した負荷列としての LED 列 1 7 A に、定電流素子である定電流ダイオード 5 1 A ~ 5 4 A を並列に接続し、LED 列 1 7 A に電流制限素子としての抵抗 4 1 A を直列に接続した第 1 回路 8 1 A と、同様に LED 7 1 B ~ 7 6 B を直列接続した LED 列 1 7 B に、定電流ダイオード 5 1 B ~ 5 3 B を並列に接続し、LED 列 1 7 B に抵抗 4 1 B を直列に接続した第 2 回路 8 1 B と、LED 7 1 C ~ 7 6 C を直列接続した LED 列 1 7 C に、定電流ダイオード 5 1 C , 5 2 C を並列に接続し、LED 列 1 7 C に抵抗 4 1 C を直列に接続した第 3 回路 8 1 C と、LED 7 1 D ~ 7 6 D を直列接続した LED 列 1 7 D に、定電流ダイオード 5 1 D を並列に接続し、LED 列 1 7 D に抵抗 4 1 D を直列に接続した第 4 回路 8 1 D を、複数個の直並列回路として整流電圧の出力端子 1 3 , 1 4 間に並列に接続して構成される。この場合の定電流素子は、それぞれの負荷に一つずつ並列接続してもよいし、複数の直列接続した負荷を跨いで、一つの定電流素子を並列接続してもよい。

40

【 0 0 6 0 】

そして、各々の直並列回路において、第 1 回路 8 1 A では、抵抗 4 1 A と、定電流ダイオード 5 1 A ~ 5 4 A を並列に接続した LED 列 1 7 A の一部の LED 7 1 A ~ 7 4 A と、定電流ダイオード 5 1 A ~ 5 4 A を並列に接続していない LED 列 1 7 A の残りの LED 7 5 A , 7 6 A を、出力端子 1 3 , 1 4 間に直列に接続し、第 2 回路 8 1 B では、抵抗 4 1 B と、定電流ダイオード 5 1 B ~ 5 3 B を並列に接続した LED 列 1 7 B の一部の L

50

LED 71B ~ 73B と、定電流ダイオード 51B ~ 53B を並列に接続していない LED 列 17B の残りの LED 75A, 76A を、出力端子 13, 14 間に直列に接続し、第 3 回路 81C では、抵抗 41C と、定電流ダイオード 51C, 52C を並列に接続した LED 列 17C の一部の LED 71C, 72C と、定電流ダイオード 51C, 52C を並列に接続していない LED 列 17C の残りの LED 73C ~ 76C を、出力端子 13, 14 間に直列に接続し、第 4 回路 81D では、抵抗 41D と、定電流ダイオード 51D を並列に接続した LED 列 17D の一部の LED 71D と、定電流ダイオード 51D を並列に接続していない LED 列 17D の残りの LED 72D ~ 76D を、出力端子 13, 14 間に直列に接続しており、LED 列 17A における残りの LED 75A, 76A の個数と、LED 列 17B における残りの LED 74B ~ 76B の個数と、LED 列 17C における残りの LED 73C ~ 76C の個数と、LED 列 17D における残りの LED 72D ~ 76D の個数が、第 1 回路 81A ~ 81D のそれぞれで個々に異なるように、定電流ダイオード 51A ~ 54A を LED 列 17A の一部の LED 71A ~ 74A と並列に接続し、定電流ダイオード 51B ~ 53B を LED 列 17B の一部の LED 71B ~ 73B と並列に接続し、定電流ダイオード 51C, 52C を LED 列 17C の一部の LED 71C, 72C と並列に接続し、定電流ダイオード 51D を LED 列 17D の一部の LED 71D と並列に接続している。

10

**【0061】**

このようにすると、交流電源 1 からの交流電圧またはダイオードブリッジ 2 からの整流電圧が上昇するに従って、定電流ダイオード 51A ~ 54A を並列に接続していない LED 75A, 76A の数が少ない第 1 回路 81A から、抵抗 41A と定電流ダイオード 51A ~ 54A 素子を通して LED 75A, 76A に電流が流れ込んで、第 1 回路 81A の LED 75A, 76A と、第 2 回路 81B の LED 74B ~ 76B と、第 3 回路 81C の LED 73C ~ 76C と、第 4 回路 81D の LED 72D ~ 76D が順次点灯し始め、その後で前記交流電圧または整流電圧がさらに上昇すると、今度は抵抗 41A ~ 41D を通して全ての LED 71A ~ 76A, 71B ~ 76B, 71C ~ 76C, 71D ~ 76D に電流が流れ込んで、全ての LED 71A ~ 76A, 71B ~ 76B, 71C ~ 76C, 71D ~ 76D が点灯し始める。

20

**【0062】**

したがって、定電流ダイオード 51A ~ 54A, 51B ~ 53B, 51C, 52C, 51D と抵抗 41A ~ 41D を付加しただけの簡単な構成で、LED 駆動回路 100 に印加される電圧波形に近似した低ノイズ電流波形が得られ、力率の改善を図ることができる。

30

**【0063】**

また第 1 回路 81A において、LED 列 17A を構成する全ての LED 71A ~ 76A と、定電流ダイオード 51A ~ 54A は、共通の抵抗 41A により電流制限され、第 2 回路 81B において、LED 列 17B を構成する全ての LED 71B ~ 76B と、定電流ダイオード 51B ~ 53B は、共通の抵抗 41B により電流制限され、第 3 回路 81C において、LED 列 17C を構成する全ての LED 71C ~ 76C と、定電流ダイオード 51C ~ 52C は、共通の抵抗 41C により電流制限され、第 4 回路 81D において、LED 列 17D を構成する全ての LED 71D ~ 76D と、定電流ダイオード 51D は、共通の抵抗 41D により電流制限される。

40

**【0064】**

したがって、例えば第 1 回路 81A において、残りの LED 75A, 76A だけが点灯する時に、その残りの LED 75A, 76A を流れる電流量と、定電流ダイオード 51A ~ 54A を流れる電流量は、抵抗 41A を流れる電流量と一致し、また全ての LED 71A ~ 76A が点灯する時にも、その全ての LED 71A ~ 76A を流れる電流量は、やはり抵抗 41A を流れる電流量と一致する。そのため、LED 列 17A を構成する全ての LED 71A ~ 76A と、全ての定電流ダイオード 51A ~ 54A はそれぞれ同一特性のものを利用でき、LED 71A ~ 76A を含めた放熱設計を簡素化することが可能になる。そしてこれは、他の第 2 回路 81B ~ 第 4 回路 81D についても、全く同じことが言える

50

。

【0065】

また本実施例では、全ての直並列回路である第1回路81A～第4回路81Dを、全てのLED列17A～17Dと共に基板110の片面に実装している。

【0066】

また、本実施例のLED駆動回路100は、交流電源1からの交流電圧を整流電圧に変換して、出力端子13, 14に出力する整流器としてのダイオードブリッジ2をさらに備えている。このようにすると、整流機能を内蔵するLED駆動回路100を提供することができる。

【0067】

上述したように、LED駆動回路100がコイルや電解コンデンサを含まないため、部品の配置自由度が向上する。そのため、LED駆動回路100と全てのLED列17A～17Dとを接続し、負荷ユニット(照明ユニット120)として一体化して構成すれば、照明ユニット120における部品の配置自由度を向上させることが可能になる。

【0068】

また、照明ユニット120を電球型の筐体145や、丸管蛍光管型または直管蛍光管型の筐体163に収容できるような形状にすることで、外付けの電源コンバータなどを設けなくても、筐体145, 163に、LED駆動回路100と全てのLED列17A～17Dを内蔵させることができ、完成したLED電球140やLED照明灯160について、その全体を小型にかつ軽量にすることが可能になる。

【0069】

さらに、本実施例の照明ユニット120は、LED駆動回路100とLED列17A～17Dとを、単一の基板110に実装して構成され、基板110の片面または両面に沿って部品を配置することで、照明ユニット120としての薄型化を達成できる。

【0070】

なお、図示していない他の変形例として、図1に示す回路では、前記第1回路81において、ダイオードブリッジ2の出力端子13, 14間に、抵抗41Aと、定電流ダイオード51A～54Aを並列接続した一部のLED71A～74Aと、定電流ダイオード51A～54Aを並列接続していない残りのLED75A, 76Aとを順に接続しているが、その接続の順番を変えても構わない。これは、他の第2回路81B～81Dでも同じことが言え、例えば発熱する抵抗41A～41Dが基板110上の同じ側に配置されるのを極力避けるために、第1回路81A～81Dの一部の回路と他の回路で、前記接続の順番を異ならせるようにしてもよい。

【0071】

また、全波整流方式のダイオードブリッジ2は、半波整流方式や倍電圧整流方式の整流器を用いてもよく、また整流器を用いずに交流電源1からの交流電圧を出力端子13, 14間に出力する構成としてもよい。さらに、抵抗41A～41Dに代わる別な電流制限素子を用いてもよく、定電流ダイオード51A～54A, 51B～53B, 51C～52C, 51Dに代わる別な定電流素子を用いてもよい。その他、負荷はあえて発光するLED列17A～17Dである必要はなく、同等の特性を有するあらゆる負荷に適用が可能である。

【0072】

なお、本発明は上記実施例に限定されるものではなく、本発明の趣旨を逸脱しない範囲で任意の変更が可能である。

【産業上の利用可能性】

【0073】

本発明によれば、電源の電流歪みやノイズを少なくし、電波障害や電圧フリッカを生じない負荷駆動装置を提供できる。また複雑な制御回路や、コイルや、電解コンデンサが不要であり、回路全体の体積を大幅(10%以下)に小型かつ軽量化した負荷駆動装置を提供できる。そのうえ製造現場に於いても、回路部品の種類が少なく、装置全体も簡素化で

10

20

30

40

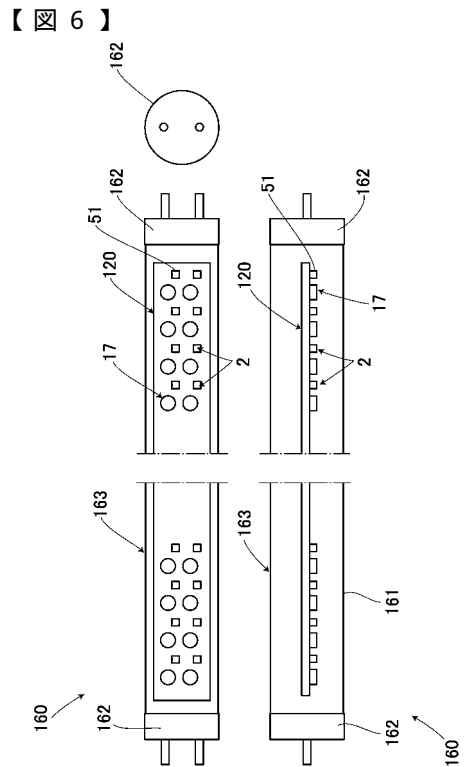
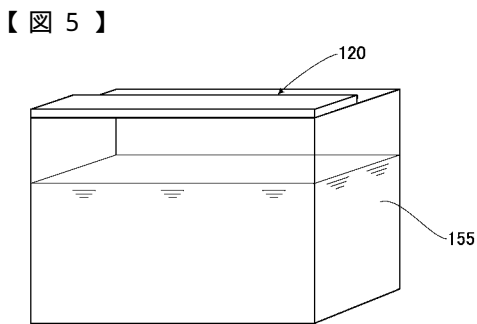
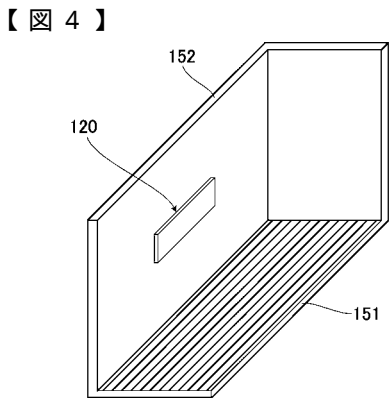
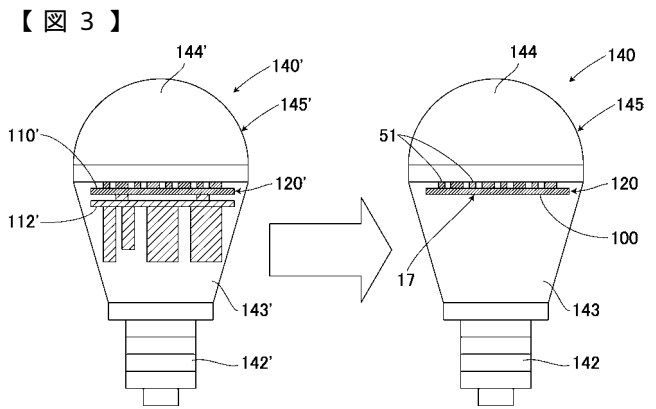
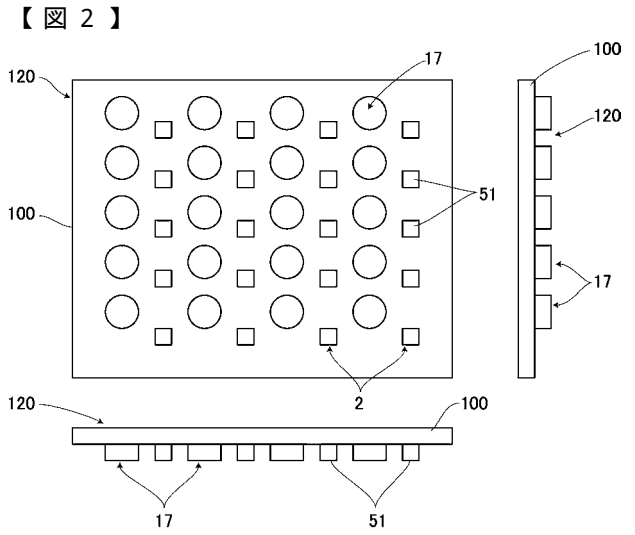
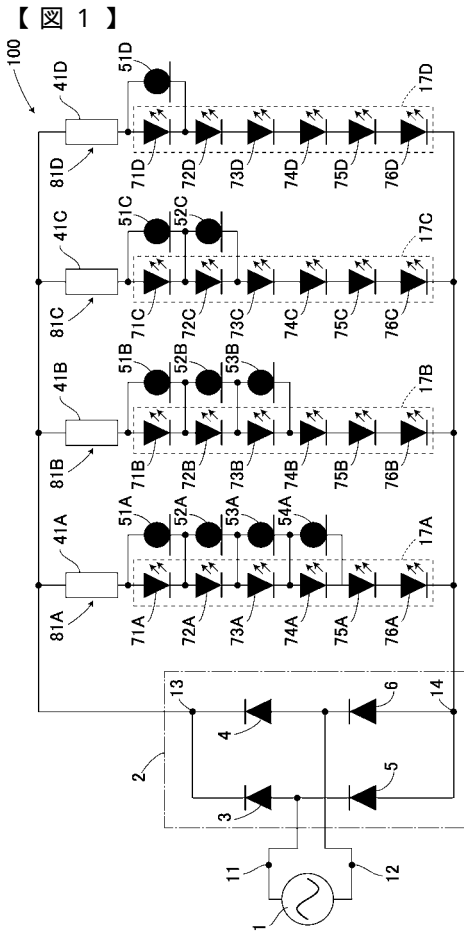
50

き量産効果によるコスト低減効果も多大である。さらに、基板の片面に全部品（素子）を集中的に実装でき、また各部品の発熱も均一であることから、放熱設計の自由度が高く、照明器具，LED，定電流ダイオードなどの製造メーカーや広範囲な業種において利用が見込まれる。

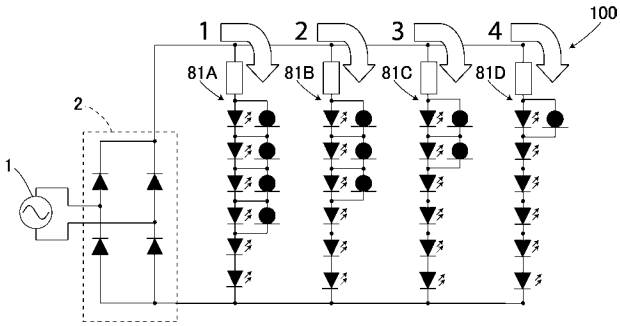
【符号の説明】

【0074】

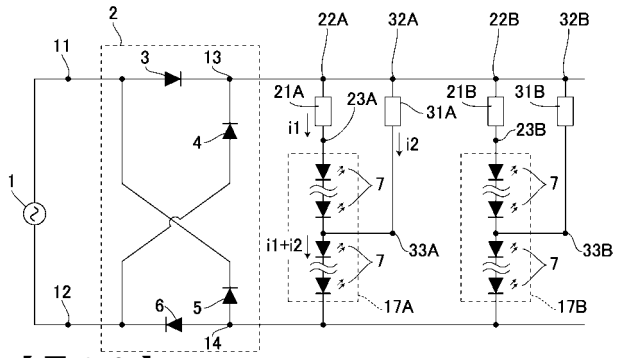
1	交流電源	
2	ダイオードブリッジ（整流器）	
13, 14	出力端子	
41A ~ 41D	抵抗（電流制限素子）	10
51A ~ 54A	定電流ダイオード（定電流素子）	
51A ~ 54A	定電流ダイオード（定電流素子）	
51C, 52C	定電流ダイオード（定電流素子）	
51D	定電流ダイオード（定電流素子）	
71A ~ 74A	LED（負荷、一部の負荷）	
75A, 76A	LED（負荷、残りの負荷）	
71B ~ 73B	LED（負荷、一部の負荷）	
74B ~ 76B	LED（負荷、残りの負荷）	
71C, 72C	LED（負荷、一部の負荷）	
73C ~ 76C	LED（負荷、残りの負荷）	20
71D	LED（負荷、一部の負荷）	
72D ~ 76D	LED（負荷、残りの負荷）	
81A	第1回路（直並列回路）	
81B	第2回路（直並列回路）	
81C	第3回路（直並列回路）	
81D	第4回路（直並列回路）	
100	LED駆動回路（負荷駆動装置）	
110	基板	
120	照明ユニット（負荷ユニット）	
145, 163	筐体	30



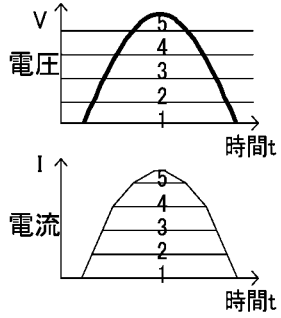
【 図 7 】



【 図 9 】



【 図 8 】



【 図 10 】

