

(19) 日本国特許庁(JP)

(12) 公開特許公報(A)

(11) 特許出願公開番号

特開2014-107700
(P2014-107700A)

(43) 公開日 平成26年6月9日(2014.6.9)

(51) Int.Cl.	F 1	テーマコード (参考)
HO4N 1/41 (2006.01)	HO4N 1/41 B	5B057
GO6T 9/00 (2006.01)	GO6T 9/00	5C178

審査請求 未請求 請求項の数 4 O L (全 23 頁)

(21) 出願番号	特願2012-259174 (P2012-259174)	(71) 出願人	304027279
(22) 出願日	平成24年11月27日 (2012.11.27)		国立大学法人 新潟大学
			新潟県新潟市西区五十嵐2の町8050番地
		(74) 代理人	100079049
			弁理士 中島 淳
		(74) 代理人	100084995
			弁理士 加藤 和詳
		(74) 代理人	100099025
			弁理士 福田 浩志
		(72) 発明者	村松 正吾
			新潟県新潟市西区五十嵐2の町8050番地 新潟大学工学部内
		Fターム(参考)	5B057 CA01 CA08 CA12 CA16 CB01 CB08 CB12 CB18 CD05 CG01
			最終頁に続く

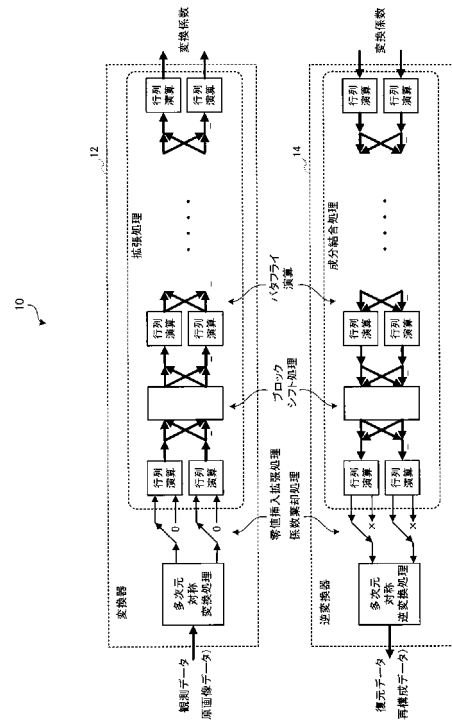
(54) 【発明の名称】 画像変換装置、画像変換方法、及び画像変換プログラム

(57) 【要約】

【課題】 画像の画質を効果的に向上させることができる画像変換装置、画像変換方法、及び画像変換プログラムを提供する。

【解決手段】 本実施の形態の非分離冗長重複変換のためのラティス構成である画像変換装置10の変換器12(順変換 D^T)は、多次元対称変換処理、冗長な表現を与える零値挿入拡張処理、及び拡張処理から構成される。また、逆変換器14は、基底(フレーム)成分結合処理、変換器12の零値挿入拡張処理で挿入した零値に応じた係数を棄却する係数棄却処理、及び多次元対称逆変換処理から構成される。

【選択図】 図2



【特許請求の範囲】

【請求項 1】

画像データに対して間引き率に応じた多次元対称変換を行う多次元対称変換処理、前記多次元対称変換処理された前記画像データに零値を挿入する零値挿入拡張処理、及び零値が挿入された前記画像データに基底の対称性を保持しながらサポート領域の拡張を行う拡張処理の各処理を順次行って前記画像データの変換係数を出力する変換器と、

前記変換器から出力された前記画像データの変換係数に対して基底の対称性を保持しながら成分結合を行う成分結合処理、前記成分結合された前記画像データの変換係数に前記零値挿入拡張処理で挿入した前記零値に応じて係数を棄却する係数棄却処理、及び前記係数が棄却された前記画像データの変換係数に対して前記多次元対称変換処理に応じた多次元対称逆変換処理を行う多次元逆変換処理の各処理を順次行って前記画像データを復元する逆変換器と、

を備えた画像変換装置。

【請求項 2】

前記変換器の前記零値挿入拡張処理では、チャンネル数を前記間引き率で除した値に基づく個数の零値が挿入される請求項 1 に記載の画像変換装置。

【請求項 3】

画像データに対して間引き率に応じた多次元対称変換を行う多次元対称変換工程、前記多次元対称変換された前記画像データに零値を挿入する零値挿入拡張工程、及び零値が挿入された前記画像データに基底の対称性を保持しながらサポート領域の拡張を行う拡張工程の各工程を順次行って前記画像データの変換係数を出力する変換工程と、

前記変換工程により出力された前記画像データの変換係数に対して基底の対称性を保持しながら成分結合を行う成分結合工程、前記成分結合された前記画像データの変換係数に前記零値挿入拡張工程で挿入した前記零値に応じて係数を棄却する係数棄却工程、及び前記係数が棄却された前記画像データの変換係数に対して前記多次元対称変換工程に応じた多次元対称逆変換を行う多次元逆変換工程の各工程を順次行って前記画像データを復元する逆変換工程と、

を備えた画像変換方法。

【請求項 4】

画像データに対して間引き率に応じた多次元対称変換を行う多次元対称変換ステップ、前記多次元対称変換された前記画像データに零値を挿入する零値挿入拡張ステップ、及び零値が挿入された前記画像データに基底の対称性を保持しながらサポート領域の拡張を行う拡張ステップの各ステップを順次行って前記画像データの変換係数を出力する変換ステップと、

前記変換ステップにより出力された前記画像データの変換係数に対して基底の対称性を保持しながら成分結合を行う成分結合ステップ、前記成分結合された前記画像データの変換係数に前記零値挿入拡張ステップで挿入した前記零値に応じて係数を棄却する係数棄却ステップ、及び前記係数が棄却された前記画像データの変換係数に対して前記多次元対称変換ステップに応じた多次元対称逆変換を行う多次元逆変換ステップの各ステップを順次行って前記画像データを復元する逆変換ステップと、

を備えた処理をコンピュータに実行させるための画像変換プログラム。

【発明の詳細な説明】

【技術分野】

【0001】

本発明は、画像変換装置、画像変換方法、及び画像変換プログラムに関する。

【背景技術】

【0002】

画像・映像処理装置、例えば、医療・福祉機器、防災・監視機器、自動車・産業機器等、カメラによって取得される観察画像を記録、伝送、及び解析等する機器一般において、フィルタバンク（変換ともいう）が用いられている。信号の時空間・周波数分析および合

10

20

30

40

50

成機能を与えるフィルタバンクは、圧縮、通信、ノイズ除去、信号復元、及び特徴抽出等の幅広い応用をもち、信号処理分野では必要不可欠な処理要素となっている。

【0003】

フィルタバンクとして、静止画像符号化方式JPEGや動画像符号化方式MPEG-2等では二次元離散コサイン変換(DCT)を採用している。また、静止画像符号化方式JPEG2000等では二次元離散ウェーブレット変換を採用している。また、離散コサイン変換や離散ウェーブレット変換のシフト不変構成も広く利用されている。

【0004】

また一般に、画像処理においては、実係数の有限インパルス応答(FIR)かつ、直線位相(LP)特性を有するフィルタが好まれて利用される。FIRシステムは安定性のほか、フィルタ処理の影響が局所的に収まる利点がある。LP特性は、フィルタ係数の対称性から演算コスト等が削減でき、位相歪を生じない利点がある。このようなフィルタバンクとして、多次元直線位相パラユニタリフィルタバンク(MD-LPPUFB)が知られている(非特許文献1参照)。

10

【0005】

また、Contourlet変換が知られている(非特許文献2参照)。Contourlet変換は、非分離、有理数冗長度、直線位相(LP)、及び実係数の有限インパルス応答(FIR)を同時に満たすこと可能である。Contourlet変換は、斜め方向のエッジやテクスチャの画像復元に高い性能を示す。

【0006】

さらにその他のフィルタバンクとしては、非分離重複直交変換があり、当該変換は、斜め方向のエッジやテクスチャの表現に強い利点がある。

20

【先行技術文献】

【非特許文献】

【0007】

【非特許文献1】S. Muramatsu, A. Yamada, and H. Kiya, "A design method of multidimensional linear-phase paraunitary filter banks with a lattice structure," IEEE Trans. Signal Process., vol.47, no.3, pp.690 - 700, Mar. 1999.

【非特許文献2】M.N. Do and M. Vetterli, "The contourlet transform: An efficient directional multiresolution image representation," IEEE Trans. Image Process., vol.14, no.12, pp.2091 - 2106, Dec. 2005.

30

【発明の概要】

【発明が解決しようとする課題】

【0008】

従来では、圧縮技術を中心に冗長性のない水平・垂直独立な画像変換技術が広く利用されていた。例えば、上記の離散コサイン変換や離散ウェーブレット変換である。しかしながら、冗長性や指向性を持つ変換が復元処理などにおいて高い性能を示すことが様々な研究例から明らかになり、冗長性や指向性をもつ変換の研究開発が盛んとなっている。

【0009】

例えば、冗長($R > 1$)フィルタバンクは、その設計の自由度が高いという利点がある。さらに、一つの合成器に対し、ある画像 $X(z)$ を表現するサブバンド信号 $Y_p(z)$ が無数に存在するため、スパース性尺度の導入により、少ない係数でよい近似表現を得ることができる。冗長フィルタバンクは、ベクトル空間におけるフレーム理論と密接な関係がある。冗長表現は、無数の候補の中から最適な変換係数を探索することを可能とし、高性能な信号復元に有利な性質である。そのため冗長系は、圧縮応用の他、ぼけ除去、超解像、及び画像修復といった画像復元に応用され、その有効性が確認されている。

40

【0010】

冗長系を構築する方法の一つに、複数の最大間引きフィルタバンクを併用し混成構成にする方法がある。また、最大間引きフィルタバンクを利用し、非間引き構成とする方法がある。しかしながらいずれも冗長系の自由度を活用した設計が困難である。さらに、冗長

50

度は整数に限られ、特に後者は冗長度が高くなる傾向がある。

【0011】

上述した二次元離散コサイン変換及び二次元離散ウェーブレット変換は、冗長性がなく、変換係数の選択に自由度がない。また、二次元離散コサイン変換及び二次元離散ウェーブレット変換は、一次元フィルタバンクを縦続接続して可分離構成とした二次元システムであるため、斜め方向のエッジやテクスチャ表現に弱く、高圧縮時に不快な歪を生じる問題がある。

【0012】

また、離散コサイン変換及び離散ウェーブレット変換のシフト不変構成は、冗長度が膨大になる問題がある。また、水平・垂直独立な処理のため斜め方向のエッジやテクスチャの表現に弱い欠点がある。

10

【0013】

Contourletは冗長変換であるが、構成要素に最大間引きシステムを必要とする点から、上述したように冗長度の自由度やエネルギー保存の性質、パラユニタリ(PU)性の実現に制約が伴う。なお、PU性はタイトフレームに対応し、画像復元アルゴリズムが簡便になるなどの利点がある。

【0014】

また、非分離重複直交変換は、冗長度が整数に限られる制約がある。

【0015】

このように従来技術では、可分離であることや、冗長性等の要因により、フィルタバンク(変換)により得られる画像の画質が劣化する問題が生じる懸念がある。

20

【0016】

本発明は、画像の画質を効果的に向上させることができる画像変換装置、画像変換方法、及び画像変換プログラムを提供することを目的とする。

【課題を解決するための手段】

【0017】

上記目的を達成するために、本発明の画像変換装置は、画像データに対して間引き率に応じた多次元対称変換を行う多次元対称変換処理、前記多次元対称変換処理された前記画像データに零値を挿入する零値挿入拡張処理、及び零値が挿入された前記画像データに基底の対称性を保持しながらサポート領域の拡張を行う拡張処理の各処理を順次行って前記画像データの変換係数を出力する変換器と、前記変換器から出力された前記画像データの変換係数に対して基底の対称性を保持しながら成分結合を行う成分結合処理、前記成分結合された前記画像データの変換係数に前記零値挿入拡張処理で挿入した前記零値に応じて係数を棄却する係数棄却処理、及び前記係数が棄却された前記画像データの変換係数に対して前記多次元対称変換処理に応じた多次元対称逆変換処理を行う多次元逆変換処理の各処理を順次行って前記画像データを復元する逆変換器と、を備える。

30

【0018】

また、本発明の画像変換装置の前記変換器の前記零値挿入拡張処理では、チャンネル数を前記間引き率で除した値に基づく個数の零値が挿入される。

【0019】

本発明の画像変換方法は、画像データに対して間引き率に応じた多次元対称変換を行う多次元対称変換工程、前記多次元対称変換された前記画像データに零値を挿入する零値挿入拡張工程、及び零値が挿入された前記画像データに基底の対称性を保持しながらサポート領域の拡張を行う拡張工程の各工程を順次行って前記画像データの変換係数を出力する変換工程と、前記変換工程により出力された前記画像データの変換係数に対して基底の対称性を保持しながら成分結合を行う成分結合工程、前記成分結合された前記画像データの変換係数に前記零値挿入拡張工程で挿入した前記零値に応じて係数を棄却する係数棄却工程、及び前記係数が棄却された前記画像データの変換係数に対して前記多次元対称変換工程に応じた多次元対称逆変換を行う多次元逆変換工程の各工程を順次行って前記画像データを復元する逆変換工程と、を備える。

40

50

【0020】

本発明の画像変換プログラムは、画像データに対して間引き率に応じた多次元対称変換を行う多次元対称変換ステップ、前記多次元対称変換された前記画像データに零値を挿入する零値挿入拡張ステップ、及び零値が挿入された前記画像データに基底の対称性を保持しながらサポート領域の拡張を行う拡張ステップの各ステップを順次行って前記画像データの変換係数を出力する変換ステップと、前記変換ステップにより出力された前記画像データの変換係数に対して基底の対称性を保持しながら成分結合を行う成分結合ステップ、前記成分結合された前記画像データの変換係数に前記零値挿入拡張ステップで挿入した前記零値に応じて係数を棄却する係数棄却ステップ、及び前記係数が棄却された前記画像データの変換係数に対して前記多次元対称変換ステップに応じた多次元対称逆変換を行う多次元逆変換ステップの各ステップを順次行って前記画像データを復元する逆変換ステップと、を備えた処理をコンピュータに実行させるためのものである。

10

【発明の効果】

【0021】

以上説明したように、本発明によれば、画像の画質を効果的に向上させることができる、という効果が得られる。

【図面の簡単な説明】

【0022】

【図1】本実施の形態の画像変換装置が用いられるサイバーフィジカルシステムの一例の概要を示す概要図である。

20

【図2】本実施の形態に係る画像変換装置の構成の一例を示す構成図である。

【図3】本実施の形態に係る画像変換装置の変換器で行われる各処理の流れの一例のフローチャートである。

【図4】本実施の形態に係る画像変換装置の逆変換器で行われる各処理の流れの一例のフローチャートである。

【図5】一般的な二次元フィルタバンクの並列構成の一例を示す構成図である。

【図6】本実施の形態に係るNSOLTの変換器のラティス構成の一例の詳細を説明するための構成図である。

【図7】本実施の形態に係るNSOLTの理想周波数特性の通過域割り当ての一例として、チャンネル数 $P = 5$ の場合を示す説明図である。

30

【図8】本実施の形態に係るNSOLTの設計の一例を示す説明図である。

【図9】画像劣化及び画像復元モデルの一例を説明するための説明図である。

【図10】本実施の形態に係る変換器（順変換 D^T ）及び逆変換器（逆変換 D ）とをISTAの復元アルゴリズムに適用した場合の流れを示す流れ図である。

【図11】本実施の形態に係る画像変換装置（変換器及び逆変換器）と、比較例の既存の変換装置（変換方法）との修復結果を示す説明図である。

【発明を実施するための形態】

【0023】

以下、図面を参照して本発明の実施の形態を詳細に説明する。なお、本実施の形態は本発明を限定するものではない。

40

【0024】

まず、本実施の形態の画像変換装置が用いられるサイバーフィジカルシステム（Cyber Physical System）について説明する。図1には、本実施の形態の画像変換装置が用いられるサイバーフィジカルシステムの一例の概要図を示す。図1に示すように、サイバーフィジカルシステムとは、実世界に設けられたセンサノードから得られる種々の情報を、サイバー空間のコンピューティング能力により分析・融合等され、サイバー空間から実世界へフィードバックが行われることにより、サイバー空間と密接に連携して社会的な課題を解決するシステムである。

【0025】

例えば、画像・映像処理装置、医療・福祉機器、防災・監視機器、自動車・産業機器等

50

カメラによって取得される観測画像を記録、伝送、解析する機器一般に利用できる。実世界には、センサ、信号処理機能、パターン認識機能、無線通信機能、及びバッテリー（或いは自立発電装置）等を搭載したセンサノード4と、呼ばれる小型機器が無数に散りばめられておりネットワークを構成している。これらのセンサノード4からセンサ情報が、サイバースペースに設けられた処理機器8に送られる。サイバースペースに設けられた処理機器8では、センサ情報を分析等することにより、実世界に対して、指示や操作等を行う。

【0026】

例えば、本実施の形態の画像変換装置（画像変換方法及び画像変換プログラム）は、屋外に設置したカメラで撮影した画像等を鮮明に復元するためにセンサノード4上で利用することができる。また本実施の形態の画像変換装置（画像変換方法及び画像変換プログラム）は、各カメラでの演算コスト、通信コストを節約するためにサーバー側で画像復元を行うために処理機器8上でも利用することができる。さらに本実施の形態の画像変換装置（画像変換方法及び画像変換プログラム）は、回路構成やソフトウェアモジュールを定義するIP（知的財産）コアという形式で広く電子機器産業界に用いられるものである。

【0027】

次に、本実施の形態の画像変換装置の概略について説明する。図2に、本実施の形態の画像変換装置の全体構成の概略図を示す。本実施の形態の画像変換装置10は、順変換器（以下、単に変換器という）12と、逆変換器14と、を備える。図2に示すように、本実施の形態の画像変換装置10は、非分離構成の冗長フィルタバンクであるため、以下では、非分離冗長重複変換（Non-Separable Oversampled Lapped Transform）と呼び、NSOLTと略して称する場合がある。

【0028】

変換器12で行われる各処理の流れの一例のフローチャートを図3に示す。変換器12は、多次元対称変換処理（ステップS100）、零値挿入拡張処理（ステップS102）、及び拡張処理（ステップS104～ステップS114）から構成される。変換器12は、多次元対称変換処理（ステップS100）に続けて、冗長な表現を与える零値挿入拡張処理（ステップS102）を行う。本実施の形態では、当該零値挿入拡張処理において挿入する零値の個数は、チャンネル数と間引き率に応じて定めることができる。零値を挿入した後、基底（フレーム）の対称性を保持しながら、基底（フレーム）サポート領域の拡張処理（ステップS104～ステップS114）を行うことにより、観測データ（原画像データ）の変換係数が出力される。当該拡張処理は、行列演算（ステップS104、ステップS112）、中間係数に対するパタフライ演算（ステップS106、ステップS110）、及び上下左右のブロックシフト処理（ステップS108）から構成される。拡張処理では、行列演算、パタフライ演算、及びブロックシフト処理が繰り返し行われ（ステップS114でN）、所定回数（y回）繰り返した後（ステップS114でY）、変換係数が出力される。変換器12では、行列を制御することで種々の対称な基底（フレーム）を構築できる他、ブロック処理による実現が可能となる。なお、図中の「-」は、1ブロックの遅延を表している。

【0029】

また、逆変換器14で行われる各処理の流れの一例のフローチャートを図4に示す。逆変換器14は、順変換器と逆の手続きにより実現される。逆変換器14は、基底（フレーム）成分結合処理（ステップS200～ステップS210）、係数棄却処理（ステップS212）、及び多次元対称逆変換処理（ステップS214）から構成される。基底（フレーム）成分結合処理（ステップS200～ステップS210）は、上述した変換器12の拡張処理と同様に、逆行列演算（ステップS200、ステップS208）、パタフライ演算（ステップS202、ステップS206）、及び上下左右のブロックシフト処理（ステップS204）から構成される。成分結合処理では、行列演算、パタフライ演算、及びブロックシフト処理が繰り返し行われ（ステップS2104でN）、所定回数（y回）繰り返した後（ステップS210でY）、さらに、上述した変換器12の零値挿入拡張処理で挿入した零値に応じて係数を棄却する係数棄却処理（ステップS212）が行われる。係

10

20

30

40

50

数棄却後、上述した変換器 1 2 の多次元対称変換処理に応じた多次元対称逆変換処理を行うことにより、変換器 1 2 により得られた変換係数から、逆変換器 1 4 により元の画像を再構成（復元）することができる。

【 0 0 3 0 】

さらに、本実施の形態の画像変換装置 1 0 の構成について詳細に説明する。ここで、本実施の形態の画像変換装置 1 0 の構成について詳細に説明をする前に、本実施の形態の画像変換装置 1 0 の前提として、二次元冗長 L P P U フィルタバンクについて概説する。

【 0 0 3 1 】

全ての間引き行列が等しい二次元等分割フィルタバンクのポリフェーズ表現について説明する。さらに、L P 条件及び P U 条件を示し、対称性とポリフェーズ次数、及び分割数に関する重要な性質について述べる。

10

【 0 0 3 2 】

図 5 に、一般的な二次元フィルタバンクの並列構成を示す。フィルタバンクは分析器（Analysis bank、本実施の形態の変換器 1 2 に対応）と合成器（Synthesis bank、本実施の形態の逆変換器 1 4 に対応）から構成される。なお、図 5 中に示した z は、二次元 z 変換領域の 2×1 複素変数ベクトル $(z_y, z_x)^T$ である。また、 $H_p(z)$ 及び $F_p(z)$ は p 番目の分析フィルタと合成フィルタの伝達関数を示し、 M_p 及び M_p は行列 M_p による間引き処理と零値挿入処理をそれぞれ示している。また、 P はチャンネル数を表している。可分離システムは、独立な一次元システムの縦続構成に帰着でき、全ての $H_p(z)$ 及び $F_p(z)$ が単変量伝達関数の積で表現され、 M_p は対角行列となる。

20

【 0 0 3 3 】

p 番目チャンネルの間引き率 M_p は $M_p = |\det(M_p)|$ と与えられる。 M_p の逆数の総和 R は、冗長度を示しており、下記（1）式で表される。

【 0 0 3 4 】

【数 1】

$$R = \sum_{p=0}^{P-1} \frac{1}{M_p} \quad \dots (1)$$

【 0 0 3 5 】

冗長度 $R = 1$ のシステムは、最大間引きフィルタバンクと呼ばれる。一方、 $R > 1$ のシステムは冗長フィルタバンクと呼ばれる。なお、任意の入力 $X(z)$ に対し、出力 $X^{\wedge}(z)$ がシフトとスケールングとを除いて入力 $X(z)$ と一致する条件を完全再構成（P R）条件と呼ぶ。フィルタバンクが P R 条件を満たすためには、 $R = 1$ が必要となる。

30

【 0 0 3 6 】

図 5 において、 $M_p = M$ 、 $p = 0, 1, 2, \dots, P - 1$ とする。間引き率は $M_p = M = |\det(M)|$ と与えられる。

【 0 0 3 7 】

いま、下記（2）式で表される分析フィルタバンクは、下記（3）式で表される。

【 0 0 3 8 】

【数 2】

$$\{H_p(z)\}_{p=0}^{P-1} \quad \dots (2)$$

【 0 0 3 9 】

【数 3】

$$h(z) = (H_0(z)H_1(z)\cdots H_{P-1}(z))^T = E(z^M)d(z)$$

40

50

・・・(2)

【0040】

いま、下記(4)式で表される合成フィルタバンクは、下記(5)式で表される。

【0041】

【数4】

$$\{F_p(z)\}_{p=0}^{P-1}$$

・・・(4)

【0042】

【数5】

$$f^T(z) = (F_0(z) F_1(z) \cdots F_{P-1}(z)) = d^T(z^{-1})R(z^M)$$

・・・(5)

【0043】

このように、それぞれが、二変数多項式行列 $E(z)$ 、 $R(z)$ によって表現できる。なお、本実施の形態では、上付き「T」は転置を示し、 $d(z)$ は、二次元の遅延鎖を表す $M \times 1$ ベクトルである。 $E(z)$ 、 $R(z)$ はポリフェーズ行列と呼ばれ、それぞれのサイズは $P \times M$ 、 $M \times P$ である。間引き率 M 、チャンネル数 P 、及び冗長度 R は、 $R = P / M$ と関係する。なお、 M が対角行列で、その対角要素が M_y 、 M_x であるとき、下記(6)式のようになる。

【0044】

【数6】

$$z^M = (z_y^{M_y}, z_x^{M_x})^T$$

【0045】

また、 $M = M_y M_x$ となり、遅延鎖 $d(z)$ の各要素は、下記(7)式のように与えられる。

【0046】

【数7】

$$[d(z)]_l = z_y^{-((l)M_y)} \cdot z_y^{-\lfloor l/M_y \rfloor}, l=0,1,\dots,M-1$$

・・・(7)

【0047】

次に、直線位相(LP)条件について説明する。全てのフィルタ $H_p(z)$ 、 $F_p(z)$ が同じサイズ $L_y \times L_x = (N_y + 1) M_y \times (N_x + 1) M_x$ を持つと仮定する。このとき、ポリフェーズ次数 n は、 $n = (N_y, N_x)^T$ と与えられ、分析器および合成器のLP条件は、それぞれ、下記(8)式及び(9)式と表現される。

【0048】

【数8】

$$E(z) = z^{-n} \Gamma_p E(z^{-1}) J_M$$

・・・(8)

【0049】

10

20

30

40

【数 9】

$$R(z) = z^{-n} J_M R(z^{-1}) \Gamma_P$$

・・・ (9)

【0050】

ここで、 J_M は、 $M \times M$ の反転行列、 Γ_P は対角要素が「1」か、「-1」の $P \times P$ の対角行列である。なお、「1」は、偶対称フィルタ、「-1」は、奇対称フィルタに対応する。

【0051】

さらに、パラユニタリ (PU) 条件について説明する。ここでは、フィルタ係数が実数であると仮定する。分析器、合成器の PU 条件は、それぞれ、下記 (10) 式及び (11) 式と与えられる。

【0052】

【数 10】

$$E^T(z^{-1})E(z) = I_M$$

・・・ (10)

【0053】

【数 11】

$$R(z)R^T(z^{-1}) = I_M$$

・・・ (11)

【0054】

ここで、 I_M は、 $M \times M$ の単位行列である。合成器が PU システムならば PR 条件 $R(z)E(z) = I_M$ を満たす分析器のポリフェーズ行列 $E(z)$ は、下記 (12) 式と与えられる。

【0055】

【数 12】

$$E(z) = z^{-n} R^T(z^{-1})$$

・・・ (12)

【0056】

同様に PU 性を満たす。なお、冗長系 ($R > 1$) の場合、PR 条件を満たすフィルタバンク対は一意に定まらない。上記 (12) 式は、下記 (13) 式で表されるサブバンド信号のエネルギー (標準ノルム) を最小化する点で最適な解であるが、一つの選択に過ぎない。

【0057】

【数 13】

$$\{Y_p(z)\}_{p=0}^{P-1}$$

・・・ (13)

【0058】

なお、与えられた合成器に対し、他の評価尺度によって最適な分析器を探すことや直接、上記 (13) 式で表されるサブバンド信号を探すことも可能である。

PU システムは、タイトフレームに対応しており、画像処理応用の際、アルゴリズムが簡

10

20

30

40

50

便になることや、設計パラメータを減らせる利点がある。

以下に、多次元非分離システムのポリフェーズ次数、間引き率、及びチャンネル数とフィルタの対称性について定理を示す。なお、一次元冗長LPFRフィルタバンク(OLPPRFB)について同様の定理が、非特許文献である、L. Gan and K.-K. Ma, "Oversampled linear-phase perfect reconstruction filterbanks: theory, lattice structure and parameterization," IEEE Trans. Signal Process., vol.51, no.3, pp.744 - 759, March 2003.に記載されている。なお、定理1の証明は、本非特許文献に示されているためここでは説明を省略する。

【0059】

定理1. 間引き率 $M = M_y M_x$ のPチャンネル冗長PRフィルタバンクに対し、全てのフィルタのサポート領域が等しく $L_y \times L_x = (N_y + 1) M_y \times (N_x + 1) M_x$ であると仮定する。偶対称フィルタ数 p_s と奇対称フィルタ数 $p_a = P - p_s$ は、以下の必要条件を満たさなければならない。

1. Mが偶数。 N_y, N_x は任意。 $M/2 \leq p_s \leq P - M/2$ 、かつ $M/2 \leq p_a \leq P - M/2$ 。

2. Mが奇数。 N_y, N_x の両方が偶数。 $(M+1)/2 \leq p_s \leq P - (M-1)/2$ 、かつ $(M-1)/2 \leq p_a \leq P - (M+1)/2$ 。

3. Mが奇数。 N_y 及び N_x の少なくとも一方が奇数。 $(M+1)/2 \leq p_s \leq P - (M+1)/2$ 、かつ $(M+1)/2 \leq p_a \leq P - (M+1)/2$ 。

【0060】

さらに、下記(14)式で表される伝搬行列の条件について説明する。PチャンネルM間引きLPFRフィルタバンクのラティス構成について述べる。

【0061】

【数14】

$$G_{nd}^{[d]}(z_d)$$

・・・(14)

【0062】

同ラティス構成は、ポリフェーズ行列 $E(z)$ の上記(14)式で表される伝搬行列による下記(15)式の縦続表現が与えられる。

【0063】

【数15】

$$E(z) = G_{K_y}^{[y]}(z_y) G_{K_y-1}^{[y]}(z_y) \cdots G_1^{[y]}(z_y) \\ \times G_{K_x}^{[x]}(z_x) G_2^{[x]}(z_x) G_1^{[x]}(z_x) E_0(z)$$

・・・(15)

【0064】

ここで、 $E_0(z)$ は、 $P \times M$ の初期行列であり、ポリフェーズ次数を $n_0 = (N_{y_0}, N_{x_0})^T$ とする。下記(16)式及び(17)式で表される伝搬行列をそれぞれ下記(16)式及び(17)式と共に示したポリフェーズ次数をもつ $P \times P$ 伝搬行列とする。

【0065】

【数16】

$$G_{k_y}^{[y]}(z_y)$$

・・・(16)

【0066】

10

20

30

40

50

【数 17】

$$G_{k_x}^{[x]}(z_x)$$

・・・ (17)

【0067】

上記(14)式で表される伝搬行列の条件は以下の定理2及び定理3のように示される。なお、定理2及び定理3の証明は、上記定理1と同様に定理1で示した非特許文献に示されているためここでは説明を省略する。

【0068】

定理2. 上記(15)式において、伝搬行列がそれぞれ、FIRで可逆、かつ、下記(18)式を満たすとき、E(z)は、全てのフィルタがサイズ $L_y \times L_x = (K_y N_{y1} + N_{y0} + 1) M_y \times (K_x N_{x1} + N_{x0} + 1) M_x$ の冗長LPPRフィルタバンクに対応する。

【0069】

【数 18】

$$G_{k_d}^{[d]}(z_d) = z_d^{-N_{d1}} \Gamma_P G_{k_d}^{[d]}(z^{-1}) \Gamma_P, d \in \{y, x\}$$

・・・ (18)

【0070】

定理3. もし、伝搬行列及び $d \in \{y, x\}$ が可逆、かつ、 $N_{d1} = 1$ で、上記(18)式を満たすならば、 $p_s = p_a$ である。

一次元と同様、上記定理3により、二次元非分離冗長LPPRフィルタバンクも以下の二つのタイプに分類される。

Type-1: $p_s = p_a, N_{d1} = 1, d \in \{y, x\}$

Type-2: $p_s \neq p_a, N_{d1} = 1, d \in \{y, x\}$

このような前提にたっとうえて次に、本実施の形態の変換器12及び逆変換機14に対応する、間引き行列Mが対角行列 $\text{diag}(M_y, M_x)$ で与えられるM等分割非分離LPPUFフィルタバンクのラティス構成の詳細について説明する。すなわち、チャンネル数Pが偶数及び奇数の場合について、具体的なラティス構成を示す。準備として、 $P \times P$ バタフライ行列 B_P を下記(19)式のように定義する。下記(19)式において「0」は零ベクトルを意味する。

【0071】

【数 19】

$$B_P^{(m)} = \begin{cases} \frac{1}{\sqrt{2}} \begin{pmatrix} I_m & I_m \\ I_m & -I_m \end{pmatrix}, & m = \frac{P}{2} \\ \frac{1}{\sqrt{2}} \begin{pmatrix} I_m & 0 & I_m \\ 0^T & \sqrt{2}I_{P-2m} & 0^T \\ I_m & 0 & -I_m \end{pmatrix}, & m < \frac{P}{2} \end{cases}$$

・・・ (19)

【0072】

まず、上記Type-1にあたる、チャンネル数Pが偶数の場合について説明する。

$p_s = p_a$ と設定可能である。従って、上記定理3よりType-1、すなわち、次数 $N_{d1} = 1$ の上記(14)式で表される伝搬行列によりラティスを構成できる。ラティス構成(変換器12)の構成の一例を図6(a)に示す。

10

20

30

40

50

対応するポリフェーズ行列 $E(z)$ は、下記 (20) 式のように表現される。

【0073】

【数20】

$$E(z) = \prod_{n_y=1}^{N_y} \{R_{n_y}^{[y]} Q(z_y)\} \cdot \prod_{n_x=1}^{N_x} \{R_{n_x}^{[x]} Q(z_x)\} \cdot R_0 E_0$$

・・・ (20)

【0074】

10

なお、本構成は間引き率 M が偶数、奇数いずれの場合にも対応する。ただし、下記 (21) 式の通りである。

【0075】

【数21】

$$Q(z_d) = B_P^{(\frac{P}{2})} \begin{pmatrix} I_{ps} & 0 \\ 0 & z_d^{-1} I_{pa} \end{pmatrix} B_P^{(\frac{P}{2})}, \quad R_n^{[d]} = \begin{pmatrix} I_{ps} & 0 \\ 0 & U_n^{[d]} \end{pmatrix}$$

20

・・・ (21)

【0076】

ここで、 0 は零行列であり、下記 (22) 式で表される行列は、任意の正規直交行列である。また、初期行列 $E_0(z)$ として、二次元 DCT を下記 (23) 式で示した行列表現と下記 (24) 式の行列との積を採用する。

【0077】

【数22】

$$U_n^{[d]} \in \mathbb{R}^{pa \times pa}$$

30

・・・ (22)

【0078】

【数23】

$$E_0 \in \mathbb{R}^{M \times M}$$

・・・ (23)

【0079】

【数24】

$$R_0 = \begin{pmatrix} W_0 & 0 \\ 0 & U_0 \end{pmatrix} \begin{pmatrix} I_{\lceil \frac{M}{2} \rceil} & 0 \\ 0 & 0 \\ 0 & I_{\lceil \frac{M}{2} \rceil} \\ 0 & 0 \end{pmatrix} \in \mathbb{R}^{P \times M}$$

40

・・・ (24)

【0080】

$E_0(z) = R_0 E_0$ の次数は、 $n_0 = (N_y, N_{x_0})^T = (0, 0)^T$ 、 W_0 、下記 (25) 式で表される行列は、任意の正規直交行列である。上記 (20) 式の $E(z)$ が、上記 (8) 式及び (10) 式を同時に満たすことは容易に確認できる。

50

【 0 0 8 1 】

【 数 2 5 】

$$W_0 \in \mathbb{R}^{ps \times ps}, \quad U_0 \in \mathbb{R}^{pa \times pa}$$

・・・ (2 5)

【 0 0 8 2 】

次に、上記Type- 2 の場合について説明する。

【 0 0 8 3 】

$p_s = p_a$ と設定可能であり、以下では、一例として $p_s > p_a$ と設定する。上記定理 3 よりType- 2、すなわち、次数 $N_{d-1} = 1$ の上記 (1 4) 式で表される伝搬行列が必要となる。次数 $N_{d-1} = 2$ の伝搬行列を用いたラティス構成 (変換器 1 2) の一例を、図 6 (b) に示す。

対応するポリフェーズ行列 $E(z)$ は、下記 (2 6) 式のように表現される。

【 0 0 8 4 】

【 数 2 6 】

$$E(z) = \prod_{ly=1}^{Ny/2} \{ R_{El_y}^{[y]} Q_E(z_y) R_{Ol_y}^{[y]} Q_0(z_y) \} \\ \times \prod_{lx=1}^{Nx/2} \{ R_{El_x}^{[x]} Q_E(z_x) R_{Ol_x}^{[x]} Q_0(z_x) \} \cdot R_0 E_0$$

20

・・・ (2 6)

【 0 0 8 5 】

間引き率 M は偶数、奇数いずれにも対応する。ここで、下記 (2 7) 式に示す関係がある。ただし、下記 (2 8) 式で表された行列は、任意の正規直交行列である。初期行列 $E_0(z)$ として二次元 DCT を行列表現した上記 (2 3) 式と、上記 (2 4) 式で表した行列との積を採用する。ただし、 W_0 、 U_0 は、下記 (2 9) 式である。

30

【 0 0 8 6 】

【 数 2 7 】

$$Q_E(z_d) = B_P^{(pa)} \begin{pmatrix} I_{P-pa} & 0 \\ 0 & z_d^{-1} I_{pa} \end{pmatrix} B_P^{(pa)}, \quad R_{El}^{[y]} = \begin{pmatrix} W_1^{[d]} & 0 \\ 0 & I_{pa} \end{pmatrix} \\ Q_0(z_d) = B_P^{(pa)} \begin{pmatrix} I_{pa} & 0 \\ 0 & z_d^{-1} I_{P-pa} \end{pmatrix} B_P^{(pa)}, \quad R_{Ol}^{[x]} = \begin{pmatrix} I_{ps} & 0 \\ 0 & U_1^{[d]} \end{pmatrix}$$

・・・ (2 7)

40

【 0 0 8 7 】

【 数 2 8 】

$$W_1^{[d]} \in \mathbb{R}^{ps \times ps}, \quad U_1^{[d]} \in \mathbb{R}^{pa \times pa}$$

・・・ (2 8)

【 0 0 8 8 】

【数 2 9】

$$W_0 \in \mathbb{R}^{ps \times ps}, \quad U_0 \in \mathbb{R}^{pa \times pa} \quad \dots (29)$$

【0089】

上記(26)式のE(z)が、上記(8)式及び(10)式を同時に満たすことは容易に確認できる。

【0090】

なお、Type-2で示した構成の場合、奇数の N_y 、 N_x に対応するためには、初期行列 $E_0(z)$ の各方向あるいは全方向の次数 N_{d_0} 、 $d \in \{y, x\}$ を1に設定しなければならない。ここでは、初期行列 $E_0(z)$ の奇数次の設定については割愛する。
 なお、上記図6では、変換器12について詳細に示したが、逆変換器14(図2参照)についても、同様に考えればよい。

【0091】

さらに、直流無漏洩(No-DC-leakage)条件について説明する。一つの低域通過フィルタ $H_0(z)$ のみに非零の直流利得を与え、他のフィルタ $H_p(z)$ 、 $p > 0$ では、直流を消失させる直流無漏洩(No-DC-leakage)性は、画像処理を対称とした最大間引きフィルタバンクの重要な性質である。上記(20)式及び(26)式に示した冗長システムに対して以下の定理が成り立つ。

【0092】

定理4. 上記(20)式及び(26)式において、正規直交行列 W_0 、 $W_l^{(d)}$ 、 $l = 1, 2, \dots, N_d/2$ 、 $d \in \{y, x\}$ が任意の下記(30)式の可逆行列を用いて、下記(31)式と、表されるならば、対応するフィルタバンクは直流無漏洩条件を満たす。

【0093】

【数 3 0】

$$\overline{W} \in \mathbb{R}^{(ps-1) \times (ps-1)} \quad \dots (30)$$

【0094】

【数 3 1】

$$W_0 = \begin{pmatrix} 1 & 0^T \\ 0 & W \end{pmatrix} \text{ and } \prod_{l_y=1}^{N_y/2} W_{l_y}^{(y)} \cdot \prod_{l_x=1}^{N_x/2} W_{l_x}^{(x)} \cdot W_0 = \begin{pmatrix} 1 & 0^T \\ 0 & W \end{pmatrix} \quad \dots (31)$$

【0095】

定理4の証明は、以下ようになる。任意の非零値 c_0 に対して条件 $E(z^M)d(z) \big|_{z=1} = (c_0, 0, 0, \dots, 0)^T$ を満たせばよい。 $E_0 d(1) = E_0 1 = \{M, 0, 0, \dots, 0\}^T$ 及び $Q(z_d) = Q(1) = I_p$ の関係から、上記(31)式で示した W_0 、 $W_l^{(d)}$ の条件が導出される。

【0096】

次に、本実施の形態の画像変換装置10(画像変換方法)の有効性を示すために、いくつかの設計例について説明する。

まず、一例として、間引き率 $M = 1 \times 1$ の場合について説明する。本ラティス構成は、特殊な場合として、非間引きHaar変換を含む。非間引きHaar変換は、以下の設定で与えられる。

間引き率： $M_y = M_x = 1 (M = 1)$

10

20

30

40

50

チャンネル数： $P = 4$ (Type- 1、 冗長度 $R = 4$)

ポリフェーズ次数： $N_y = N_x = 1$

パラメータ行列： $W_0 = I_2$ 、 $U_0 = J_2$ 、 $U_1^{(x)} = J_2$ 、 $U_1^{(y)} = I_2$

なお、チャンネル数 P や次数 N_y 、 N_x 、 及びパラメータ行列を変更することで他の非間引き LP フィルタバンクも構築できる。

【 0 0 9 7 】

次に、一例として、間引き率 $M = 2 \times 2$ の場合について説明する。本ラティス構成は、特殊な場合として、通常の $Haar$ 変換を含む。 $Haar$ 変換は、以下の設定で与えられる。

間引き率： $M_y = M_x = 2$ ($M = 4$)

チャンネル数： $P = 4$ (Type- 1、 冗長度 $R = 1$)

ポリフェーズ次数： $N_y = N_x = 0$

パラメータ行列： $W_0 = I_2$ 、 $U_0 = I_2$

さらに、有理数の冗長度 R を与える $NSOLT$ の例として、フィルタの周波数仕様を与え、最適化設計を行う例を示そう。以下では、チャンネル数 $P = 5$ の場合について各チャンネルの理想周通過域を下記 (3 2) 式のように設定する。

【 0 0 9 8 】

【 数 3 2 】

$$\Omega_{I_p} = \begin{cases} \{ \omega \in [-\pi, \pi)^2 \mid |\omega_y| < \frac{\pi}{2} \cap |\omega_x| < \frac{\pi}{2} \}, & p=0 \\ \{ \omega \in [-\pi, \pi)^2 \mid \Omega_{I_0}^c \cap B_p \}, & p>0 \end{cases} \quad (32)$$

・・・ (3 2)

【 0 0 9 9 】

$\Omega_{I_0}^c$ は、 $[-\pi, \pi)^2$ における Ω_{I_0} の補空間、また、下記 (3 3) 式とする。

【 0 1 0 0 】

【 数 3 3 】

$$B_p = \{ \omega \in [-\pi, \pi)^2 \mid \tan^{-1} \frac{\omega_y}{\omega_x} \in [\frac{\pi}{4} p - \frac{3\pi}{8}, \frac{\pi}{4} p - \frac{\pi}{8}) \}$$

・・・ (3 3)

【 0 1 0 1 】

図 7 に通過域の割当ての一例を示す。 Ω_{I_p} を p 番目チャンネルの通過域の理想特性として、各チャンネル毎、阻止域との間に遷移域を設定し設計仕様とする。設計パラメータを以下にまとめる。

間引き率： $M_y = M_x = 2$ ($M = 4$)

チャンネル数： $P = 5$ (Type- 2、 冗長度 $R = 5 / 4$)

ポリフェーズ次数： $N_y = N_x = 2$

パラメータ行列： $W_0 = I_2$ 、 $U_0 = I_2$

直流無漏洩条件：有り

図 8 に、上記設計パラメータにより設計した $NSOLT$ のインパルス応答と周波数振幅特性の一例を示す。評価関数には理想特性からの誤差エネルギーを採用し、最適化手法として制約なし非線形最適化 (MATLAB R2012b 関数 'fminuc') と遺伝的アルゴリズム (MATLAB R2012b 関数 'ga') を採用した。図 8 に示した $NSOLT$ では、基底 (フレーム) が対称性を持ち、エネルギー保存の性質をもつ。

【 0 1 0 2 】

さらに、上記のように設定した本実施の形態の画像変換装置 1 0 ($NSOLT$) を画像復元に応用する処理例を示す。

10

20

30

40

50

まず、図9に示すように、画像復元における劣化過程が線形劣化モデル $x = Pu + w$ で表され、加法性白色ガウス雑音が重畳された状況を仮定する。ここで、 x は観測画像、 u は未知の原画像、 P は線形劣化過程、 w は零平均を持つ加法性白色ガウス雑音である。既知の x と P とから、未知の鮮明な原画像 u を復元する問題を考える。ここで、本実施の形態の逆変換器14による冗長変換の逆変換を辞書 D として、原画像 u がある変換係数 y により $u = Dy$ と表現されると仮定する。画像復元問題は例えば以下の(34)式で示すように定式化される。

【0103】

【数34】

$$\hat{y} = \operatorname{argmin}_y \frac{1}{2} \|x - PDy\|_2^2 + \lambda \|y\|_1$$

・・・(34)

【0104】

ここで、 u^{\wedge} は、原画像 u から推定された復元画像となる。 $\|x\|_2^2$ と $\|x\|_1$ はそれぞれ、 x の要素の二乗和と絶対値和である。復元画像の候補係数 y^{\wedge} を求める手法に繰返し/閾値処理アルゴリズム (Iterative-Shrinkage/Thresholding Algorithm: ISTA) がある。一例として、図10に、本実施の形態の変換器12 (順変換 D^T) 及び逆変換器14 (逆変換 D 、辞書 D ともいう) とを ISTA に適用した場合の概略図を示す。図10に示すように、線形劣化過程 P とその共役過程 P^T 、逆変換 D 、順変換 D^T と係数縮退処理を繰り返し適用することで、画像復元が可能となる。ここで、もし、辞書 D がタイトフレームならば ISTA の前処理は簡便となる。

【0105】

線形劣化過程 P を不規則な間引きと零値挿入でモデル化し、欠損画素を補う画像修復の実験を行う。線形劣化過程 P には20%の画素欠損を仮定し、その位置はランダムに設定した。本実施の形態として、図8に示したNSOLTの低域通過成分を繰り返しツリー状に分割し、冗長度 $R = \text{約} 1.33$ の順変換を変換器 D^T 、逆変換を逆変換器14を D として利用した。また、比較例として、上記図10に示した ISTA の辞書 D として、6段 Haar DWT、2段非間引き Haar DWT、及び6段混成 DirLOT を利用した場合について示す。本実施の形態の NSOLT 及び比較例の修復結果を図11に示す。ISTA における忠実度とスパース度の制御パラメータは、それぞれ最もよい値を採用した。

【0106】

図11に示した(a)は、原画像である。また、図11(b)は劣化画像であり、PSNRが11.93dBである。図11(c)は、6段ハールウェーブレット変換(冗長度1)を利用した場合であり、PSNRが27.60dBである。図11(d)は、2段非間引きハールウェーブレット変換(冗長度7)を利用した場合であり、PSNRが24.21dBである。また、図11(e)は、6段混成非分離重複直交変換(冗長度5)を利用した場合であり、PSNRが33.39dBである。これら比較例に対して、本実施の形態の NSOLT による6段ツリー構成(冗長度1.33)を利用した場合は、PSNRが31.02dBである。

【0107】

本実施の形態の NSOLT を利用した場合では、上記図11(e)の手法に及ばないものの、低い冗長度でも高い修復性能が確認できた。なお、上記図(c)、(d)、(e)の手法も本実施の形態の特殊な場合と位置付けられる。

【0108】

以上、説明したように、本実施の形態の非分離冗長回復変換のためのラティス構成である NSOLT として、画像変換装置10の変換器12 (順変換 D^T) は、多次元対称変換処理、冗長な表現を与える零値挿入拡張処理、及び拡張処理から構成される。また、逆変換器14は、基底(フレーム)成分結合処理、変換器12の零値挿入拡張処理で挿入した零値

10

20

30

40

50

に応じた係数を棄却する係数棄却処理、及び多次元対称逆変換処理から構成される。
 このように、本実施の形態のNSOLTとして画像変換装置 10 では、新たに零値挿入拡張と係数棄却処理を導入したことで、冗長度 R の制御が可能な二次元非分離変換を実現しており、上記図 10 (f) に示したような、冗長度 R の選択が可能となった。変換器 12 (順変換 D^T)、逆変換器 14 (逆変換 D) の選択は、処理速度やメモリ量、及び画質に大きく影響する。

【 0 1 0 9 】

また、本実施の形態のNSOLTによれば、冗長性や指向性の実現が可能な他、既存の有益な一部の冗長変換や冗長変換も特殊な例として含む一般的な構成であり、構成の選択の自由度が高い。冗長度 R の設定も整数倍に限らず、有理数倍の設定が可能である。さらに、冗長度 R を容易に制御できる利点があり、応用に合わせた設計、実現が可能となる。また、重複性、パラユニタリ (P U) 性、及び対称性を有し、実係数の F I R システムとしてタイトフレームを実現する。

従って、画像の画質を効果的に向上させることができるばかりでなく、画像復元が簡便になると共に、高い性能が与えられる。

【 0 1 1 0 】

さらに、本実施の形態のSNSOLTによれば、非分離重複直交変換と同様に、ブロック処理が可能であり、歪の少ない境界終端処理が可能となる。

【 0 1 1 1 】

なお、本実施の形態の画像変換装置 10 (変換器 12 及び逆変換器 14) は、ハードウェアとして構成を実現してもよいし、ソフトウェアとして構成を実現してもよい。また、ソフトウェアとして構成する場合は、U S B や C D - R O M 等に記録された状態で供給されるようにしてもよい。

【 0 1 1 2 】

その他、本実施の形態で説明したサイバーフィジカルシステム 1、画像変換装置 10、変換器 12、及び逆変換器 14 の構成及び動作は一例であり、本発明の主旨を逸脱しない範囲内において状況に応じて変更可能であることは言うまでもない。また、

【 符号の説明 】

【 0 1 1 3 】

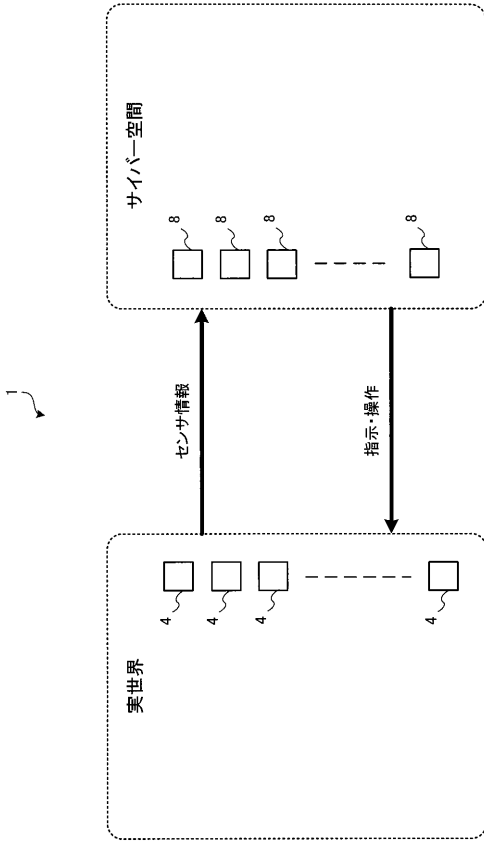
- 1 サイバーフィジカルシステム
- 10 画像変換装置
- 12 変換器、(順変換器 D^T)
- 14 逆変換器、(逆変換器 D)

10

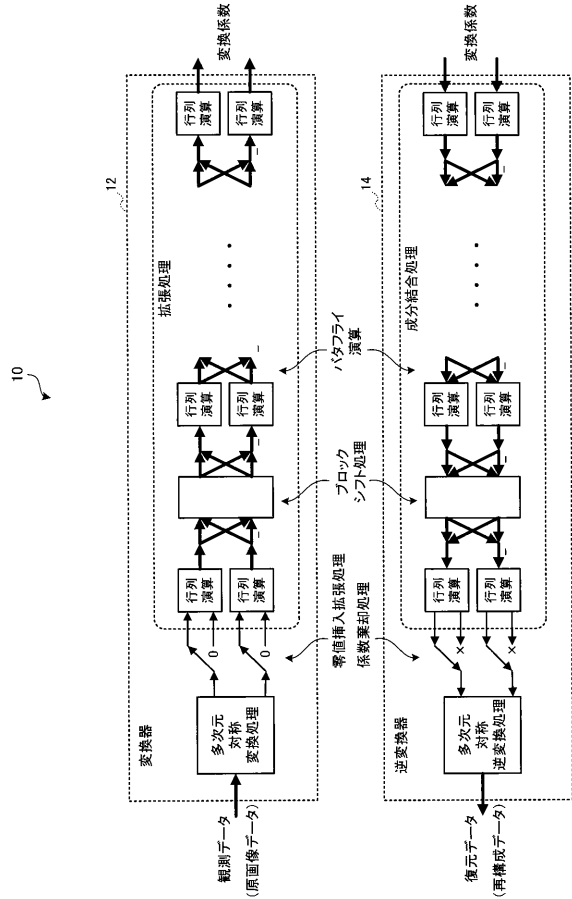
20

30

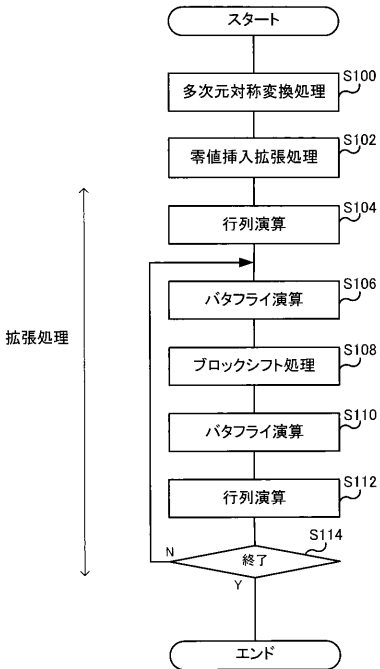
【図 1】



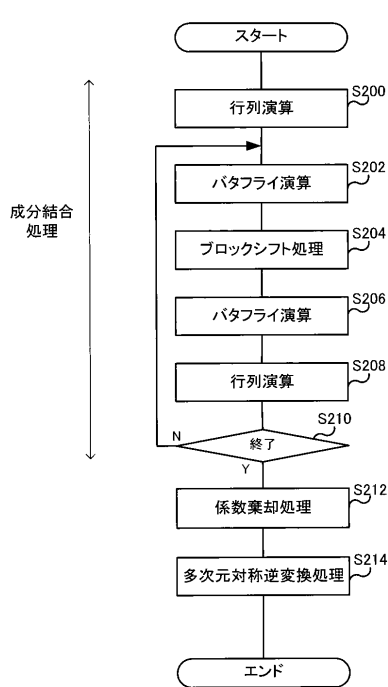
【図 2】



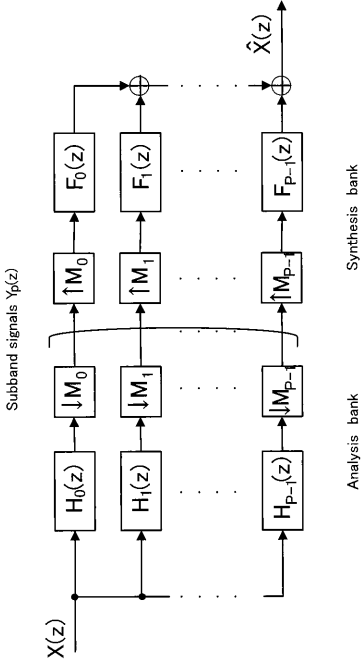
【図 3】



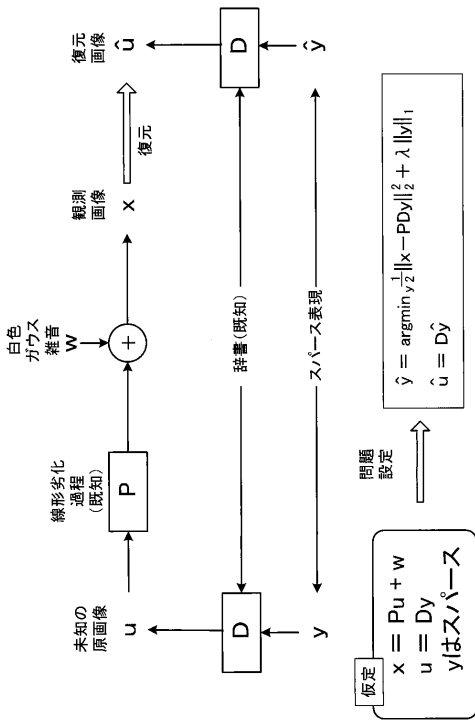
【図 4】



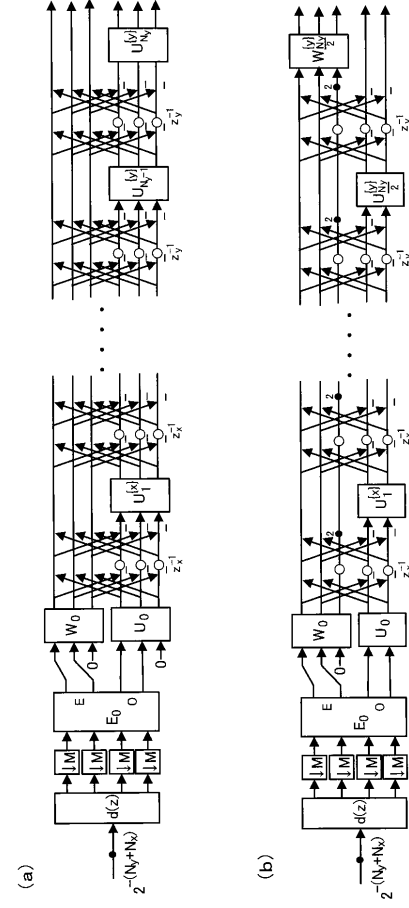
【 図 5 】



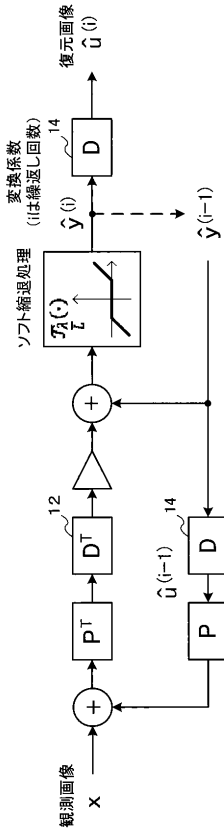
【 図 9 】



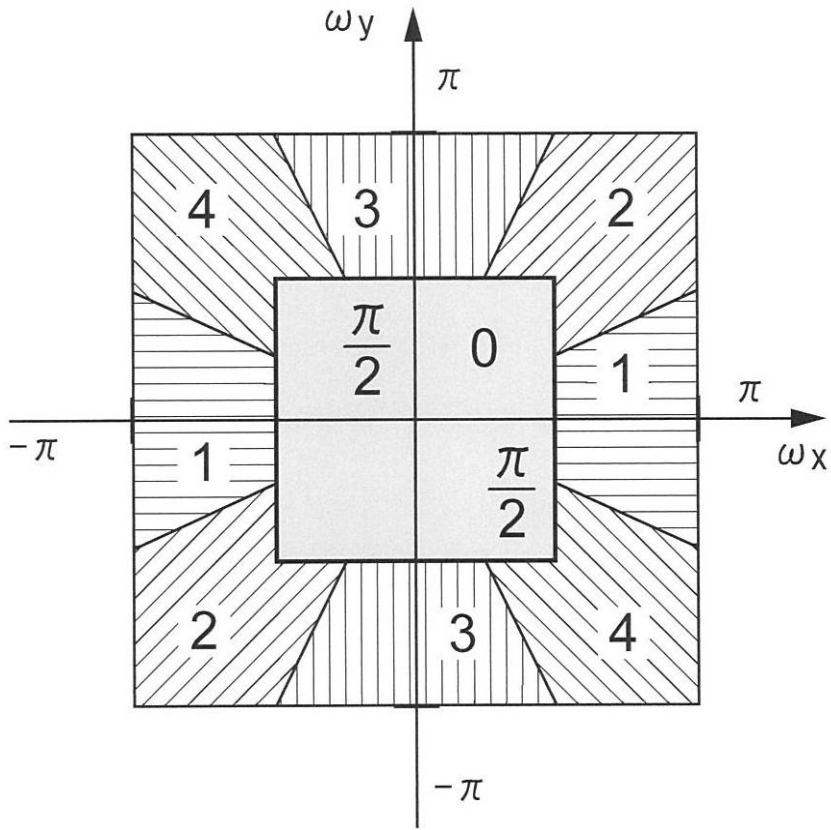
【 図 6 】



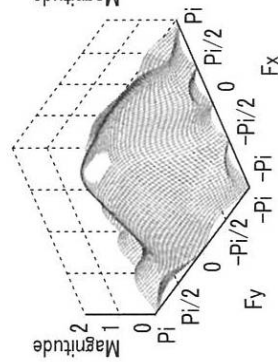
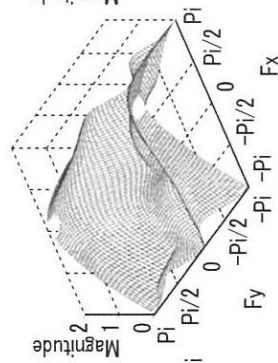
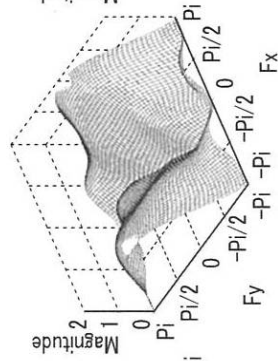
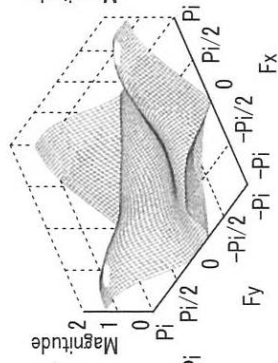
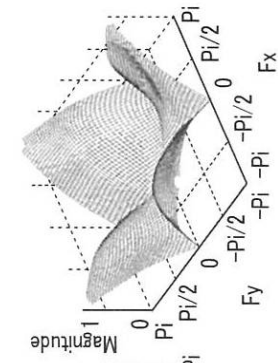
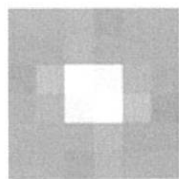
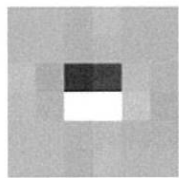
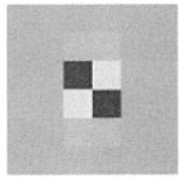
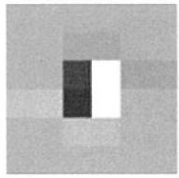
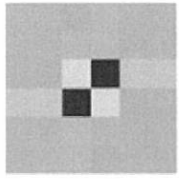
【 図 10 】



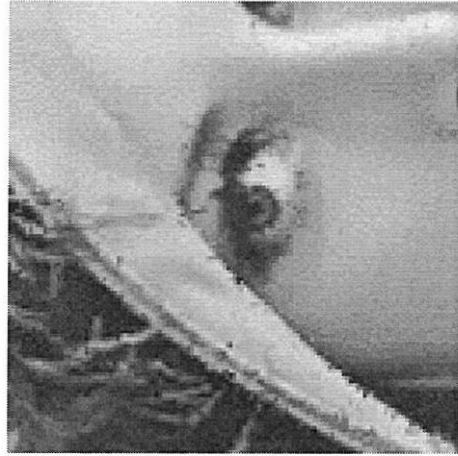
【 図 7 】



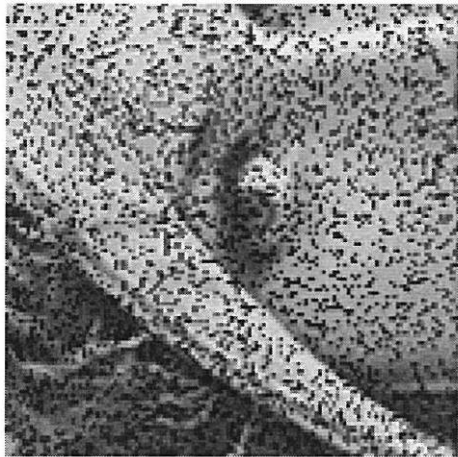
【 図 8 】



【図 11】



(a) 観測データ(原画像)



(b) 欠損画像(欠損率20%)



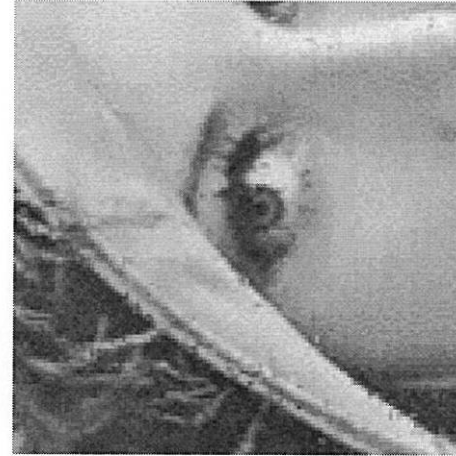
(c) Haar DWT 冗長度1



(d) 非間引きHaar 冗長度7



(e) 混成DirLOT 冗長度5



(f) 本実施の形態 冗長度1.33

フロントページの続き

Fターム(参考) 5C178 AC07 BC52 BC65 DC03 HC04 HC06 HC09