

(19) 日本国特許庁(JP)

再公表特許(A1)

(11) 国際公開番号

W02014/203789

発行日 平成29年2月23日 (2017. 2. 23)

(43) 国際公開日 平成26年12月24日 (2014. 12. 24)

(51) Int.Cl.	F I	テーマコード (参考)
HO4Q 3/52 (2006.01)	HO4Q 3/52 C	5K069
HO4B 10/27 (2013.01)	HO4B 9/00 270	5K102

審査請求 未請求 予備審査請求 未請求 (全 27 頁)

出願番号 特願2015-522843 (P2015-522843)	(71) 出願人 503360115 国立研究開発法人科学技術振興機構 埼玉県川口市本町四丁目1番8号
(21) 国際出願番号 PCT/JP2014/065519	
(22) 国際出願日 平成26年6月11日 (2014. 6. 11)	
(31) 優先権主張番号 特願2013-130034 (P2013-130034)	(74) 代理人 100085361 弁理士 池田 治幸
(32) 優先日 平成25年6月20日 (2013. 6. 20)	(74) 代理人 100147669 弁理士 池田 光治郎
(33) 優先権主張国 日本国 (JP)	(72) 発明者 佐藤 健一 愛知県名古屋市千種区不老町1番 国立大 学法人名古屋大学内
	(72) 発明者 長谷川 浩 愛知県名古屋市千種区不老町1番 国立大 学法人名古屋大学内

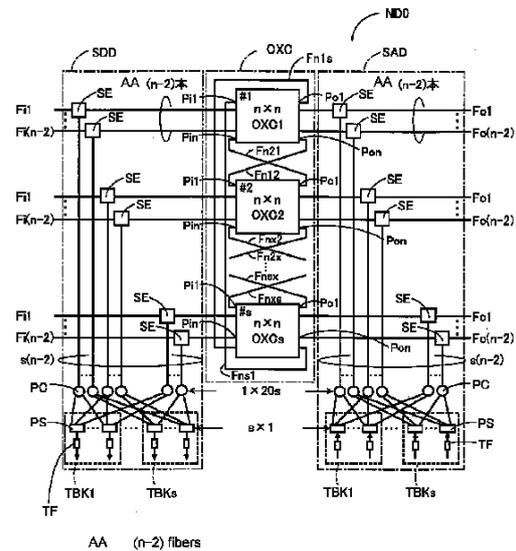
最終頁に続く

(54) 【発明の名称】 光クロスコネクタ装置

(57) 【要約】

光ノードにおいて、入力光ファイバ中の所望の信号をドロップさせ又は光クロスコネクタ装置から出力される出力光ファイバ中へ所望の信号をアドする光アド/ドロップ装置のハードウェアの規模を大幅に削減する。

複数の光クロスコネクタ部 OXC 1 乃至 OXC s にそれぞれ接続された s 群の入力光ファイバ $F_{i1} \sim F_{i(n-2)}$ のうちの一部又は全部に接続された複数の $1 \times 20s$ 光カプラ PC と、それら複数の光カプラ PC のうち複数の光クロスコネクタ部 OXC 1 乃至 OXC s のうち相互に異なる光クロスコネクタ部にそれぞれ接続された一群の光カプラ PC から出力される信号をそれぞれ受けて択一的に選択する一群の $s \times 1$ 光スイッチ PS を有し、その一群の光スイッチ PS からそれぞれ出力された信号毎に所望の波長の信号をそれぞれ選択してトランスポンダへ供給する複数のトランスポンダバンク TBK とを、備える。



【特許請求の範囲】**【請求項 1】**

光ネットワーク内の光ノードに配置された光クロスコネクタ装置に入力される複数本の入力光ファイバ中の所望の信号をドロップさせ、又は該光クロスコネクタ装置から出力される複数本の出力光ファイバ中へ所望の信号をアドする光アド/ドロップ装置であって、

前記光クロスコネクタ装置は、前記複数本の入力光ファイバのうちの1部の入力光ファイバおよび前記複数本の出力光ファイバのうちの1部の出力光ファイバにそれぞれ接続されたノード間接続用入力ポートおよびノード間接続用出力ポートと、内部接続用入力ポートおよび内部接続用出力ポートとをそれぞれ有する複数の光クロスコネクタ部を備え、

該複数の光クロスコネクタ部は、そのいずれにおいても、所定の光クロスコネクタ部の内部接続用出力ポートが他の光クロスコネクタ部の内部接続用入力ポートと直接に接続され、且つさらに他の光クロスコネクタ部の内部接続用入力ポートに該他の光クロスコネクタ部を介して間接的に接続され、

前記光アド/ドロップ装置は、前記複数の光クロスコネクタ部にそれぞれ接続された前記入力光ファイバのうちの一部又は全部に接続された複数の光カプラと、該複数の光カプラのうち前記複数の光クロスコネクタ部のうちの相互に異なる光クロスコネクタ部に接続された一群の光カプラから出力される信号をそれぞれ受けて択一的に選択する一群の光スイッチを有し、一群の光スイッチからそれぞれ出力された信号毎に所望の波長の信号をそれぞれ選択する複数のドロップ信号受信装置とを、備えることを特徴とする光アド/ドロップ装置。

【請求項 2】

光ネットワーク内の光ノードに配置された光クロスコネクタ装置に入力される複数本の入力光ファイバ中の所望の信号をドロップさせ、又は該光クロスコネクタ装置から出力される複数本の出力光ファイバ中へ所望の信号をアドする光アド/ドロップ装置であって、

前記光クロスコネクタ装置は、前記複数本の入力光ファイバのうちの1部の入力光ファイバおよび前記複数本の出力光ファイバのうちの1部の出力光ファイバにそれぞれ接続されたノード間接続用入力ポートおよびノード間接続用出力ポートと、内部接続用入力ポートおよび内部接続用出力ポートとをそれぞれ有する複数の光クロスコネクタ部を備え、

該複数の光クロスコネクタ部は、そのいずれにおいても、所定の光クロスコネクタ部の内部接続用出力ポートが他の光クロスコネクタ部の内部接続用入力ポートと直接に接続され、且つさらに他の光クロスコネクタ部の内部接続用入力ポートに該他の光クロスコネクタ部を介して間接的に接続され、

前記光アド/ドロップ装置は、前記複数の光クロスコネクタ部にそれぞれ接続された前記出力光ファイバのうちの一部又は全部に接続された複数の光カプラと、該複数の光カプラのうち前記複数の光クロスコネクタ部のうちの相互に異なる光クロスコネクタ部に接続された一群の光カプラのいずれかへ所望の波長の信号を出力する一群の光スイッチをそれぞれ有する複数のアド信号送信装置とを、備えることを特徴とする光アド/ドロップ装置。

【請求項 3】

前記複数群の光スイッチの群数と前記光クロスコネクタ部に入力する前記入力光ファイバの本数又は前記光クロスコネクタ部から出力する前記出力光ファイバの本数とが等しいことを特徴とする請求項 1 または 2 の光アド/ドロップ装置。

【発明の詳細な説明】**【技術分野】****【0001】**

本発明は、光ネットワーク内に設けられ、入力された波長分割多重光を波長群単位或いは波長単位で所望の出力ポートから出力させることが可能な光クロスコネクタ装置に関するものである。

【背景技術】**【0002】**

所定の通信波長帯のたとえば100GHz毎に分割された複数個の波長チャネル(wave channel or light path)にそれぞれ対応する複数の波長毎にGHzからTHzオーダの所定のビットレートの光信号が合波された波長分割多重(WDM:Wavelength Division Multiplexing)光が、所定の光ノードから他の複数の光ノードへ1乃至複数本(各光ノード間で一定の本数であってもなくても構わない)ずつの光入力ファイバ(たとえばm本)および光出力ファイバ(たとえばn本)を介して光ノード間で並列的に伝送される光ネットワークが知られている。その光入力ファイバの本数たとえばmには、複数の光ノードからの光ファイバの本数が含まれ、その光出力ファイバの本数たとえばnには複数の光ノードへの光ファイバの本数が含まれる。このような光ネットワークにおいては、各光ノードを構成する光クロスコネクタ装置が、光ファイバを介して伝送される波長分割多重光信号を、光信号のまま波長単位でルーティングを行なうことにより、大容量低消費電力の伝送が実現される。たとえば、特許文献1に記載の光クロスコネクタ装置がそれである。

10

【0003】

そして、近年のADSLやFTTHの普及、高精細動画の配信などのサービスの普及により、上記光ネットワークにおいてはトラフィック量の加速的な増加が予想されることから、波長パスおよび光ファイバ数の増加、すなわち光ノードを構成する光クロスコネクタ装置の一層の大規模化が望まれている。

【先行技術文献】

【特許文献】

【0004】

20

【特許文献1】特開2008-252664号公報

【発明の概要】

【発明が解決しようとする課題】

【0005】

ところで、たとえば特許文献1に示される従来の光クロスコネクタ装置では、その構成に波長選択スイッチ(WSS)が用いられているが、その規模が最大でも1×20程度に限られ、大型の光クロスコネクタ装置を構成することは困難であった。すなわち、光クロスコネクタ装置に用いられているMEMSミラーを用いた波長選択スイッチ(WSS)は、たとえば分波器として機能させる場合は、入力光ファイバの端面から出力された光を分光する回折格子と、その回折格子により分光された光を分波数と同じ個数のMEMSミラーに集光させる集光レンズと、そのMEMSミラーにより選択的に反射された光を上記集光レンズおよび回折格子を経て複数本の出力光ファイバの端面のうちの1つに入射させるという3次元で構成された空間光学系により波長分割多重光から波長を選択する構成を採用しているため、出力ポート数を多くすると、高精度の加工を必要として高価となるだけでなく、光損失が増加するので、現存する波長選択スイッチの最大ポート数は価格を度外視すれば最大で20程度が限界となっていて、光クロスコネクタ装置の大規模化の実現が実用的に困難であった。現実的には1×9波長選択スイッチが広く用いられているが、このような規模の波長選択スイッチでも1個当たり約100万円の費用が必要となる。

30

【0006】

また、上記光クロスコネクタ装置に入力される光ファイバ中の波長多重信号は、たとえば100程度の波長単位で構成されていて、たとえば20本の入力光ファイバを介して伝送されてくるとすると、所定の光ノードにおいて2000の信号の中から所望の信号を抽出してドロップさせるためには、光信号ドロップ装置には極めて大規模な光スイッチを必要とし、実現が困難であった。また、同様に、所定の光ノードにおいて、たとえば20本の出力光ファイバのうち所望の方路の光ファイバで伝送される波長多重信号へ所望の信号を加えるときでも、光信号アド装置には極めて大規模な光スイッチを必要とし、実現が困難であった。

40

【0007】

本発明は以上の事情を背景として為されたものであり、その目的とするところは、光ネットワーク内の光ノードにおいて、光クロスコネクタ装置に入力される入力光ファイバ中

50

の所望の信号をドロップさせ又は光クロスコネクタ装置から出力される出力光ファイバ中へ所望の信号をアドする光アド/ドロップ装置のハードウェアの規模を大幅に削減することにある。

【課題を解決するための手段】

【0008】

上記目的を達成するための第1発明の光アド/ドロップ装置の要旨とするところは、(a)光ネットワーク内の光ノードに配置された光クロスコネクタ装置に入力される複数本の入力光ファイバ中の所望の信号をドロップさせ、又は該光クロスコネクタ装置から出力される複数本の出力光ファイバ中へ所望の信号をアドする光アド/ドロップ装置であって、(b)前記光クロスコネクタ装置は、前記複数本の入力光ファイバのうちの1部の入力光ファイバおよび前記複数本の出力光ファイバのうちの1部の出力光ファイバにそれぞれ接続されたノード間接続用入力ポートおよびノード間接続用出力ポートと、内部接続用入力ポートおよび内部接続用出力ポートとをそれぞれ有する複数の光クロスコネクタ部を備え、(c)該複数個の光クロスコネクタ部は、そのいずれにおいても、所定の光クロスコネクタ部の内部接続用出力ポートが他の光クロスコネクタ部の内部接続用入力ポートと直接に接続され、且つさらに他の光クロスコネクタ部の内部接続用入力ポートに該他の光クロスコネクタ部を介して間接的に接続され、(d)前記光アド/ドロップ装置は、前記複数の光クロスコネクタ部にそれぞれ接続された前記入力光ファイバのうちの一部又は全部に接続された複数の光カプラと、該複数の光カプラのうち前記複数の光クロスコネクタ部のうちの相互に異なる光クロスコネクタ部に接続された一群の光カプラから出力される信号をそれぞれ受けて択一的に選択する一群の光スイッチとを有し、その一群の光スイッチからそれぞれ出力された信号毎に所望の波長の信号をそれぞれ選択する複数のドロップ信号受信装置とを、備えることを特徴とする。

10

20

【0009】

上記目的を達成するための第2発明の光アド/ドロップ装置の要旨とするところは、(a)光ネットワーク内の光ノードに配置された光クロスコネクタ装置に入力される複数本の入力光ファイバ中の所望の信号をドロップさせ、又は該光クロスコネクタ装置から出力される複数本の出力光ファイバ中へ所望の信号をアドする光アド/ドロップ装置であって、(b)前記光クロスコネクタ装置は、前記複数本の入力光ファイバのうちの1部の入力光ファイバおよび前記複数本の出力光ファイバのうちの1部の出力光ファイバにそれぞれ接続されたノード間接続用入力ポートおよびノード間接続用出力ポートと、内部接続用入力ポートおよび内部接続用出力ポートとをそれぞれ有する複数の光クロスコネクタ部を備え、(c)該複数個の光クロスコネクタ部は、そのいずれにおいても、所定の光クロスコネクタ部の内部接続用出力ポートが他の光クロスコネクタ部の内部接続用入力ポートと直接に接続され、且つさらに他の光クロスコネクタ部の内部接続用入力ポートに該他の光クロスコネクタ部を介して間接的に接続され、(d)前記光アド/ドロップ装置は、前記複数の光クロスコネクタ部にそれぞれ接続された前記出力光ファイバのうちの一部又は全部に接続された複数の光カプラと、該複数の光カプラのうち前記複数の光クロスコネクタ部のうちの相互に異なる光クロスコネクタ部に接続された一群の光カプラのうちいずれかへ所望の波長の信号を出力する一群の光スイッチをそれぞれ有する複数のアド信号送信装置とを、備えることを特徴とする。

30

40

【発明の効果】

【0010】

このように構成された第1発明の光アド/ドロップ装置は、前記複数の光クロスコネクタ部にそれぞれ接続された前記入力光ファイバのうちの一部又は全部に接続された複数の光カプラと、該複数の光カプラのうち前記複数の光クロスコネクタ部のうちの相互に異なる光クロスコネクタ部に接続された一群の光カプラから出力される信号をそれぞれ受けて択一的に選択する一群の光スイッチを有し、その一群の光スイッチからそれぞれ出力された信号毎に所望の波長の信号をそれぞれ選択する複数のドロップ信号受信装置とを、備えることから、各入力光ファイバ毎に伝送されてくる波長のうちの任意の波長を抽出するた

50

めに、多段構成されることにより入力光ファイバの本数の数倍の個数の多段光カプラと、それら多段光カプラからの光を選択する全波数 (=ファイバ本数 × 1本当たりの多重数) にドロップ率を掛けた数の光スイッチとを備えて、その光スイッチからの出力光から所定波長の光を選択的に抽出する形式の従来の光ドロップ装置と比較して、光カプラの個数が少なくなり、光スイッチの規模が大幅に小さくなるので、光アド/ドロップ装置の規模を大幅に削減することができる。

【0011】

また、第2発明の光アド/ドロップ装置は、前記複数の光クロスコネクタ部にそれぞれ接続された前記出力光ファイバのうちの一部又は全部に接続された複数の光カプラと、該複数の光カプラのうち前記複数の光クロスコネクタ部のうちの相互に異なる光クロスコネクタ部に接続された一群の光カプラのいずれかへ所望の波長の信号を出力する一群の光スイッチをそれぞれ有する複数のアド信号送信装置とを、備えることから、所望の出力光ファイバへ任意の波長を加入させるために、多段構成されることにより入力光ファイバの本数の数倍の個数の多段光カプラと、所望の光信号を選択してそれら多段光カプラへ出力する、全波数 (=ファイバ本数 × 1本当たりの多重数) にドロップ率を掛けた数の光スイッチとを備えて、その光スイッチからの出力光から所定波長の光を所望の出力光ファイバへ選択的に出力する形式の従来の光アド装置と比較して、光カプラの個数が少なくなり、光スイッチの規模が大幅に小さくなるので、光アド/ドロップ装置の規模を大幅に削減することができる。

10

【0012】

また、第1発明および第2発明の光クロスコネクタ装置は、複数本のノード間接続用光ファイバにそれぞれ接続されたノード間接続用入力ポートおよびノード間接続用出力ポートと、内部接続用入力ポートおよび内部接続用出力ポートとをそれぞれ有する複数個の光クロスコネクタ部 (サブシステム) を備えており、それら複数個の光クロスコネクタ部のいずれにおいても、所定の光クロスコネクタ部の内部接続用出力ポートが他の光クロスコネクタ部の内部接続用入力ポートと直接に接続され、且つさらに他の光クロスコネクタ部の内部接続用入力ポートと該他の光クロスコネクタ部を介して間接的に接続されていることから、光クロスコネクタ部相互間でルーティングできるので、同一ファイバ数での同様のブロッキング率を有する従来の光クロスコネクタ装置と比較して、同程度のパス収容能力を有しつつ、光クロスコネクタ部或いは波長選択スイッチなどのハードウェアの規模を大幅に削減できる。

20

30

【0013】

ここで、好適には、前記複数群の光スイッチの群数と前記光クロスコネクタ部に入力する前記入力光ファイバの本数又は前記光クロスコネクタ部から出力する前記出力光ファイバの本数とが等しい。このようにすれば、光カプラの個数が好適に少なく且つ規模が小さくされる。

【0014】

また、好適には、前記複数本の入力光ファイバのうちの前記複数の光クロスコネクタ部にそれぞれ入力される入力光ファイバの群の単位ですなわち光クロスコネクタ部の単位で光信号のドロップが所定のアドドロップ率で制限される。また、前記複数本の出力光ファイバのうちの前記複数の光クロスコネクタ部からそれぞれ出力される出力光ファイバの群の単位ですなわち光クロスコネクタ部の単位で光信号の加入 (アド) が所定のアドドロップ率で制限される。このドロップを制限する入力光ファイバまたはアドを制限する出力光ファイバには、前記光カプラへ光を分岐し或いは前記カプラから光を加入する光カプラまたは 1×2 WSS などの光分岐素子が予め定められたドロップ率に応じて設けられるため、その光分岐素子の数或は規模を少なくすることができる。

40

【0015】

また、好適には、前記複数のトランスポンダバンク毎に、そのトランスポンダバンクに入力される多重信号から予め定められたドロップ率に応じてドロップできる波長数が所定のアドドロップ率に制限される。また、前記複数のトランスポンダバンク毎に、そのトラ

50

ンスポンダバンク毎から出力される多重信号へ加入する波長数が予め定められたアドドロップ率に応じて制限される。この光クロスコネクタ部毎の制約は、アドドロップ部の規模を削減する上で、都合がよい。

【0016】

また、好適には、前記複数本の入力光ファイバ毎に予め定められたドロップ率に応じてドロップできる総波長数が所定のアドドロップ率で制限される。また、前記複数本の出力光ファイバ毎に予め定められたアド率に応じて加入できる総波長数が所定のアドドロップ率で制限される。この場合、前記光スイッチの複数群毎に対して予め定められたドロップ率、アド率での制約を設定することが容易となる。仮に、ノード全体で予め定められたドロップ率、アド率での制約しようとする、各光クロスコネクタ部毎に波長が異なるため、無駄な構成が必要となつて設計が煩雑となる。

10

【0017】

また、好適には、前記複数本の入力光ファイバにより伝送された多重信号を構成する波長毎に、ドロップできる総波長数が予め定められたアドドロップ率に応じて制限される。また、前記複数本の出力光ファイバに加入する多重信号を構成する波長毎に、加入できる総波長数が予め定められたアドドロップ率に応じて制限される。この場合、前記ドロップ信号受信装置内でドロップ波長を選択する波長選択素子、或いは前記アド信号送信装置内でアド波長を出力させる波長選択素子の数または規模を小さくできる。

【図面の簡単な説明】

【0018】

20

【図1】本発明の一実施例の光クロスコネクタ装置が用いられる光ノード間を光ファイバ接続した光ネットワークの一例を説明するための概念図である。

【図2】図1の光ネットワークにおいて光ノードの構成を説明する概略図である。

【図3】図2の光ノードの構成を詳しく説明する図である。

【図4】図3の光クロスコネクタ装置を構成している複数の光クロスコネクタ部のうちの1つの要部構成を説明する図である。

【図5】図4の光クロスコネクタ部に用いられている複数の波長選択スイッチWSSを、MEMSを用いた構成例を用いて説明する概略図である。

【図6】図4の光クロスコネクタ部に用いられている複数の波長選択スイッチWSSを、分波器、光スイッチ、および合波器を備える構成例を用いて説明する概略図である。

30

【図7】図3の光クロスコネクタ装置を構成する複数の光クロスコネクタ部の構成規模を、図8に示す従来の1個の大規模な波長選択スイッチWSSから成る場合と比較して、説明する図である。

【図8】1個の大規模な波長選択スイッチWSSから成る従来型の光クロスコネクタ装置の構成を説明する図である。

【図9】図8に示す従来型の光クロスコネクタ装置を現実的に構成するために、仮に1×28波長選択スイッチWSSを可及的に少ない個数で現実的に構成しようとした場合に、4個の1×9波長選択スイッチWSSを用いて構成する例を示す図である。

【図10】図9に示す従来型の光クロスコネクタ装置を有するノードに設けられた光アドドロップ装置について、4組各7本の入力光ファイバから1本当たり40波の多重信号が入力される場合の構成例を示す図である。

40

【図11】図10の1×560光カプラPCを、1段目が1個の1×7光カプラPC、2段目が7個の光増幅器PA、3段目が7個の1×80光カプラPCから成る現実的な3段構成とした例を説明する図である。

【図12】図10の1×560光カプラPCを、1段目が1個の1×9波長選択スイッチWSS、2段目が7個の光増幅器PA、3段目が7個の1×80光カプラPCから成る現実的な3段構成とした他の例を説明する図である。

【図13】図3に示す光アドドロップ装置について、図10と同様に、4組各7本の入力光ファイバから1本当たり40波の多重信号が入力される場合の構成例を示す図である。

【図14】本発明者等が行なったシミュレーションで用いられた光ネットワークの論理構

50

成を説明する図である。

【図15】規格化トラフィック率を示す横軸とブロッキング比（確率）を示す縦軸との二次元座標において、図9の論理構成トポロジーに対するシミュレーション結果を、各サブシステムから同一のトランスポンダバンクへ繋がれるファイバ数 k をパラメータとするトラフィック率とブロッキング比との関係で示す図である。

【図16】図10の従来型に比較して、例えば図11あるいは図12に示される多段構成される 1×560 光カプラPCにおける光増福器PAの必要個数と、各サブシステムから同一のトランスポンダバンクへ繋がれるファイバ数 k との関係を示す図である。

【図17】トランスポンダバンク毎に予め定められたアドドロップ率で波長数が制限されることを説明する概略図である。

10

【図18】入力光ファイバ毎に予め定められたアドドロップ率で波長数が制限されることを説明する概略図である。

【図19】入力光ファイバにおいて波長毎に予め定められたアドドロップ率で波長数が制限されることを説明する概略図である。

【図20】本発明の他の実施例における光アドドロップ装置の構成を説明する図であって、図10に相当する図である。

【図21】光クロスコネクタ装置に設けられる複数の光クロスコネクタ部の他の構成例を説明する図であって、図4に対応する図である。

【図22】光クロスコネクタ装置に設けられる複数の光クロスコネクタ部の他の構成例を説明する図であって、図4に対応する図である。

20

【発明を実施するための形態】

【0019】

以下に、本発明の一実施例を図面に基づいて詳細に説明する。

【実施例1】

【0020】

図1は、複数個の光ノードND0～NDdと、それらの間を接続する光ファイバFとからなる光ネットワークNWの一部を例示している。dは、任意の正の整数であり、本実施例では光ノードND0に隣接する光ノードの個数を示す4であるが、他の整数であってもよい。

また、光ノードND0は、 $(n-2)$ 本ずつのノード間接続ファイバとして機能する $(n-2)$ ずつの入力光ファイバFi1乃至Fi $(n-2)$ および $(n-2)$ 本ずつの出力光ファイバFo1乃至Fo $(n-2)$ をそれぞれ介して、隣接する各光ノードND1～NDdとそれぞれ接続されている。本実施例では、光ノードND0～ND4は互いに同様に構成されているので、光ノードND0に代表させて図2以下で説明する。

30

【0021】

図2に示すように、光ノードND0には、光ノードND0の周囲に位置する光ノードND1～ND4から入力光ファイバFi1乃至Fi $(n-2)$ を介してそれぞれ伝送された波長分割多重信号を波長単位或いは波長群単位でルーティング（方路切換）して光ノードND1～NDsのいずれかに接続される所望の出力光ファイバへ送信する光クロスコネクタ装置OXCと、その光クロスコネクタ装置OXCの前段に位置して、光ノードND1～ND4から入力光ファイバFi1乃至Fi $(n-2)$ をそれぞれ介して伝送された波長分割多重信号に含まれる波長単位の所望の信号をドロップさせて図示しない電気レイヤのトランスポンダに受信させる光ドロップ装置SDDと、その電気レイヤのトランスポンダから送信された波長単位の所定の信号を光ノードND1～NDsのいずれかに接続される所望の方路の出力光ファイバへ加入して伝送させる光アド装置SADとが、備えられている。上記光ドロップ装置SDDおよび光アド装置SADは、互いに同様に構成されるが、光が相互に逆方向に伝送されることで所望の波長の光信号をドロップさせたり、所望の波長に光信号を所望の方路の出力光ファイバへ加入する。本実施例では、光ドロップ装置SDDおよび光アド装置SADはアド/ドロップ装置を構成している。

40

【0022】

50

光クロスコネクタ装置 OXC の入力側には、光ノード ND0 に隣接する各光ノード ND1 ~ 光ノード NDd からの各 $(n - 2)$ 本ずつすなわち合計 $d \times (n - 2)$ 本の d 組の光入力ファイバ Fi1 ~ Fi $(n - 2)$ がそれぞれ接続されている。なお、入力ファイバの配置はこの図の順番に限らず自由である。また、光クロスコネクタ装置 OXC の出力側にも、光ノード ND0 に隣接する各光ノード ND1 ~ 光ノード NDd への各 $(n - 2)$ 本ずつすなわち合計 $4 \times (n - 2)$ 本の d 組の出力光ファイバ Fo1 ~ Fo $(n - 2)$ がそれぞれ接続されている。なお、出力ファイバの配置はこの図の順番に限らず自由である。各入力光ファイバ Fi1 ~ Fi $(n - 2)$ からは、波長分割多重光がそれぞれ伝送されて、光クロスコネクタ装置 OXC に入力される。光クロスコネクタ装置 OXC で方路切替された波長分割多重光は各出力光ファイバ Fo1 ~ Fo $(n - 2)$ を介して各光ノード ND1 ~ 光ノード NDd へそれぞれ伝送される。それら d 組の各入力光ファイバ Fi1 ~ Fi $(n - 2)$ および各出力光ファイバ Fo1 ~ Fo $(n - 2)$ は、ノード間接続用光ファイバとして機能している。なお、入出力ファイバの配置は、図 2 の様に組毎に配置する必要は無く、各組のファイバが分かれて配置されることも有る。

10

20

30

40

50

【0023】

本実施例では、所定の通信波長帯のたとえば 100 GHz 毎に分割された複数の波長チャネル (wave channel or light path) にそれぞれ対応する複数波長たとえば 16 波長の光が合波されることにより 1 つの波長群 WB が構成され、その波長群 WB が合波されて 1 つの波長分割多重 (WDM: Wavelength Division Multiplexing) 光が構成され、その波長分割多重光が 1 本の光ファイバ毎に並列的に伝送される場合を含む。即ち、波長毎では無く、波長群毎に扱う場合も含む。この波長分割多重光の波長群 WB に含まれる波長チャネルの波長は、順次連続的に増加するものであってもよいし、分散的なものであってもよい。上記波長分割多重光は、連続する波長チャネルのうちから選択された互いに連続する 16 波長毎に 1 群を構成するように順次選択された複数の波長群が設定されている連続配置型波長群から成るものであってもよい。また、上記波長分割多重光は、連続する複数波長の組の各々から分散的に選択された波長から 1 つの波長群が設定された分散配置型波長群から成るものであってもよい。また、波長分割多重信号を構成する波長チャネルは、波長群を用いる場合も用いない場合でも相互に同じビットレートの光信号であってもよいし、一部または全部が相互に異なるビットレートの光信号であってもよい。また、波長チャネルは必ずしも等間隔でなくてもよく、一部または全部が不等間隔の波長チャネルであってもよい。

【0024】

図 3 は、光クロスコネクタ装置 OXC、光ドロップ装置 SDD、および光アド装置 SAD の構成を詳しく示している。図 3 において、光クロスコネクタ装置 OXC は、複数個の光クロスコネクタ部 (サブシステム) OXC1 ~ OXC_s (s は個数を示す整数) から構成されている。図 1 では $d = 4$ であるので、光クロスコネクタ装置 OXC は、光ノード ND0 に隣接する他の光ノード ND1 ~ ND4 の個数 d と同じ個数の s 個の光クロスコネクタ部 OXC1 ~ OXC_s が備えるものでもよいが、光クロスコネクタ部 OXC1 ~ OXC_s の個数 s は、隣接する光ノード ND1 ~ NDd の個数 d と一致している必要は無く、隣接する他の光ノード ND1 ~ NDd の個数 d とは独立に設定することができる。

【0025】

図 3 において、光クロスコネクタ部 OXC1 ~ OXC_s は $n \times m$ の入出力構成を有しているが、一般に $n = m$ とすることが多いので、本実施例では、光クロスコネクタ部 OXC1 ~ OXC_s は、それぞれ n 個の入力ポート Pi1 ~ Pin および n 個の出力ポート Po1 ~ Pon を有する $n \times n$ の入出力構成として説明する。

【0026】

光クロスコネクタ部 OXC1 ~ OXC_s のそれぞれの n 個の入力ポート Pi1 ~ Pin および n 個の出力ポート Po1 ~ Pon のうち、内部接続用の一對の入力ポート Pi1 および Pin と一對の出力ポート Po1 および Pon とを除く、入力ポート Pi2 乃至 Pi $(n - 1)$ と一對の出力ポート Po2 乃至 Po $(n - 1)$ とは、合計 $4 \times (n - 2)$ 本の d 組の

入力光ファイバ $F i 1 \sim F i (n - 2)$ および合計 $s \times (n - 2)$ 本の d 組の出力光ファイバ $F o 1 \sim F o (n - 2)$ を介して、光ノード $N D 0$ に隣接する光ノード $N D 1 \sim$ 光ノード $N D d$ の出力側および入力側にそれぞれ接続されている。

【 0 0 2 7 】

また、光クロスコネクタ部 $O X C 1 \sim O X C s$ のそれぞれの n 個の入力ポート $P i 1 \sim P i n$ および n 個の出力ポート $P o 1 \sim P o n$ のうち、一对の入力ポート $P i 1$ および $P i n$ と一对の出力ポート $P o 1$ および $P o n$ とは、隣接する他の光クロスコネクタ部と接続する内部接続用ポートとして用いられている。たとえば、図 3 において所定の光クロスコネクタ部が光クロスコネクタ部 $O X C 1$ であるとする場合は、その光クロスコネクタ部 $O X C 1$ の出力ポート $P o 1$ は、その光クロスコネクタ部 $O X C 1$ の一方に隣接する他の光クロスコネクタ部 $O X C s$ の入力ポート $P i n$ に内部接続用光ファイバ $F n 1 s$ を介して直接的に接続され、他の光クロスコネクタ部 $O X C s$ および内部接続用光ファイバ $F n 2 x$ を介して図示しないさらに他の光クロスコネクタ部 $O X C x$ の入力ポート $P i n$ に間接的に接続されている。また、上記光クロスコネクタ部 $O X C 1$ の出力ポート $P o n$ は、その光クロスコネクタ部 $O X C 1$ の他方に隣接する他の光クロスコネクタ部 $O X C s$ の入力ポート $P i n$ に内部接続用光ファイバ $F n 1 s$ を介して直接的に接続され、他の光クロスコネクタ部 $O X C s$ および内部接続用光ファイバ $F n s x$ を介して図示しないさらに他の光クロスコネクタ部 $O X C x$ の入力ポート $P i 1$ に間接的に接続されている。すなわち、光クロスコネクタ部 $O X C 1 \sim O X C s$ では、所定の光クロスコネクタ部の出力ポートがそれに隣接する他の光クロスコネクタ部の入力ポートに直接的に内部接続されると同時に、その隣接する他の光クロスコネクタ部を介してさらに他の光クロスコネクタ部の入力ポートに間接的に内部接続されている。このように接続される結果、光クロスコネクタ部 $O X C 1 \sim O X C s$ は、リング状に連ねて双方向に内部接続されている。なお、光クロスコネクタ部毎の内部接続は、図 3 に示す様に必ずしもリングを構成する必要は無く、図 3 の場合に、 $O X C 1$ と $O X C s$ が直接接続されない場合もある。また、各光クロスコネクタ部を接続するファイバは、図 3 では複数 (2) 本で示しているが、1 本であっても構わない。

10

20

30

40

50

【 0 0 2 8 】

このように内部接続用光ファイバにより相互接続された光クロスコネクタ部 $O X C 1 \sim$ 光クロスコネクタ部 $O X C s$ を有する光クロスコネクタ装置 $O X C$ では、光クロスコネクタ部 $O X C 1 \sim$ 光クロスコネクタ部 $O X C s$ のうち所定の光クロスコネクタ部から出力された波長は他のいずれの光クロスコネクタ部にも入力されるようになっているので、 s 群の入力光ファイバ $F i 1 \sim F i (n - 2)$ のうちのいずれかから入力された波長群或いは波長が、 s 群の出力光ファイバ $F o 1 \sim F o (n - 2)$ のうちのいずれへも方路切換が可能となっている。なお、1 群の入力光ファイバ $F i 1 \sim F i (n - 2)$ の本数 ($n - 2$) に比較して入力端子数が少ない小規模の複数の光クロスコネクタ部 $O X C 1 \sim O X C s$ を用いる場合、光クロスコネクタ部 $O X C 1 \sim O X C s$ のいずれかから出力された所定波長を他の光クロスコネクタ部へ入力することでその所定波長を往復させて、各光クロスコネクタ部内で繰り返しルーティングすることで、所定波長を方路切換することができる。

【 0 0 2 9 】

上記光クロスコネクタ部 $O X C 1 \sim$ 光クロスコネクタ部 $O X C s$ は、図 4 に示すように、 n 個の $1 \times n$ 光カプラ $P C$ と、 n 個の $n \times 1$ 波長選択スイッチ $W S S$ とを備える点で、互いに略同様に構成されているので、以下では光クロスコネクタ部 $O X C 1$ に代表させてそれらの構成の一例を図 4 を用いて詳しく説明する。

【 0 0 3 0 】

図 4 において、光クロスコネクタ部 $O X C 1$ の光カプラ $P C$ は、例えば、光ファイバ或いは導波路を分岐させた分岐型カプラなどが用いられた、良く知られたものである。光カプラ $P C$ は、入力光ファイバ $F i 1 \sim F i n$ からそれぞれ入力された波長分割多重光、波長群又は波長を分岐してそのまま n 個の波長選択スイッチ $W S S$ へ分配してそれぞれ入力させる。波長選択スイッチ $W S S$ は、光カプラ $P C$ から分配された波長分割多重光、波長

群又は波長から所定の波長を選択して、出力光ファイバ $F_{o1} \sim F_{on}$ ($= P_{o4}$) へ択一的にそれぞれ出力する。

【0031】

上記波長選択スイッチ WSS は、たとえば図5の概略図に示す三次元 $MEMS$ 光スイッチ、又は図5に示す平面式波長選択スイッチから構成される。図5において、三次元 $MEMS$ 光スイッチは、たとえば、光カプラ PC に接続された1本の入力光ファイバ F_{in} および4本の出力光ファイバ $F_{out1} \sim F_{out4}$ を用いて 1×4 或いは 4×1 の規模で説明されている。この三次元 $MEMS$ 光スイッチは、入力光ファイバ F_{in} から入力された波長分割多重光を波長単位で分光する分光素子である分光用グレーティング(回折格子) G と、図示しないアクチュエータにより姿勢制御される波長数 m 個(図4では4個に省略して示されている)のマイクロミラー MM と、それらの間に配置されて分光された波長を1つのマイクロミラー MM 上に集光させる集光レンズ L とを備え、入力光ファイバ F_{in} から入力された波長分割多重光或いは波長群が分光用グレーティング G で波長単位に分光された後に集光レンズ L により波長毎にマイクロミラー MM 上に集光され、マイクロミラー MM からの反射光が出力ファイバ $F_{out1} \sim F_{out4}$ のうちの所望のファイバに入射するように駆動されることで、波長選択スイッチ機能が得られるようになっている。このような三次元 $MEMS$ 光スイッチにより、実用上、 1×9 程度の規模まで構成され得る。

10

【0032】

図6の例に示される波長選択スイッチ WSS は、たとえばプレーナ光導波回路(PLC)技術により共通の半導体或は石英などの基板上に導波路および素子が集積化されることにより平面型に構成されている。この平面型の波長選択スイッチ WSS は、たとえば、光カプラ PC からの光ファイバに接続されてそれから入力される波長分割多重光を波長毎に分波する1個の $1 \times q$ (q はファイバ当たりの波長数)分波器(アレイ導波路回折格子) AWG と、その $1 \times q$ 分波器 AWG でそれぞれ分波された波長毎に方路切り換えを行なう q 個の $1 \times n$ 光スイッチ PWC と、それらの $1 \times n$ 光スイッチ PWC からの出力波長をそれぞれ受けて合波し、 n 個の出力ポート P_{o1} 、 P_{o2} 、 $\sim P_{on}$ へ出力する $q \times 1$ 合波器(アレイ導波路回折格子) AWG とで構成され得る。

20

【0033】

図3に戻って、光ドロップ装置 SDD は、光ノード ND_0 に隣接する各光ノード $ND_1 \sim$ 光ノード ND_d からの各 $(n-2)$ 本ずつすなわち合計 $s \times (n-2)$ 本の入力光ファイバ $F_{i1} \sim F_{i(n-2)}$ にそれぞれ設けられ、伝送されてきた光を分岐する、 1×2 光カプラまたは 1×2 波長選択スイッチなどから成る $s \times (n-2)$ 個の光分岐素子 SE と、その光分岐素子 SE によりそれぞれ分岐された光信号を分岐する $s \times (n-2)$ 個の $1 \times 20s$ 光カプラ PC と、 $s \times (n-2)$ 個の $1 \times 20s$ 光カプラ PC のうち前記光クロスコネクタ部 $OXC_1 \sim$ 光クロスコネクタ部 OXC_s にそれぞれ入力させられている各 $(n-2)$ 本の入力光ファイバ $F_{i1} \sim F_{i(n-2)}$ の順毎に形成される複数群すなわち $(n-2)$ 群の $1 \times 20s$ 光カプラ PC 毎に接続された $(n-2)$ 個のトランスポンダバンク TBK_1 乃至 TBK_s とを備えている。これらトランスポンダバンク TBK_1 乃至 TBK_s は、ドロップ信号受信装置として機能している。各トランスポンダバンク TBK_1 乃至 TBK_s には、上記 $(n-2)$ 群を構成する各 s 個の $1 \times 20s$ 光カプラ PC のすべてからの信号を受ける $20s$ 個の $s \times 1$ 光スイッチ PS と、その $20s$ 個の $s \times 1$ 光スイッチ PS の出力光から所望の波長をそれぞれ抽出する波長選択素子として機能する $20s$ 個の可変波長フィルタ(チューナブルフィルタ) TF とをそれぞれ備えている。可変波長フィルタ TF から出力された所定波長の光信号(ドロップ信号)は図示しない電気レイヤの所望のルータへドロップされ、そこで光受信器により電気信号に変換される。なお、コヒーレント受信の場合は、可変波長フィルタ TF は必ずしも必要なく、光受信器に波長フィルタ機能が設けられてもよい。

30

40

【0034】

上記 $s \times 1$ 光スイッチ PS は、前記光クロスコネクタ部 $OXC_1 \sim$ 光クロスコネクタ部

50

OXCSにそれぞれ入力させられている各 $(n - 2)$ 本の入力光ファイバ $F_{i1} \sim F_{i(n-2)}$ から、信号をドロップさせる単一のファイバを選択するものであり、 $(n - 2)$ 群に分けられている。このように、 $s \times 1$ 光スイッチPSが $(n - 2)$ 個の群(組)に分けられていてそこに所定のドロップ率により限られた信号がドロップさせられる結果、後述のように、上記光カプラPCおよび光スイッチPSの規模が低減させられている。上記20sは、そのドロップ率を反映したものである。

【0035】

上記の光ドロップ装置SDDを構成する 1×2 光分岐素子SE、 $1 \times 20s$ 光カプラPC、 $s \times 1$ 光スイッチPS、および可変波長フィルタ(チューナブルフィルタ)TFは、光パスが上述の順方向だけでなく逆方向にも成立する光学的な可逆性を有しているので、光アド装置SADは、図3に示すように、その光ドロップ装置SDDと同様に接続された光学部品から構成される。これにより、図示しない電気レイヤにおいて電気信号から光信号に変換されたアド信号は、光ドロップ装置SDDとは逆の経路で波長単位のアド信号を各出力光ファイバ $F_{o1} \sim F_{o(n-2)}$ のうち所望の方路の出力光ファイバへ加入され、所望の方路の波長分割多重光に付加される。この光アド装置SADのトランスポンダバンクTBK1乃至TBKsはアド信号送信装置として機能する。

10

【0036】

図7は、各光ノードND0~ND4が、たとえば入力或は出力ファイバ総数28本の光ファイバで構成されている場合における、光ノードND0およびそれに備えられた光クロスコネクタ装置OXCSと、その光クロスコネクタ装置OXCSを構成している光クロスコネクタ部OXCS1~OXCS4の構成を代表的に示す光クロスコネクタ部OXCS2とを、示している。この場合、 $m = n = 7$ となつて、入力光ファイバ $F_{i1} \sim F_{i(n-2)}$ および出力光ファイバ $F_{o1} \sim F_{o(n-2)}$ は各7本となり、2本の内部接続用光ファイバ F_{ns1} および F_{n21} が入力側に、2本の内部接続用光ファイバ F_{n1s} および F_{n12} が出力側に接続されるので、光クロスコネクタ部OXCS2は 9×9 の規模となる。このため、光クロスコネクタ部OXCS2は、9個の 1×9 光カプラPCと、9個の 1×9 波長選択スイッチWSSとから構成される。従つて、光クロスコネクタ装置OXCSは、全体で、36個の 1×9 光カプラPCと36個の 1×9 波長選択スイッチWSSとから構成されることになる。すなわち、本実施例の光クロスコネクタ装置OXCSは、たとえば図8に示す、1個の大規模な波長選択スイッチWSSから成る従来の光クロスコネクタ装置OXCSと比較して、必要とする 1×9 波長選択スイッチWSSの個数が約 $1/3$ となる。

20

30

【0037】

これに対して、上記と同じ光ネットワークNWにおいて、光ノードND0に備えられた光クロスコネクタ装置OXCSが単一の光クロスコネクタ部から構成されている従来の場合は、図8に示すように、相互接続がなく、光クロスコネクタ部の規模が 28×28 となることから、光クロスコネクタ装置OXCSは、28個の 1×28 光カプラPCと28個の 1×28 波長選択スイッチWSSとから構成されることになる。この 1×28 波長選択スイッチWSSは、前述のように非現実的規模であるので、可及的に少ない個数で現実的に構成しようとする、たとえば図9に示すように、 1×28 波長選択スイッチWSSは4個の 1×9 波長選択スイッチWSSを用いて構成される。この場合の規模は 1×33 となるが、必要なポートを用いることにより 1×28 として用いることができる。このような従来の構成の光クロスコネクタ装置OXCSは、 $(4 \times 28 = 112)$ 個の 1×9 波長選択スイッチWSSを必要とする。

40

【0038】

図10は、各光ノードND0が隣接する光ノードND1~ND4と接続される入力光ファイバ $F_{i1} \sim F_{i(n-2)}$ および出力光ファイバ $F_{o1} \sim F_{o(n-2)}$ は各7本、ファイバ1本当たり40波の多重信号、アドドロップ率は50%と仮定されるとき、光ノードND0に備えられた光クロスコネクタ装置が大規模の単一の光クロスコネクタ部からなる場合の従来型の光ドロップ装置SDDを示している。この場合の光ドロップ装置SDDは、各入力光ファイバからすべてのトランスポンダに信号をドロップさせるものであり、

50

28個の1×560光カプラPCと、560個の28×1光スイッチPSと、560個の可変波長フィルタTFとから構成される。それら28×1光スイッチPSと、560個の可変波長フィルタTFの個数は、波長多重数×アドロップ率×ファイバ本数から導かれる。ここで、上記の1×560光カプラPCは損失が大きく非現実的な規模であるので、たとえば図11或いは図12に示すように3段の従属接続で構成される。図11に示す1×560光カプラは、1段目が1個の1×7光カプラ、2段目が光増幅器PA、3段目が7個の1×80光カプラから構成される。図12に示す1×560光カプラは、1段目が1個の1×9波長選択スイッチWSSから構成されるほかは同様に構成される。3段目の1×80光カプラの損失が大きいため、2段目の光増幅器PAはその損失を補償する大きさの増幅率たとえば20dBの増幅率を有している。たとえば図11に示す場合の28個の1×560光カプラでは、196個の1×80光カプラと、28個の1×80光カプラと、196個の光増幅器PAから構成される。上記光増幅器PAは、1×80光カプラの減衰に対応する20dB程度の増幅率を有する例えばエルビウムドープ光ファイバ増幅器(EDFA)から構成される。

10

20

30

40

50

【0039】

これに対して、上記と同じ条件が適用された本実施例の光ドロップ装置SDDは、各トランスポンダバンクに接続できるファイバが各光クロスコネクタ部(サブシステム)毎に限定されており、各トランスポンダバンクへは各光クロスコネクタ部(サブシステム)の0、1、又は複数のファイバからの信号がドロップできる。図13は、各光クロスコネクタ部(サブシステム)の1本のファイバから各トランスポンダバンクTBK1~TBK7へ信号がドロップできる例が示されている。すなわち、光クロスコネクタ装置OXCは4個(s個)の光クロスコネクタ部OXC1乃至OXC4から構成されている。また、光ドロップ装置SDDは、28個の1×80光カプラPCと、それら28個の1×80光カプラPCの前段に設けられた28個の光増幅器PAと、80個ずつ7つのトランスポンダバンクTBK1乃至TBK7を構成する7群で合計560個の4×1光スイッチPSと、560個の波長選択フィルタTFとから構成される。これから明らかなように、本実施例の光ドロップ装置SDDでは、1×80光カプラPCおよび光増幅器PAの個数がそれぞれ1/7に減少し、28個の1×80光カプラPCが不要となり、560個の光スイッチPSが28×1から4×1の規模に減少することで、全体の規模が大幅に減少している。

【0040】

次に、本発明者等が、図14に示す、25個の光ノードNDを複数本の光ファイバFにより正方形に相互接続した5×5正方格子型ネットワークNWにおいて、各光ノードNDの光クロスコネクタ装置OXC及び光ドロップ装置SDDが、たとえば図3、図13に示すように、光クロスコネクタ装置OXCが相互接続された複数の光クロスコネクタ部を備え、且つ光ドロップ装置SDDが各光クロスコネクタ部にそれぞれ入力される複数の入力光ファイバを選択する複数群の光スイッチPSがそれぞれトランスポンダバンク毎に設けられる場合(本発明構成)について、以下のシミュレーション条件下で、各サブシステムから同一のトランスポンダバンクへ繋がるファイバ数kをパラメータとする、ブロッキング比(率)とトラフィック率との関係を求めた。図15はその算出結果を示している。

【0041】

(シミュレーション条件)

- ・トポロジ：5×5正方格子型ネットワーク(図14)
- ・ファイバ1本当たりの多重光：80波多重光
- ・1個の光クロスコネクタ部の最大サイズ：9×9
- ・トラフィック：ノード間平均パス需要=14
 トラフィック分布=一様ランダム
 需要の発生=ポアソン分布

【0042】

図15において、CDCは、図13に示すようにトランスポンダバンクを用いないです

すべての入力光ファイバからすべてのトランスポンダへ信号をドロップさせる構成のものを示している。図15から明らかのように、各サブシステムから同一のトランスポンダバンクへ繋がるファイバ数 k が少なくなるほど、ブロッキング率 $1 - E^{-0.3}$ におけるトラフィック率の低下が大きくなる。 $k = 4$ 、 $k = 3$ 、 $k = 2$ 、 $k = 1$ 、では4%、10%、13%、26%、の低下となる。 $k = 1$ の場合であっても用途によっては実用され得る。

【0043】

図16は、たとえば図3、図13に示すように、光クロスコネクタ装置 OXC が相互接続された複数の光クロスコネクタ部を備え、且つ光ドロップ装置 DDD が各光クロスコネクタ部にそれぞれ入力される複数の入力光ファイバを選択する複数群の光スイッチ PS がそれぞれトランスポンダバンク毎に設けられる場合（本発明構成）について、図10の従来型に比較して、例えば図11あるいは図12に示される多段構成される 1×560 光カプラ PC における光増幅器 PA の必要個数と、各サブシステムから同一のトランスポンダバンクへ繋がるファイバ数 k との関係を示している。これによれば、 $k = 4$ であっても47%の削減効果が得られた。

【0044】

上記に示す光ドロップ装置 DDD の効果は、それと同様に構成されている光アド装置 SAD においても同様に得られる。

【0045】

上述のように、本実施例の光アド/ドロップ装置すなわち光ドロップ装置 DDD によれば、複数の光クロスコネクタ部 OXC_1 乃至 OXC_s にそれぞれ接続された s 群の入力光ファイバ $F_{i1} \sim F_{i(n-2)}$ のうちの一部又は全部に接続された複数の $1 \times 20s$ 光カプラ PC と、それら複数の光カプラ PC のうち複数の光クロスコネクタ部 OXC_1 乃至 OXC_s のうちの相互に異なる光クロスコネクタ部にそれぞれ接続された一群の光カプラ PC から出力される信号をそれぞれ受けて択一的に選択する一群の $s \times 1$ 光スイッチ PS とその一群の光スイッチ PS からそれぞれ出力された信号毎に所望の波長の信号をそれぞれ選択して図示しないトランスポンダへ供給する複数の可変波長フィルタ TF とをそれぞれ含む複数のトランスポンダバンク（ドロップ信号受信装置） TBK とを、備えることから、各入力光ファイバ $F_{i1} \sim F_{i(n-2)}$ 毎に伝送されてくる波長のうちの任意の波長を抽出するために、多段構成されることにより入力光ファイバの本数の数倍の個数の多段光カプラと、それら多段光カプラからの光を選択する全波数（＝ファイバ本数 \times 1本当たりの多重数）にドロップ率を掛けた数の光スイッチとを備えて、その光スイッチからの出力光から所定波長の光を選択的に抽出する形式の従来型の光ドロップ装置と比較して、光カプラ PC の個数が少なくなり、光スイッチ PS の規模が大幅に小さくなるので、光アド/ドロップ装置の規模を大幅に削減することができる。

【0046】

また、本実施例の光アド/ドロップ装置すなわち光アド装置 SAD によれば、複数の光クロスコネクタ部 OXC_1 乃至 OXC_s にそれぞれ接続された s 群の出力光ファイバ $F_{o1} \sim F_{o(n-2)}$ のうちの一部又は全部に接続された複数の光カプラ PC と、それら複数の光カプラ PC のうち複数の光クロスコネクタ部のうちの相互に異なる光クロスコネクタ部に接続された一群の光カプラ PC のいずれかへ所望の波長の信号を出力する複数群の $s \times 1$ 光スイッチ PS とそれら $s \times 1$ 光スイッチ PS に対応して配置されて図示しないトランスポンダから出力された光から所望の波長を抽出してそれら $s \times 1$ 光スイッチ PS へアド信号をそれぞれ出力する複数群の可変波長フィルタ TF とを含む複数のトランスポンダバンク（アド信号送信装置） TBK_1 乃至 TBK_s とを、備えることから、所望の出力光ファイバへ任意の波長を加入させるために、多段構成されることにより入力光ファイバの本数の数倍の個数の多段光カプラと、所望の光信号を選択してそれら多段光カプラへ出力する、全波数（＝ファイバ本数 \times 1本当たりの多重数）にドロップ率を掛けた数の光スイッチとを備えて、その光スイッチからの出力光から所定波長の光を所望の出力光ファイバへ選択的に出力する形式の従来型の光アド装置と比較して、光カプラ PC の個数が少なく

10

20

30

40

50

なり、光スイッチPSの規模が大幅に小さくなるので、光アド/ドロップ装置の規模を大幅に削減することができる。

【0047】

また、本実施例の光アド/ドロップ装置が設けられる光クロスコネクタ装置OXCは、複数本のノード間接続用光ファイバにそれぞれ接続されたノード間接続用入力ポート $P_{i2} \sim P_{i(n-1)}$ およびノード間接続用出力ポート $P_{o2} \sim P_{o(n-1)}$ と、内部接続用入力ポート P_{i1} 、 P_{in} および内部接続用出力ポート P_{o1} 、 P_{on} とをそれぞれ有する複数個の光クロスコネクタ部(サブシステム)OXC1~OXC_sを備えており、それら複数個の光クロスコネクタ部OXC1~OXC_sのいずれにおいても、所定の光クロスコネクタ部の内部接続用出力ポートが他の光クロスコネクタ部の内部接続用入力ポートと直接に接続され、且つさらに他の光クロスコネクタ部の内部接続用入力ポートと該他の光クロスコネクタ部を介して間接的に接続されていることから、光クロスコネクタ部OXC1~OXC_s相互間でルーティングできるので、同一ファイバ数での同様のブロッキング率を有する従来型の光クロスコネクタ装置と比較して、同程度のパス収容能力を有しつつ、光クロスコネクタ部或いは波長選択スイッチなどのハードウェアの規模を大幅に削減できる。また、光クロスコネクタ装置OXC内において所定の光クロスコネクタ部からそれに隣接する一対の他の光クロスコネクタ部の一方および他方へ双方向に波長を伝送することができるので、一方向へ波長を伝送する場合に比較して、方路切替処理時間が短縮できる利点がある。

10

【0048】

また、本実施例によれば、光ドロップ装置SDDの複数群の光スイッチPSの群数($n-2$)と、光クロスコネクタ部OXC1~OXC_sにそれぞれ入力する入力光ファイバ $F_{i1} \sim F_{i(n-2)}$ の本数($n-2$)又は光クロスコネクタ部OXC1~OXC_sから出力する出力光ファイバ $F_{o1} \sim F_{o(n-2)}$ の本数($n-2$)とが等しいので、光カプラPCの個数が好適に少なく且つ規模が小さくされる。

20

【0049】

ここで、光ドロップ装置SDDにおいて、複数群(s 群)の入力光ファイバ $F_{i1} \sim F_{i(n-2)}$ のうちの複数の光クロスコネクタ部OXC1~OXC_sにそれぞれ入力される入力光ファイバの群の単位ですなわち光クロスコネクタ部OXC1~OXC_sの単位で光信号のドロップが制限されるようにしてもよい。また、光アド装置SADにおいて、複数群(s 群)の出力光ファイバ $F_{o1} \sim F_{o(n-2)}$ のうちの複数の光クロスコネクタ部OXC1~OXC_sからそれぞれ出力される出力光ファイバの群の単位ですなわち光クロスコネクタ部OXC1~OXC_sの単位で光信号の加入(アド)が制限されるようにしてもよい。このドロップを制限する所定群の入力光ファイバ $F_{i1} \sim F_{i(n-2)}$ またはアドを制限する所定群の出力光ファイバ $F_{o1} \sim F_{o(n-2)}$ には、光カプラPCへ光を分岐し或いは前記カプラから光を加入する光カプラまたは 1×2 WSSなどの光分岐素子SEおよびそれに接続される光カプラPCが予め定められたドロップ率或いはアド率に応じて設けられないため、その光分岐素子SEおよび光カプラPCの数を少なくすることができる。この光クロスコネクタ部OXC1~OXC_s毎の制約は、ルーティング上では、都合がよい。

30

40

【0050】

また、図17に概念を示すように、光ドロップ装置SDDにおいて、複数個のトランスポンダバンクTBK毎に、それへ入力される波長信号から予め定められたアドドロップ率に応じてドロップできる波長数を制限するようにしてもよい。また、光アド装置SADにおいて、複数個のトランスポンダバンクTBK毎に、それから出力される波長信号から予め定められたアドドロップ率に応じてアドできる波長数を制限するようにしてもよい。このトランスポンダバンクTBK毎の制約は、設計上では、都合がよい。全体でアドドロップ率を決めるとなると、トランスポンダバンクTBK毎にアドドロップする波長数が異なるため設計の点で不利となる。図17は、アドドロップ率が $3/4$ であるときを示している。

50

【 0 0 5 1 】

また、図 1 8 に概念を示すように、光ドロップ装置 S D D において、複数本の入力光ファイバ $F i 1 \sim F i (n - 2)$ 毎に予め定められたドロップ率に応じてドロップできる総波長数を制限するようにしてもよい。また、光アド装置 S A D において、複数本の出力光ファイバ毎に予め定められたアド率に応じて加入できる総波長数を制限する。この場合、前記光スイッチの複数群毎に対して予め定められたドロップ率、アド率での制約を設定することが容易となる。仮に、ノード全体で予め定められたドロップ率、アド率での制約しようとする、各光クロスコネクタ部毎に波長が異なるため、無駄な構成が必要となって設計が煩雑となる。図 1 8 は、アドドロップ率が $1 / 3$ であるときを示している。

【 0 0 5 2 】

10

また、図 1 9 に概念を示すように、複数本の入力光ファイバ $F i 1 \sim F i (n - 2)$ により伝送された多重信号を構成する波長毎に、予め定められたドロップ率に応じてドロップできる総波長数を制限するようにしてもよい。また、前記複数本の出力光ファイバ $F o 1 \sim F o (n - 2)$ に加入する多重信号を構成する波長毎に、予め定められたアド率に応じて加入できる総波長数を制限するようにしてもよい。この場合、ドロップ信号受信装置又はアド信号送信装置内でドロップ波長を選択する可変波長フィルタ T F、或いはアド波長を出力させる可変波長フィルタ T F の数または規模を小さくできる。図 1 9 は、アドドロップ率が $1 / 3$ であるときを示している。

【 実施例 2 】

【 0 0 5 3 】

20

図 2 0 は、光ドロップ装置 S D D の他の構成例を示す図 1 3 に対応する図である。図 2 0 に示される光ドロップ装置 S D D では、トランスポンダバンク T B K の個数が入力光ファイバ $F i 1 \sim F i (n - 2)$ の本数或いは光クロスコネクタ部 $O X C 1 \sim O X C s$ の個数とは独立に設定されている。図 2 0 の例では、5 個のトランスポンダバンク T B K 1 ~ T B K 5 が設けられ、各トランスポンダバンク T B K 1 ~ T B K 5 に接続される入力光ファイバ $F i 1 \sim F i (n - 2)$ は、ランダムで均等な本数となるように割り当てられている。トランスポンダバンク T B K 1 ~ T B K 5 中に含まれるトランスポンダの数は任意に設定される。図 2 0 の光ドロップ装置 S D D では、2 8 個の $1 \times 8 0$ 又は $1 \times 1 0 0$ 光カプラ P C が、各群の入力光ファイバ $F i 1 \sim F i 7$ のうちのいずれかからの多重信号をトランスポンダバンク T B K 1 ~ T B K 5 中の各 1 1 2 個の 5×1 又は 4×1 光スイッチ P S のいずれかへ入力させる。本実施例においても、2 8 個の光増幅器 P A が 2 8 個の $1 \times 8 0$ 又は $1 \times 1 0 0$ 光カプラ P C の入力側に設けられてもよい。本実施例の光ドロップ装置 S D D においても、 $1 \times 8 0$ 光カプラ P C および光増幅器 P A の個数が大幅に減少し、2 8 個の 1×8 光カプラ P C が不要となり、5 6 0 個の光スイッチ P S が $2 8 \times 1$ から 4×1 の規模に減少することで、全体の規模が大幅に減少している。

30

【 実施例 3 】

【 0 0 5 4 】

図 2 1 は、図 3 に示される光クロスコネクタ部 $O X C 1$ の他の例を示している。この実施例 3 の光クロスコネクタ部 $O X C 1$ は、内部接続用光ファイバ $F n s 1$ 、ノード間接続用の入力光ファイバ $F i 1$ 乃至 $F i (n - 2)$ 、内部接続用光ファイバ $F n 2 1$ にそれぞれ接続され、入力された波長分割多重光を受けてその波長分割多重光に含まれる波長を選択する複数個 (n 個) の $1 \times n$ 入力側波長選択スイッチ W S S と、内部接続用光ファイバ $F n 1 s$ 、ノード間接続用の出力光ファイバ $F o 1$ 乃至 $F o (n - 2)$ 、内部接続用光ファイバ $F n 1 2$ にそれぞれ接続され、 $1 \times n$ 入力側波長選択スイッチ W S S から入力された波長信号または波長群信号を受けてそれらを合波し、内部接続用光ファイバ $F n 1 s$ 、ノード間接続用の出力光ファイバ $F o 1$ 乃至 $F o (n - 2)$ 、内部接続用光ファイバ $F n 1 2$ へそれぞれ出力する複数個 (n 個) の $n \times 1$ 光カプラ P C とを有するものである。このようにすれば、図 3 に示される光クロスコネクタ部 $O X C 1$ と同様に、高価な波長選択スイッチ W S S の数を半減させることができる。

40

【 実施例 4 】

50

【 0 0 5 5 】

図 2 2 は、図 3 に示される光クロスコネクタ部 O X C 1 の他の例を示している。この実施例 4 の光クロスコネクタ部 O X C 1 は、内部接続用光ファイバ F n s 1、ノード間接続用の入力光ファイバ F i 1 乃至 F i (n - 2)、内部接続用光ファイバ F n 2 1 にそれぞれ接続され、入力された波長分割多重光を受けてその波長分割多重光に含まれる波長を選択する複数個 (n 個) の 1 × n 入力側波長選択スイッチ W S S と、内部接続用光ファイバ F n 1 s、ノード間接続用の出力光ファイバ F o 1 乃至 F o (n - 2)、内部接続用光ファイバ F n 1 2 にそれぞれ接続され、1 × n 入力側波長選択スイッチ W S S から入力された波長信号または波長群信号を受けてそれらを合波し、内部接続用光ファイバ F n 1 s、ノード間接続用の出力光ファイバ F o 1 乃至 F o (n - 2)、内部接続用光ファイバ F n 1 2 へそれぞれ出力する複数個 (n 個) の n × 1 出力側波長選択スイッチ W S S とを有するものである。このようにすれば、光カプラが用いられていないので、光クロスコネクタ部 O X C 1 内での光損失が低減される。

10

【 0 0 5 6 】

以上、本発明の一実施例を図面に基づいて説明されていたが、本発明はその他の態様においても適用される。

【 0 0 5 7 】

たとえば、前述の実施例では、光アドノドロップ装置として光ドロップ装置 S D D および光アド装置 S A D がノード N D 0 に備えられていたが、光ドロップ装置 S D D および光アド装置 S A D の一方が備えられていてもよい。

20

【 0 0 5 8 】

前述の光クロスコネクタ装置 O X C を構成する複数個の光クロスコネクタ部は、2 個、3 個、4 個などのいずれの個数であってもよい。また、その複数個の光クロスコネクタ部は、環状に内部接続されていたが、鎖状に内部接続されていてもよい。

【 0 0 5 9 】

その他、一々例示はしないが、本発明はその趣旨を逸脱しない範囲で種々変更を加え得るものである。

【 符号の説明 】

【 0 0 6 0 】

N W : 光ネットワーク

30

N D 0 ~ N D d : 光ノード

S D D : 光ドロップ装置 (光アドノドロップ装置)

S E : 光分岐素子 (1 × 2 光カプラ又は 1 × 2 波長選択スイッチ)

S A D : 光アド装置 (光アドノドロップ装置)

T B K 1 ~ T B K s : トランスポンダバンク (ドロップ信号受信装置、アド信号送信装置)

O X C : 光クロスコネクタ装置

O X C 1 ~ O X C 4 : 光クロスコネクタ部

O X C 1 ~ O X C s : 光クロスコネクタ部

W S S : 波長選択スイッチ

40

P C : 光カプラ

P S : 光スイッチ

F i 1 ~ F i n : 入力光ファイバ (ノード間接続用光ファイバ)

F o 1 ~ F o n : 出力光ファイバ (ノード間接続用光ファイバ)

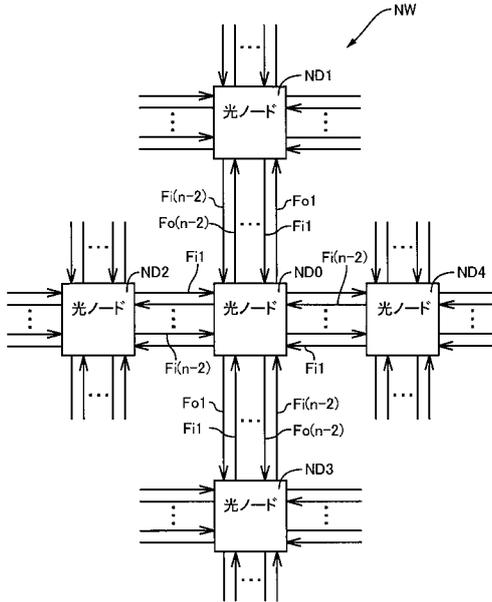
P i 2 ~ P i (n - 1) : ノード間接続用入力ポート

P o 2 ~ P o (n - 1) : ノード間接続用出力ポート

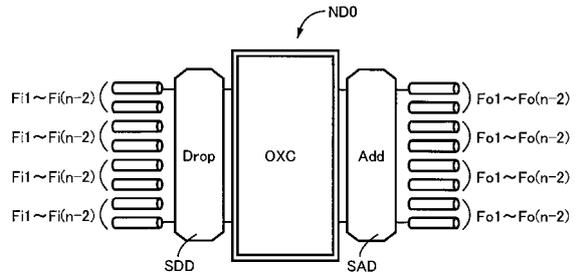
P i 1、P i n : 内部接続用入力ポート

P o 1、P o n : 内部接続用出力ポート

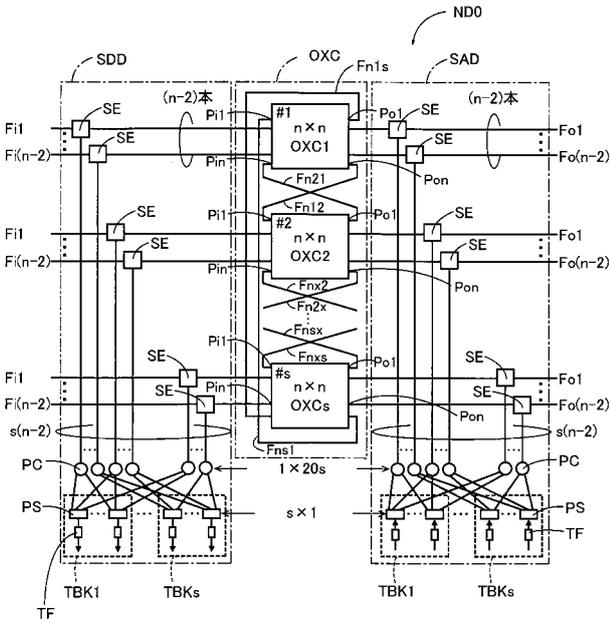
【 図 1 】



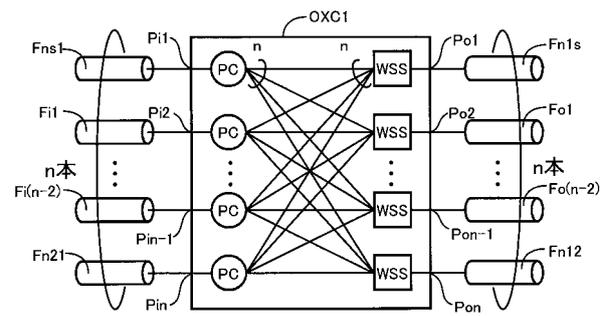
【 図 2 】



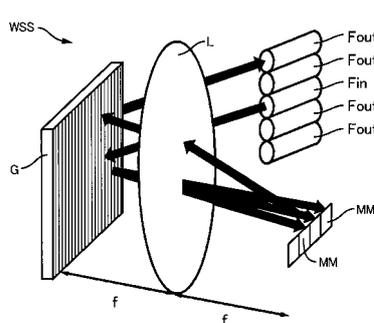
【 図 3 】



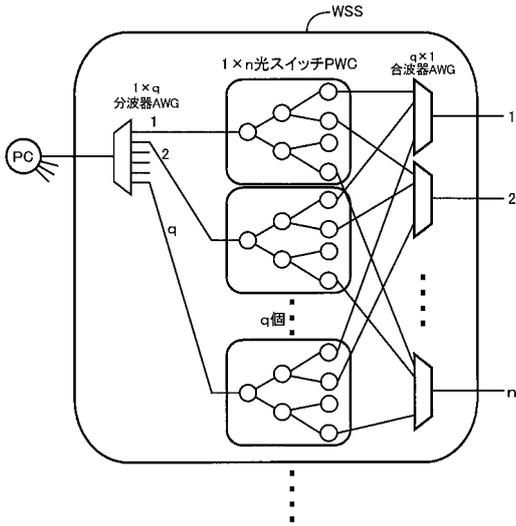
【 図 4 】



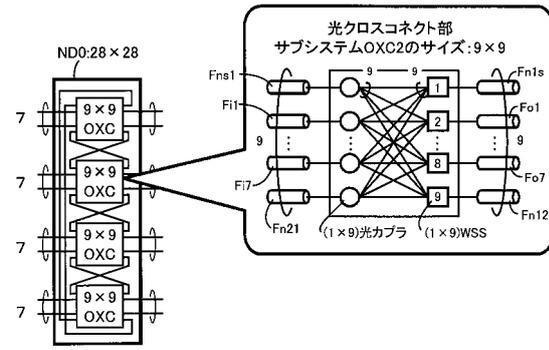
【 図 5 】



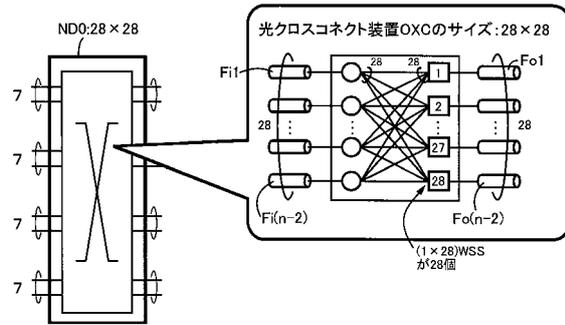
【 図 6 】



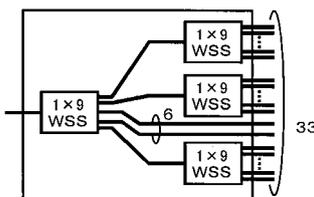
【 図 7 】



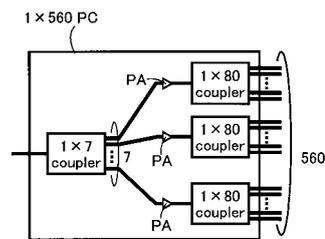
【 図 8 】



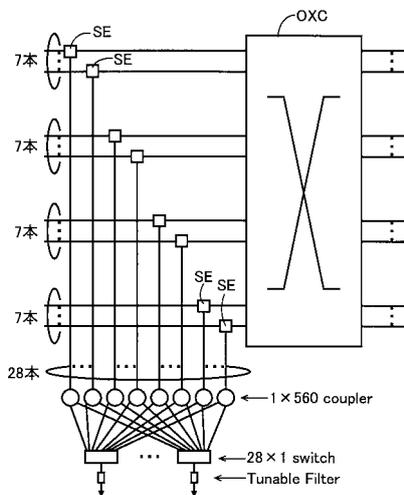
【 図 9 】



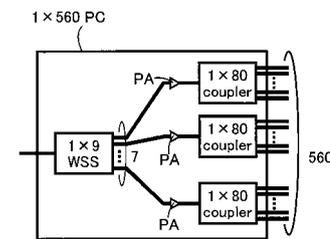
【 図 1 1 】



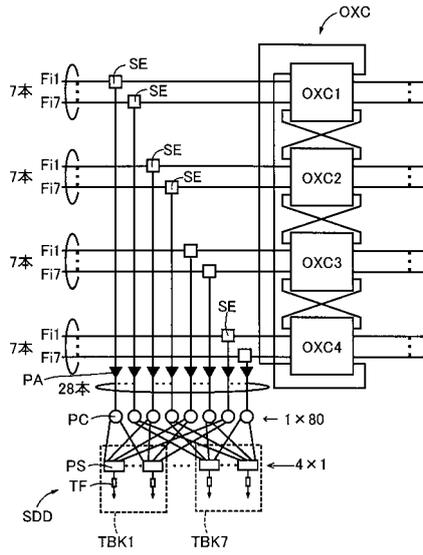
【 図 1 0 】



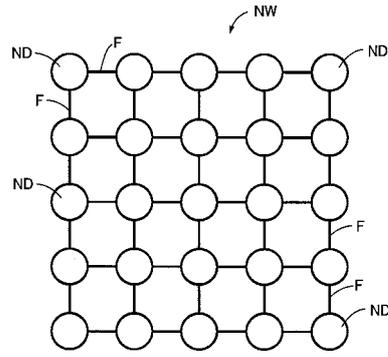
【 図 1 2 】



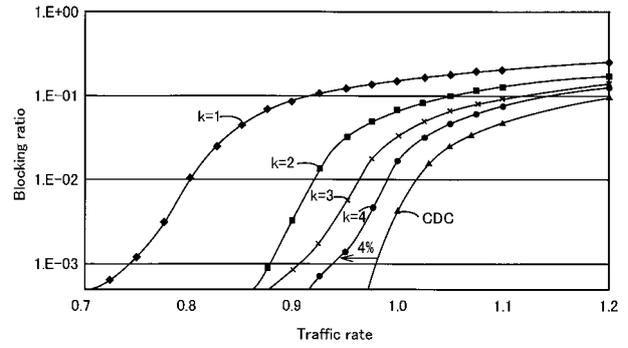
【 図 1 3 】



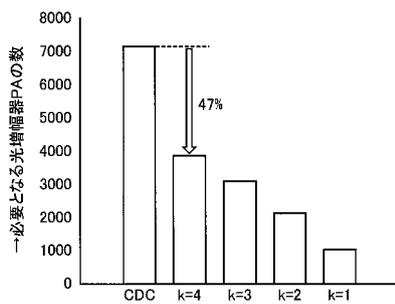
【 図 1 4 】



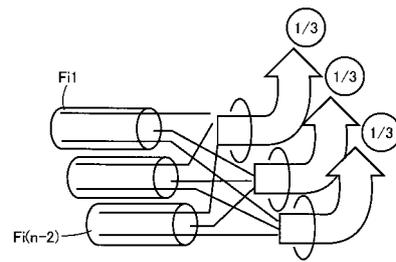
【 図 1 5 】



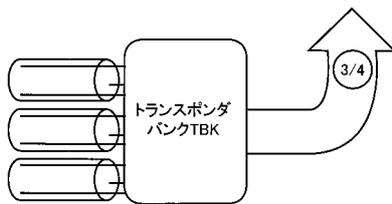
【 図 1 6 】



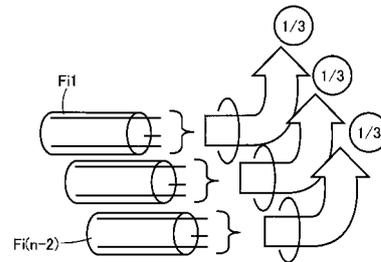
【 図 1 8 】



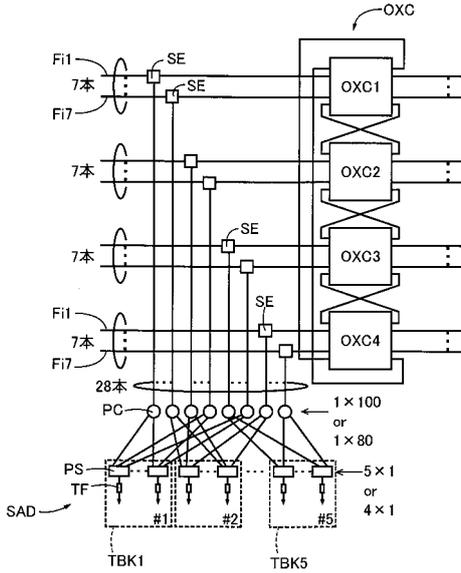
【 図 1 7 】



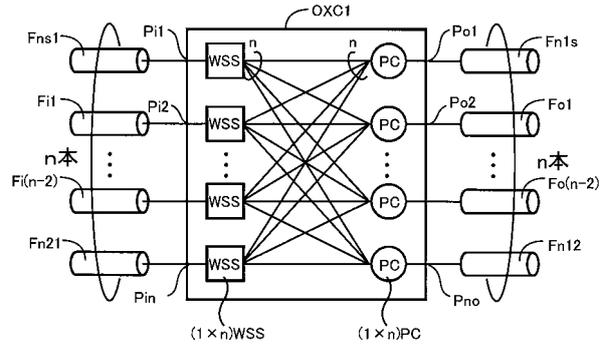
【 図 1 9 】



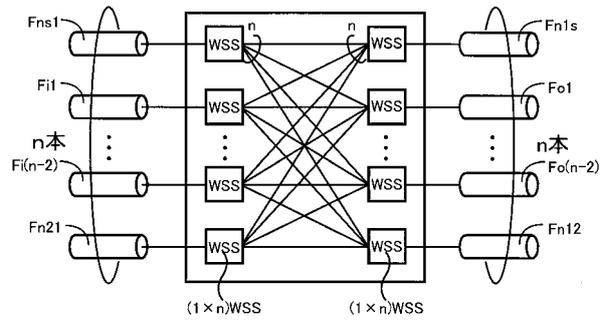
【図 2 0】



【図 2 1】



【図 2 2】



【手続補正書】

【提出日】平成27年12月18日(2015.12.18)

【手続補正 1】

【補正対象書類名】明細書

【補正対象項目名】0015

【補正方法】変更

【補正の内容】

【0015】

また、好適には、前記複数のトランスポンダバンク毎に、そのトランスポンダバンクに入力される多重信号から予め定められたドロップ率に応じてドロップできる波長数が所定のアドロップ率に制限される。また、前記複数のトランスポンダバンク毎に、そのトランスポンダバンク毎から出力される多重信号へ加入する波長数が予め定められたアドロップ率に応じて制限される。このトランスポンダバンク毎の制約は、アドロップ部の規模を削減する上で、都合がよい。

【手続補正 2】

【補正対象書類名】明細書

【補正対象項目名】0021

【補正方法】変更

【補正の内容】

【0021】

図2に示すように、光ノードND0には、光ノードND0の周囲に位置する光ノードND1~ND4から入力光ファイバFi1乃至Fi(n-2)を介してそれぞれ伝送された波長分割多重信号を波長単位或いは波長群単位でルーティング(方路切換)して光ノードND1~NDsのいずれかに接続される所望の出力光ファイバへ送信する光クロスコネク

装置 OXC と、その光クロスコネクタ装置 OXC の前段に位置して、光ノード ND 1 ~ ND 4 から入力光ファイバ Fi 1 乃至 Fi (n - 2) をそれぞれ介して伝送された波長分割多重信号に含まれる波長単位の所望の信号をドロップさせて図示しない電気レイヤのトランスポンダに受信させる光ドロップ装置 SDD と、その電気レイヤのトランスポンダから送られた波長単位の所定の信号を光ノード ND 1 ~ ND 4 のいずれかに接続される所望の方路の出力光ファイバへ加入して伝送させる光アド装置 SAD とが、備えられている。上記光ドロップ装置 SDD および光アド装置 SAD は、互いに同様に構成されるが、光が相互に逆方向に伝送されることで所望の波長の光信号をドロップさせたり、所望の波長に光信号を所望の方路の出力光ファイバへ加入する。本実施例では、光ドロップ装置 SDD および光アド装置 SAD はアド/ドロップ装置を構成している。

【手続補正 3】

【補正対象書類名】明細書

【補正対象項目名】0026

【補正方法】変更

【補正の内容】

【0026】

光クロスコネクタ部 OXC 1 ~ OXC s のそれぞれの n 個の入力ポート Pi 1 ~ Pin および n 個の出力ポート Po 1 ~ Pon のうち、内部接続用の一対の入力ポート Pi 1 および Pin と出力ポート Po 1 および Pon とを除く、入力ポート Pi 2 乃至 Pi (n - 1) と一対の出力ポート Po 2 乃至 Po (n - 1) とは、合計 $4 \times (n - 2)$ 本の d 組の入力光ファイバ Fi 1 ~ Fi (n - 2) および合計 $s \times (n - 2)$ 本の d 組の出力光ファイバ Fo 1 ~ Fo (n - 2) を介して、光ノード ND 0 に隣接する光ノード ND 1 ~ 光ノード ND d の出力側および入力側にそれぞれ接続されている。

【手続補正 4】

【補正対象書類名】明細書

【補正対象項目名】0027

【補正方法】変更

【補正の内容】

【0027】

また、光クロスコネクタ部 OXC 1 ~ OXC s のそれぞれの n 個の入力ポート Pi 1 ~ Pin および n 個の出力ポート Po 1 ~ Pon のうち、一対の入力ポート Pi 1 および Pin と一対の出力ポート Po 1 および Pon とは、隣接する他の光クロスコネクタ部と接続する内部接続用ポートとして用いられている。たとえば、図 3 において所定の光クロスコネクタ部が光クロスコネクタ部 OXC 1 であるとする場合は、その光クロスコネクタ部 OXC 1 の出力ポート Po 1 は、その光クロスコネクタ部 OXC 1 の一方に隣接する他の光クロスコネクタ部 OXC s の入力ポート Pin に内部接続用光ファイバ Fn 1 s を介して直接的に接続され、他の光クロスコネクタ部 OXC s および内部接続用光ファイバ Fn s x を介して図示しないさらに他の光クロスコネクタ部 OXC x の入力ポート Pin に間接的に接続されている。また、上記光クロスコネクタ部 OXC 1 の出力ポート Pon は、その光クロスコネクタ部 OXC 1 の他方に隣接する他の光クロスコネクタ部 OXC 2 の入力ポート Pi 1 に内部接続用光ファイバ Fn 1 s を介して直接的に接続され、他の光クロスコネクタ部 OXC 2 および内部接続用光ファイバ Fn 2 x を介して図示しないさらに他の光クロスコネクタ部 OXC x の入力ポート Pi 1 に間接的に接続されている。すなわち、光クロスコネクタ部 OXC 1 ~ OXC s では、所定の光クロスコネクタ部の出力ポートがそれに隣接する他の光クロスコネクタ部の入力ポートに直接的に内部接続されると同時に、その隣接する他の光クロスコネクタ部を介してさらに他の光クロスコネクタ部の入力ポートに間接的に内部接続されている。このように接続される結果、光クロスコネクタ部 OXC 1 ~ OXC s は、リング状に連ねて双方向に内部接続されている。なお、光クロス

コネクト部毎の内部接続は、図3に示す様に必ずしもリングを構成する必要は無く、図3の場合に、OXC1とOXC_sが直接接続されない場合もある。また、各光クロスコネクト部を接続するファイバは、図3では複数(2)本で示しているが、1本であっても構わない。

【手続補正5】

【補正対象書類名】明細書

【補正対象項目名】0031

【補正方法】変更

【補正の内容】

【0031】

上記波長選択スイッチWSSは、たとえば図5の概略図に示す三次元MEMS光スイッチ、又は図6に示す平面式波長選択スイッチから構成される。図5において、三次元MEMS光スイッチは、たとえば、光カプラPCに接続された1本の入力光ファイバFinおよび4本の出力光ファイバFout1~Fout4を用いて1×4或いは4×1の規模で説明されている。この三次元MEMS光スイッチは、入力光ファイバFinから入力された波長分割多重光を波長単位で分光する分光素子である分光用グレーティング(回折格子)Gと、図示しないアクチュエータにより姿勢制御される波長数m個(図5では4個に省略して示されている)のマイクロミラーMMと、それらの間に配置されて分光された波長を1つのマイクロミラーMM上に集光させる集光レンズLとを備え、入力光ファイバFinから入力された波長分割多重光或いは波長群が分光用グレーティングGで波長単位に分光された後に集光レンズLにより波長毎にマイクロミラーMM上に集光され、マイクロミラーMMからの反射光が出力ファイバFout1~Fout4のうちの所望のファイバに入射するように駆動されることで、波長選択スイッチ機能が得られるようになっている。このような三次元MEMS光スイッチにより、実用上、1×9程度の規模まで構成され得る。

【手続補正6】

【補正対象書類名】明細書

【補正対象項目名】0038

【補正方法】変更

【補正の内容】

【0038】

図10は、各光ノードND0が隣接する光ノードND1~ND4と接続される入力光ファイバFi1~Fi(n-2)および出力光ファイバFo1~Fo(n-2)は各7本、ファイバ1本当たり40波の多重信号、アドドロップ率は50%と仮定されるとき、光ノードND0に備えられた光クロスコネクト装置が大規模の単一の光クロスコネクト部からなる場合の従来型の光ドロップ装置SDDを示している。この場合の光ドロップ装置SDDは、各入力光ファイバからすべてのトランスポンダに信号をドロップさせるものであり、28個の1×560光カプラPCと、560個の28×1光スイッチPSと、560個の可変波長フィルタTFとから構成される。それら28×1光スイッチPSと、560個の可変波長フィルタTFの個数は、波長多重数×アドドロップ率×ファイバ本数から導かれる。ここで、上記の1×560光カプラPCは損失が大きく非現実的な規模であるので、たとえば図11或いは図12に示すように3段の従属接続で構成される。図11に示す1×560光カプラは、1段目が1個の1×7光カプラ、2段目が光増幅器PA、3段目が7個の1×80光カプラから構成される。図12に示す1×560光カプラは、1段目が1個の1×9波長選択スイッチWSSから構成されるほかは同様に構成される。3段目の1×7光カプラの損失が大きいため、2段目の光増幅器PAはその損失を補償する大きさの増幅率たとえば20dBの増幅率を有している。たとえば図11に示す場合の28個の1×560光カプラでは、196個の1×80光カプラと、28個の1×80光カプラと

、196個の光増幅器PAから構成される。上記光増幅器PAは、 1×80 光カブラの減衰に対応する20dB程度の増幅率を有する例えばエルビウムドープド光ファイバ増幅器(EDFA)から構成される。

【手続補正7】

【補正対象書類名】明細書

【補正対象項目名】0043

【補正方法】変更

【補正の内容】

【0043】

図16は、たとえば図3、図13に示すように、光クロスコネクタ装置OXCが相互接続された複数の光クロスコネクタ部を備え、且つ光ドロップ装置SDDが各光クロスコネクタ部にそれぞれ入力される複数の入力光ファイバを選択する複数群の光スイッチPSがそれぞれトランスポンダバンク毎に設けられる場合(本発明構成)について、図10の従来型と比較して、例えば図11あるいは図12に示される多段構成される 1×560 光カブラPCにおける光増幅器PAの必要個数と、各サブシステムから同一のトランスポンダバンクへ繋がれるファイバ数kとの関係を示している。これによれば、 $k = 4$ であっても47%の削減効果が得られた。

【手続補正8】

【補正対象書類名】明細書

【補正対象項目名】0046

【補正方法】変更

【補正の内容】

【0046】

また、本実施例の光アド/ドロップ装置すなわち光アド装置SADによれば、複数の光クロスコネクタ部OXC1乃至OXC_sにそれぞれ接続されたs群の出力光ファイバF_{o1}~F_{o(n-2)}のうちの一部又は全部に接続された複数の光カブラPCと、それら複数の光カブラPCのうち複数の光クロスコネクタ部のうちの相互に異なる光クロスコネクタ部に接続された一群の光カブラPCのいずれかへ所望の波長の信号を出力する複数群のs×1光スイッチPSとそれらs×1光スイッチPSに対応して配置されて図示しないトランスポンダから出力された光から所望の波長を抽出してそれらs×1光スイッチPSへアド信号をそれぞれ出力する複数群の可変波長フィルタTFとを含む複数のトランスポンダバンク(アド信号送信装置)TBK1乃至TBK_sとを、備えることから、所望の出力光ファイバへ任意の波長を加入させるために、多段構成されることにより出力光ファイバの本数の数倍の個数の多段光カブラと、所望の光信号を選択してそれら多段光カブラへ出力する、全波数(=ファイバ本数×1本当たりの多重数)にドロップ率を掛けた数の光スイッチとを備えて、その光スイッチからの出力光から所定波長の光を所望の出力光ファイバへ選択的に出力する形式の従来型の光アド装置と比較して、光カブラPCの個数が少なくなり、光スイッチPSの規模が大幅に小さくなるので、光アド/ドロップ装置の規模を大幅に削減することができる。

【手続補正9】

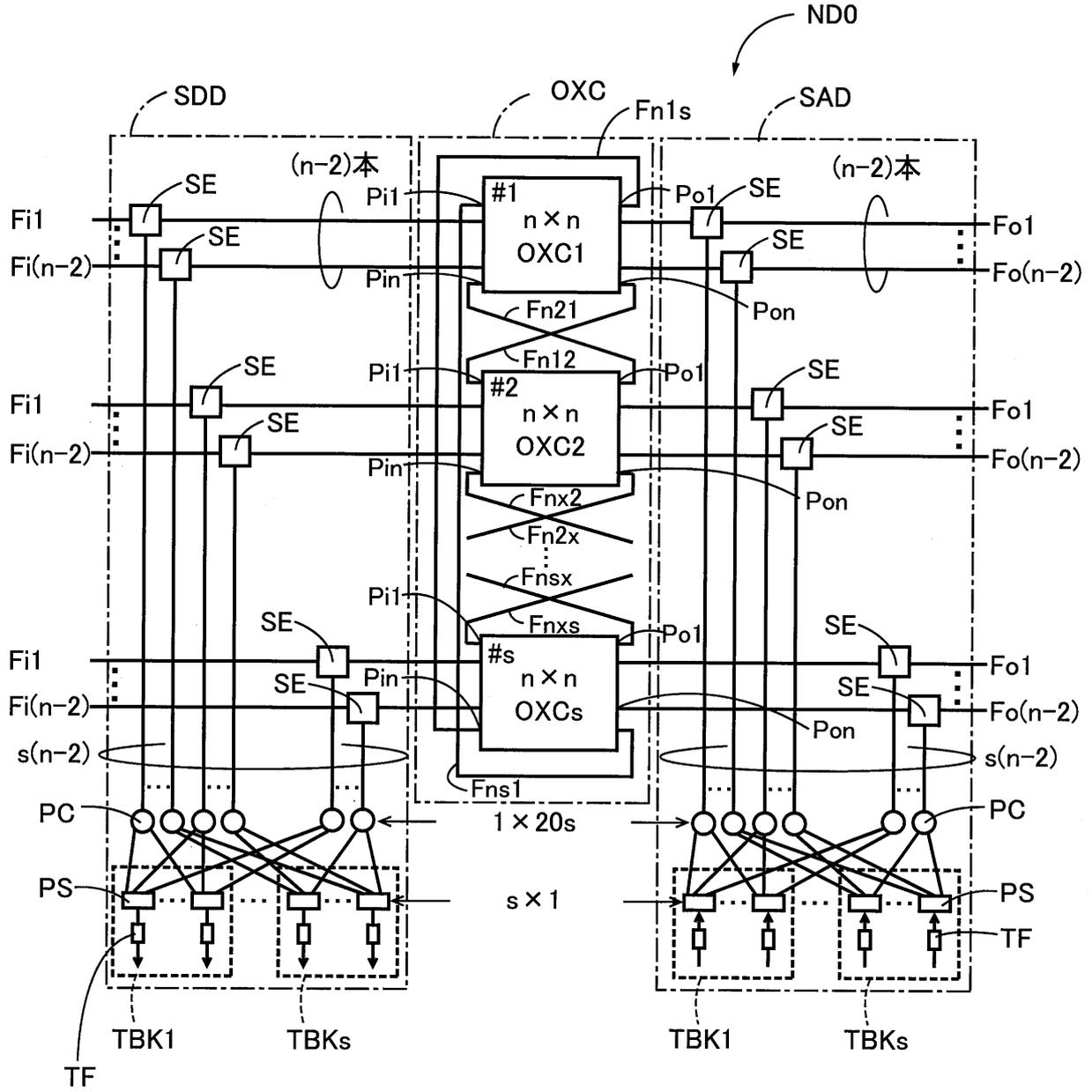
【補正対象書類名】図面

【補正対象項目名】図3

【補正方法】変更

【補正の内容】

【 図 3 】



【国際調査報告】

INTERNATIONAL SEARCH REPORT		International application No. PCT/JP2014/065519
A. CLASSIFICATION OF SUBJECT MATTER H04Q3/52(2006.01)i, H04B10/27(2013.01)i, H04J14/00(2006.01)i, H04J14/02(2006.01)i According to International Patent Classification (IPC) or to both national classification and IPC		
B. FIELDS SEARCHED Minimum documentation searched (classification system followed by classification symbols) H04B10/00-10/90, H04J14/00-14/08, H04Q3/52, 11/00-11/08 Documentation searched other than minimum documentation to the extent that such documents are included in the fields searched Jitsuyo Shinan Koho 1922-1996 Jitsuyo Shinan Toroku Koho 1996-2014 Kokai Jitsuyo Shinan Koho 1971-2014 Toroku Jitsuyo Shinan Koho 1994-2014 Electronic data base consulted during the international search (name of data base and, where practicable, search terms used)		
C. DOCUMENTS CONSIDERED TO BE RELEVANT		
Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
A	Yuto IWAI et al., "Large-Capacity Photonic Node Architecture that Utilizes Stacked Small Scale Optical Cross-connects", Proceedings of the 2012 IEICE General Conference, Tsushin 2, 06 March 2012 (06.03.2012), page 484	1-3
A	JP 2011-061637 A (Nagoya University), 24 March 2011 (24.03.2011), paragraphs [0026], [0041], [0042], [0049], [0050]; fig. 1, 10, 14 (Family: none)	1-3
<input type="checkbox"/> Further documents are listed in the continuation of Box C. <input type="checkbox"/> See parent family annex.		
* Special categories of cited documents: "A" document defining the general state of the art which is not considered to be of particular relevance "E" earlier application or patent but published on or after the international filing date "L" document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified) "O" document referring to an oral disclosure, use, exhibition or other means "P" document published prior to the international filing date but later than the priority date claimed "T" later document published after the international filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention "X" document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone "Y" document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other such documents, such combination being obvious to a person skilled in the art "&" document member of the same patent family		
Date of the actual completion of the international search 25 August, 2014 (25.08.14)		Date of mailing of the international search report 02 September, 2014 (02.09.14)
Name and mailing address of the ISA/ Japanese Patent Office		Authorized officer
Facsimile No.		Telephone No.

国際調査報告		国際出願番号 PCT/J P 2 0 1 4 / 0 6 5 5 1 9									
A. 発明の属する分野の分類 (国際特許分類 (IPC)) Int.Cl. H04Q3/52(2006.01)i, H04B10/27(2013.01)i, H04J14/00(2006.01)i, H04J14/02(2006.01)i											
B. 調査を行った分野 調査を行った最小限資料 (国際特許分類 (IPC)) Int.Cl. H04B10/00-10/90, H04J14/00-14/08, H04Q3/52, 11/00-11/08											
最小限資料以外の資料で調査を行った分野に含まれるもの <table border="0"> <tr> <td>日本国実用新案公報</td> <td>1922-1996年</td> </tr> <tr> <td>日本国公開実用新案公報</td> <td>1971-2014年</td> </tr> <tr> <td>日本国実用新案登録公報</td> <td>1996-2014年</td> </tr> <tr> <td>日本国登録実用新案公報</td> <td>1994-2014年</td> </tr> </table>				日本国実用新案公報	1922-1996年	日本国公開実用新案公報	1971-2014年	日本国実用新案登録公報	1996-2014年	日本国登録実用新案公報	1994-2014年
日本国実用新案公報	1922-1996年										
日本国公開実用新案公報	1971-2014年										
日本国実用新案登録公報	1996-2014年										
日本国登録実用新案公報	1994-2014年										
国際調査で利用した電子データベース (データベースの名称、調査に使用した用語)											
C. 関連すると認められる文献											
引用文献の カテゴリー*	引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示	関連する 請求項の番号									
A	岩井祐斗他, 小規模光クロスコネクタのスタック構成を用いた大容量フォトニックード, 電子情報通信学会 2012年総合大会講演論文集 通信 2, 2012.03.06, p.484	1-3									
A	JP 2011-061637 A (国立大学法人名古屋大学) 2011.03.24, 段落【0026】、【0041】、【0042】、【0049】、【0050】、図 1, 10, 14 (ファミリーなし)	1-3									
<input type="checkbox"/> C欄の続きにも文献が列挙されている。		<input type="checkbox"/> パテントファミリーに関する別紙を参照。									
* 引用文献のカテゴリー 「A」 特に関連のある文献ではなく、一般的技術水準を示すもの 「E」 国際出願日前の出願または特許であるが、国際出願日以後に公表されたもの 「L」 優先権主張に疑義を提起する文献又は他の文献の発行日若しくは他の特別な理由を確立するために引用する文献 (理由を付す) 「O」 口頭による開示、使用、展示等に言及する文献 「P」 国際出願日前で、かつ優先権の主張の基礎となる出願		の日の後に公表された文献 「T」 国際出願日又は優先日後に公表された文献であって出願と矛盾するものではなく、発明の原理又は理論の理解のために引用するもの 「X」 特に関連のある文献であって、当該文献のみで発明の新規性又は進歩性がないと考えられるもの 「Y」 特に関連のある文献であって、当該文献と他の1以上の文献との、当業者にとって自明である組合せによって進歩性がないと考えられるもの 「&」 同一パテントファミリー文献									
国際調査を完了した日 25.08.2014		国際調査報告の発送日 02.09.2014									
国際調査機関の名称及びあて先 日本国特許庁 (ISA/J P) 郵便番号 100-8915 東京都千代田区霞が関三丁目4番3号		特許庁審査官 (権限のある職員) 松原 徳久 電話番号 03-3581-1101 内線 3526	5G 4878								

フロントページの続き

(81)指定国 AP(BW, GH, GM, KE, LR, LS, MW, MZ, NA, RW, SD, SL, SZ, TZ, UG, ZM, ZW), EA(AM, AZ, BY, KG, KZ, RU, TJ, TM), EP(AL, AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HR, HU, IE, IS, IT, LT, LU, LV, MC, MK, MT, NL, NO, PL, PT, RO, RS, SE, SI, SK, SM, TR), OA(BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, KM, ML, MR, NE, SN, TD, TG), AE, AG, AL, AM, AO, AT, AU, AZ, BA, BB, BG, BH, BN, BR, BW, BY, BZ, CA, CH, CL, CN, CO, CR, CU, CZ, DE, DK, DM, DO, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, GT, HN, HR, HU, ID, IL, IN, IR, IS, JP, KE, KG, KN, KP, KR, KZ, LA, LC, LK, LR, LS, LT, LU, LY, MA, MD, ME, MG, MK, MN, MW, MX, MY, MZ, NA, NG, NI, NO, NZ, OM, PA, PE, PG, PH, PL, PT, QA, RO, RS, RU, RW, SA, SC, SD, SE, SG, SK, SL, SM, ST, SV, SY, TH, TJ, TM, TN, TR, TT, TZ, UA, UG, US

(72)発明者 石田 寛人

愛知県名古屋市千種区不老町1番 国立大学法人名古屋大学内

Fターム(参考) 5K069 AA16 BA09 CB01 CB10 DB31 DB53 EA24 EA25 FC02

5K102 AA15 AA35 AD01 MA04 MA05 MB20 NA04 PD05 PD16 RB11

RB12 RB19

(注)この公表は、国際事務局(WIPO)により国際公開された公報を基に作成したものである。なおこの公表に係る日本語特許出願(日本語実用新案登録出願)の国際公開の効果は、特許法第184条の10第1項(実用新案法第48条の13第2項)により生ずるものであり、本掲載とは関係ありません。