

(19) 日本国特許庁(JP)

(12) 特 許 公 報(B2)

(11) 特許番号

特許第5822190号
(P5822190)

(45) 発行日 平成27年11月24日(2015.11.24)

(24) 登録日 平成27年10月16日(2015.10.16)

(51) Int.Cl. F I
H O 1 L 33/08 (2010.01) H O 1 L 33/00 1 2 0

請求項の数 3 (全 16 頁)

| | | | |
|-----------|-------------------------------|-----------|----------------------|
| (21) 出願番号 | 特願2011-53393 (P2011-53393) | (73) 特許権者 | 304020177 |
| (22) 出願日 | 平成23年3月10日 (2011. 3. 10) | | 国立大学法人山口大学 |
| (65) 公開番号 | 特開2012-191013 (P2012-191013A) | | 山口県山口市吉田 1 6 7 7 - 1 |
| (43) 公開日 | 平成24年10月4日 (2012. 10. 4) | (74) 代理人 | 110001427 |
| 審査請求日 | 平成26年3月7日 (2014. 3. 7) | | 特許業務法人前田特許事務所 |
| | | (74) 代理人 | 100077931 |
| | | | 弁理士 前田 弘 |
| | | (74) 代理人 | 100110939 |
| | | | 弁理士 竹内 宏 |
| | | (74) 代理人 | 100110940 |
| | | | 弁理士 嶋田 高久 |
| | | (74) 代理人 | 100113262 |
| | | | 弁理士 竹内 祐二 |
| | | (74) 代理人 | 100115059 |
| | | | 弁理士 今江 克実 |

最終頁に続く

(54) 【発明の名称】 多波長発光素子及びその製造方法

(57) 【特許請求の範囲】

【請求項 1】

表面に面方位が相互に異なる第 1、第 2、及び第 3 結晶成長面を有すると共に該第 1、第 2、及び第 3 結晶成長面に対応する第 1、第 2、及び第 3 発光領域が構成されたサファイア基板と、

上記サファイア基板直上の上記第 1 発光領域にその主面上に積層されるように設けられ上記第 1 結晶成長面を起点としてドーパントがドーピングされていない半導体が結晶成長して形成された第 1 半導体層と、

上記第 1 半導体層直上にその主面上に積層されるように設けられ、該第 1 半導体層の主面を起点としてドーパントがドーピングされた半導体がエピタキシャル結晶成長して形成された第 1 のドーパントがドーピングされた半導体層と、

上記第 1 のドーパントがドーピングされた半導体層直上にその主面上に積層されるように設けられ、該第 1 のドーパントがドーピングされた半導体層の主面を起点として半導体がエピタキシャル結晶成長して形成された所定の波長の光を発光する第 1 半導体発光層と、

上記サファイア基板直上の上記第 2 発光領域にその主面上に積層されるように設けられ上記第 2 結晶成長面を起点としてドーパントがドーピングされていない半導体が結晶成長して形成された、上記第 1 半導体層の主面とは異なる結晶面を主面とする第 2 半導体層と、

上記第 2 半導体層直上にその主面上に積層されるように設けられ、該第 2 半導体層の主面を起点としてドーパントがドーピングされた半導体がエピタキシャル結晶成長して形成された第 2 のドーパントがドーピングされた半導体層と、

10

20

上記第2のドーパントがドーブされた半導体層直上にその主面上に積層されるように設けられ、該第2のドーパントがドーブされた半導体層の主面を起点として上記第1半導体発光層を形成する半導体と同一の構成元素で且つ元素組成比が異なる半導体がエピタキシャル結晶成長して形成された、及び/又は、上記第1半導体発光層を形成する半導体と同一の構成元素の半導体がエピタキシャル結晶成長して形成され且つ上記第1半導体発光層とは層厚が異なる、上記第1半導体発光層が発光する光の波長と異なる波長の光を発光する第2半導体発光層と、

上記サファイア基板直上の上記第3発光領域にその主面上に積層されるように設けられ上記第3結晶成長面を起点としてドーパントがドーブされていない半導体が結晶成長して形成された、上記第1及び第2半導体層の主面とは異なる結晶面を主面とする第3半導体層と、

10

上記第3半導体層直上にその主面上に積層されるように設けられ、該第3半導体層の主面を起点としてドーパントがドーブされた半導体が結晶成長して形成された第3のドーパントがドーブされた半導体層と、

上記第3のドーパントがドーブされた半導体層直上にその主面上に積層されるように設けられ、該第3のドーパントがドーブされた半導体層の主面を起点として上記第1及び第2半導体発光層を形成する半導体と同一の構成元素で且つ元素組成比が異なる半導体がエピタキシャル結晶成長して形成された、及び/又は、上記第1及び第2半導体発光層を形成する半導体と同一の構成元素の半導体がエピタキシャル結晶成長して形成され且つ上記第1及び第2半導体発光層とは層厚が異なる、上記第1及び第2半導体発光層が発光する光の波長と異なる波長の光を発光する第3半導体発光層と、

20

を備え、

上記第1、第2、及び第3結晶成長面のうちのいずれかが上記サファイア基板の主面で、残りの2つのうちの一方が上記サファイア基板の表面に形成された第1凹溝の側面で、且つ他方が上記サファイア基板の表面に上記第1凹溝の延びる方向に角度を有して延びるように形成された第2凹溝の側面である赤、緑、及び青の光を発光するように構成された多波長発光素子。

【請求項2】

請求項1に記載された多波長発光素子において、

上記第1及び第2半導体層を形成する半導体がGaNであると共に、上記第1及び第2半導体発光層を形成する半導体がInGaNである多波長発光素子。

30

【請求項3】

表面に面方位が相互に異なる第1、第2、及び第3結晶成長面を有するサファイア基板を準備する準備工程と、

上記準備工程で準備したサファイア基板の第1結晶成長面を起点としてドーパントがドーブされていない半導体を結晶成長させることにより、サファイア基板直上に第1発光領域を構成してその主面上に積層するように第1半導体層を形成する第1半導体層形成工程と、

上記第1半導体層形成工程で形成した第1半導体層直上にその主面上に積層するように、該第1半導体層の主面を起点としてドーパントがドーブされた半導体をエピタキシャル結晶成長させて第1のドーパントがドーブされた半導体層を形成する第1のドーパントがドーブされた半導体層形成工程と、

40

上記準備工程で準備したサファイア基板の第2結晶成長面を起点としてドーパントがドーブされていない半導体を結晶成長させることにより、サファイア基板直上に第2発光領域を構成してその主面上に積層するように、第1半導体層の主面とは異なる結晶面を主面とする第2半導体層を形成する第2半導体層形成工程と、

上記第2半導体層形成工程で形成した第2半導体層直上にその主面上に積層するように、該第2半導体層の主面を起点としてドーパントがドーブされた半導体をエピタキシャル結晶成長させて第2のドーパントがドーブされた半導体層を形成する第2のドーパントがドーブされた半導体層形成工程と、

50

上記準備工程で準備したサファイア基板の第3結晶成長面を起点としてドーパントがドーブされていない半導体を結晶成長させることにより、サファイア基板直上に第3発光領域を構成してその主面上に積層するように、第1及び第2半導体層の主面とは異なる結晶面を主面とする第3半導体層を形成する第3半導体層形成工程と、

上記第3半導体層形成工程で形成した第3半導体層直上にその主面上に積層するように、該第3半導体層の主面を起点としてドーパントがドーブされた半導体をエピタキシャル結晶成長させて第3のドーパントがドーブされた半導体層を形成する第3のドーパントがドーブされた半導体層形成工程と、

上記第1のドーパントがドーブされた半導体層形成工程で形成した第1のドーパントがドーブされた半導体層直上にその主面上に積層するように、該第1のドーパントがドーブされた半導体層の主面を起点として半導体をエピタキシャル結晶成長させて所定の波長の光を発光する第1半導体発光層を形成すると同時に、上記第2のドーパントがドーブされた半導体層形成工程で形成した第2のドーパントがドーブされた半導体層直上にその主面上に積層するように、該第2のドーパントがドーブされた半導体層の主面を起点として上記第1半導体発光層を形成する半導体と同一の構成元素で且つ元素組成比が異なる半導体をエピタキシャル結晶成長させて、及び/又は、上記第1半導体発光層を形成する半導体と同一の構成元素の半導体を、上記第1半導体発光層とは層厚が異なるようにエピタキシャル結晶成長させて、上記第1半導体発光層が発光する光の波長と異なる波長の光を発光する第2半導体発光層を形成し、また、上記第3のドーパントがドーブされた半導体層形成工程で形成した第3のドーパントがドーブされた半導体層直上にその主面上に積層するように、該第3のドーパントがドーブされた半導体層の主面を起点として上記第1及び第2半導体発光層を形成する半導体と同一の構成元素で且つ元素組成比が異なる半導体をエピタキシャル結晶成長させて、及び/又は、上記第1及び第2半導体発光層を形成する半導体と同一の構成元素の半導体を、上記第1及び第2半導体発光層とは層厚が異なるようにエピタキシャル結晶成長させて、上記第1及び第2半導体発光層が発光する光の波長と異なる波長の光を発光する第3半導体発光層を形成する第1～第3半導体発光層形成工程と、
を備え、

上記第1、第2、及び第3結晶成長面のうちのいずれかを上記サファイア基板の主面とし、残りの2つのうちの一方を上記サファイア基板の表面に形成された第1凹溝の側面とし、且つ他方を上記サファイア基板の表面に上記第1凹溝の延びる方向に角度を有して延びるように形成された第2凹溝の側面とする赤、緑、及び青の光を発光するように構成された多波長発光素子の製造方法。

【発明の詳細な説明】

【技術分野】

【0001】

本発明は多波長発光素子及びその製造方法に関する。

【背景技術】

【0002】

発光波長が相互に異なる複数の半導体発光層を同一基板上に形成した多波長発光素子が種々提案されている。

【0003】

例えば、特許文献1には、同一基板上に、GaP系、AlGaAs系、またはAlGaInP系化合物半導体からなる発光ダイオード部を少なくとも1個積層し、その発光ダイオード部上に、GaN系化合物半導体からなる発光ダイオード部を1個以上積層した多波長発光素子が開示されている。

【0004】

特許文献2には、1つの基板材料上に少なくとも2種類以上の半導体発光素子を形成し、各々の半導体発光素子上に、それぞれの素子の発光波長に反応する蛍光体を複数種類塗

10

20

30

40

50

布し、各々の半導体発光素子を同時に発光させることにより、広範囲の発光波長を有する可視光を発光する多波長発光装置が開示されている。

【先行技術文献】

【特許文献】

【0005】

【特許文献1】特開平9-55538号公報

【特許文献2】特開2008-71805号公報

【発明の概要】

【発明が解決しようとする課題】

【0006】

特許文献1に記載された技術では、発光波長が相互に異なる複数の半導体層を積層するため、それらの複数の半導体層を別々の工程で形成する必要がある。また、特許文献2に記載された技術でも、基板上に、第1の半導体発光素子を形成した後、別工程で第2の半導体発光素子を形成する。

【0007】

本発明の課題は、効率的な製造が可能な多波長発光素子及びその製造方法を提供することである。

【課題を解決するための手段】

【0008】

本発明の赤、緑、及び青の光を発光するように構成された多波長発光素子は、
表面に面方位が相互に異なる第1、第2、及び第3結晶成長面を有すると共に該第1、
第2、及び第3結晶成長面に対応する第1、第2、及び第3発光領域が構成されたサファイア基板と、

上記サファイア基板直上の上記第1発光領域にその主面上に積層されるように設けられ
上記第1結晶成長面を起点としてドーパントがドーピングされていない半導体が結晶成長して
形成された第1半導体層と、

上記第1半導体層直上にその主面上に積層されるように設けられ、該第1半導体層の主
面を起点としてドーパントがドーピングされた半導体がエピタキシャル結晶成長して形成され
た第1のドーパントがドーピングされた半導体層と、

上記第1のドーパントがドーピングされた半導体層直上にその主面上に積層されるように設
けられ、該第1のドーパントがドーピングされた半導体層の主面を起点として半導体がエピタ
キシャル結晶成長して形成された所定の波長の光を発光する第1半導体発光層と、

上記サファイア基板直上の上記第2発光領域にその主面上に積層されるように設けられ
上記第2結晶成長面を起点としてドーパントがドーピングされていない半導体が結晶成長して
形成された、上記第1半導体層の主面とは異なる結晶面を主面とする第2半導体層と、

上記第2半導体層直上にその主面上に積層されるように設けられ、該第2半導体層の主
面を起点としてドーパントがドーピングされた半導体がエピタキシャル結晶成長して形成され
た第2のドーパントがドーピングされた半導体層と、

上記第2のドーパントがドーピングされた半導体層直上にその主面上に積層されるように設
けられ、該第2のドーパントがドーピングされた半導体層の主面を起点として上記第1半導体
発光層を形成する半導体と同一の構成元素で且つ元素組成比が異なる半導体がエピタキシ
ャル結晶成長して形成された、及び/又は、上記第1半導体発光層を形成する半導体と同
一の構成元素の半導体がエピタキシャル結晶成長して形成され且つ上記第1半導体発光層
とは層厚が異なる、上記第1半導体発光層が発光する光の波長と異なる波長の光を発光す
る第2半導体発光層と、

上記サファイア基板直上の上記第3発光領域にその主面上に積層されるように設けられ
上記第3結晶成長面を起点としてドーパントがドーピングされていない半導体が結晶成長して
形成された、上記第1及び第2半導体層の主面とは異なる結晶面を主面とする第3半導体
層と、

上記第3半導体層直上にその主面上に積層されるように設けられ、該第3半導体層の主

10

20

30

40

50

面を起点としてドーパントがドーブされた半導体が結晶成長して形成された第3のドーパントがドーブされた半導体層と、

上記第3のドーパントがドーブされた半導体層直上にその主面上に積層されるように設けられ、該第3のドーパントがドーブされた半導体層の主面を起点として上記第1及び第2半導体発光層を形成する半導体と同一の構成元素で且つ元素組成比が異なる半導体がエピタキシャル結晶成長して形成された、及び/又は、上記第1及び第2半導体発光層を形成する半導体と同一の構成元素の半導体がエピタキシャル結晶成長して形成され且つ上記第1及び第2半導体発光層とは層厚が異なる、上記第1及び第2半導体発光層が発光する光の波長と異なる波長の光を発光する第3半導体発光層と、
を備え、

10

上記第1、第2、及び第3結晶成長面のうちのいずれかが上記サファイア基板の主面で、残りの2つのうちの一方が上記サファイア基板の表面に形成された第1凹溝の側面で、且つ他方が上記サファイア基板の表面に上記第1凹溝の延びる方向に角度を有して延びるように形成された第2凹溝の側面である。

【0009】

本発明の赤、緑、及び青の光を発光するように構成された多波長発光素子の製造方法は

表面に面方位が相互に異なる第1、第2、及び第3結晶成長面を有するサファイア基板を準備する準備工程と、

上記準備工程で準備したサファイア基板の第1結晶成長面を起点としてドーパントがドーブされていない半導体を結晶成長させることにより、サファイア基板直上に第1発光領域を構成してその主面上に積層するように第1半導体層を形成する第1半導体層形成工程と、

20

上記第1半導体層形成工程で形成した第1半導体層直上にその主面上に積層するように、該第1半導体層の主面を起点としてドーパントがドーブされた半導体をエピタキシャル結晶成長させて第1のドーパントがドーブされた半導体層を形成する第1のドーパントがドーブされた半導体層形成工程と、

上記準備工程で準備したサファイア基板の第2結晶成長面を起点としてドーパントがドーブされていない半導体を結晶成長させることにより、サファイア基板直上に第2発光領域を構成してその主面上に積層するように、第1半導体層の主面とは異なる結晶面を主面とする第2半導体層を形成する第2半導体層形成工程と、

30

上記第2半導体層形成工程で形成した第2半導体層直上にその主面上に積層するように、該第2半導体層の主面を起点としてドーパントがドーブされた半導体をエピタキシャル結晶成長させて第2のドーパントがドーブされた半導体層を形成する第2のドーパントがドーブされた半導体層形成工程と、

上記準備工程で準備したサファイア基板の第3結晶成長面を起点としてドーパントがドーブされていない半導体を結晶成長させることにより、サファイア基板直上に第3発光領域を構成してその主面上に積層するように、第1及び第2半導体層の主面とは異なる結晶面を主面とする第3半導体層を形成する第3半導体層形成工程と、

上記第3半導体層形成工程で形成した第3半導体層直上にその主面上に積層するように、該第3半導体層の主面を起点としてドーパントがドーブされた半導体をエピタキシャル結晶成長させて第3のドーパントがドーブされた半導体層を形成する第3のドーパントがドーブされた半導体層形成工程と、

40

上記第1のドーパントがドーブされた半導体層形成工程で形成した第1のドーパントがドーブされた半導体層直上にその主面上に積層するように、該第1のドーパントがドーブされた半導体層の主面を起点として半導体をエピタキシャル結晶成長させて所定の波長の光を発光する第1半導体発光層を形成すると同時に、上記第2のドーパントがドーブされた半導体層形成工程で形成した第2のドーパントがドーブされた半導体層直上にその主面上に積層するように、該第2のドーパントがドーブされた半導体層の主面を起点として上記第1半導体発光層を形成する半導体と同一の構成元素で且つ元素組成比が異なる半導体

50

をエピタキシャル結晶成長させて、及び/又は、上記第1半導体発光層を形成する半導体と同一の構成元素の半導体を、上記第1半導体発光層とは層厚が異なるようにエピタキシャル結晶成長させて、上記第1半導体発光層が発光する光の波長と異なる波長の光を発光する第2半導体発光層を形成し、また、上記第3のドーパントがドーパされた半導体層形成工程で形成した第3のドーパントがドーパされた半導体層直上にその主面上に積層するように、該第3のドーパントがドーパされた半導体層の主面を起点として上記第1及び第2半導体発光層を形成する半導体と同一の構成元素で且つ元素組成比が異なる半導体をエピタキシャル結晶成長させて、及び/又は、上記第1及び第2半導体発光層を形成する半導体と同一の構成元素の半導体を、上記第1及び第2半導体発光層とは層厚が異なるようにエピタキシャル結晶成長させて、上記第1及び第2半導体発光層が発光する光の波長と異なる波長の光を発光する第3半導体発光層を形成する第1～第3半導体発光層形成工程と、

を備え、

10

上記第1、第2、及び第3結晶成長面のうちのいずれかを上記サファイア基板の主面とし、残りの2つのうちの一方を上記サファイア基板の表面に形成された第1凹溝の側面とし、且つ他方を上記サファイア基板の表面に上記第1凹溝の延びる方向に角度を有して延びるように形成された第2凹溝の側面とする。

【発明の効果】

【0010】

本発明によれば、面方位が相互に異なる第1及び第2結晶成長面から半導体が結晶成長して形成された、主面の結晶面が相互に異なる第1及び第2半導体層上には、同一の構成元素で且つ元素組成比が異なる半導体が結晶成長しても、及び/又は、同一の構成元素の半導体が層厚が異なって結晶成長しても、発光波長が異なる第1及び第2半導体発光層が形成され得ることから、第1及び第2半導体発光層を同一工程で形成することができ、従って、多波長発光素子の効率的な製造が可能となる。

20

【図面の簡単な説明】

【0011】

【図1】実施形態に係る多波長発光素子の平面図である。

【図2】図1におけるII-II断面図である。

【図3】図1におけるIII-III断面図である。

30

【図4】(a)～(d)は基板及び第1～第3u-半導体層の具体例の断面図である。

【図5】(a)～(f)は実施形態に係る多波長発光素子の製造方法の説明図である。

【発明を実施するための形態】

【0012】

以下、実施形態について図面に基づいて説明する。

【0013】

(多波長発光素子)

図1～3は本実施形態に係る多波長発光素子100を示す。

【0014】

<基板>

40

本実施形態に係る多波長発光素子100はベースとなる基板110を備えている。

【0015】

基板110としては、例えば、サファイア基板、SiC基板等が挙げられる。これらのうち汎用性の観点からAl₂O₃のコランダム構造の単結晶基板であるサファイア基板が好ましい。基板110の主面(基板の厚さ方向を法線方向とし、それに直交する面)は、法線方向がa軸であるa面<{11-20}面>、法線方向がc軸であるc面<{0001}面>、及び法線方向がm軸であるm面<{1-100}面>のいずれであってもよく、また、r面<{1-102}面>、n面<{11-23}面>等の他の結晶面であってもよい。さらに、基板110の主面は、a軸等が主面の法線方向に対して所定の角度(例えば45°や60°、あるいは数度以内の微小角)傾斜したミスカット面であってもよい。

50

つまり、基板 110 はミスカット基板であってもよい。なお、a 面、c 面、及び m 面は面方位が相互に直交する。

【0016】

基板 110 は、表面に面方位が相互に異なる第 1 ~ 第 3 結晶成長面 121 ~ 123 を有しており、それらの第 1 ~ 第 3 結晶成長面 121 ~ 123 に対応する第 1 ~ 第 3 発光領域 A1 ~ A3 が構成されている。なお、基板 110 は、表面に面方位が相互に異なる第 1 及び第 2 結晶成長面 121, 122 のみを有し、それらの第 1 及び第 2 結晶成長面 121, 122 に対応する第 1 及び第 2 発光領域 A1, A2 が構成されたものであってもよい。また、基板 110 は、表面に第 1 ~ 第 3 結晶成長面 121 ~ 123 とは面方位が異なる結晶成長面を有し、その結晶成長面に対応する発光領域が 1 つ乃至複数構成されていてもよい。

10

【0017】

第 1 ~ 第 3 結晶成長面 121 ~ 123 は、基板 110 の主面、基板 110 に形成された第 1 凹溝 111 の一方の側面、第 1 凹溝 111 の延びる方向に角度（典型的には 90°）を有して延びる第 2 凹溝 112 の一方の側面によって構成されている。第 1 及び第 2 凹溝 111, 112 は、側面を有せば、コの字溝であってもよく、V 字溝であってもよく、台形溝であってもよい。第 1 及び第 2 凹溝 111, 112 は、例えば、溝開口幅が 0.5 ~ 10 μm、溝深さが 0.75 ~ 100 μm、及び溝側面の主面に対してなす角度が 70 ~ 120° である。第 1 及び第 2 凹溝 111, 112 は、1 本だけが形成されていてもよく、また、複数本が相互に間隔をおいて並行に延びるように形成されていてもよい。後者の場合、溝間隔は例えば 1 ~ 100 μm である。なお、第 1 ~ 第 3 結晶成長面 121 ~ 123 は、その他の凹部の側面や凸部乃至凸状の側面で構成されていてもよい。

20

【0018】

具体的には、例えば、基板 110 がサファイア基板であるとき、図 4 (a) に示すように、第 1 結晶成長面 121 が基板 110 の主面である a 面、第 2 結晶成長面 122 が m 軸方向に延びる台形溝である第 1 凹溝 111 の一方の側面、及び第 3 結晶成長面 123 が第 1 凹溝 111 に直交して c 軸方向に延びる台形溝である第 2 凹溝 112 の一方の側面である第 1 構成、図 4 (b) に示すように、第 1 結晶成長面 121 が基板 110 の主面である c 面、第 2 結晶成長面 122 が m 軸方向に延びる台形溝である第 1 凹溝 111 の一方の側面、及び第 3 結晶成長面 123 が第 1 凹溝 111 に直交して a 軸方向に延びる台形溝である第 2 凹溝 112 の一方の側面である第 2 構成、図 4 (c) に示すように、第 1 結晶成長面 121 が基板 110 の主面である n 面、第 2 結晶成長面 122 が m 軸方向に延びる台形溝である第 1 凹溝 111 の一方の側面である c 面、及び第 3 結晶成長面 123 が第 1 凹溝 111 に直交する方向に延びる台形溝である第 2 凹溝 112 の一方の側面である第 3 構成、並びに、図 4 (d) に示すように、第 1 結晶成長面 121 が基板 110 の主面である r 面、第 2 結晶成長面 122 が a 軸方向に延びる台形溝である第 1 凹溝 111 の一方の側面、及び第 3 結晶成長面 123 が第 1 凹溝 111 に直交する方向に延びる台形溝である第 2 凹溝 112 の一方の側面である第 4 構成が挙げられる。

30

【0019】

< 第 1 ~ 第 3 u-半導体層 >

40

本実施形態に係る多波長発光素子 100 は、基板 110 上の第 1 ~ 第 3 発光領域 A1 ~ A3 に積層されるように設けられた第 1 ~ 第 3 u-半導体層 131 ~ 133 を備えている。これらの第 1 ~ 第 3 u-半導体層 131 ~ 133 は、第 1 ~ 第 3 結晶成長面 121 ~ 123 を起点として、それぞれアンドープの半導体が結晶成長して形成されたものである。

【0020】

第 1 ~ 第 3 u-半導体層 131 ~ 133 を形成する半導体としては、例えば、Ga₂N、InGa₂N、AlGa₂N 等が挙げられる。第 1 ~ 第 3 u-半導体層 131 ~ 133 は、同一の半導体で形成されていてもよく、また、異なる半導体を含んで形成されていてもよい。第 1 ~ 第 3 u-半導体層 131 ~ 133 の厚さは例えば 2 ~ 100 μm である。

【0021】

50

第1 u-半導体層131は、基板110の主面の結晶面と同じ結晶面を主面としてもよく、また、基板110の主面の結晶面と異なる結晶面を主面としてもよい。第2 u-半導体層132は、第1半導体層の主面とは異なる結晶面を主面とする。第3 u-半導体層133は、第1及び第2半導体層の主面とは異なる結晶面を主面とする。

【0022】

具体的には、第1～第3 u-半導体層131～133を形成する半導体がGaNのとき、第1構成の場合、図4(a)に示すように、第1結晶成長面121である基板110の主面のa面を起点としてアンドープのGaNが結晶成長し、第1 u-半導体層131として、c面を主面とすると共に、第1凹溝111の延びる方向がa軸方向で、且つ第2凹溝112の延びる方向がm軸方向である第1 u-GaN層131が形成され、また、第2結晶成長面122である第1凹溝111の一方の側面を起点としてアンドープのGaNが結晶成長し、第2 u-半導体層132として、m面を主面とすると共に、第1凹溝111の延びる方向がa軸方向で、且つ第2凹溝112の延びる方向がc軸方向である第2 u-GaN層132が形成され、さらに、第3結晶成長面123である第2凹溝112の一方の側面を起点としてアンドープのGaNが結晶成長し、第3 u-半導体層133として、a面を主面とすると共に、第1凹溝111の延びる方向がm軸方向で、且つ第2凹溝112の延びる方向がc軸方向である第3 u-GaN層133が形成される。

10

【0023】

第2構成の場合、図4(b)に示すように、第1結晶成長面121である基板110の主面のc面を起点としてアンドープのGaNが結晶成長し、第1 u-半導体層131として、c面(又はm面)を主面とすると共に、第1凹溝111の延びる方向がa軸方向で、且つ第2凹溝112の延びる方向がm軸(又はc軸)方向である第1 u-GaN層131が形成され、また、第2結晶成長面122である第1凹溝111の一方の側面を起点としてアンドープのGaNが結晶成長し、第2 u-半導体層132として、m面を主面とすると共に、第1凹溝111の延びる方向がa軸方向で、且つ第2凹溝112の延びる方向がc軸方向である第2 u-GaN層132が形成され、さらに、第3結晶成長面123である第2凹溝112の一方の側面を起点としてアンドープのGaNが結晶成長し、第3 u-GaN層133として、c面を主面とすると共に、第1凹溝111の延びる方向がm軸方向で、且つ第2凹溝112の延びる方向がa軸方向である第3 u-GaN層133が形成される。

20

30

【0024】

第3構成の場合、図4(c)に示すように、第1結晶成長面121である基板110の主面のn面を起点としてアンドープのGaNが結晶成長し、第1 u-半導体層131として、c面を主面とすると共に、第1凹溝111の延びる方向がa軸方向で、且つ第2凹溝112の延びる方向がm軸方向である第1 u-GaN層131が形成され、また、第2結晶成長面122である第1凹溝111の一方の側面を起点としてアンドープのGaNが結晶成長し、第2 u-半導体層132として、半極性{0-101}面を主面とすると共に、第1凹溝111の延びる方向がa軸方向で、且つ第2凹溝112の延びる方向がc軸とm軸との中間の方向である第2 u-GaN層132が形成され、さらに、第3結晶成長面123である第2凹溝112の一方の側面を起点としてアンドープのGaNが結晶成長し、第3 u-半導体層133として、a面とc面との中間の結晶面を主面とすると共に、第1凹溝111の延びる方向がm軸方向で、且つ第2凹溝112の延びる方向がa軸とc軸との中間の方向である第3 u-GaN層133が形成される。

40

【0025】

第4構成の場合、図4(d)に示すように、第1結晶成長面121である基板110の主面のr面を起点としてアンドープのGaNが結晶成長し、第1 u-半導体層131として、a面を主面とすると共に、第1凹溝111の延びる方向がm軸方向で、且つ第2凹溝112の延びる方向がc軸方向である第1 u-GaN層131が形成され、また、第2結晶成長面122である第1凹溝111の一方の側面を起点としてアンドープのGaNが結晶成長し、第2 u-半導体層132として、{11-22}面を主面とすると共に、第1

50

凹溝 1 1 1 の延びる方向が m 軸方向で、且つ第 2 凹溝 1 1 2 の延びる方向が a 軸と c 軸との中間の方向である第 2 u-GaN 層 1 3 2 が形成され、さらに、第 3 結晶成長面 1 2 3 である第 2 凹溝 1 1 2 の一方の側面を起点としてアンドープの GaN が結晶成長し、第 3 u-半導体層 1 3 3 として、m 面を主面とすると共に、第 1 凹溝 1 1 1 の延びる方向が c 軸方向で、且つ第 2 凹溝 1 1 2 の延びる方向が a 軸方向である第 3 u-GaN 層 1 3 3 が形成される。

【 0 0 2 6 】

なお、基板 1 1 0 と第 1 ~ 第 3 u-半導体層 1 3 1 ~ 1 3 3 との間には、厚さが 2 0 ~ 3 0 nm 程度の低温バッファ層が設けられていてもよい。また、上記で構成された第 1 ~ 第 3 u-半導体層 1 3 1 ~ 1 3 3 の高さは結晶成長の困難さより揃わないことも予想され、その場合は研磨等を施すことによって高さを揃えてもよい。

10

【 0 0 2 7 】

< 第 1 ~ 第 3 n 型半導体層 >

本実施形態に係る多波長発光素子 1 0 0 は、第 1 ~ 第 3 u-半導体層 1 3 1 ~ 1 3 3 に積層されるように設けられた第 1 ~ 第 3 n 型半導体層 1 4 1 ~ 1 4 3 を備えている。これらの第 1 ~ 第 3 n 型半導体層 1 4 1 ~ 1 4 3 は、第 1 ~ 第 3 u-半導体層 1 3 1 ~ 1 3 3 の主面を起点として、それぞれ n 型ドーパントがドーブされた半導体がエピタキシャル結晶成長して形成されたものである。従って、第 1 ~ 第 3 n 型半導体層 1 4 1 ~ 1 4 3 は、第 1 ~ 第 3 u-半導体層 1 3 1 ~ 1 3 3 の主面と同一の結晶面を主面とする。

【 0 0 2 8 】

20

第 1 ~ 第 3 n 型半導体層 1 4 1 ~ 1 4 3 を構成する半導体としては、例えば、GaN、InGaN、AlGaIn 等が挙げられる。第 1 ~ 第 3 n 型半導体層 1 4 1 ~ 1 4 3 は、同一の半導体で構成されていてもよく、また、異なる半導体を含んで構成されていてもよい。

【 0 0 2 9 】

第 1 ~ 第 3 n 型半導体層 1 4 1 ~ 1 4 3 に含まれる n 型ドーパントとしては、例えば、Si、Ge 等が挙げられる。n 型ドーパントの濃度は例えば $1 \cdot 0 \times 10^{17} \sim 20 \times 10^{17} / \text{cm}^3$ である。

【 0 0 3 0 】

第 1 ~ 第 3 n 型半導体層 1 4 1 ~ 1 4 3 は、単一層で構成されていてもよく、また、n 型ドーパントの種類や濃度の異なる複数の層で構成されていてもよい。第 1 ~ 第 3 n 型半導体層 1 4 1 ~ 1 4 3 の厚さは例えば 2 ~ 1 0 μm である。

30

【 0 0 3 1 】

< 第 1 ~ 第 3 発光層 >

本実施形態に係る多波長発光素子 1 0 0 は、第 1 ~ 第 3 n 型半導体層 1 4 1 ~ 1 4 3 に積層されるように設けられた第 1 ~ 第 3 発光層 1 5 1 ~ 1 5 3 を備えている。これらの第 1 ~ 第 3 発光層 1 5 1 ~ 1 5 3 は、第 1 ~ 第 3 n 型半導体層 1 4 1 ~ 1 4 3 の主面を起点として、それぞれ半導体がエピタキシャル結晶成長して形成されたものである。従って、第 1 ~ 第 3 発光層 1 5 1 ~ 1 5 3 は、第 1 ~ 第 3 n 型半導体層 1 4 1 ~ 1 4 3 及び第 1 ~ 第 3 u-半導体層 1 3 1 ~ 1 3 3 の主面と同一の結晶面を主面とする。

40

【 0 0 3 2 】

第 1 ~ 第 3 発光層 1 5 1 ~ 1 5 3 は、第 1 ~ 第 3 井戸層 (第 1 ~ 第 3 半導体発光層) 1 5 1 a ~ 1 5 3 a と第 1 ~ 第 3 障壁層 1 5 1 b ~ 1 5 3 b との交互積層構造を有する多重量子井戸層によって構成されている。第 1 ~ 第 3 井戸層 1 5 1 a ~ 1 5 3 a 及び第 1 ~ 第 3 障壁層 1 5 1 b ~ 1 5 3 b の層数は例えば 5 ~ 1 5 層である。

【 0 0 3 3 】

第 1 ~ 第 3 井戸層 1 5 1 a ~ 1 5 3 a を形成する半導体としては、例えば、InGaIn、InGaAlN 等が挙げられる。第 1 ~ 第 3 井戸層 1 5 1 a ~ 1 5 3 a の厚さは例えば 1 ~ 2 0 nm である。

【 0 0 3 4 】

50

第1～第3障壁層151b～153bを形成する半導体としては、例えば、GaN、InGaN(ただし、第1～第3井戸層151a～153aのバンドギャップより大きい)等が挙げられる。第1～第3障壁層151b～153bの厚さは例えば5～20nmである。

【0035】

第1～第3発光層151～153は、第1～第3井戸層151a～153aが同一の構成元素(例えば、構成元素がIn、Ga、及びNで同一である。)からなる半導体が結晶成長して形成されていると共に、第1～第3障壁層151b～153bも同一の構成元素(例えば、構成元素がGa及びNで同一である。)からなる半導体が結晶成長して形成されている。第1～第3井戸層151a～153aは、相互に異なる結晶面を主面とする第1～第3n型半導体層141～143、従って、第1～第3u-半導体層131～133の主面と同一の結晶面を主面とするので、例えばInGaNで形成されている場合、層内へのInNの取り込まれ効率(InN混晶比)が相異し、そのため、元素組成比が相互に異なることとなり、及び/又は、層厚が相互に異なることとなり、その結果、相互に異なる波長の光を発光するように構成されている。

10

【0036】

第1～第3発光層151～153は、例えば、それぞれR(赤)、G(緑)、及び(青)の光を発光するように構成されていてもよい。これによりワンチップの白色発光素子(白色LED)を構成することができる。

20

【0037】

<第1～第3p型半導体層>

本実施形態に係る多波長発光素子100は、第1～第3発光層151～153に積層されるように設けられた第1～第3p型半導体層161～163を備えている。

【0038】

第1～第3p型半導体層161～163を構成する半導体としては、例えば、GaN、InGaN、AlGaIn等が挙げられる。第1～第3p型半導体層161～163は、同一の半導体で構成されていてもよく、また、異なる半導体を含んで構成されていてもよい。

【0039】

第1～第3p型半導体層161～163に含まれるp型ドーパントとしては、例えば、Mg、Cd等が挙げられる。ホール効果測定で測定される自由正孔濃度は例えば $2 \cdot 0 \times 10^{17} \sim 10 \times 10^{17} / \text{cm}^3$ である。

30

【0040】

第1～第3p型半導体層161～163は、単一層で構成されていてもよく、また、p型ドーパントの種類や濃度の異なる複数の層で構成されていてもよい。第1～第3p型半導体層161～163の厚さは例えば50～200nmである。

【0041】

<n型電極及びp型電極>

本実施形態に係る多波長発光素子100は、第1～第3n型半導体層141～143に電氣的に接続するように設けられた第1～第3n型電極171～173、及び第1～第3p型半導体層161～163に電氣的に接続するように設けられた第1～第3p型電極181～183を備えている。

40

【0042】

第1～第3n型電極171～173の構成電極材料としては、例えば、Ti/Al、Ti/Al/Mo/Au、Hf/Au等の積層構造、或いは合金等が挙げられる。第1～第3n型電極171～173の厚さは例えばTi/Al(10nm/500nm)である。

【0043】

第1～第3p型電極181～183としては、例えば、Pd/Pt/Au、Ni/Au、Pd/Mo/Au等の積層構造、或いは合金等、又はITO(酸化インジウム錫)などの酸化物系透明導電材料が挙げられる。なお、第1～第3p型電極181～183の上に

50

はワイヤーボンディング用のパッド電極が必要であり、多くの場合は第1～第3 n型電極171～173と同じ材料系が用いられる。第1～第3 p型電極181～183の厚さは例えばITOの場合10～200 nmである。

【0044】

(多波長発光素子の製造方法)

次に、本実施形態に係る多波長発光素子100の製造方法について図5(a)～(f)に基づいて説明する。以下の本実施形態に係る多波長発光素子100の製造方法では、ウエハ110'(基板110)上に第1～第3 u-半導体層131～133としてのu-GaN層、第1～第3 n型半導体層141～143としてのSiをドープしたn型GaN層、第1～第3発光層151～153としての多重量子井戸層(第1～第3井戸層151a～153a: InGaN層、第1～第3障壁層151b～153b: GaN層)、及び第1～第3 p型半導体層161～163としてのMgをドープしたp型GaN層の各半導体層を順に形成した後、第1～第3 n型GaN層141～143及び第1～第3 p型GaN層161～163の上に第1～第3 n型電極171～173及び第1～第3 p型電極181～183をそれぞれ形成するものを例とする。

10

【0045】

<ウエハ(基板)準備工程>

ウエハ110'の各多波長発光素子100の形成領域において、図5(a)に示すように、凹溝形成予定部分だけが開口部となるようにフォトレジストのパターニングを形成し、図5(b)に示すように、フォトレジスト200をエッチングレジストとしてエッチングすることにより、ウエハ110'の表面に第1及び第2凹溝111, 112を形成した後、フォトレジスト200を除去する。

20

【0046】

このとき、ウエハ110'の各多波長発光素子100の形成領域には、表面に、相互に面方位が異なる第1結晶成長面121である基板110の主面、第2結晶成長面122である第1凹溝111の一方の側面、及び第3結晶成長面123である第2凹溝112の一方の側面が露出する。

【0047】

<半導体層の形成工程>

以下の各半導体層の形成方法としては、有機金属気相成長法(Metal Organic Vapor Phase Epitaxy: MOVPE)、分子線エピタキシ法(Molecular Beam Epitaxy: MBE)、ハイドライド気相成長法(Hydride Vapor Phase Epitaxy: HVPE)等が挙げられ、これらのうち有機金属気相成長法が最も一般的である。以下では、有機金属気相成長法を利用した各半導体層の形成方法について説明する。

30

【0048】

各半導体層の形成に用いるMOVPE装置は、各々、電子制御される、ウエハ搬送系、ウエハ加熱系、ガス供給系、及びガス排気系で構成されている。ウエハ加熱系は、熱電対及び抵抗加熱ヒータ、その上に設けられた炭素製或いはSiC製のサセプタで構成されている。そして、MOVPE装置は、ウエハ加熱系において、搬送される石英トレイのサセプタの上にセットされたウエハ110'上に反応ガスにより半導体層を結晶成長させるように構成されている。

40

【0049】

- u-GaN層形成工程 -

上記MOVPE装置を用い、表面に第1及び第2凹溝111, 112を形成加工したウエハ110'を、表面が上向きになるように石英トレイ上にセットした後、ウエハ110'を1050～1150に加熱すると共に反応容器内の圧力を10k～100kPaとし、また、反応容器内に設置したフローチャネル内にキャリアガスとしてH₂を流通させ、その状態を数分間保持することによりウエハ110'をサーマルクリーニングする。

【0050】

次いで、ウエハ110'の温度を1050～1150とすると共に反応容器内の圧力

50

を $10\text{ k} \sim 100\text{ kPa}$ とし、また、反応容器内にキャリアガス H_2 を 10 L/min 程度の流量で流通させながら、そこに反応ガスとして、V 族元素供給源 (NH_3)、及び III 族元素供給源 (TMG) を、それぞれの供給流量が $0.1 \sim 5\text{ L/min}$ 、及び $50 \sim 150\text{ }\mu\text{mol/min}$ となるように流す。

【0051】

このとき、図 5 (c) に示すように、結晶成長条件の選択により、第 1 結晶成長面 121 である基板 110 の主面を起点として、アンドープの GaN が基板 110 上に積層するように結晶成長して第 1 u-GaN 層 131 が形成され、それによって第 1 発光領域 A1 が構成される。また、第 2 結晶成長面 122 である第 1 凹溝 111 の一方の側面を起点として、アンドープの GaN が基板 110 上に積層するように結晶成長して第 2 u-GaN 層 132 が形成され、それによって第 2 発光領域 A2 が構成される。さらに、第 3 結晶成長面 123 である第 2 凹溝 112 の一方の側面を起点として、アンドープの GaN が基板 110 上に積層するように結晶成長して第 3 u-GaN 層 133 が形成され、それによって第 3 発光領域 A3 が構成される。

10

【0052】

第 1 ~ 第 3 u-GaN 層 131 ~ 133 は、それぞれ第 1 ~ 第 3 結晶成長面 121 ~ 123 を起点として結晶成長して形成されることにより相互に異なる面方位の主面を有することとなる。

【0053】

第 1 ~ 第 3 u-GaN 層 131 ~ 133 は、結晶成長条件の選択により、或いは、結晶成長させない部分にマスク等して、個別に結晶成長させて形成してもよく、また、結晶成長条件の選択により、第 1 ~ 第 3 u-GaN 層 131 ~ 133 のうち 2 つ又は全部を同時に結晶成長させて形成してもよい。

20

【0054】

なお、第 1 ~ 第 3 u-GaN 層 131 ~ 133 を形成する前に低温バッファ層を形成する場合には、ウエハ 110' の温度を $400 \sim 500$ として GaN を結晶成長させればよい。また、ウエハ 110' における第 1 ~ 第 3 発光領域 A1 ~ A3 以外の部分にはマスクを設けておいてもよい。

【0055】

- n 型 GaN 層形成工程 -

反応容器内の圧力を $10\text{ k} \sim 100\text{ kPa}$ とし、また、反応容器内にキャリアガス H_2 を $5 \sim 15\text{ L/min}$ (以下、ガス流量は基準状態 (0 、 1 気圧) での値とする) の流量で流通させながら、そこに反応ガスとして、V 族元素供給源 (NH_3)、III 族元素供給源 1 (TMG)、及び n 型ドーピング元素供給源 (SiH_4) を、それぞれの供給流量が $0.1 \sim 5\text{ L/min}$ 、 $50 \sim 150\text{ }\mu\text{mol/min}$ 、及び $1 \sim 5 \times 10^{-3}\text{ }\mu\text{mol/min}$ となるように流す。

30

【0056】

このとき、図 5 (d) に示すように、結晶成長条件の選択により、第 1 ~ 第 3 u-GaN 層 131 ~ 133 の主面を起点として、n 型ドーパントである Si がドーパされた GaN が第 1 ~ 第 3 u-GaN 層 131 ~ 133 上に積層するようにエピタキシャル結晶成長して第 1 ~ 第 3 n 型 GaN 層 141 ~ 143 が形成される。従って、第 1 ~ 第 3 n 型 GaN 層 141 ~ 143 もまた、第 1 ~ 第 3 u-GaN 層 131 ~ 133 と同様、相互に異なる面方位の主面を有することとなる。

40

【0057】

第 1 ~ 第 3 n 型 GaN 層 141 ~ 143 は、結晶成長条件の選択により、或いは、結晶成長させない部分にマスク等して、個別に結晶成長させて形成してもよく、また、結晶成長条件の選択により、第 1 ~ 第 3 n 型 GaN 層 141 ~ 143 のうち 2 つ又は全部を同時に結晶成長させて形成してもよい。

【0058】

- 発光層形成工程 -

50

ウエハ110'の温度を800程度とすると共に反応容器内の圧力を10k~100kPaとし、また、反応容器内にキャリアガス N_2 を5~15L/minの流量で流通させながら、そこに反応ガスとして、V族元素供給源(NH_3)、III族元素供給源1(TMGe)、及びIII族元素供給源2(TMI)を、それぞれの供給流量が0.1~5L/min、5~15 μ mol/min、及び2~30 μ mol/min流す。

【0059】

このとき、結晶成長条件の選択により、第1~第3n型GaN層141~143の主面を起点として、InGaNが第1~第3n型GaN層141~143に積層するようにエピタキシャル結晶成長して第1~第3井戸層151a~153aが同時に形成される。

【0060】

次いで、V族元素供給源(NH_3)、及びIII族元素供給源(TMGe)を、それぞれの供給流量が0.1~5L/min、及び5~15 μ mol/minとなるように流す。

【0061】

このとき、結晶成長条件の選択により、第1~第3井戸層151a~153aの主面を起点として、GaNが第1~第3井戸層151a~153aに積層するようにエピタキシャル結晶成長して第1~第3障壁層151b~153bが同時に形成される。

【0062】

そして、上記と同様の操作を交互に繰り返すことにより、図5(e)に示すように、第1~第3井戸層151a~153aと第1~第3障壁層151b~153bとが交互に積層された多重量子井戸層の第1~第3発光層151~153を形成する。

【0063】

ここで、第1~第3発光層151~153が相互に異なる結晶面を主面とする第1~第3n型半導体層141~143、従って、第1~第3u-半導体層131~133の主面と同一の結晶面を主面とするので、第1~第3発光層151~153における第1~第3井戸層151a~153a内へのInNの取り込まれ効率が相異し、そのため、元素組成比が相互に異なる、及び/又は、層厚が相互に異なることとなる。その結果、第1~第3発光層151~153は相互に異なる波長の光を発光するように構成されることとなる。なお、第1~第3発光層151~153の発光波長は、第1~第3井戸層151a~153aの井戸幅(厚み)及びInN混晶比に依存するが、InN混晶比が高いほど発光波長は長波長となる。InN混晶比はTMIのモル流量/(TMGeのモル流量+TMIのモル流量)と成長温度によって決定される。

【0064】

以上のように、本実施形態に係る多波長発光素子100の製造方法によれば、面方位が相互に異なる第1~第3結晶成長面121~123から半導体が結晶成長して形成された、主面の結晶面が相互に異なる第1~第3u-GaN層131~133上には、同一の構成元素で且つ元素組成比が異なる半導体が結晶成長しても、及び/又は、同一の構成元素の半導体が層厚が異なって結晶成長しても、発光波長が異なる第1~第3井戸層151a~153aが形成され得ることから、第1~第3半導体発光層151~153を同一工程で形成することができ、従って、多波長発光素子100の効率的な製造が可能となる。

【0065】

- p型GaN層の形成 -

ウエハ110'の温度を1000~1100とすると共に反応容器内の圧力を10k~100kPaとし、また、反応容器内にキャリアガスの H_2 を5~15L/minの流量で流通させながら、そこに反応ガスとして、V族元素供給源(NH_3)、III族元素供給源1(TMGe)、III族元素供給源3(TMA)、及びp型ドーピング元素供給源(Cp_2Mg)を、それぞれの供給流量0.1~5L/min、50~150 μ mol/min、2~80 μ mol/min、及び0.03~30 μ mol/min流す。

【0066】

このとき、図5(f)に示すように、結晶成長条件の選択により、第1~第3発光層151~153の主面を起点として、p型ドーパントであるMgがドーピングされたGaNが第

10

20

30

40

50

1 ~ 第3 発光層 1 5 1 ~ 1 5 3 上に積層するように結晶成長して第1 ~ 第3 p型 GaN層 1 6 1 ~ 1 6 3 が形成される。

【0067】

< n型電極及びp型電極形成工程 >

ウエハ 1 1 0 ' 上に積層形成した半導体層を部分的に反応性イオンエッチングすることにより第1 ~ 第3 n型 GaN層 1 4 1 ~ 1 4 3 を露出させた後、真空蒸着、スパッタリング、CVD (Chemical Vapor Deposition) 等の方法により第1 ~ 第3 n型 GaN層 1 4 1 ~ 1 4 3 上に第1 ~ 第3 n型電極 1 7 1 ~ 1 7 3 及び第1 ~ 第3 p型 GaN層 1 6 1 ~ 1 6 3 上に第1 ~ 第3 p型電極 1 8 1 ~ 1 8 3 をそれぞれ形成する。

【0068】

そして、ウエハ 1 1 0 ' を劈開することにより個々に分断し、本実施形態に係る多波長発光素子 1 0 0 が製造される。

【産業上の利用可能性】

【0069】

本発明は多波長発光素子及びその製造方法について有用である。

【符号の説明】

【0070】

1 0 0 多波長発光素子

1 1 0 基板

1 1 0 ' ウエハ

1 1 1 第1凹溝

1 1 2 第2凹溝

1 2 1 ~ 1 2 3 第1 ~ 第3 結晶成長面

1 3 1 ~ 1 3 3 第1 ~ 第3 u-半導体層 (第1 ~ 第3 u-GaN層)

1 4 1 ~ 1 4 3 第1 ~ 第3 n型半導体層 (第1 ~ 第3 n型 GaN層)

1 5 1 ~ 1 5 3 第1 ~ 第3 発光層

1 5 1 a ~ 1 5 3 a 第1 ~ 第3 井戸層 (第1 ~ 第3 半導体発光層)

1 5 1 b ~ 1 5 3 b 第1 ~ 第3 障壁層

1 6 1 ~ 1 6 3 第1 ~ 第3 p型半導体層 (第1 ~ 第3 p型 GaN層)

1 7 1 ~ 1 7 3 第1 ~ 第3 n型電極

1 8 1 ~ 1 8 3 第1 ~ 第3 p型電極

2 0 0 フォトレジスト

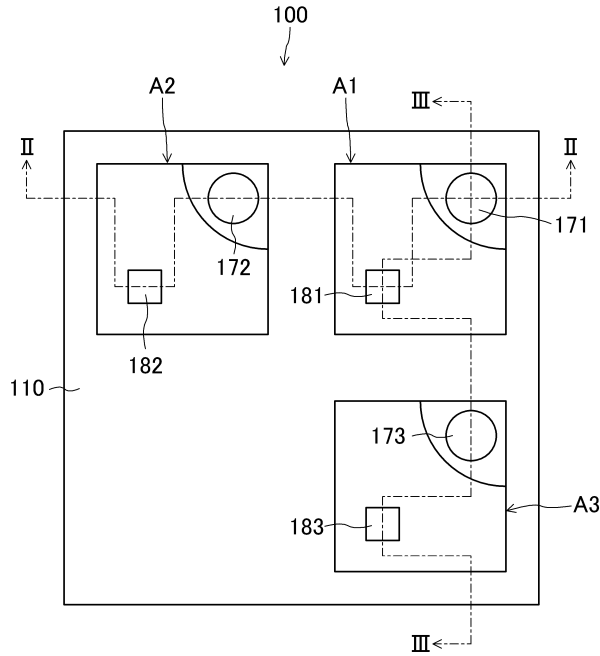
A 1 ~ A 3 第1 ~ 第3 発光領域

10

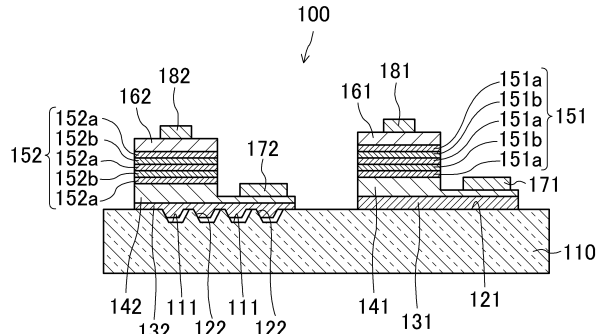
20

30

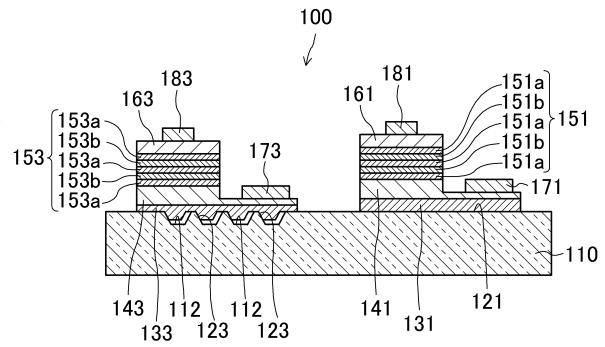
【 図 1 】



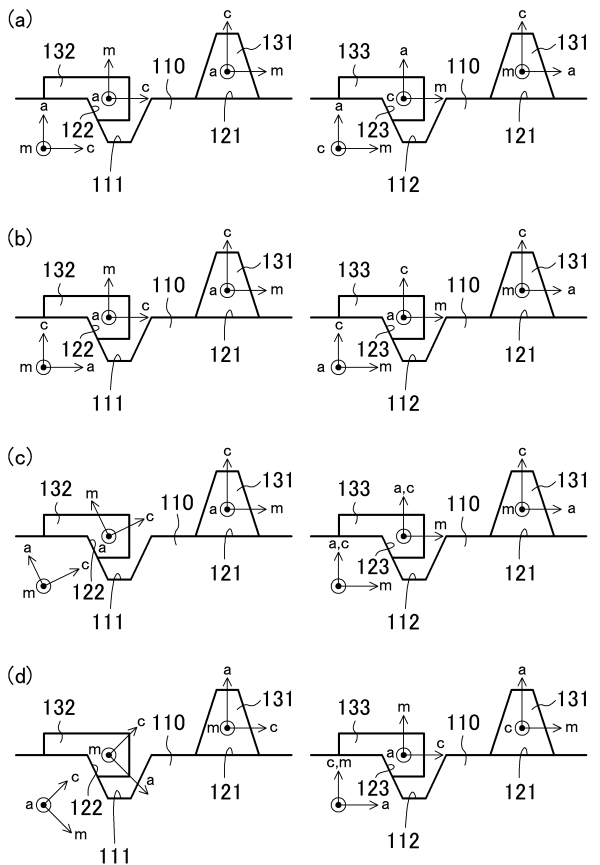
【 図 2 】



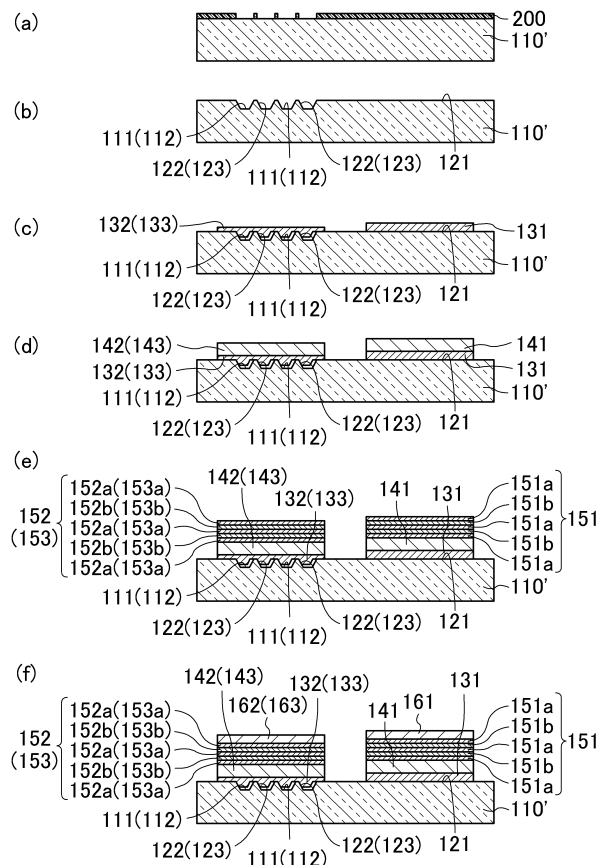
【 図 3 】



【 図 4 】



【 図 5 】



フロントページの続き

- (74)代理人 100117581
弁理士 二宮 克也
- (74)代理人 100117710
弁理士 原田 智雄
- (74)代理人 100124671
弁理士 関 啓
- (74)代理人 100131060
弁理士 杉浦 靖也
- (74)代理人 100131200
弁理士 河部 大輔
- (74)代理人 100131901
弁理士 長谷川 雅典
- (74)代理人 100132012
弁理士 岩下 嗣也
- (74)代理人 100141276
弁理士 福本 康二
- (74)代理人 100143409
弁理士 前田 亮
- (74)代理人 100157093
弁理士 間脇 八蔵
- (74)代理人 100163186
弁理士 松永 裕吉
- (74)代理人 100163197
弁理士 川北 憲司
- (74)代理人 100163588
弁理士 岡澤 祥平
- (72)発明者 只友 一行
山口県宇部市常盤台2-16-1 国立大学法人山口大学工学部内
- (72)発明者 岡田 成仁
山口県宇部市常盤台2-16-1 国立大学法人山口大学工学部内

審査官 金高 敏康

- (56)参考文献 特開2010-109147(JP,A)
特開2009-170610(JP,A)
特開2003-101156(JP,A)
特開2002-026387(JP,A)
特開2005-129905(JP,A)
国際公開第03/010831(WO,A1)
特開2002-185040(JP,A)
特開2002-335016(JP,A)

(58)調査した分野(Int.Cl., DB名)

| | | | |
|------|-------|---|-------|
| H01L | 33/00 | - | 33/64 |
| H01S | 5/00 | - | 5/50 |