

(19) 日本国特許庁(JP)

(12) 特 許 公 報(B2)

(11) 特許番号

特許第5453686号
(P5453686)

(45) 発行日 平成26年3月26日(2014.3.26)

(24) 登録日 平成26年1月17日(2014.1.17)

(51) Int.Cl.		F I	
G09C	5/00	(2006.01)	G09C 5/00
G06T	1/00	(2006.01)	G06T 1/00 500B
H04N	1/387	(2006.01)	H04N 1/387

請求項の数 5 (全 43 頁)

(21) 出願番号	特願2009-260371 (P2009-260371)	(73) 特許権者	592218300
(22) 出願日	平成21年11月13日(2009.11.13)		学校法人神奈川大学
(65) 公開番号	特開2011-107279 (P2011-107279A)		神奈川県横浜市神奈川区六角橋3丁目27番1号
(43) 公開日	平成23年6月2日(2011.6.2)	(74) 代理人	100106002
審査請求日	平成24年11月6日(2012.11.6)		弁理士 正林 真之
		(74) 代理人	100120891
			弁理士 林 一好
		(72) 発明者	張 善俊
			神奈川県平塚市東八幡4-9-28-501
		審査官	松平 英

最終頁に続く

(54) 【発明の名称】 暗号化装置及び方法

(57) 【特許請求の範囲】

【請求項1】

画像に情報を埋め込むことによって分散する暗号化装置であって、

3原色の階調値から構成される画素によって構成される画像を読み込む画像読込手段と

前記画像読込手段によって読み込まれた前記画像を構成する3原色のうちの原色又は二の原色の階調値に基づいて複数の擬似乱数を生成する擬似乱数生成手段と、

前記擬似乱数生成手段によって生成された複数の各前記擬似乱数に基づいて、所定の演算を実行し、前記画像内の画素の位置を順に複数個算出する位置算出手段と、

前記位置算出手段によって算出された複数個の各位置に係る画素を構成する3原色の階調値のうち、前記擬似乱数を生成するために用いた前記一の原色又は二の原色以外の原色の階調値を構成するビットのうち所定のビットに、前記位置算出手段が算出した順に、ビットの重みを対応付ける重み対応付手段と、

前記重み対応付手段によって前記重みに対応付けられた前記所定のビットに、前記情報を構成するビットのうち前記重みと同じ重みのビットの値を埋め込む埋込手段と、

を備える暗号化装置。

【請求項2】

前記画像内に領域を設定する領域設定手段をさらに備え、

前記擬似乱数生成手段は、前記領域設定手段によって設定された領域を構成する画素のうちの原色又は二の原色の階調値に基づいて複数の擬似乱数を生成する請求項1に記載

10

20

の暗号化装置。

【請求項 3】

画素の位置を引数としてハッシュ値を算出するハッシュ値算出手段をさらに備え、
前記位置算出手段は、

算出した画素の位置が重複する場合に、重複した画素の位置を引数として前記ハッシュ値算出手段によってハッシュ値を算出し、算出したハッシュ値に基づいて画素の位置を算出する請求項 1 又は 2 に記載の暗号化装置。

【請求項 4】

請求項 1 に記載の暗号化装置において実行される暗号化方法であって、

前記画像読込手段が、3 原色の階調値から構成される画素によって構成される画像を読み込む画像読込ステップと、

前記擬似乱数生成手段が、前記画像読込ステップによって読み込まれた前記画像を構成する 3 原色のうちの原色又は二の原色の階調値に基づいて複数の擬似乱数を生成する擬似乱数生成ステップと、

前記位置算出手段が、前記擬似乱数生成ステップによって生成された複数の各前記擬似乱数に基づいて、所定の演算を実行し、前記画像内の画素の位置を順に複数個算出する位置算出ステップと、

前記重み対応付手段が、前記位置算出ステップによって算出された複数個の各位置に係る画素を構成する 3 原色の階調値のうち、前記擬似乱数を生成するために用いた前記一の原色又は二の原色以外の原色の階調値を構成するビットのうち所定のビットに、前記算出した順に、ビットの重みを対応付ける重み対応付ステップと、

前記埋込手段が、前記重み対応付ステップによって前記重みが対応付けられた前記所定のビットに、前記情報を構成するビットのうち前記重みと同じ重みのビットの値を埋め込む埋込ステップと、

を備える暗号化方法。

【請求項 5】

画像に埋め込まれた情報を取得する復号装置であって、

3 原色の階調値から構成される画素によって構成される画像を読み込む画像読込手段と、

前記画像読込手段によって読み込まれた前記画像を構成する 3 原色のうちの原色又は二の原色の階調値に基づいて複数の擬似乱数を生成する擬似乱数生成手段と、

前記擬似乱数生成手段によって生成された複数の各前記擬似乱数に基づいて、所定の演算を実行し、前記画像内の画素の位置を順に複数個算出する位置算出手段と、

前記位置算出手段によって算出された複数個の各位置に係る画素を構成する 3 原色の階調値のうち、前記擬似乱数を生成するために用いた前記一の原色又は二の原色以外の原色の階調値を構成するビットのうち所定のビットに、前記位置算出手段が算出した順に、ビットの重みを対応付ける重み対応付手段と、

前記所定のビットの値を、前記重み対応付手段によって対応付けられた前記重みに従って 2 進数に変換した情報を取得する情報取得手段と、

を備える復号装置。

【発明の詳細な説明】

【技術分野】

【0001】

本発明は、画像データを利用して暗号化する暗号化装置及び方法に関する。

【背景技術】

【0002】

近年、コンピュータの発達に伴い、コンピュータを利用した電子投票は、安全で迅速な処理が期待できることから関心が高まっている。コンピュータを利用した電子投票には、集計においてコンピュータを利用する電子投票や、投票する方法においてコンピュータを

10

20

30

40

50

利用する電子投票、遠隔地からの投票においてネットワークコンピュータを利用する電子投票等が存在する。

【0003】

このような電子投票は、どの投票者が誰に投票したのかは誰にも分からない、いわゆる秘匿性と、投票結果が正しく集計されたことが、集計後いつでも誰でも確認できること、等が要求される。

【0004】

このような要求を考慮したシステムとして、特許文献1に開示された、認証機関と集計機関とを備える電子投票システムが知られている。

【0005】

この特許文献1が開示するシステムにおいて、投票装置は、投票者のデジタル証明書を認証機関の公開鍵によって暗号化し、所定の情報（自己の投票が正しく集計されていることを知るための投票者のみが知る情報）を含む投票メッセージを集計機関の公開鍵によって暗号化し、暗号化されたデジタル証明書と、暗号化された投票メッセージとを連結して投票装置の秘密鍵によって暗号化した署名ブロックを認証機関に送る。認証機関は、投票装置の公開鍵によって署名ブロックを復号し、認証機関の秘密鍵によってデジタル証明書を復号して認証後、集計組織に転送する。集計組織は、投票装置の公開鍵によって署名ブロックを復号し、集計組織の秘密鍵によって投票メッセージを復号して集計する。したがって、特許文献1が開示するシステムにおいて、認証機関は投票メッセージを復号できず、集計機関はデジタル証明書を復号できないので、どの投票者が誰に投票したのかは誰にも分からない。そして、集計組織が公表した投票メッセージのうち所定の情報によって、投票者は自己の投票が正しく集計されたことを知ることができる。

【先行技術文献】

【特許文献】

【0006】

【特許文献1】特表2005-509366号公報

【発明の概要】

【発明が解決しようとする課題】

【0007】

しかしながら、特許文献1が開示するシステムは、デジタル証明書と投票メッセージとを連結させている。よって、認証機関が集計組織の秘密鍵を入手したり、集計組織が認証機関の秘密鍵を入手したりすると、特許文献1が開示するシステムは、どの投票者が誰に投票したのかが分かってしまう。すなわち、特許文献1が開示するシステムは、秘匿性を確保することができない。

【0008】

そして、特許文献1が開示するシステムは、デジタル証明書及び投票メッセージが改竄されていたとしても、公開鍵によって暗号化されたデジタル証明書及び投票メッセージを秘密鍵によって復号し、復号したデジタル証明書及び投票メッセージに基づいて集計をしてしまう。

【0009】

そこで、データが改竄されている場合には復号できないような暗号が求められている。

【0010】

本発明は、データが改竄されている場合には復号できないような暗号を作成することができる装置及び方法を提供する。

【課題を解決するための手段】

【0011】

本発明では、以下のような解決手段を提供する。

【0012】

(1) 画像に情報を埋め込むことによって分散する暗号化装置であって、3原色の階調値から構成される画素によって構成される画像を読み込む画像読込手段と、前記画像読

10

20

30

40

50

込手段によって読み込まれた前記画像を構成する3原色のうち一の原色又は二の原色の階調値に基づいて複数の擬似乱数を生成する擬似乱数生成手段と、前記擬似乱数生成手段によって生成された複数の各前記擬似乱数に基づいて、所定の演算を実行し、前記画像内の画素の位置を順に複数個算出する位置算出手段と、前記位置算出手段によって算出された複数個の各位置に係る画素を構成する3原色の階調値のうち、前記擬似乱数を生成するために用いた前記一の原色又は二の原色以外の原色の階調値を構成するビットのうち所定のビットに、前記位置算出手段が算出した順に、ビットの重みを対応付ける重み対応付手段と、前記重み対応付手段によって前記重みが対応付けられた前記所定のビットに、前記情報を構成するビットのうち前記重みと同じ重みのビットの値を埋め込む埋込手段と、を備える暗号化装置。

10

【0013】

(1)の構成によれば、本発明に係る暗号化装置は、画像に情報を埋め込むことによって分散する暗号化装置であって、3原色の階調値から構成される画素によって構成される画像を読み込み、読み込まれた画像を構成する3原色のうち一の原色又は二の原色の階調値に基づいて複数の擬似乱数を生成し、生成された複数の各擬似乱数に基づいて、所定の演算を実行し、画像内の画素の位置を順に複数個算出する。そして、本発明に係る暗号化装置は、算出された複数個の各位置に係る画素を構成する3原色の階調値のうち、擬似乱数を生成するために用いた一の原色又は二の原色以外の原色の階調値を構成するビットのうち所定のビットに、擬似乱数を算出した順に、ビットの重みを対応付け、重みが対応付けられた所定のビットに、情報を構成するビットのうち、所定のビットに対応付けられた重みと同じ重みのビットの値を埋め込む。

20

【0014】

すなわち、本発明に係る暗号化装置は、画像を構成する画素の階調値に基づいて算出した画素に、情報を埋め込むことによって情報を暗号化する。したがって、画像を構成する画素の階調値が変更されている場合には情報を埋め込んだ画素を算出することができないので、本発明に係る暗号化装置は、画像データが改竄されている場合には復号できないような暗号を作成することができる。

【0015】

(2) 前記画像内に領域を設定する領域設定手段をさらに備え、前記擬似乱数生成手段は、前記領域設定手段によって設定された領域を構成する画素のうち一の原色又は二の原色の階調値に基づいて複数の擬似乱数を生成する(1)に記載の暗号化装置。

30

【0016】

(2)の構成によれば、(1)に記載の暗号化装置は、さらに、画像内に領域を設定し、設定された領域を構成する画素のうち一の原色又は二の原色の階調値に基づいて複数の擬似乱数を生成する。

【0017】

すなわち、(2)に記載の暗号化装置は、画像内に設定した領域を構成する画素の階調値に基づいて算出した画素に、情報を埋め込む。したがって、画像内の領域を構成する画素の階調値が変更されている場合には、情報を埋め込んだ画素を算出することができないので、(2)に記載の暗号化装置は、画像データが改竄されている場合には復号できないような暗号を作成することができる。さらに、情報を埋め込んだ画素を算出するための特定の領域が秘密なので、(2)に記載の暗号化装置は、復号することが困難な暗号を作成することができる。

40

【0018】

(3) 画素の位置を引数としてハッシュ値を算出するハッシュ値算出手段をさらに備え、前記位置算出手段は、算出した画素の位置が重複する場合に、重複した画素の位置を引数として前記ハッシュ値算出手段によってハッシュ値を算出し、算出したハッシュ値に基づいて画素の位置を算出する(1)又は(2)に記載の暗号化装置。

【0019】

(3)の構成によれば、(1)又は(2)に記載の暗号化装置は、さらに、算出した画

50

素の位置が重複する場合に、重複した画素の位置を引数としてハッシュ値を算出し、算出したハッシュ値に基づいて画素の位置を算出する。

【0020】

すなわち、(3)に記載の暗号化装置は、算出した画素の位置が重複する場合に、ハッシュ値に基づいて画素の位置を算出し、情報を埋め込む。したがって、(3)に記載の暗号化装置は、画像データが改竄されている場合には復号できないような暗号を作成することができる。さらに、情報を埋め込んだ位置が重複する場合に埋め込んだときと同じハッシュ値を得なければ復号できないので、(3)に記載の暗号化装置は、復号することがさらに困難な暗号を作成することができる。

【0021】

(4) 画像に情報を埋め込むことによって分散する暗号化装置において実行される暗号化方法であって、3原色の階調値から構成される画素によって構成される画像を読み込むステップと、読み込まれた前記画像を構成する3原色のうち一の原色又は二の原色の階調値に基づいて複数の擬似乱数を生成するステップと、生成された複数の各前記擬似乱数に基づいて、所定の演算を実行し、前記画像内の画素の位置を順に複数個算出するステップと、算出された複数個の各位置に係る画素を構成する3原色の階調値のうち、前記擬似乱数を生成するために用いた前記一の原色又は二の原色以外の原色の階調値を構成するビットのうち所定のビットに、前記算出した順に、ビットの重みを対応付けるステップと、前記重みが対応付けられた前記所定のビットに、前記情報を構成するビットのうち前記重みと同じ重みのビットの値を埋め込むステップと、を備える暗号化方法。

【0022】

(4)の構成によれば、暗号化装置において実行される本発明に係る暗号化方法は、3原色の階調値から構成される画素によって構成される画像を読み込み、読み込まれた画像を構成する3原色のうち一の原色又は二の原色の階調値に基づいて複数の擬似乱数を生成する。そして、本発明に係る方法は、生成された複数の各擬似乱数に基づいて、所定の演算を実行し、画像内の画素の位置を順に複数個算出し、算出された複数個の各位置に係る画素を構成する3原色の階調値のうち、擬似乱数を生成するために用いた一の原色又は二の原色以外の原色の階調値を構成するビットのうち所定のビットに、算出した順に、ビットの重みを対応付け、重みが対応付けられた所定のビットに、情報を構成するビットのうち、所定のビットに対応付けられた重みと同じ重みのビットの値を埋め込む。

【0023】

したがって、画像を構成する画素の階調値が変更されている場合には情報を埋め込んだ画素を算出することができないので、本発明に係る方法は、画像データが改竄されている場合には復号できないような暗号を作成することができる。

【0024】

(5) 画像に埋め込まれた情報を取得する復号装置であって、3原色の階調値から構成される画素によって構成される画像を読み込む画像読込手段と、前記画像読込手段によって読み込まれた前記画像を構成する3原色のうち一の原色又は二の原色の階調値に基づいて複数の擬似乱数を生成する擬似乱数生成手段と、前記擬似乱数生成手段によって生成された複数の各前記擬似乱数に基づいて、所定の演算を実行し、前記画像内の画素の位置を順に複数個算出する位置算出手段と、前記位置算出手段によって算出された複数個の各位置に係る画素を構成する3原色の階調値のうち、前記擬似乱数を生成するために用いた前記一の原色又は二の原色以外の原色の階調値を構成するビットのうち所定のビットに、前記位置算出手段が算出した順に、ビットの重みを対応付ける重み対応付手段と、前記所定のビットの値を、前記重み対応付手段によって対応付けられた前記重みに従って2進数に変換した情報を取得する情報取得手段と、を備える復号装置。

【0025】

(5)の構成によれば、本発明に係る復号装置は、3原色の階調値から構成される画素によって構成される画像を読み込み、読み込まれた画像を構成する3原色のうち一の原色又は二の原色の階調値に基づいて複数の擬似乱数を生成し、生成された複数の各擬似乱数

10

20

30

40

50

に基づいて、所定の演算を実行し、画像内の画素の位置を順に複数個算出する。そして、本発明に係る復号装置は、算出された複数個の各位置に係る画素を構成する3原色の階調値のうち、擬似乱数を生成するために用いた一の原色又は二の原色以外の原色の階調値を構成するビットのうち所定のビットに、算出した順に、ビットの重みを対応付け、所定のビットの値を、対応付けられた重みに従って2進数に変換した情報を取得する。

【0026】

したがって、本発明に係る復号装置は、画像を構成する画素の階調値に基づいて算出した画素に埋め込まれた情報を、復号することができる。

【発明の効果】

【0027】

本発明は、画像データを構成する画素に基づいた暗号を作成するので、画像データが改竄されている場合には復号できないような暗号を作成することができる。

【0028】

さらに、本発明は、画像データを構成する画素に基づいて算出した画素に情報を埋め込むので、復号することが困難な暗号を作成することができる。

【図面の簡単な説明】

【0029】

【図1】本発明の一実施形態に係る電子投票システムの実施形態1の特徴を示す特徴図である。

【図2】本発明の一実施形態に係る全体画像データの例を示す図である。

【図3】本発明の一実施形態に係る分割画像データの例を示す図である。

【図4】本発明の一実施形態に係る分割画像データを構成する画素の階調値と、擬似乱数の生成とについて説明する説明図である。

【図5】本発明の一実施形態に係る分割画像データにおいて、データのバイナリ値をビットに分解して埋め込むことを説明する図である。

【図6】本発明の一実施形態に係る分割画像データの別の例を示す図である。

【図7】本発明の一実施形態に係る電子投票データのデータを埋め込むための複数の画素の位置を算出するために設定される領域の例を示す図である。

【図8】本発明の一実施形態に係る電子投票システムの実施形態2の特徴を示す特徴図である。

【図9】本発明の一実施形態に係る電子投票データ作成装置の機能を示す機能ブロック図である。

【図10】本発明の一実施形態に係る電子投票装置の機能を示す機能ブロック図である。

【図11】本発明の一実施形態に係る電子開票装置の機能を示す機能ブロック図である。

【図12】本発明の一実施形態に係る電子投票データ作成装置の処理内容を示すフローチャートである。

【図13】本発明の一実施形態に係る暗号化処理の内容を示すフローチャートである。

【図14】本発明の一実施形態に係るGetPosの処理内容を示すフローチャートである。

【図15】本発明の一実施形態に係る電子投票装置の処理内容を示すフローチャートである。

【図16】本発明の一実施形態に係る電子開票装置の処理内容を示すフローチャートである。

【図17】本発明の一実施形態に係るビットの対応付けテーブルを示す図である。

【図18】本発明の一実施形態に係る電子投票データ作成装置において、電子投票データ521を作成する例を示す図である。

【図19】本発明の一実施形態に係る電子投票装置において、電子投票データを表示する例を示す図である。

【図20】本発明の一実施形態に係る電子開票装置において、電子投票データを集計し、公表する例を示す図である。

10

20

30

40

50

【図 2 1】本発明の一実施形態に係る暗号化装置の機能を示す機能ブロック図である。

【図 2 2】本発明の一実施形態に係る電子投票媒体の機能を示す機能ブロック図である。

【図 2 3】本発明の一実施形態に係る電子投票媒体の例を示す図である。

【図 2 4】本発明の一実施形態に係る電子投票媒体を利用した電子投票システムの例を示す図である。

【図 2 5】本発明の一実施形態に係る電子投票媒体を利用する投票プログラムの処理内容を示すフローチャートである。

【図 2 6】本発明の一実施形態に係る電子投票媒体の処理内容を示すフローチャートである。

【図 2 7】本発明の一実施形態に係る電子投票媒体を利用する場合の電子投票データ作成装置の処理内容を示すフローチャートである。

【図 2 8】本発明の一実施形態に係る電子投票媒体を利用する場合の電子開票装置の処理内容を示すフローチャートである。

【発明を実施するための形態】

【0030】

以下、本発明の実施形態について図を参照しながら説明する。すなわち、実施形態 1 において、本発明に係る暗号方法を利用する電子投票システム 10 について説明し、実施形態 2 において、本発明に係る暗号方法を利用し、パスワードを用いる電子投票システム 10 について説明し、実施形態 3 において、本発明に係る暗号化装置 400 について説明し、実施形態 4 において、本発明に係る暗号方法を利用する電子投票媒体 700 について説明する。

【0031】

[実施形態 1]

実施形態 1 は、電子投票システム 10 の実施例である。実施形態 1 の電子投票システム 10 は、電子投票データ作成装置 100 と、電子投票装置 200 と、電子開票装置 300 とを備えている。そして、電子投票データ作成装置 100 は、全体画像データ 501 に基づいて作成した鍵ペア（公開鍵と秘密鍵）のうち公開鍵を分割画像データ 511 に埋め込んで、電子投票データ 521 を作成する。電子投票装置 200 は、受け付けた投票内容及び確認コードを、電子投票データ 521 に埋め込まれた公開鍵を用いて暗号化し電子投票データ 521 に埋め込む。電子開票装置 300 は、収集した分割画像データ 511 に基づいて作成した鍵ペア（公開鍵と秘密鍵）のうち秘密鍵を用いて、電子投票データ 521 に埋め込まれた暗号化された投票内容及び確認コードを復号し、公表する。

【0032】

本実施形態は、コンピュータ及びその周辺装置に適用される。本実施形態における電子投票データ作成装置 100、電子投票装置 200 及び電子開票装置 300 は、コンピュータ及びその周辺装置が備えるハードウェア並びに該ハードウェアを制御するソフトウェアによって構成される。

【0033】

上記ハードウェアには、制御部としての CPU (Central Processing Unit) の他、記憶部、通信装置、表示装置及び入力装置が含まれる。記憶部としては、例えば、メモリ (RAM: Random Access Memory、ROM: Read Only Memory 等)、ハードディスクドライブ (HDD: Hard Disk Drive) 及び光ディスク (CD: Compact Disk、DVD: Digital Versatile Disk 等) ドライブが挙げられる。通信装置としては、例えば、各種有線及び無線インターフェース装置が挙げられる。表示装置としては、例えば、液晶ディスプレイやプラズマディスプレイ等の各種ディスプレイが挙げられる。入力装置としては、例えば、キーボード及びポインティング・デバイス (マウス、トラックボール等) が挙げられる。

【0034】

上記ソフトウェアには、上記ハードウェアを制御するコンピュータ・プログラムやデー

10

20

30

40

50

タが含まれる。コンピュータ・プログラムやデータは、記憶部により記憶され、制御部により適宜実行、参照される。また、コンピュータ・プログラムやデータは、通信回線を介して配布されることも可能であり、CD-ROM等のコンピュータ可読媒体に記録して配布されることも可能である。

【0035】

図1は、本発明の一実施形態に係る電子投票システム10の実施形態1の特徴を示す特徴図である。特徴図に従って、電子投票システム10の概要を各装置ごとに説明する。

【0036】

電子投票データ作成装置100は、全体画像データ501を分割し、当該分割された分割画像データ511に、全体画像データ501に基づいて作成した公開鍵を埋め込むことにより複数の電子投票データ521を固有に作成する。すなわち、電子投票データ作成装置100は、分割画像データ511を構成する画素値に基づいて、電子投票データ521ごとに異なる位置に公開鍵を埋め込んで、電子投票データ521を作成する。

10

【0037】

ここで、全体画像データ501は、画像の最小要素である画素によって構成されたデジタル画像データである。デジタル画像データは、画素の輝度や色をデジタル化した画素値によって構成される。画素値は、例えば、色の3原色のうち赤色をデジタル化した階調値を記憶するRチャンネル、緑色をデジタル化した階調値を記憶するGチャンネル、青色をデジタル化した階調値を記憶するBチャンネル等から構成される。そして、例えば、デジタル画像データは、画素値が2次元配列形式でメインメモリや、補助記憶装置等に記憶されている。分割画像データ511は、全体画像データ501を所定の数で分割した画像データである。

20

【0038】

ここで、人間の視覚は、画像を構成する3原色のうち青色の変化に気づきにくい、という特徴がある。そこで、本発明は、画像を構成する3原色の階調値のうちBチャンネルにデータを隠すことによって、画像に暗号化ブックの役割をさせつつ、画像が視認されても違和感を与えないようにすることができる。

【0039】

電子投票データ作成装置100は、全体画像データ501を構成する画素値に基づいて所定の演算を行い、公開鍵を作成する。所定の演算とは、例えば、全体画像データ501を構成する画素値のうち、公開鍵を書き込む所定のチャンネル（格納用チャンネルといい、例えば、Bチャンネル）以外のチャンネル（算出用チャンネルといい、例えば、Rチャンネル及び/又はGチャンネル）の階調値を、加算することやビット演算を行うこと等である。そして、電子投票データ作成装置100は、所定の演算の演算結果である全体画像コードに基づいて、例えば、RSA暗号方式によって作成される鍵ペア（公開鍵と秘密鍵）を作成する。

30

【0040】

例えば、電子投票データ作成装置100は、まず、適当な正整数 e （例えば、60001）を選択する。次に、電子投票データ作成装置100は、全体画像コードをパラメータにランダムに大きい素数の組み (p, q) を求め、 p と q との積である N を求める。そして、電子投票データ作成装置100は、得られた (e, N) を公開鍵とする。この場合、秘密鍵 d は、 $d = e^{-1} \pmod{\text{lcm}(p-1, q-1)}$ によって求められる。

40

【0041】

さらに、電子投票データ作成装置100は、全体画像コードと、入力されたコード（例えば、図9で後述する秘密コード）とに基づいて算出したコード（例えば、図9で後述する暗号秘密コード）に基づいて大きい素数の組み (p, q) を求め、鍵ペア（公開鍵と秘密鍵）を作成するとしてもよい。

【0042】

そして、電子投票データ作成装置100は、データを埋め込む方法によって、公開鍵を分割画像データ511に埋め込む。

50

【 0 0 4 3 】

データを埋め込む方法は、次の(1)から(3)の方法によってデータを埋め込む。

(1) データを埋め込むための複数の画素を算出する。複数の画素は次の様に算出される。

(1-1) 分割画像データ511を構成する画素の各算出用チャンネルの階調値に基づいて所定の演算を行う。すなわち、分割画像データ511を構成する各画素の階調値のビットの重みを用いて所定の個数の擬似乱数を生成する。所定の個数の擬似乱数は、分割画像データ511内に設定された領域内の画素に基づいて所定の演算によって算出されるとしてもよい。

(1-2) 生成された所定の個数の擬似乱数に基づいて、分割画像データ511内の所定の個数の位置を算出する。例えば、位置の算出は、生成した擬似乱数を、分割画像データ511の総画素数(縦の画素数×横の画素数)で除算した剰余によって、分割画像データ511内の位置(縦及び横の位置)を算出することができる。このように、各画素の階調値から生成した擬似乱数に基づいて算出した位置は、分割画像データ511が異なると異なる位置になる。よって、位置の算出は、分割画像データ511ごとに、予測できない分散された位置を算出することができる。

10

【 0 0 4 4 】

(2) 算出した複数の画素の各格納用チャンネルの所定のビットに、ビットの重みを対応付ける。すなわち、各格納用チャンネルの所定のビット(例えば、公開鍵を埋め込むビットは3)に、(1)で算出した順にビットの重みを対応付ける。例えば、最初に算出した画素の格納用チャンネルの所定のビット(例えば、ビット3)にビットの重み「 2^0 」を対応付ける。同様にして、n番目に算出した画素の格納用チャンネルの所定のビット(例えば、ビット3)にビットの重み「 2^n 」を対応付ける。

20

【 0 0 4 5 】

(3) ビットの重みが対応付けられた所定のビットに、データのバイナリ値をビットに分解して書き込むことによりデータを埋め込む。すなわち、例えば、「 2^0 」が対応付けられた、最初に算出された画素の格納用チャンネルのビット3に、公開鍵のバイナリ値を構成するビットのうち「 2^0 」ビットの値を書き込む。次に、「 2^1 」が対応付けられた、次に算出された画素の格納用チャンネルのビット3に、公開鍵のバイナリ値を構成するビットのうち「 2^1 」ビットの値を書き込む。このように順次、「 2^n 」が対応付けられた、算出された画素の格納用チャンネルのビット3に、公開鍵のバイナリ値を構成するビットのうち「 2^n 」ビットの値を書き込むことによって公開鍵を埋め込む。

30

【 0 0 4 6 】

格納用チャンネルの所定のビットは、例えば、ビット1が暗号化された投票内容及び確認コードを埋め込むビット、ビット2が暗号化されたパスワードを埋め込むビット、ビット3が公開鍵を埋め込むビット、ビット4が画像の固有コード(MD5)を埋め込むビット、ビット5が全体画像コードの冗長情報を埋め込むビット、ビット6が電子投票データ521の投票状態(例えば、白票状態を0、投票済み状態を1で示す)についての情報を埋め込むビットである。

【 0 0 4 7 】

データを埋め込む方法によって埋め込まれたデータは、データを復元する方法によって埋め込まれたデータを復元することができる。

40

【 0 0 4 8 】

データを復元する方法は、上述したデータを埋め込む方法の(3)において、埋め込まれたビットの値を、格納チャンネルの所定のビットに対応付けられたビットの重みに従って、バイナリ値に合成することによってデータを復元する。

【 0 0 4 9 】

このように、データを埋め込む方法は、画像データによって異なる画素の位置にデータを埋め込む。そして、データを復元する方法は、データを埋め込む方法によって埋め込まれた画像データに基づいてデータを復元する。すなわち、データを埋め込む方法は、画像

50

データを暗号ブックとしてデータを暗号化し、データを復元する方法は、暗号ブックである画像データに基づいてデータを復元する。したがって、画像データである電子投票データ521を用いる電子投票システム10は、電子投票データ521ごとの異なる位置にデータを秘匿するという、従来の暗号化をさらに安全にした暗号化を実行する。

【0050】

このように、電子投票データ作成装置100は、分割画像データ511に公開鍵を埋め込むことにより複数の電子投票データ521をそれぞれ固有に作成できる。

【0051】

ここで、電子投票データ521における鍵ペア（公開鍵と秘密鍵）による暗号化と復号とに付いて説明する。電子投票データ作成装置100によって全体画像コードに基づいて作成された鍵ペア（公開鍵と秘密鍵）のうちの公開鍵を用いて暗号化されたデータ（例えば、投票内容及び確認コード）は、作成された鍵ペア（公開鍵と秘密鍵）のうちの秘密鍵を用いて復号される。

【0052】

例えば、電子投票データ作成装置100は、投票率が棄権票や白紙票を含めて100パーセントであれば復号可能であることを条件として電子投票データ521を作成する。この場合には、収集した電子投票データ521によって全体画像データ501を構成する画素の全てを取得することができるので、復号は、電子投票データ作成装置100と同様に、算出された全体画像コードに基づいて作成された鍵ペア（公開鍵と秘密鍵）のうちの秘密鍵を用いることによって可能である。

【0053】

また、例えば、電子投票データ作成装置100は、投票率が一定の割合以上であれば復号可能であることを条件として電子投票データ521を作成する。この場合には、電子投票データ作成装置100は、信号訂正理論を利用して、複数の電子投票データ521に基づいて鍵ペア（公開鍵と秘密鍵）を算出することができるように、全体画像コードの冗長情報を作成し、電子投票データ521ごとに埋め込む。このようにして、複数の電子投票データ521に埋め込まれた冗長情報に基づいて復元された全体画像コードを取得することができるので、復号は、電子投票データ作成装置100と同様に、復元された全体画像コードに基づいて作成された鍵ペア（公開鍵と秘密鍵）のうちの秘密鍵を用いることによって可能である。

【0054】

また、例えば、電子投票データ作成装置100は、ビット列をSとする全体画像コードを含んだデータ（例えば、全体画像コードのビット列Sに余分のビット列を補足したデータ、「1010」+Sや、S+「1010」や、「10」+S+「10」等）を作成し、電子投票データ521ごとに埋め込む。そうすると、全体画像コードは、2件の電子投票データ521から必ず取得される（2件の電子投票データ521に書き込まれた全体画像コードを含んだデータを比較することによって同じビット列である全体画像コードSが取得される）。このようにして、複数の電子投票データ521に基づいて全体画像コードを取得することができるので、復号は、電子投票データ作成装置100と同様に、取得された全体画像コードに基づいて作成された鍵ペア（公開鍵と秘密鍵）のうちの秘密鍵を用いることによって可能である。すなわち、電子投票データ作成装置100は、全体画像データ501を分割画像データ511に分割する数を、求められる投票率に従って算出することにより、条件とする投票率に合致した電子投票データ521を作成することができる。

【0055】

また、例えば、電子投票データ作成装置100は、投票された電子投票データ521が1件でも復号可能であることを条件として電子投票データ521を作成する。この場合には、電子投票データ作成装置100は、全体画像コードを電子投票データ521ごとに埋め込む。埋め込まれた全体画像コードによって、復号は、電子投票データ作成装置100と同様に、埋め込まれた全体画像コードに基づいて作成された鍵ペア（公開鍵と秘密鍵）のうちの秘密鍵を用いることによって可能である。

【 0 0 5 6 】

電子投票装置 2 0 0 は、電子投票データ 5 2 1 に埋め込まれている公開鍵に基づいて、受け付けた投票ごとの投票内容と、投票内容に対応付けた確認コードとを暗号化する。そして、電子投票装置 2 0 0 は、当該暗号化された投票内容及び確認コードを電子投票データ 5 2 1 に埋め込む。ここで、投票内容は、例えば、立候補者を示す番号やコード等である。電子投票装置 2 0 0 は、投票者によって操作された入力装置から投票内容を受け付ける。確認コードは、例えば、電子投票装置 2 0 0 が投票内容に対応付けたコードである。

【 0 0 5 7 】

電子投票装置 2 0 0 は、電子投票データ 5 2 1 から公開鍵を復元する。すなわち、電子投票装置 2 0 0 は、電子投票データ作成装置 1 0 0 によって埋め込まれた公開鍵を、復元

10

【 0 0 5 8 】

電子投票装置 2 0 0 は、復元した公開鍵によって、投票内容及び確認コードを暗号化する。そして、電子投票装置 2 0 0 は、暗号化した投票内容及び確認コードを、データを埋め込む方法によって電子投票データ 5 2 1 に埋め込む（例えば、格納用チャンネルのビット 1）。

【 0 0 5 9 】

電子開票装置 3 0 0 は、複数の電子投票装置 2 0 0 によって暗号化された各電子投票データ 5 2 1 を収集する。次に、電子開票装置 3 0 0 は、収集した各電子投票データ 5 2 1 に基づいて秘密鍵を作成し、作成した秘密鍵に基づいて、収集した各電子投票データ 5 2 1 から取得した暗号化された投票内容及び確認コードを復号する。そして、電子開票装置 3 0 0 は、当該復号した投票内容及び確認コードを集計し、公表する。

20

【 0 0 6 0 】

ここで、秘密鍵は、電子投票データ作成装置 1 0 0 と同様に作成される。すなわち、電子開票装置 3 0 0 は、収集した電子投票データ 5 2 1 に基づいて全体画像コードを取得し、取得した全体画像コードに基づいて、例えば、R S A 暗号方式によって作成される鍵ペア（公開鍵と秘密鍵）のうちの秘密鍵を作成する。そして、電子開票装置 3 0 0 は、作成した秘密鍵に基づいて、電子投票データ 5 2 1 から復元した、暗号化された投票内容及び確認コードを復号する。この場合に、正しい秘密鍵を作成することができるように電子投票データ 5 2 1 を収集できなかつたり、不正な電子投票データ 5 2 1 が混じっていたりした場合には、作成した秘密鍵では投票内容を正しく復元し、復号することができないので、電子開票装置 3 0 0 は、投票が正しく行われなかったことを検出することができる。

30

【 0 0 6 1 】

そして、電子開票装置 3 0 0 は、復号した投票内容及び確認コードを集計し、公表する。確認コードは、投票内容に対応付けられたコードであるので、電子開票装置 3 0 0 は、投票内容及び確認コードを公表することによって、確認コードを覚えている投票者に、投票内容が正確に集計されていることを確認させることができる。

【 0 0 6 2 】

このように、電子投票データ作成装置 1 0 0 とは独立して、電子開票装置 3 0 0 が収集した電子投票データ 5 2 1 に基づいて秘密鍵を作成することによって、電子投票システム

40

【 0 0 6 3 】

図 2 から図 7 によって電子投票データ 5 2 1 の作成を説明する。

図 2 は、本発明の一実施形態に係る全体画像データ 5 0 1 の例を示す図である。図 2 の例は、全体画像データ 5 0 1 を、縦の破線 5 9 1 及び横の破線 5 9 2 によって、1 6 分割する例である。全体画像データ 5 0 1 を分割することによって分割画像データ 5 1 1 が作成される。

【 0 0 6 4 】

全体画像データ 5 0 1 を構成する画素値に基づいて、全体画像コードが算出される。例えば、全体画像データ 5 0 1 が X 軸方向に 6 4 0 × 4 画素、Y 軸方向に 4 8 0 × 4 画素で

50

あるとする。画素を構成する3原色の階調値を記憶するチャンネルのうち、格納用チャンネルは、Bチャンネルとし、算出用チャンネルは、Rチャンネル及びGチャンネルとする。各チャンネルは、例えば、8ビット構成とする。

【0065】

例えば、全体画像コード（例えば、1024ビット）は、Rチャンネル及びGチャンネルの階調値を加算することにより得られる。加算は、チャンネル単位（8ビットずつ）でなくともよい。例えば、9ビットずつ（Rチャンネルの8ビット及びGチャンネルのLSBと、Gチャンネルの残り7ビット及び次の画素のRチャンネルの2ビットとを）加算する。このようにすることで、特定のビットの値が周期的に加算されることを避けることができる。電子投票システム10は、全体画像コードに基づいて鍵ペア（公開鍵及び秘密鍵）を作成する。

10

【0066】

図3は、本発明の一実施形態に係る分割画像データ511の例を示す図である。図3が示す例は、分割画像データ511に基づいて、図4のようにデータを埋め込むための複数の画素（例えば、P1からP10）を算出し、図5のようにデータを埋め込んだことを示す例である。

【0067】

図3の分割画像データ511は、図2の全体画像データ501を、例えば16分割した画像データである。分割画像データ511を構成する画素の位置は、二次元座標（例えば、XY平面のX軸及びY軸）を用いて表わされる。例えば、X軸方向の画素数をw（例えば、640画素）、Y軸方向の画素数をh（例えば、480画素）とすると、画素の位置は、開始点（0、0）、終了点（639、479）、任意の画素の位置（x、y）で表わされる。ここで、図4に基づいて、分割画像データ511を構成する画素に基づいて生成した擬似乱数によって所定の個数の画素の位置を算出することについて説明する。

20

【0068】

図4は、本発明の一実施形態に係る分割画像データ511を構成する画素の階調値と、擬似乱数の生成とについて説明する説明図である。

【0069】

図4（1）は、分割画像データ511を構成する画素の階調値の構成の例を示している。図4（1）が示す例は、各画素を構成する3原色のうち赤色の階調値を記憶するRチャンネルと、緑色の階調値を記憶するGチャンネルと、青色の階調値を記憶するBチャンネルとをメモリ上に記憶していることを示す例である。そして、図4（1）が示す例は、各画素の画像データ内の位置を、XY平面上の位置で表わした場合を示す例である。

30

【0070】

図4（2）は、画素の階調値に基づいて所定の個数の擬似乱数を生成するための所定の演算について説明する図である。電子投票システム10は、所定の演算によって生成した所定の個数の擬似乱数に基づいて、所定の個数の画素の位置を算出することができる。

【0071】

ここで、1番目の画素のRチャンネルのそれぞれのビットの値をP0R0からP0R7で表わし、n番目の画素のRチャンネルのそれぞれのビットの値をPnR0からPnR7で表わす。同様に、1番目の画素のGチャンネルのそれぞれのビットの値をP0G0からP0G7で表わし、n番目の画素のGチャンネルのそれぞれのビットの値をPnG0からPnG7で表わす。すなわち、Rチャンネル及びGチャンネルのビット値は次の様な並びで表わせる。

40

【0072】

1番目のRチャンネルのビット値 = P0R0、P0R1、P0R2、P0R3、P0R4、P0R5、P0R6、P0R7

1番目のGチャンネルのビット値 = P0G0、P0G1、P0G2、P0G3、P0G4、P0G5、P0G6、P0G7

・

・

n番目のRチャンネルのビット値 = PnR0、PnR1、PnR2、PnR3、PnR4、

50

$P_n R_5$ 、 $P_n R_6$ 、 $P_n R_7$

n 番目の G チャンネルのビット値 = $P_n G_0$ 、 $P_n G_1$ 、 $P_n G_2$ 、 $P_n G_3$ 、 $P_n G_4$ 、 $P_n G_5$ 、 $P_n G_6$ 、 $P_n G_7$

・
・

【0073】

所定の演算は、データを埋め込むために必要な n 個（例えば、1024 個）の疑似乱数を生成する。所定の演算は、例えば、 $Dat[i] = Dat[i] + X(k) * 2^k$ のように表わすことができる。ここで、 $X(k)$ は、 R チャンネル又は G チャンネルの階調値の k ビット目の値である。データを埋め込むために必要な個数より 1 個多い変数を用いて演算

10

【0074】

例えば、1024 個の疑似乱数を生成するための所定の演算は次の様に行われる。

1 巡目

$$Dat[0] = Dat[0] + P_{0R0} * 2^0$$

$$Dat[1] = Dat[1] + P_{0G0} * 2^0$$

・
・

$$Dat[1022] = Dat[1022] + P_{63R7} * 2^7$$

20

$$Dat[1023] = Dat[1023] + P_{63G7} * 2^7$$

$$Dat[1023+1] = Dat[1023+1] + P_{64R0} * 2^0$$

2 巡目

$$Dat[0] = Dat[0] + P_{64G0} * 2^0$$

$$Dat[1] = Dat[1] + P_{64R1} * 2^1$$

・
・

$$Dat[1022] = Dat[1022] + P_{127G7} * 2^7$$

$$Dat[1023] = Dat[1023] + P_{128R0} * 2^0$$

$$Dat[1023+1] = Dat[1023+1] + P_{128G0} * 2^0$$

30

このような演算により、例えば、1025 個の乱数のうち最初の 1024 個の疑似乱数を得る。

【0075】

次に、生成された所定の個数（例えば、1024 個）の疑似乱数に基づいて、分割画像データ 511 内の所定の個数（例えば、1024 個）の画素の位置を算出する。例えば、生成した疑似乱数 ($Dat[0]$ から $Dat[1023]$) を分割画像データ 511 の縦の画素数及び横の画素数でそれぞれ除算した剰余 ($Dat[0] \bmod w$ 、 $Dat[0] \bmod h$) によって、分割画像データ 511 内の位置（縦及び横の位置）を算出することができる。

【0076】

40

ここで、位置の算出において、剰余演算の法をそれぞれ $(w - 2)$ と $(h - 1)$ にすることで、 $Dat[i]$ に基づく位置の生成は、画像の対角線の近くに集中することを回避することができる。

【0077】

このようにして算出された位置が重複している場合には、ハッシュ変換が行われる。ハッシュ変換は、算出された位置を重複しない位置に変換する。例えば、分割画像データ 511 の画素の位置と、使用しているか否かのフラグを対応付けたハッシュテーブルを用いて、ハッシュ変換は、算出された位置が使用されている場合には、使用していない位置に変換することができる。または、ハッシュ変換は、ハッシュ変換のための演算（例えば、新格納位置 $x = (\text{格納位置 } x + 23) \bmod (w)$ 、新格納位置 $y = (\text{格納位置 } y + 11$

50

) mod (h) を行うとしてもよい。

【 0 0 7 8 】

ここで、図 3 に戻って、図 3 が示す P 1 から P 1 0 は、上述のようにして算出された分割画像データ 5 1 1 内の画素である。ここで、図 5 に基づいて、算出された画素にデータを埋め込むことについて説明する。

【 0 0 7 9 】

図 5 は、本発明の一実施形態に係る分割画像データ 5 1 1 において、データのバイナリ値をビットに分解して埋め込むことを説明する図である。

【 0 0 8 0 】

電子投票システム 1 0 は、上述のようにして算出した複数の画素の各格納用チャンネルの所定のビットに、ビットの重みを対応付ける。すなわち、電子投票システム 1 0 は、各格納用チャンネルの所定のビット（例えば、公開鍵を埋め込むビットは 3）に、複数の画素を算出した順にビットの重みを対応付ける。例えば、電子投票システム 1 0 は、擬似乱数 D a t [0] に基づいて位置を算出し、算出した画素 P 1 の格納用チャンネルの所定のビット（例えば、ビット 3）にビットの重み「 2^0 」を対応付ける。同様にして、電子投票システム 1 0 は、擬似乱数 D a t [n - 1] に基づいて位置を算出し、算出した画素 P n の格納用チャンネルの所定のビット（例えば、ビット 3）にビットの重み「 2^{n-1} 」を対応付ける。

10

【 0 0 8 1 】

電子投票システム 1 0 は、ビットの重みが対応付けられた所定のビットに、データのバイナリ値をビットに分解して書き込むことによりデータを埋め込む。すなわち、電子投票システム 1 0 は、例えば、ビットの重み「 2^0 」が対応付けられた画素 P 1 の格納用チャンネルのビット 3 に、公開鍵のバイナリ値を構成するビットのうち「 2^0 」ビットの値を書き込む。次に、電子投票システム 1 0 は、「 2^1 」が対応付けられた画素 P 2 の格納用チャンネルのビット 3 に、公開鍵のバイナリ値を構成するビットのうち「 2^1 」ビットの値を書き込む。このように順次、電子投票システム 1 0 は、ビットの重み「 2^{n-1} 」が対応付けられた画素の格納用チャンネルのビット 3 に、公開鍵のバイナリ値を構成するビットのうち「 2^{n-1} 」ビットの値を書き込むことによって公開鍵を埋め込む。このようにして、電子投票データ 5 2 1 は、作成される。

20

【 0 0 8 2 】

ここで、図 3 に戻って、図 3 が示す P 1 から P 1 0 は、上述のようにして算出された分割画像データ 5 1 1 内の画素に、データを構成するビットを埋め込んだ画素である。

30

【 0 0 8 3 】

図 6 は、本発明の一実施形態に係る分割画像データ 5 1 1 の別の例を示す図である。図 6 が示す例は、データを埋め込むための画素が、分割画像データ 5 1 1 内に設定された領域 6 0 1 内の画素の階調値に基づいて算出されることを示す例である。

【 0 0 8 4 】

分割画像データ 5 1 1 内に設定された領域 6 0 1 は、X Y 平面内において、開始点 6 1 1 (a , b) と、終了点 6 1 2 (a + A , b + B) とによって表わされる。ここで、A は、X 方向の幅、B は、Y 方向の高さである。

40

【 0 0 8 5 】

分割画像データ 5 1 1 内に設定された領域 6 0 1 を構成する画素の階調値に基づいて、上述の様に擬似乱数が生成され、生成された擬似乱数に基づいてデータを埋め込む複数の画素の位置が、算出される。そして、算出された複数の画素の各格納用チャンネルの所定のビットにデータが、埋め込まれる。

【 0 0 8 6 】

領域 6 0 1 は、開始位置及び領域の大きさを示すパラメータによって設定される。例えば、領域 6 0 1 を構成する画素に基づいてデータを埋め込むための複数の画素を算出する関数は、G e t P o s (* p o s , n u m , p a r) のように表わされる。

【 0 0 8 7 】

50

ここで、* p o s は、データを埋め込むための複数の画素へのポインタを示し、n u m は、データを埋め込むための複数の画素の個数を示し、p a r は、開始位置へのパラメータを示す引数である。すなわち、G e t P o s (* p o s , n u m , p a r) は、p a r によって領域の開始位置 (a + p a r , b + p a r) を求め、領域の大きさ (幅が A 、高さが B) を設定する。そして、G e t P o s (* p o s , n u m , p a r) は、設定した領域を構成する画素の階調値に基づいて、上述の様に n u m 個の擬似乱数を生成し、生成した擬似乱数に基づいて複数の画素の位置を算出し、算出した画素へのポインタを返す。ここで、a、b、A及びBは、例えば、パラメータ記憶部(図9、図10及び図11で後述する作成パラメータ記憶部131、投票パラメータ記憶部231及び開票パラメータ記憶部331)に予め記憶されている。また、この値が、a = b = 0、A = 電子投票データ521の幅、B = 電子投票データ521の高さの場合、G e t P o s (* p o s , n u m , 0) は、電子投票データ521全体を構成する画素に基づいてデータを埋め込むための複数の画素を算出する。

【0088】

図7は、本発明の一実施形態に係る電子投票データ521のデータを埋め込むための複数の画素の位置を算出するために設定される領域の例を示す図である。

【0089】

図7(1)が示す例は、領域601内の画素に基づいて、公開鍵と、冗長情報と、投票内容及び確認コードとを埋め込むことを示す例である。例えば、電子投票データ作成装置100は、G e t P o s (* p o s , 1024, 0)によって得られる1024個の画素621のBチャンネルのビット3に、1024ビットの公開鍵を構成するビットを、対応付けられたビットの重みに従って書き込むことによって公開鍵を埋め込む。同様に、電子投票データ作成装置100は、Bチャンネルのビット5に冗長情報を埋め込む。電子投票装置200は、同様に、G e t P o s (* p o s , 1024, 0)によって取得した画素のBチャンネルのビット3から公開鍵を復元する。そして、電子投票装置200は、Bチャンネルのビット1に、復元した公開鍵によって暗号化した投票内容及び確認コードを埋め込む。電子開票装置300は、同様に、G e t P o s (* p o s , 1024, 0)によって取得した画素のBチャンネルのビット5から冗長情報を復元し、複数の電子投票データ521から復元した冗長情報に基づいて全体画像コードを作成し、作成した全体画像コードに基づいて算出した秘密鍵によって、Bチャンネルのビット1から復元した投票内容及び確認コードを復号する。

【0090】

図7(2)が示す例は、後述する実施形態2において、領域601内の画素に基づいて、公開鍵と、冗長情報と、暗号化されたパスワードとを埋め込み、領域602内の画素に基づいて、投票内容及び確認コードを埋め込むことを示す例である。ここで、パスワードは、電子投票装置200において受け付けられるコードである(後述する実施形態2の図10参照)。また、領域602は、パスワードに基づいて作成した値(Ci)をパラメータ(p a r = C i)とする領域である。例えば、電子投票データ作成装置100は、図7(1)と同様に、公開鍵と、冗長情報とを埋め込む。電子投票装置200は、図7(1)と同様に、公開鍵を復元し、受け付けたパスワードを暗号化する。そして、電子投票装置200は、G e t P o s (* p o s , 1024, 0)によって取得した画素621のBチャンネルのビット2に、暗号化されたパスワードを埋め込むと共に、G e t P o s (* p o s , 1024, C i)によって取得した画素622のBチャンネルのビット1に、受け付けた投票内容及び確認コードを埋め込む。

【0091】

図7(3)が示す例は、後述する実施形態2において、図7(2)の例に加えて、さらに領域603内の画素に基づいて、固有コード(MD5)を埋め込むことを示す例である。ここで、固有コード(MD5)は、電子投票データ作成装置100が分割画像データ511に基づいて作成したコードである(後述する実施形態2の図9参照)。また、領域603は、電子投票データ作成装置100が受け付けた秘密コードに基づいて作成した値(

10

20

30

40

50

CAS)を、パラメータ(par=CAS)とする領域である。例えば、電子投票データ作成装置100は、秘密コードを受け付ける(後述する実施形態2の図9参照)。そして、電子投票データ作成装置100は、秘密コードと、全体画像コードとに基づいて公開鍵と、冗長情報とを作成し、埋め込む。そして、電子投票データ作成装置100は、GetPos(*pos,1024,CAS)によって取得した画素623のBチャンネルのビット4に、固有コード(MD5)を埋め込む。電子開票装置300は、復元した固有コード(MD5)が同一の電子投票データ521同士を一の電子投票データ521とみなす。

【0092】

[実施形態2]

実施形態2は、電子投票システム10の実施例であって、実施形態1に加えて、電子投票データ作成装置100は、全体画像コードと受け付けた秘密コードとに基づいて公開鍵を作成し、固有コード(MD5)を作成して電子投票データ521に埋め込む。電子投票装置200は、パスワードを受け付け、投票内容及び確認コードをパスワードに基づいて電子投票データ521に埋め込み、パスワードを暗号化して電子投票データ521に埋め込む。電子開票装置300は、同じ固有コード(MD5)の電子投票データ521を一の電子投票データ521とみなす。そして、電子開票装置300は、開票条件を判断し、電子投票データ作成装置100と同様に、全体画像コードと受け付けた秘密コードとに基づいて作成した秘密鍵に基づいて、電子投票データ521に埋め込まれた暗号化されたパスワードを復号し、復号したパスワードに基づいて投票内容及び確認コードを取得し、公表する。各装置の詳細について、図8から図20に従って、説明する。

【0093】

図8は、本発明の一実施形態に係る電子投票システム10の実施形態2の特徴を示す特徴図である。実施形態2の電子投票システム10は、実施形態1に加えて、秘密コードと、パスワードとを受け付け、固有コード(MD5)を作成する。特徴図に従って、電子投票システム10の概要を各装置ごとに説明する。

【0094】

電子投票データ作成装置100は、実施形態1に加えて、投票管理委員会によって入力された秘密コードを受け付ける。そして、電子投票データ作成装置100は、全体画像データ501の一部を変更し、受け付けた秘密コードと、全体画像コードとに基づいて算出した暗号秘密コードに基づいて鍵ペア(公開鍵と秘密鍵)を作成する。そして、電子投票データ作成装置100は、分割画像データ511内に設定された領域を構成する画素に基づいて、公開鍵を埋め込む位置を算出し、公開鍵を埋め込む。さらに、電子投票データ作成装置100は、電子投票データ521に基づいて固有コード(MD5)を作成し、電子投票データ521に埋め込む。

【0095】

電子投票装置200は、実施形態1に加えて、パスワードを受け付ける。そして、電子投票装置200は、受け付けたパスワードに基づいて作成した値(Ci)をパラメータ(par=Ci)とする電子投票データ521内の領域を設定し、設定した領域を構成する画素に基づいて算出した位置の画素に、受け付けた投票内容及び確認コードを埋め込む。そして、電子投票装置200は、受け付けたパスワードを、復元した公開鍵に基づいて暗号化し、電子投票データ521に埋め込む。

【0096】

電子開票装置300は、実施形態1に加えて、収集した電子投票データ521において、同一の固有コード(MD5)が存在するか否かを判断し、同一の固有コード(MD5)を有する電子投票データ521を一の電子投票データ521とみなす。さらに、電子開票装置300は、秘密コードを受け付け、受け付けた秘密コードと、収集した電子投票データ521に基づいて作成した全体画像コードとに基づいて鍵ペア(公開鍵と秘密鍵)のうち秘密鍵を作成する。そして、電子開票装置300は、復元したパスワードを秘密鍵に基づいて復号し、復号したパスワードに基づいて作成した値(Ci)をパラメータ(par=Ci)とする電子投票データ521内の領域を設定し、設定した領域を構成する画素に

10

20

30

40

50

基づいて復元した投票内容及び確認コードを集計し、公表する。

【0097】

図9は、本発明の一実施形態に係る電子投票データ作成装置100の機能を示す機能ブロック図である。電子投票データ作成装置100は、秘密コード受付部101と、全体画像データ変更部102と、全体画像コード算出部103と、暗号秘密コード算出部104と、暗号鍵作成部105と、分割数設定部106と、全体画像分割部107と、作成領域設定部108と、公開鍵位置算出部109と、固有コード作成部110と、固有コード位置算出部111と、冗長情報書込部112と、電子投票データ作成部113と、電子投票データ出力部114と、作成パラメータ記憶部131とを備えている。このような電子投票データ作成装置100について各部ごとに説明する。

10

【0098】

作成パラメータ記憶部131は、電子投票データ521内に設定する領域についての所定のパラメータを記憶している。例えば、作成パラメータ記憶部131は、図6における、開始点の値(a、b)と、領域の幅Aと、領域の高さBとを記憶している。

【0099】

秘密コード受付部101は、秘密コード(CAS)の入力を受け付ける。秘密コードは、例えば、16桁からなるコードであって、選挙管理委員会によって秘密に管理されている。

【0100】

全体画像データ変更部102は、全体画像データ501の一部を、乱数に基づいて変更する。全体画像データ変更部102は、例えば、全体画像データ501を構成する画素であって、各分割画像データ511に少なくとも1個入るように乱数に基づいて算出した画素について、その画素の算出用チャネルのビット0を反転する。

20

【0101】

全体画像コード算出部103は、全体画像データ501に基づいて全体画像コード(CAI)を算出する。全体画像コードは、例えば、全体画像データ501を構成する3原色のうちの算出用チャネルの各階調値を、加算やビット演算等することによって算出される。

【0102】

暗号秘密コード算出部104は、秘密コード受付部101によって受け付けられた秘密コード(CAS)と、全体画像コード算出部103によって算出された全体画像コード(CAI)とに基づいて暗号秘密コード(CA)を算出する。暗号秘密コードは、秘密コードと全体画像コードとを、例えば、加算やビット演算等することによって算出される。

30

【0103】

暗号鍵作成部105は、暗号秘密コード算出部104によって算出された暗号秘密コードに基づいて公開鍵(N、e)と、公開鍵(N、e)に対応する秘密鍵(d)とを作成する。

【0104】

分割数設定部106は、全体画像データ501を分割する数を設定する。分割する数は、例えば、全体画像データ501を等分割することができる整数である。設定は、分割する数を、縦の分割数と横の分割数とによって入力されてもよい。

40

【0105】

全体画像分割部107は、分割数設定部106によって設定された数に基づいて全体画像データ501を分割する。例えば、設定された数が3×4の場合、全体画像分割部107は、縦を3分割し、横を4分割する。

【0106】

作成領域設定部108は、所定のパラメータに基づいて、全体画像分割部107によって分割された各分割画像データ511内に領域を設定する。例えば、設定する領域の開始位置への所定のパラメータがpar=0である場合、作成領域設定部108は、作成パラメータ記憶部131に記憶された値と、parとに基づいて、図7(3)の領域601を

50

設定する。

【0107】

公開鍵位置算出部109は、作成領域設定部108によって設定された領域を構成する画素に基づいて、公開鍵を埋め込む公開鍵位置を算出する。すなわち、公開鍵位置算出部109は、上述のように領域601を構成する画素の階調値に基づいて、擬似乱数を生成し、生成した擬似乱数に基づいて複数の画素の位置を算出する。

【0108】

固有コード作成部110は、電子投票データ521に基づいて固有コード(MD5)を作成する。固有コード作成部110は、例えば、電子投票データ521を構成する画素の算出用チャンネルの階調値を、加算やビット演算等し、電子投票データ521ごとに固有の固有コード(MD5)を作成する。

10

【0109】

固有コード位置算出部111は、作成領域設定部108によって設定された領域を構成する画素に基づいて固有コード(MD5)を埋め込む固有コード位置を算出する。例えば、固有コード位置算出部111は、秘密コード受付部101によって受け付けられた秘密コード(CAS)に基づいて電子投票データ521内に設定された領域(例えば、図7(3)の領域603)を構成する画素に基づいて、固有コード(MD5)を埋め込む固有コード位置を算出する。そして、電子投票データ作成部113は、固有コード位置算出部111によって算出された固有コード位置に、固有コード(MD5)を埋め込む。

【0110】

冗長情報書込部112は、算出された複数の画素の各格納用チャンネルの所定のビットに、全体画像コードの冗長情報をビットに分解して埋め込む。

20

【0111】

電子投票データ作成部113は、公開鍵位置算出部109によって算出された公開鍵位置に、暗号鍵作成部105によって作成された公開鍵(N、e)を埋め込むことによって複数の電子投票データ521を固有に作成する。すなわち、電子投票データ作成部113は、上述のように、算出された複数の画素の各格納用チャンネルの所定のビットに、公開鍵の値をビットに分解して埋め込む。

【0112】

電子投票データ出力部114は、電子投票データ作成部113によって作成された電子投票データ521を電子投票装置200に出力する。例えば、電子投票データ出力部114は、コンピュータネットワークを介して電子投票データ521を電子投票装置200に出力する。そして、電子投票データ出力部114は、電子投票データ521の投票状態を投票済み状態にする。

30

【0113】

図10は、本発明の一実施形態に係る電子投票装置200の機能を示す機能ブロック図である。電子投票装置200は、投票入力部201と、投票領域設定部202と、投票公開鍵位置算出部203と、公開鍵取得部204と、投票受付部205と、パスワード受付部206と、投票内容領域設定部207と、投票内容位置算出部208と、パスワード暗号化部209と、パスワード位置算出部210と、投票書込部211と、再投票受付部212と、投票出力部213と、投票パラメータ記憶部231とを備えている。このような電子投票装置200について各部ごとに説明する。

40

【0114】

投票入力部201は、電子投票データ521を入力する。投票入力部201は、例えば、コンピュータネットワークを介して電子投票データ作成装置100から電子投票データ521を入力する。

【0115】

投票パラメータ記憶部231は、所定のパラメータを記憶する。所定のパラメータは、電子投票データ作成装置100によって電子投票データ521内に公開鍵を埋め込むために設定された領域のパラメータ(作成パラメータ記憶部131の値)と同じである。

50

【 0 1 1 6 】

投票領域設定部 2 0 2 は、投票パラメータ記憶部 2 3 1 に記憶された所定のパラメータに基づいて、投票入力部 2 0 1 によって入力された電子投票データ 5 2 1 を構成する画像データ内に領域を設定する。例えば、設定する領域の開始位置への所定のパラメータが $p a r = 0$ である場合、投票領域設定部 2 0 2 は、電子投票データ作成装置 1 0 0 と同様に、図 7 (3) の領域 6 0 1 を設定する。

【 0 1 1 7 】

投票公開鍵位置算出部 2 0 3 は、投票領域設定部 2 0 2 によって設定された領域を構成する画素に基づいて公開鍵位置を算出する。すなわち、投票公開鍵位置算出部 2 0 3 は、電子投票データ作成装置 1 0 0 と同様に、公開鍵位置を算出する。

10

【 0 1 1 8 】

公開鍵取得部 2 0 4 は、投票公開鍵位置算出部 2 0 3 によって算出された公開鍵位置から、電子投票データ作成装置 1 0 0 によって埋め込まれた公開鍵を取得する。

【 0 1 1 9 】

投票受付部 2 0 5 は、投票内容と、確認コードとの入力を受け付ける。

【 0 1 2 0 】

パスワード受付部 2 0 6 は、パスワードの入力を受け付ける。

【 0 1 2 1 】

投票内容領域設定部 2 0 7 は、パスワード受付部 2 0 6 によって受け付けられたパスワードに基づいて、電子投票データ 5 2 1 を構成する画像データ内に領域を設定する。例えば、投票内容領域設定部 2 0 7 は、パスワードに基づいて、設定する領域の開始位置への所定のパラメータ ($C i$) を算出し、算出したパラメータによって、図 7 (3) の領域 6 0 2 を設定する。

20

【 0 1 2 2 】

投票内容位置算出部 2 0 8 は、投票内容領域設定部 2 0 7 によって設定された領域を構成する画素に基づいて投票内容及び確認コードを埋め込む投票内容位置を算出する。

【 0 1 2 3 】

パスワード暗号化部 2 0 9 は、公開鍵取得部 2 0 4 によって取得された公開鍵に基づいて、パスワード受付部 2 0 6 によって受け付けられたパスワードを暗号化する。

【 0 1 2 4 】

パスワード位置算出部 2 1 0 は、電子投票データ 5 2 1 を構成する画素に基づいて、パスワード暗号化部 2 0 9 により暗号化されたパスワードを埋め込むパスワード位置を算出する。

30

【 0 1 2 5 】

投票書込部 2 1 1 は、パスワード位置算出部 2 1 0 によって算出されたパスワード位置に、パスワード暗号化部 2 0 9 によって暗号化されたパスワードを埋め込むと共に、投票内容位置算出部 2 0 8 によって算出された投票内容位置に、投票受付部 2 0 5 によって受け付けられた投票内容及び確認コードを埋め込む。

【 0 1 2 6 】

再投票受付部 2 1 2 は、再度の投票を受け付ける。例えば、再投票受付部 2 1 2 は、再度の投票であることを受け付けると、電子投票データ 5 2 1 の投票状態を白票状態にする。そして、投票書込部 2 1 1 は、新たに受け付けられた投票内容及び確認コードを、パスワードに基づいて埋め込む。または、後述する電子投票媒体 7 0 0 を用いると、電子投票装置 2 0 0 は、電子投票データ作成装置 1 0 0 に電子投票データ 5 2 1 を要求し、要求した電子投票データ 5 2 1 を受信して電子投票データ 5 2 1 を作成する。

40

【 0 1 2 7 】

投票出力部 2 1 3 は、投票書込部 2 1 1 によって埋め込まれた電子投票データ 5 2 1 を電子開票装置 3 0 0 に出力する。例えば、投票出力部 2 1 3 は、コンピュータネットワークを介して電子投票データ 5 2 1 を電子開票装置 3 0 0 に出力する。

【 0 1 2 8 】

50

図11は、本発明の一実施形態に係る電子開票装置300の機能を示す機能ブロック図である。電子開票装置300は、開票入力部301と、開票判断部302と、開票秘密コード受付部303と、開票固有コード位置算出部304と、固有コード取得部305と、電子投票データ検索部306と、電子投票データ決定部307と、開票全体画像コード算出部308と、開票暗号秘密コード算出部309と、秘密鍵作成部310と、開票領域設定部311と、開票パスワード位置算出部312と、暗号パスワード取得部313と、暗号パスワード復号部314と、開票投票内容領域設定部315と、開票投票位置算出部316と、投票データ取得部317と、開票公表部318と、開票パラメータ記憶部331と、電子投票データ記憶部332とを備えている。このような電子開票装置300について各部ごとに説明する。

10

【0129】

開票入力部301は、電子投票装置200から電子投票データ521を入力する。開票入力部301は、例えば、コンピュータネットワークを介して電子投票装置200から電子投票データ521を入力し、入力時の時刻を対応付ける。

【0130】

電子投票データ記憶部332は、開票入力部301によって入力された電子投票データ521を記憶する。

【0131】

開票判断部302は、電子投票データ521を開票するための開票条件を満たすか否かを判断する。開票条件は、例えば、電子投票データ521を開票するために定められた開票日時等である。

20

【0132】

開票秘密コード受付部303は、開票判断部302が開票条件を満たすと判断した場合に、秘密コード(CAS)の入力を受け付ける。この秘密コード(CAS)は、電子投票データ作成装置100が受け付けた秘密コード(CAS)と同一のコードでなければならない。

【0133】

開票固有コード位置算出部304は、電子投票データ521を構成する画素に基づいて固有コード(MD5)を埋め込む固有コード位置を算出する。例えば、開票固有コード位置算出部304は、開票秘密コード受付部303によって受け付けられた秘密コード(CAS)に基づいて電子投票データ521内に設定された領域(例えば、図7(3)の領域603)を構成する画素に基づいて、固有コード位置を算出する。

30

【0134】

固有コード取得部305は、開票固有コード位置算出部304によって算出された固有コード位置から、電子投票データ作成装置100によって埋め込まれた固有コード(MD5)を取得する。すなわち、固有コード取得部305は、上述のデータを復元する方法によって、固有コード(MD5)を復元する。

【0135】

電子投票データ検索部306は、固有コード取得部305によって取得された固有コード(MD5)に基づいて、電子投票データ記憶部332に記憶された電子投票データ521を検索する。

40

【0136】

電子投票データ決定部307は、電子投票データ検索部306によって固有コード(MD5)と同一の電子投票データ521が検索された場合には、検索された電子投票データ521の内から一の電子投票データ521を決定して電子投票データ記憶部332に記憶する。例えば、電子投票データ決定部307は、電子投票データ検索部306が検索した固有コード(MD5)が同一の複数の電子投票データ521において、開票入力部301が電子投票データ521に対応付けた時刻を比較し、最新の時刻に対応付けられた電子投票データ521を、入力した電子投票データ521として電子投票データ記憶部332に記憶する。なお、電子投票データ決定部307は、固有コード(MD5)が同一の複数の

50

電子投票データ521において、最初に記憶した電子投票データ521のみを記憶としてもよい。

【0137】

開票全体画像コード算出部308は、電子投票データ記憶部332によって記憶された電子投票データ521に基づいて、投票後の画像コード(投票後CAI)を算出する。例えば、投票率が100パーセントであることが条件である場合には、投票後の画像コードは、収集した全ての電子投票データ521を構成する画素に基づいて、電子投票データ作成装置100と同様に作成される。例えば、投票率が一定の割合以上であることが条件である場合には、投票後の画像コード(投票後CAI)は、収集した電子投票データ521に電子投票データ作成装置100によって埋め込まれた冗長情報に基づいて、作成される。例えば、電子投票データ521が1件であっても開票できることが条件である場合には、投票後の画像コード(投票後CAI)は、収集した電子投票データ521に電子投票データ作成装置100によって埋め込まれた冗長情報(全体画像コードと同一)に基づいて、作成される。

10

【0138】

開票暗号秘密コード算出部309は、開票秘密コード受付部303によって受け付けられた秘密コード(CAS)と、開票全体画像コード算出部308によって算出された投票後の画像コード(投票後CAI)と、に基づいて投票後の暗号秘密コード(投票後CA)を算出する。

【0139】

秘密鍵作成部310は、開票暗号秘密コード算出部309によって算出された投票後の暗号秘密コード(投票後CA)に基づいて、秘密鍵を作成する。

20

【0140】

開票パラメータ記憶部331は、所定のパラメータを記憶する。所定のパラメータは、電子投票データ作成装置100によって電子投票データ521内に公開鍵を埋め込むために設定された領域のパラメータ(作成パラメータ記憶部131の値)と同じである。

【0141】

開票領域設定部311は、開票パラメータ記憶部331に記憶された所定のパラメータに基づいて、開票入力部301によって入力された電子投票データ521を構成する画像データ内に領域を設定する。例えば、設定する領域の開始位置への所定のパラメータがpar=0である場合、開票領域設定部311は、電子投票データ作成装置100と同様に、図7(3)の領域601を設定する。

30

【0142】

開票パスワード位置算出部312は、開票領域設定部311によって設定された領域を構成する画素に基づいてパスワード位置を算出する。

【0143】

暗号パスワード取得部313は、開票パスワード位置算出部312によって算出されたパスワード位置から、電子投票装置200によって埋め込まれた暗号化されたパスワードを取得する。

【0144】

暗号パスワード復号部314は、秘密鍵作成部310によって作成された秘密鍵に基づいて、暗号パスワード取得部313によって取得された暗号化されたパスワードを復号する。

40

【0145】

開票投票内容領域設定部315は、暗号パスワード復号部314部によって復号されたパスワードに基づいて、電子投票データ521を構成する画像データ内の領域を設定する。例えば、設定する領域の開始位置への所定のパラメータがpar=Ci(パスワードに基づいて算出した電子投票データ521内の位置)である場合、開票投票内容領域設定部315は、図7(3)の領域602を設定する。

【0146】

50

開票投票位置算出部 316 は、開票投票内容領域設定部 315 によって設定された領域を構成する画素に基づいて、投票内容位置を算出する。

【0147】

投票データ取得部 317 は、開票投票位置算出部 316 によって算出された投票内容位置から、電子投票装置 200 によって埋め込まれた投票内容及び確認コードを取得する。すなわち、投票データ取得部 317 は、上述のデータを復元する方法によって、投票内容及び確認コードを復元する。

【0148】

開票公表部 318 は、投票データ取得部 317 によって取得された投票内容及び確認コードを集計し、公表する。

10

【0149】

図 12 は、本発明の一実施形態に係る電子投票データ作成装置 100 の処理内容を示すフローチャートである。

【0150】

ステップ S101 において、電子投票データ作成装置 100 の CPU (以下、作成 CPU という) は、秘密コード (CAS) の入力を受け付ける。より具体的には、作成 CPU は、入力端末 150 (図 9 参照) から秘密コード (CAS) を受け付ける。そして、作成 CPU は、全体画像データ 501 の一部を、乱数に基づいて変更する (例えば、秘密コード (CAS) の値に基づいて作成した位置の算出用チャンネルのビット 0 を反転する)。その後、作成 CPU は、処理をステップ S102 に移す。

20

【0151】

ステップ S102 において、作成 CPU は、全体画像データ 501 に基づいて全体画像コード (CAI) を算出する。より具体的には、作成 CPU は、全体画像データ 501 を構成する 3 原色のうちの算出用チャンネルの各階調値を、加算して全体画像コード (CAI) を算出する。その後、作成 CPU は、処理をステップ S103 に移す。

【0152】

ステップ S103 において、作成 CPU は、秘密コード (CAS) と全体画像コード (CAI) とに基づいて暗号秘密コード (CA) を算出する。より具体的には、作成 CPU は、受け付けられた秘密コード (CAS) と、算出された全体画像コード (CAI) とを加算して暗号秘密コード (CA) を算出する。その後、作成 CPU は、処理をステップ S104 に移す。

30

【0153】

ステップ S104 において、作成 CPU は、暗号秘密コード (CA) に基づいて公開鍵及び秘密鍵を作成する。より具体的には、作成 CPU は、正整数 e (例えば、60001) を選択する。次に、暗号秘密コード (CA) に基づいて大きい素数の組 (p, q) を求め、 p と q との積である N を求める。そして、作成 CPU は、得られた (e, N) を公開鍵とする。その後、作成 CPU は、処理をステップ S105 に移す。

【0154】

ステップ S105 において、作成 CPU は、全体画像データ 501 を分割する。より具体的には、作成 CPU は、設定によって入力された値に従って、全体画像データ 501 の縦及び横を分割し、分割画像データ 511 を作成する。その後、作成 CPU は、処理をステップ S106 に移す。

40

【0155】

ステップ S106 において、作成 CPU は、暗号化処理 (後述する図 13 参照) によって、公開鍵を電子投票データ 521 に埋め込む。より具体的には、作成 CPU は、作成パラメータ記憶部 131 に記憶したパラメータによって、GetPos 処理 (後述する図 14 参照) へのパラメータが $par = 0$ である領域を設定し、設定された領域を構成する画素に基づいて、公開鍵を書き込む公開鍵位置を算出する。そして、作成 CPU は、算出された複数の公開鍵位置の画素の各格納用チャンネルのビット 3 に、公開鍵の値をビットに分解して埋め込む。ここで、設定された領域は、作成パラメータ記憶部 131 に記憶された

50

a、b、A及びBによって設定され、電子投票データ521全体の場や、電子投票データ521内に設定された領域(例えば図7)の場合がある。その後、作成CPUは、処理をステップS107に移す。

【0156】

ステップS107において、作成CPUは、全体画像コードの冗長情報を作成し、電子投票データ521に埋め込む。より具体的には、ステップS106と同様に、作成CPUは、作成した全体画像コードの冗長情報をビットに分解して各格納用チャネルのビット5に埋め込む。その後、作成CPUは、処理をステップS108に移す。

【0157】

ステップS108において、作成CPUは、電子投票データ521の固有コード(MD5)を作成し、電子投票データ521に埋め込む。より具体的には、ステップS106と同様に、作成CPUは、作成した固有コード(MD5)をビットに分解して各格納用チャネルのビット4に埋め込む。その後、作成CPUは、処理をステップS109に移す。

10

【0158】

ステップS109において、作成CPUは、電子投票データ521を出力する。より具体的には、作成CPUは、コンピュータネットワークを介して電子投票データ521を電子投票装置200に出力する。そして、作成CPUは、電子投票データ521の投票状態を投票済み状態(算出された複数の画素の各格納用チャネルのビット6の例えば、 2^0 から 2^9 を1)にする。その後、作成CPUは、処理を終了する。

【0159】

20

図13は、本発明の一実施形態に係る暗号化処理の内容を示すフローチャートである。なお、暗号化処理は、電子投票データ作成装置100だけでなく、電子投票装置200、電子開票装置300及び電子投票媒体700(後述する図22参照)においても存在する。よって、本処理のCPUは、電子投票データ作成装置100のCPU、電子投票装置200のCPU、電子開票装置300のCPU又は電子投票媒体700のCPUに適宜読み替える。

【0160】

ステップS121において、CPUは、GetPos処理を実行する。その後、CPUは、処理をステップS122に移す。

【0161】

30

ステップS122において、CPUは、格納位置にビットの重みを対応付ける。より具体的には、CPUは、GetPos処理が算出した格納位置に、算出した順にビットの重み(2^0 、 2^1 、 \dots 、 $2^{10^{2^3}}$)を対応付ける。その後、CPUは、処理をステップS123に移す。

【0162】

ステップS123において、CPUは、埋め込む値を構成するそれぞれのビットを、そのビットの重みと同じ重みに対応付けられた格納位置に、書き込む。より具体的には、CPUは、埋め込む値を構成するそれぞれのビットを、そのビットの重みと同じ重みに対応付けられた格納位置のうち格納用チャネルの所定のビットに、書き込む。その後、CPUは、処理を戻して本処理に移る処理の次の処理に移す。

40

【0163】

図14は、本発明の一実施形態に係るGetPosの処理内容を示すフローチャートである。なお、GetPosの処理は、例えば、引数が(*pas、num、par)であり、電子投票データ作成装置100だけでなく、電子投票装置200、電子開票装置300及び電子投票媒体700(後述する図22参照)においても存在する。よって、本処理のCPUは、電子投票データ作成装置100のCPU、電子投票装置200のCPU、電子開票装置300のCPU又は電子投票媒体700のCPUに適宜読み替える。

【0164】

ステップS131において、CPUは、格納位置を算出するための領域をparに基づいて設定する。例えば、CPUは、引数の値parに基づいて、開始点及び終了点のXY

50

座標が $(a + par, b + par)$ 、 $(a + par + A, b + par + B)$ とする領域 (横 A 、縦 B) を設定する。ここで、 a 及び b は開始点の初期座標値、 A は X 方向の幅、 B は Y 方向の高さである。 a 、 b 、 A 及び B は、所定の方法によって変更可能な値である。その後、CPU は、処理をステップ $S132$ に移す。

【0165】

ステップ $S132$ において、CPU は、設定した領域を構成する画素値のうち R 及び G チャンネルの階調値に基づいて、引数の値 num 個の擬似乱数を算出する。その後、CPU は、処理をステップ $S133$ に移す。

【0166】

ステップ $S133$ において、CPU は、算出した擬似乱数に基づいて格納位置を算出する。例えば、CPU は、格納位置 $x = \text{擬似乱数} \bmod (w - 2)$ 、格納位置 $y = \text{擬似乱数} \bmod (h - 1)$ によって格納位置を算出する。その後、CPU は、処理をステップ $S134$ に移す。

10

【0167】

ステップ $S134$ において、CPU は、格納位置のハッシュ変換を行う。例えば、CPU は、算出した格納位置が重複していると判断した場合に、新格納位置 $x = (\text{格納位置} x + 23) \bmod (w)$ 、新格納位置 $y = (\text{格納位置} y + 11) \bmod (h)$ によってハッシュ変換を行い、重複している格納位置を重複しない格納位置に変換する。そして、CPU は、算出した num 個の格納位置へのポインタ ($*pos$) を作成し、処理を戻して本処理に移る処理の次の処理に移す。

20

【0168】

図15は、本発明の一実施形態に係る電子投票装置200の処理内容を示すフローチャートである。電子投票装置200は、電子投票データ作成装置100の暗号化処理及び $GetPos$ 処理と同様の処理を備えている。

【0169】

ステップ $S201$ において、電子投票装置200のCPU (以下、投票CPUという) は、電子投票データ521を入力する。より具体的には、投票CPUは、コンピュータネットワークを介して電子投票データ作成装置100から電子投票データ521を入力する。再投票の場合には、投票CPUは、既に入力済みの電子投票データ521の中から、固有コード ($MD5$) によって電子投票データ521を検索する。その後、投票CPUは、

30

【0170】

ステップ $S202$ において、投票CPUは、電子投票データ521に基づいて、公開鍵を埋め込んだ位置を算出する。より具体的には、投票CPUは、 $GetPos$ 処理 (図14参照) へのパラメータが $par = 0$ である領域を設定し、設定された領域を構成する画素に基づいて、公開鍵位置を算出する。ここで、設定された領域は、投票パラメータ記憶部231のパラメータによって設定され、電子投票データ作成装置100において設定された領域と同じである。その後、投票CPUは、処理をステップ $S203$ に移す。

【0171】

ステップ $S203$ において、投票CPUは、算出した位置から公開鍵を取得する。より具体的には、投票CPUは、算出した公開鍵位置の格納用チャンネルのビット3から、公開鍵のビットを復元し、公開鍵を取得する。その後、投票CPUは、処理をステップ $S204$ に移す。

40

【0172】

ステップ $S204$ において、投票CPUは、投票内容及び確認コードの入力を受け付ける。より具体的には、投票CPUは、入力端末250 (図10参照) から投票内容及び確認コードの入力を受け付ける。その後、投票CPUは、処理をステップ $S205$ に移す。

【0173】

ステップ $S205$ において、投票CPUは、パスワードの入力を受け付ける。より具体的には、投票CPUは、入力端末250 (図10参照) からパスワードの入力を受け付け

50

る。その後、投票CPUは、処理をステップS206に移す。

【0174】

ステップS206において、投票CPUは、パスワードに基づいて投票内容及び確認コードを埋め込む位置を算出する。より具体的には、投票CPUは、パスワードに基づいて領域設定用の値(Ci)を算出し、GetPos処理(図14参照)へのパラメータがpar=Ciである領域を設定し、設定された領域を構成する画素に基づいて、投票内容及び確認コードを書き込む投票位置を算出する。その後、投票CPUは、処理をステップS207に移す。

【0175】

ステップS207において、投票CPUは、算出した位置に投票内容及び確認コードを埋め込む。より具体的には、投票CPUは、算出した位置の各格納用チャネルのビット1に、投票内容及び確認コードを構成するビットを書き込む。その後、投票CPUは、処理をステップS208に移す。

10

【0176】

ステップS208において、投票CPUは、公開鍵に基づいてパスワードを暗号化し、電子投票データ521に埋め込む。より具体的には、投票CPUは、GetPos処理(図14参照)へのパラメータがpar=0である領域を設定し、設定された領域を構成する画素に基づいて、パスワード位置を算出する。そして、投票CPUは、復元した公開鍵に基づいて、受け付けたパスワードを暗号化し、暗号化したパスワードを構成するビットを、算出したパスワード位置の各格納用チャネルのビット2に書き込む。その後、投票CPUは、処理をステップS209に移す。

20

【0177】

ステップS209において、投票CPUは、電子投票データ521を出力する。より具体的には、投票CPUは、コンピュータネットワークを介して電子投票データ521を電子開票装置300に出力する。その後、投票CPUは、処理を終了する。

【0178】

図16は、本発明の一実施形態に係る電子開票装置300の処理内容を示すフローチャートである。電子開票装置300は、電子投票データ作成装置100の暗号化処理及びGetPos処理と同様の処理を備えている。

【0179】

ステップS301において、電子開票装置300のCPU(以下、開票CPUという)は、電子投票データ521を入力し、時刻を対応付けて記憶する。より具体的には、開票CPUは、コンピュータネットワークを介して電子投票データ521を電子投票装置200から入力し、入力した時の時刻を電子投票データ521に対応付けて電子投票データ記憶部332に記憶する。その後、開票CPUは、処理をステップS302に移す。

30

【0180】

ステップS302において、開票CPUは、開票条件を満たすか否かを判断する。すなわち、開票CPUは、現在の時刻を取得し、開票する時刻になったか否かを判断する。この判断がYESの場合、開票CPUは、処理をステップS303に移し、NOの場合、開票CPUは、処理をステップS301に移す。ここで、時刻の取得は、時計部(図示せず)を設けて、現在の時刻を取得するとしてもよいし、標準時を含む標準電波を受信して時刻を取得するとしてもよい。

40

【0181】

ステップS303において、開票CPUは、秘密コード(CAS)の入力を受け付ける。より具体的には、開票CPUは、入力端末350(図11参照)から秘密コード(CAS)の入力を受け付ける。その後、開票CPUは、処理をステップS304に移す。

【0182】

ステップS304において、開票CPUは、電子投票データ521から固有コード(MD5)を取得し、同一の固有コード(MD5)を有する電子投票データ521が存在すると判断した場合に、最新の時刻に対応付けられた電子投票データ521を電子投票データ

50

記憶部 332 に記憶する。より具体的には、開票 CPU は、電子投票データ記憶部 332 に記憶された各々の電子投票データ 521 から各々の固有コード (MD5) を取得する。固有コード (MD5) は、電子投票データ作成装置 100 によって埋め込まれた画素から復元することによって取得できる。そして、開票 CPU は、取得した固有コード (MD5) によって電子投票データ記憶部 332 内を検索し、同一の固有コード (MD5) を有する電子投票データ 521 が存在すると判断した場合に、同一の固有コード (MD5) を有する電子投票データ 521 に対応付けられた時刻を比較し、最新の時刻に対応付けられた電子投票データ 521 を電子投票データ記憶部 332 に記憶する。その後、開票 CPU は、処理をステップ S305 に移す。なお、開票 CPU は、時刻を比較し、最初の電子投票データ 521 を電子投票データ記憶部 332 に記憶する、としてもよい。

10

【0183】

ステップ S305 において、開票 CPU は、入力した電子投票データ 521 から投票後の画像コードを取得する。より具体的には、開票 CPU は、収集した電子投票データ 521 に埋め込まれた冗長情報に基づいて、投票後の画像コードを取得する。その後、開票 CPU は、処理をステップ S306 に移す。

【0184】

ステップ S306 において、開票 CPU は、秘密コードと投票後の画像コードとに基づいて投票後の暗号秘密コードを算出する。より具体的には、開票 CPU は、電子投票データ作成装置 100 と同様に、受け付けられた秘密コード (CAS) と、取得した投票後の画像コード (投票後の CAI) とを加算して投票後の暗号秘密コード (投票後の CA) を算出する。その後、開票 CPU は、処理をステップ S307 に移す。

20

【0185】

ステップ S307 において、開票 CPU は、投票後の暗号秘密コードに基づいて秘密鍵を算出する。より具体的には、開票 CPU は、電子投票データ作成装置 100 と同様に、秘密鍵を算出する。その後、開票 CPU は、処理をステップ S308 に移す。

【0186】

ステップ S308 において、開票 CPU は、入力した電子投票データ 521 から暗号化されたパスワードを取得し、秘密鍵によって復号する。より具体的には、開票 CPU は、GetPos 処理 (図 14 参照) へのパラメータが $par = 0$ である領域を設定する。ここで、設定された領域は、開票パラメータ記憶部 331 のパラメータによって設定され、電子投票データ作成装置 100 において設定された領域と同じである。次に、開票 CPU は、設定された領域を構成する画素に基づいて、パスワードが書き込まれたパスワード位置を算出し、算出したパスワード位置の格納用チャンネルのビット 2 から暗号化されたパスワードを復元する。そして、開票 CPU は、復元したパスワードを秘密鍵に基づいて復号する。その後、開票 CPU は、処理をステップ S309 に移す。

30

【0187】

ステップ S309 において、開票 CPU は、復号したパスワードに基づいて、投票内容及び確認コードを取得する。より具体的には、開票 CPU は、復号したパスワードに基づいて領域設定用の値 (Ci) を算出し、GetPos 処理 (図 14 参照) へのパラメータが $par = Ci$ である領域を設定し、設定された領域を構成する画素に基づいて、投票位置を算出する。そして、開票 CPU は、算出した投票位置の格納用チャンネルのビット 1 から、投票内容及び確認コードのビットを復元し、投票内容及び確認コードを取得する。その後、開票 CPU は、処理をステップ S310 に移す。

40

【0188】

ステップ S310 において、開票 CPU は、取得した投票内容及び確認コードを集計し、公表する。より具体的には、開票 CPU は、取得した投票内容及び確認コードを投票内容によって集計して、投票結果を取得する。そして、開票 CPU は、投票内容及び確認コードをランダムに表示装置 360 に表示する (図 20 参照)。また、開票 CPU は、集計内容の送信要求を受信し、受信した要求に従って集計内容を送信する。その後、開票 CPU は、処理を終了する。

50

【0189】

図17は、本発明の一実施形態に係るビットの対応付けテーブルを示す図である。

【0190】

ビットの対応付けテーブルは、画素の位置に階調値と、ビットの重みとを対応付けて記憶している。画素の位置は、GetPos処理によって算出された画素の位置である。ビットの重みは、GetPos処理が算出した順に、 2^0 から 2^{n-1} を対応付けて記憶している。

【0191】

図18は、本発明の一実施形態に係る電子投票データ作成装置100において、電子投票データ521を作成する例を示す図である。

10

【0192】

図18が示す例は、電子投票データ作成装置100が、全体画像データ501を表示装置160に表示していることを示す例である。電子投票データ作成装置100は、秘密コード入力欄161に入力された秘密コードを受け付ける。また、電子投票データ作成装置100は、分割数設定欄162に入力された分割数を受け付けて、全体画像データ501を分割して電子投票データ521を作成する。

【0193】

図19は、本発明の一実施形態に係る電子投票装置200において、電子投票データ521を表示する例を示す図である。

【0194】

20

図19が示す例は、電子投票装置200が、電子投票データ521を表示装置260に表示していることを示す例である。電子投票装置200は、投票入力欄261に入力された投票内容を受け付ける。そして、電子投票装置200は、確認コード入力欄262に入力された確認コードを受け付ける。電子投票装置200は、電子投票媒体700（後述する図22参照）が接続されている場合、電子投票媒体700が確認コードを自動的に作成する。

【0195】

図20は、本発明の一実施形態に係る電子開票装置300において、電子投票データ521を集計し、公表する例を示す図である。

【0196】

30

図20が示す例は、電子開票装置300が、集計内容を表示装置360に表示していることを示す例である。電子開票装置300は、表示装置360に、投票内容と、確認コードとを並べて表示することによって、投票者に投票結果が正しく集計されていることを示すことができ、投票者に投票結果を確認させることができる。

【0197】

[実施形態3]

実施形態3は、暗号化処理をする暗号化装置400の実施形態である。

【0198】

図21は、本発明の一実施形態に係る暗号化装置400の機能を示す機能ブロック図である。暗号化装置400は、画像読込部401と、領域設定部402と、擬似乱数生成部403と、位置算出部404と、ハッシュ値算出部405と、重み対応付部406と、埋込部407とを備える。

40

【0199】

画像読込部401は、3原色の階調値から構成される画素によって構成される画像を読み込む。

【0200】

領域設定部402は、画像内に領域を設定する。

【0201】

擬似乱数生成部403は、画像読込部401によって読み込まれた画像を構成する3原色のうちの原色又は二の原色の階調値に基づいて複数の擬似乱数を生成する。さらに、

50

擬似乱数生成部 403 は、領域設定部 402 によって設定された領域を構成する画素のうち一の原色又は二の原色の階調値に基づいて複数の擬似乱数を生成する。

【0202】

位置算出部 404 は、擬似乱数生成部 403 によって生成された複数の各擬似乱数に基づいて、所定の演算を実行し、画像内の画素の位置を順に複数個算出する。さらに、ハッシュ値算出部 405 は、画素の位置を引数としてハッシュ値を算出する。そして、位置算出部 404 は、算出した画素の位置が重複する場合に、重複した画素の位置を引数としてハッシュ値算出部 405 によってハッシュ値を算出し、算出したハッシュ値に基づいて画素の位置を算出する。例えば、領域設定部 402、擬似乱数生成部 403、位置算出部 404 及びハッシュ値算出部 405 のフローチャートは、実施形態 2 の図 14 と同様である。

10

【0203】

重み対応付部 406 は、位置算出部 404 によって算出された複数個の各位置に係る画素を構成する 3 原色の階調値のうち、擬似乱数を生成するために用いた一の原色又は二の原色以外の原色の階調値を構成するビットのうち所定のビットに、位置算出部 404 が算出した順に、ビットの重みを対応付ける。

【0204】

埋込部 407 は、重み対応付部 406 によって重みが対応付けられた所定のビットに、情報を構成するビットのうち、所定のビットに対応付けられた重みと同じ重みのビットの値を埋め込む。例えば、重み対応付部 406 及び埋込部 407 のフローチャートは、実施形態 2 の図 13 と同様である。

20

【0205】

[実施形態 4]

実施形態 4 は、電子投票媒体 700 によって、電子投票データ 521 に投票内容及び確認コードを書き込み、再度の投票をする実施形態である。

【0206】

図 22 は、本発明の一実施形態に係る電子投票媒体 700 の機能を示す機能ブロック図である。電子投票媒体 700 は、時刻取得部 701 と、投票識別コード作成部 702 と、投票識別コード出力部 703 と、投票データ入力部 704 と、確認コード作成部 705 と、パスワード作成部 706 と、投票内容書込部 707 と、公開鍵取得部 708 と、暗号化書込部 709 と、電子投票データ出力部 710 と、表示部 711 と、媒体パラメータ記憶部 731 と、投票データ記憶部 732 と、媒体識別情報記憶部 733 とを備える。

30

【0207】

媒体パラメータ記憶部 731 は、電子投票データ 521 内に設定する領域についての所定のパラメータを記憶している。例えば、媒体パラメータ記憶部 731 は、実施形態 1 の図 6 における、開始点の値 (a、b) と、領域の幅 A と、領域の高さ B とを記憶している。

【0208】

媒体識別情報記憶部 733 は、電子投票媒体を識別するための媒体識別情報 (製品 ID) を記憶する。

40

【0209】

時刻取得部 701 は、現在の時刻を取得する。

【0210】

投票識別コード作成部 702 は、媒体識別情報記憶部 733 によって記憶された媒体識別情報 (製品 ID) と、時刻取得部 701 によって取得された時刻を含むシリアル番号とに基づいて、投票ごとに投票識別コード (投票 ID という) を作成する。例えば、投票識別コード作成部 702 は、製品 ID を P Q R S 0 1 2 3 4 とすると、投票 ID として、P Q R S 0 1 2 3 4 - 2 0 0 9 0 1 2 3 1 6 5 9 - 0 0 0 1 を作成する。なお、電子投票データ作成装置 100 は、受信した投票 ID に基づいて、初回と同じ電子投票データ 521 を送信する場合、投票 ID のうち固定である製品 ID の部分を利用する。

50

【0211】

投票識別コード出力部703は、投票IDのうち最新の投票IDを出力する。

【0212】

投票データ入力部704は、公開鍵が所定の方法によって書き込まれた画像データである電子投票データ521と、受け付けられた候補者を示す投票内容とを入力する。

【0213】

確認コード作成部705は、投票内容に対応付けて確認コードを作成する。

【0214】

パスワード作成部706は、投票内容及び確認コードを抽出するためのパスワードを作成する。

10

【0215】

投票内容書込部707は、電子投票データ521に、パスワード作成部706によって作成されたパスワードに基づいて、投票内容及び確認コードを埋め込む。例えば、投票内容書込部707は、実施形態2の電子投票装置200と同様に、パスワード作成部706によって作成されたパスワードに基づいて、GetPos処理(図14参照)へのパラメータ($par = Ci$)を算出し、算出したパラメータによって領域を設定する。次に、投票内容書込部707は、設定された領域を構成する画素に基づいて投票内容及び確認コードを埋め込む投票内容位置を算出し、算出した投票内容位置に、投票内容及び確認コードをビットに分解して埋め込む。

【0216】

公開鍵取得部708は、投票データ入力部704によって入力された電子投票データ521から公開鍵を取得する。

20

【0217】

暗号化書込部709は、電子投票データ521に、公開鍵取得部708によって取得された公開鍵に基づいてパスワードを暗号化して埋め込む。例えば、暗号化書込部709は、実施形態2の電子投票装置200と同様に、GetPos処理(図14参照)へのパラメータが $par = 0$ である領域を設定する。次に、暗号化書込部709は、設定された領域を構成する画素に基づいてパスワードを埋め込むパスワード位置を算出する。そして、暗号化書込部709は、算出したパスワード位置に、暗号化されたパスワードをビットに分解して埋め込む。

30

【0218】

電子投票データ出力部710は、投票内容及び確認コードと、パスワードとが書き込まれた電子投票データ521を出力する。

【0219】

投票データ記憶部732は、投票内容及び確認コードに、パスワードと、投票IDとを対応付けて記憶する。

【0220】

表示部711は、投票データ記憶部732に記憶された投票内容及び確認コードと、パスワードと、投票IDとを対応付けて表示する。

【0221】

図23は、本発明の一実施形態に係る電子投票媒体700の例を示す図である。電子投票媒体700は、CPU(図示せず、以下媒体CPUという)、記憶部(図示せず、媒体パラメータ記憶部731、投票データ記憶部732及び媒体識別情報記憶部733を含む)、接続部734、表示装置735及び操作ボタン(ID作成ボタン721、確認コード作成ボタン722、表示ボタン723、投票ボタン724)を備えている。接続部734は、例えば、USB(Universal Serial Bus)又は近距離無線通信等の接続インターフェースによって構成されている。表示装置735は、例えば、液晶ディスプレイ等によって構成される。

40

【0222】

電子投票媒体700は、電子投票データ521を書き込む媒体として、例えば、次のよ

50

うに利用される。

(1) 最初に、電子投票データ作成装置100は電子投票媒体700を接続する。電子投票データ作成装置100は、電子投票媒体700が作成した投票IDを登録し、電子投票媒体700に電子投票データ521を書き込む。電子投票媒体700は、最新の投票IDをアクティブにする。

(2) 電子投票装置200は、電子投票媒体700を接続し、受け付けた投票内容を電子投票媒体700に書き込む。電子投票媒体700は、確認コードを作成し、パスワードを作成する。そして、電子投票媒体700は、電子投票データ521に、投票内容及び確認コードと、パスワードとを埋め込む。

(3) 電子開票装置300は、電子投票媒体700を接続し、投票内容及び確認コードを入力して集計し、公表する。

10

【0223】

さらに、電子投票媒体700は、電子投票システム10において次のように利用される。図24は、本発明の一実施形態に係る電子投票媒体700を利用した電子投票システム10の例を示す図である。電子投票媒体700が接続されたパソコンや携帯端末等(以下、電子投票媒体接続端末790という)は、電子投票データ作成装置100及び電子開票装置300と通信を行い、電子投票データ521の送受信を行う。電子投票媒体接続端末790は、電子投票システム10用のプログラムをダウンロードして動作する。

【0224】

電子投票媒体接続端末790は、電子投票媒体700を接続する。電子投票媒体700は、投票IDを作成する。電子投票媒体接続端末790は、電子投票媒体700から読み込んだ投票IDに基づいて、電子投票データ作成装置100に電子投票データ521の送信要求を送信する。そして、電子投票媒体接続端末790は、電子投票データ作成装置100から電子投票データ521を受信し、受信した電子投票データ521を表示する(例えば、図19のような表示であって、確認コードを入力する欄がない表示をする)。そして、電子投票媒体接続端末790は、投票内容の入力を受け付け、受け付けた投票内容と、電子投票データ521とを電子投票媒体700に書き込む。電子投票媒体700は、電子投票データ521から公開鍵を取得し、取得した公開鍵に基づいて、自動生成したパスワードを暗号化し、投票内容及び自動生成した確認コードを電子投票データ521に書き込む。そして、電子投票媒体接続端末790は、電子投票媒体700から、電子投票データ521を読み込み、電子開票装置300に送信する。

20

30

【0225】

再投票をする場合、電子投票媒体接続端末790は、電子投票媒体700からアクティブになっている最新の投票IDを読み込み、読み込んだ投票IDに基づいて、電子投票データ作成装置100に電子投票データ521の送信要求を送信する。電子投票データ作成装置100は、受信した投票IDに基づいて、初回と同じ電子投票データ521を送信する。そして、上述と同様に、電子投票媒体接続端末790は、受信した電子投票データ521に基づいて、新たな投票内容を受け付け、電子投票媒体700が書き込んだ電子投票データ521を電子開票装置300に送信する。

【0226】

図25は、本発明の一実施形態に係る電子投票媒体700を利用する投票プログラムの処理内容を示すフローチャートである。

40

【0227】

ステップS401において、電子投票媒体接続端末790のCPU(以下、端末CPUという)は、電子投票媒体700から投票IDを読み込む。その後、端末CPUは、処理をステップS402に移す。

【0228】

ステップS402において、端末CPUは、投票IDに基づいて電子投票データ作成装置100から電子投票データ521を受信する。その後、端末CPUは、処理をステップS403に移す。

50

【0229】

ステップS403において、端末CPUは、電子投票データ521を表示する。その後、端末CPUは、処理をステップS404に移す。

【0230】

ステップS404において、端末CPUは、投票内容を受け付ける。その後、端末CPUは、処理をステップS405に移す。

【0231】

ステップS405において、端末CPUは、投票内容と電子投票データ521とを電子投票媒体700に書き込む。その後、端末CPUは、処理をステップS406に移す。

【0232】

ステップS406において、端末CPUは、電子投票媒体700から暗号化された電子投票データ521を読み込む。その後、端末CPUは、処理をステップS407に移す。

【0233】

ステップS407において、端末CPUは、読み込んだ電子投票データ521を電子開票装置300に送信する。その後、端末CPUは、処理を終了する。

【0234】

図26は、本発明の一実施形態に係る電子投票媒体700の処理内容を示すフローチャートである。

【0235】

ステップS501において、媒体CPUは、入力したデータが電子投票データ521か否かを判断する。この判断がYESの場合、媒体CPUは、処理をステップS502に移し、NOの場合、媒体CPUは、処理をステップS503に移す。

【0236】

ステップS502において、媒体CPUは、投票内容と電子投票データ521とを記憶部に記憶する。その後、媒体CPUは、処理をステップS501に移す。

【0237】

ステップS503において、媒体CPUは、ID作成ボタン721押下か否かを判断する。この判断がYESの場合、媒体CPUは、処理をステップS504に移し、NOの場合、媒体CPUは、処理をステップS505に移す。

【0238】

ステップS504において、媒体CPUは、投票IDを作成する。より具体的には、媒体CPUは、現在の時刻を含んだシリアル番号と、媒体識別情報記憶部733に記憶された製品IDとに基づいて投票IDを作成する。そして、媒体CPUは、作成した最新の投票IDのみをアクティブにする。その後、媒体CPUは、処理をステップS501に移す。

【0239】

ステップS505において、媒体CPUは、確認コード作成ボタン722押下か否かを判断する。この判断がYESの場合、媒体CPUは、処理をステップS506に移し、NOの場合、媒体CPUは、処理をステップS507に移す。

【0240】

ステップS506において、媒体CPUは、確認コードとパスワードとを作成し、記憶する。より具体的には、媒体CPUは、確認コード作成ボタン722押下によって、確認コード用の乱数とパスワード用の乱数とを次々と発生させ、2度目の確認コード作成ボタン722押下によって押下時に発生させていた乱数を決定する。そして、媒体CPUは、決定した乱数と現在の時刻とを組合せて確認コードとパスワードとを作成し、投票内容に対応付けて確認コードとパスワードとを記憶部に記憶する。その後、媒体CPUは、処理をステップS501に移す。

【0241】

ステップS507において、媒体CPUは、表示ボタン723押下か否かを判断する。この判断がYESの場合、媒体CPUは、処理をステップS508に移し、NOの場合、

10

20

30

40

50

媒体CPUは、処理をステップS509に移す。

【0242】

ステップS508において、媒体CPUは、投票内容及び確認コードとパスワードとを表示する。より具体的には、媒体CPUは、検出した表示ボタン723押下によって投票内容及び確認コードとパスワードとを表示装置735に表示する。そして、媒体CPUは、検出した表示ボタン723押下ごとに記憶部に記憶している投票内容及び確認コードとパスワードとを表示装置735に表示する。その後、媒体CPUは、処理をステップS501に移す。

【0243】

ステップS509において、媒体CPUは、投票ボタン724押下か否かを判断する。この判断がYESの場合、媒体CPUは、処理をステップS510に移し、NOの場合、媒体CPUは、処理をステップS501に移す。

10

【0244】

ステップS510において、媒体CPUは、電子投票データ521に投票内容及び確認コードと、パスワードとを埋め込む。より具体的には、媒体CPUは、パスワードに基づいてGetPos処理(図14参照)へのパラメータ(par=Ci)を算出し、算出したパラメータによって電子投票データ521内に領域を設定し、設定した領域を構成する画素に基づいて算出した投票内容位置に、投票内容及び確認コードを埋め込む。次に、媒体CPUは、電子投票データ521から公開鍵を取得し、取得した公開鍵に基づいてパスワードを暗号化する。そして、媒体CPUは、GetPos処理(図14参照、par=0)によって算出された電子投票データ521内のパスワード位置に、暗号化したパスワードを埋め込む。その後、媒体CPUは、処理をステップS501に移す。

20

【0245】

図27は、本発明の一実施形態に係る電子投票媒体700を利用する場合の電子投票データ作成装置100の処理内容を示すフローチャートである。

【0246】

ステップS151において、作成CPUは、電子投票データ521を作成する。作成CPUは、図12のステップS101からステップS108と同様に電子投票データ521を作成する。その後、作成CPUは、処理をステップS152に移す。

【0247】

ステップS152において、作成CPUは、投票IDを受信か否かを判断する。すなわち、作成CPUは、電子投票媒体接続端末790から投票IDを受信したか否かを判断する。この判断がYESの場合、作成CPUは、処理をステップS153に移し、NOの場合、作成CPUは、処理を終了する。

30

【0248】

ステップS153において、作成CPUは、最初か否かを判断する。すなわち、作成CPUは、投票IDが記憶部(図示せず)に記憶されているか否かを判断する。この判断がYESの場合、作成CPUは、処理をステップS154に移し、NOの場合、作成CPUは、処理をステップS156に移す。

【0249】

ステップS154において、作成CPUは、電子投票データ521に投票IDを対応付けて記憶する。その後、作成CPUは、処理をステップS155に移す。

40

【0250】

ステップS155において、作成CPUは、電子投票データ521を送信する。すなわち、作成CPUは、投票IDを送信した電子投票媒体接続端末790に電子投票データ521を送信する。その後、作成CPUは、処理を終了する。

【0251】

ステップS156において、作成CPUは、受信した投票IDによって検索し、検索した投票IDに対応付けられた電子投票データ521を取得する。すなわち、作成CPUは、電子投票データ521と投票IDとを対応付けて記憶した記憶部(図示せず)を投票I

50

Dによって検索し、検索した投票IDに対応付けられた電子投票データ521を取得する。その後、作成CPUは、処理をステップS155に移す。

【0252】

図28は、本発明の一実施形態に係る電子投票媒体700を利用する場合の電子開票装置300の処理内容を示すフローチャートである。

【0253】

ステップS351において、開票CPUは、電子投票データ521を入力する。すなわち、開票CPUは、図16のステップS301と同様に、電子投票データ521を入力する。その後、開票CPUは、処理をステップS352に移す。

【0254】

ステップS352において、開票CPUは、投票IDを受信が否かを判断する。すなわち、開票CPUは、電子投票媒体接続端末790から投票IDを受信したか否かを判断する。この判断がYESの場合、開票CPUは、処理をステップS353に移し、NOの場合、開票CPUは、処理をステップS355に移す。

【0255】

ステップS353において、開票CPUは、最初か否かを判断する。すなわち、開票CPUは、投票IDが電子投票データ記憶部332に記憶されているか否かを判断する。この判断がYESの場合、開票CPUは、処理をステップS354に移し、NOの場合、開票CPUは、処理をステップS357に移す。

【0256】

ステップS354において、開票CPUは、電子投票データ521に投票IDを対応付けて電子投票データ記憶部332に記憶する。その後、開票CPUは、処理をステップS355に移す。

【0257】

ステップS355において、開票CPUは、開票条件を満たすか否かを判断する。すなわち、開票CPUは、図16のステップS302と同様に、開票条件を満たすか否かを判断する。この判断がYESの場合、開票CPUは、処理をステップS356に移し、NOの場合、開票CPUは、処理をステップS351に移す。

【0258】

ステップS356において、開票CPUは、開票処理を行う。すなわち、開票CPUは、図16のステップS303からステップS310と同様に、開票処理を行う。その後、開票CPUは、処理を終了する。

【0259】

ステップS357において、開票CPUは、受信した投票IDによって検索し、検索した投票IDに対応付けられた電子投票データ521に上書きする。すなわち、開票CPUは、電子投票データ521と投票IDとを対応付けて記憶した電子投票データ記憶部332を投票IDのうち製品IDによって検索し、検索した製品IDを含む投票IDに対応付けられた電子投票データ521に上書きして電子投票データ記憶部332に記憶する。その後、開票CPUは、処理をステップS355に移す。なお、開票CPUは、投票IDに含まれる時刻に基づいて上書きするとしてもよい。

【0260】

本実施形態によれば、暗号化装置400は、3原色の階調値から構成される画素によって構成される画像を読み込み、読み込まれた画像を構成する3原色のうちの原色又は二の原色の階調値に基づいて複数の擬似乱数を生成し、生成された複数の各擬似乱数に基づいて、所定の演算を実行し、画像内の画素の位置を順に複数個算出する。そして、暗号化装置400は、算出された複数個の各位置に係る画素を構成する3原色の階調値のうち、擬似乱数を生成するために用いた一の原色又は二の原色以外の原色の階調値を構成するビットのうち所定のビットに、擬似乱数を算出した順に、ビットの重みを対応付け、重みが対応付けられた所定のビットに、情報を構成するビットのうち、所定のビットに対応付けられた重みと同じ重みのビットの値を埋め込む。したがって、画像を構成する画素の階調

10

20

30

40

50

値が変更されている場合には情報を埋め込んだ画素を算出することができないので、暗号化装置400は、画像データが改竄されている場合には復号できないような暗号を作成することができる。

【0261】

さらに、暗号化装置400は、画像内に領域を設定し、設定された領域を構成する画素の階調値に基づいて算出した画素に、情報を埋め込む。さらに、暗号化装置400は、算出した画素の位置が重複する場合に、算出したハッシュ値に基づいて算出した画素に、情報を埋め込む。したがって、暗号化装置400は、復号することが困難な暗号を作成することができる。

【0262】

以上、本発明の実施形態について説明したが、本発明は上述した実施形態に限るものではない。また、本発明の実施形態に記載された効果は、本発明から生じる最も好適な効果を列挙したに過ぎず、本発明による効果は、本発明の実施形態に記載されたものに限定されるものではない。

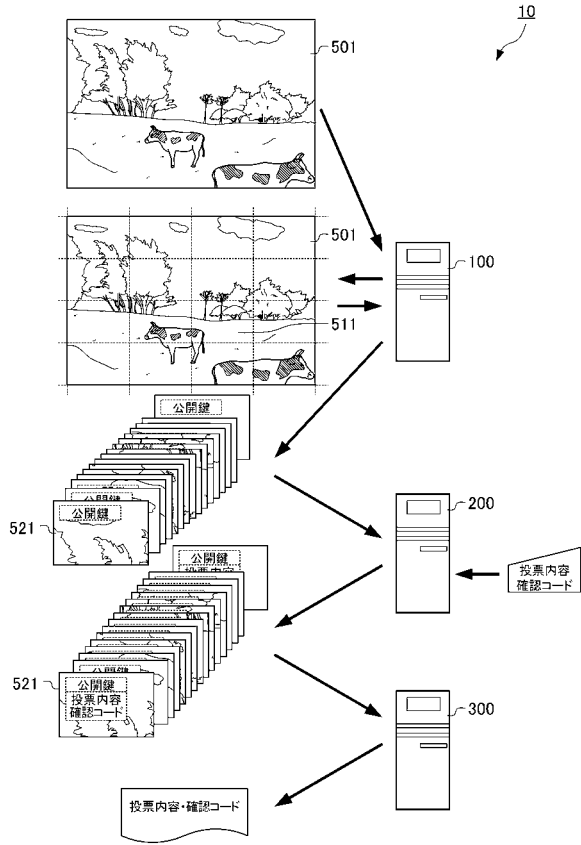
【符号の説明】

【0263】

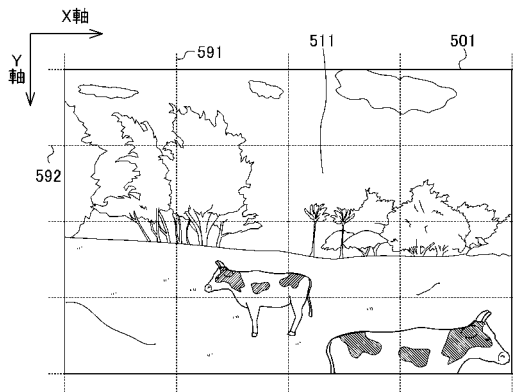
10	電子投票システム	
100	電子投票データ作成装置	
101	秘密コード受付部	
102	全体画像データ変更部	20
103	全体画像コード算出部	
104	暗号秘密コード算出部	
105	暗号鍵作成部	
106	分割数設定部	
107	全体画像分割部	
108	作成領域設定部	
109	公開鍵位置算出部	
110	固有コード作成部	
111	固有コード位置算出部	
112	冗長情報書込部	30
113	電子投票データ作成部	
114	電子投票データ出力部	
131	作成パラメータ記憶部	
200	電子投票装置	
201	投票入力部	
202	投票領域設定部	
203	投票公開鍵位置算出部	
204	公開鍵取得部	
205	投票受付部	
206	パスワード受付部	40
207	投票内容領域設定部	
208	投票内容位置算出部	
209	パスワード暗号化部	
210	パスワード位置算出部	
211	投票書込部	
212	再投票受付部	
213	投票出力部	
231	投票パラメータ記憶部	
300	電子開票装置	
301	開票入力部	50

3 0 2	開票判断部	
3 0 3	開票秘密コード受付部	
3 0 4	開票固有コード位置算出部	
3 0 5	固有コード取得部	
3 0 6	電子投票データ検索部	
3 0 7	電子投票データ決定部	
3 0 8	開票全体画像コード算出部	
3 0 9	開票暗号秘密コード算出部	
3 1 0	秘密鍵作成部	
3 1 1	開票領域設定部	10
3 1 2	開票パスワード位置算出部	
3 1 3	暗号パスワード取得部	
3 1 4	暗号パスワード復号部	
3 1 5	開票投票内容領域設定部	
3 1 6	開票投票位置算出部	
3 1 7	投票データ取得部	
3 1 8	開票公表部	
3 3 1	開票パラメータ記憶部	
3 3 2	電子投票データ記憶部	
4 0 0	暗号化装置	20
4 0 1	画像読込部	
4 0 2	領域設定部	
4 0 3	擬似乱数生成部	
4 0 4	位置算出部	
4 0 5	ハッシュ値算出部	
4 0 6	重み対応付部	
4 0 7	埋込部	
7 0 0	電子投票媒体	
7 0 1	時刻取得部	
7 0 2	投票識別コード作成部	30
7 0 3	投票識別コード出力部	
7 0 4	投票データ入力部	
7 0 5	確認コード作成部	
7 0 6	パスワード作成部	
7 0 7	投票内容書込部	
7 0 8	公開鍵取得部	
7 0 9	暗号化書込部	
7 1 0	電子投票データ出力部	
7 1 1	表示部	
7 2 1	ID作成ボタン	40
7 2 2	確認コード作成ボタン	
7 2 3	表示ボタン	
7 2 4	投票ボタン	
7 3 1	媒体パラメータ記憶部	
7 3 2	投票データ記憶部	
7 3 3	媒体識別情報記憶部	
7 3 4	接続部	
7 3 5	表示装置	

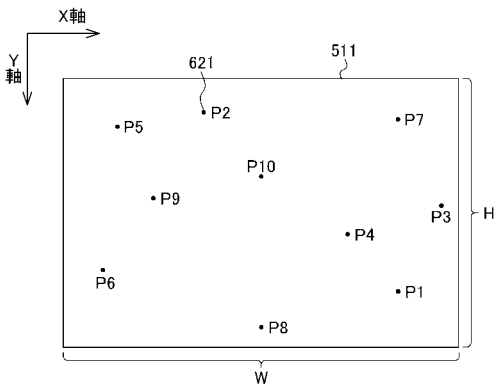
【図1】



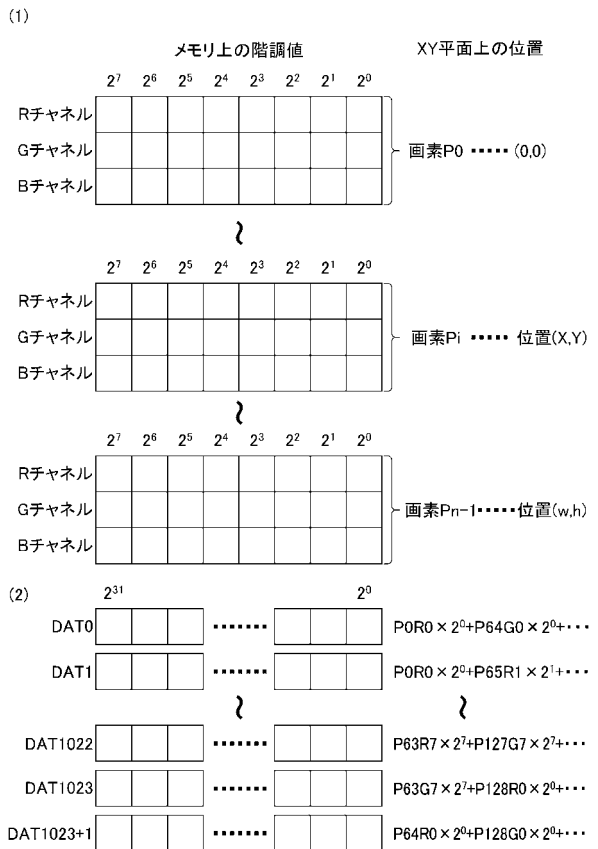
【図2】



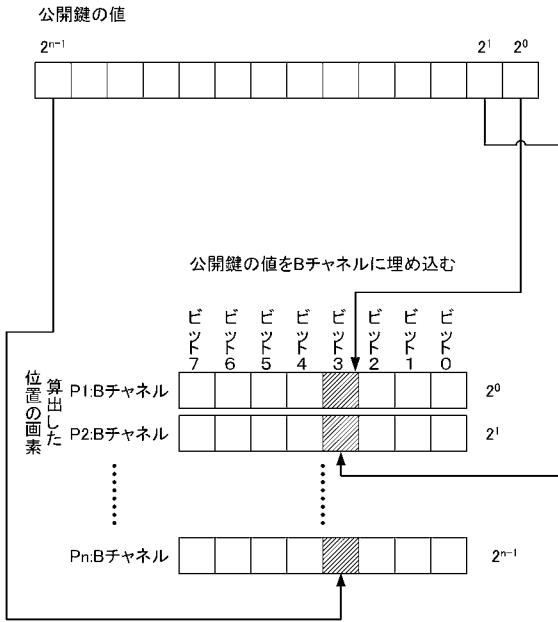
【図3】



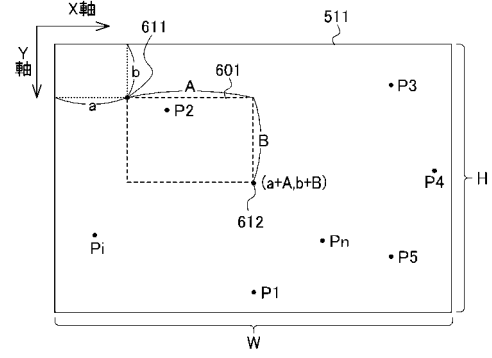
【図4】



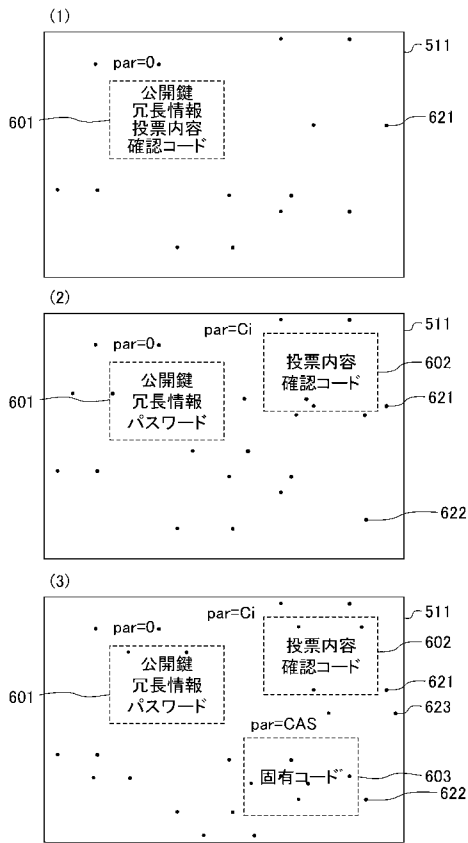
【図5】



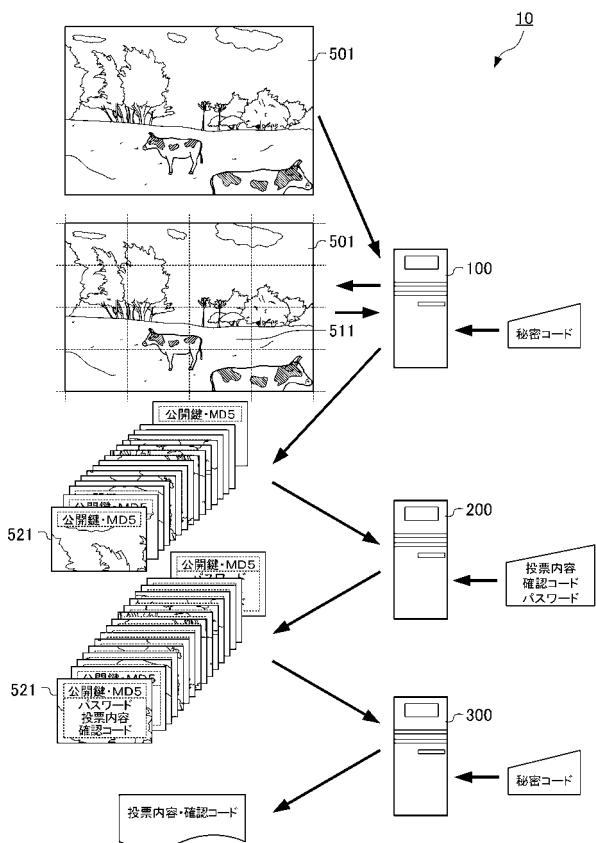
【図6】



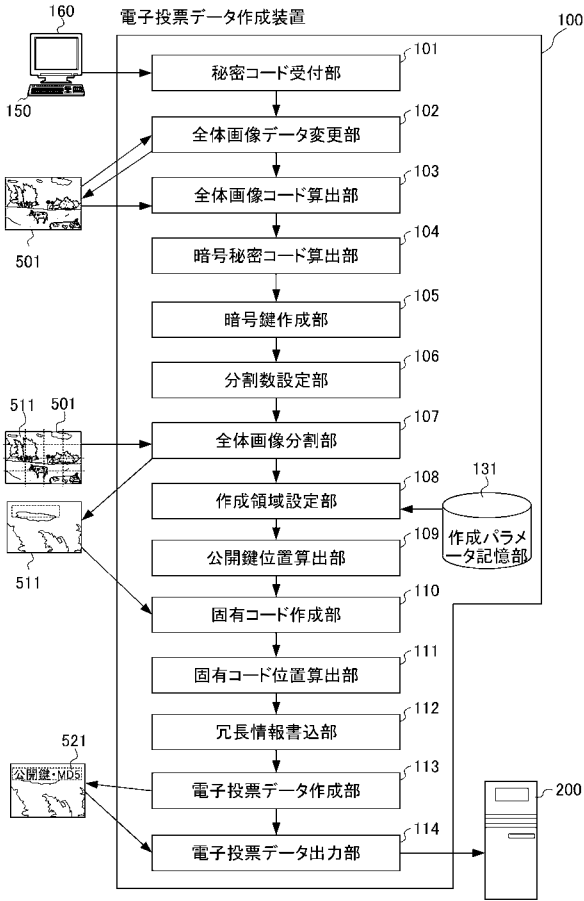
【図7】



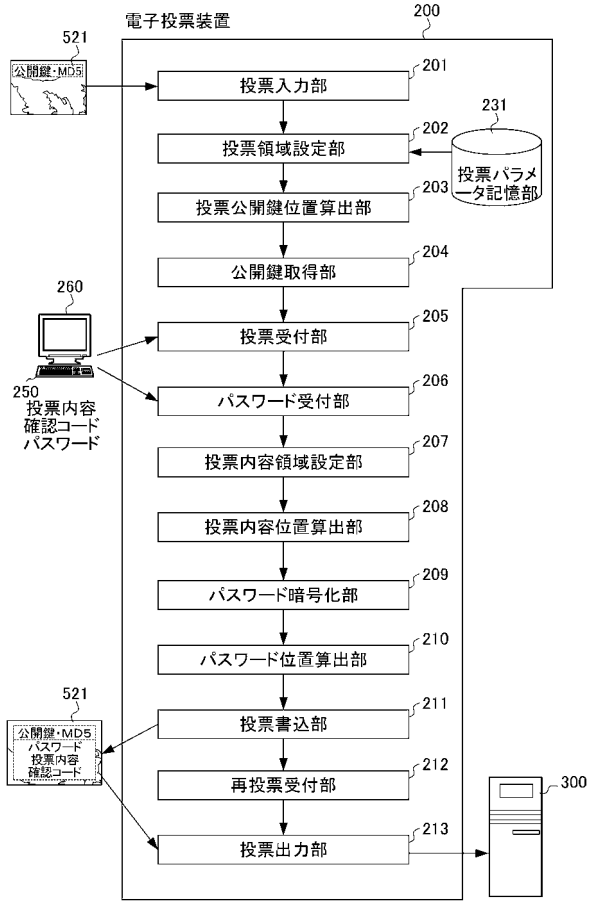
【図8】



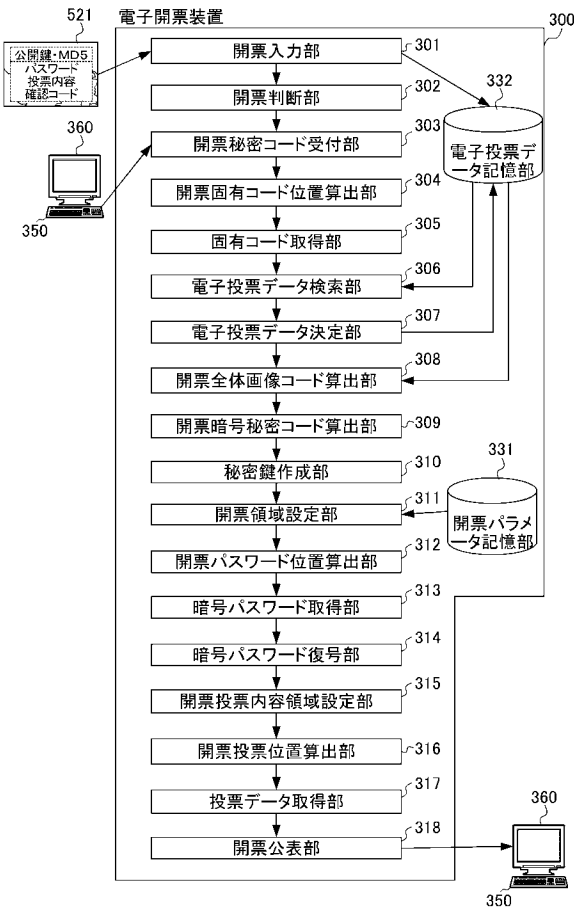
【図 9】



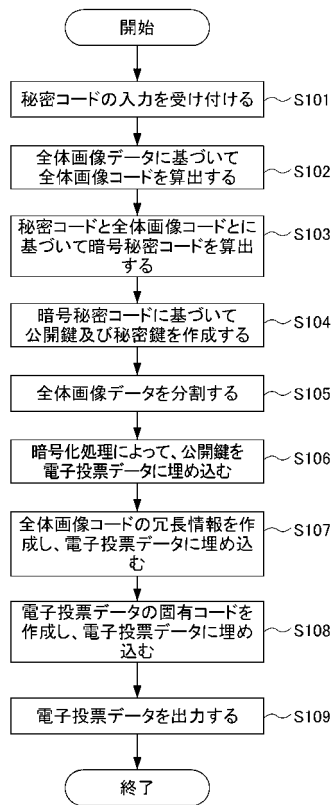
【図 10】



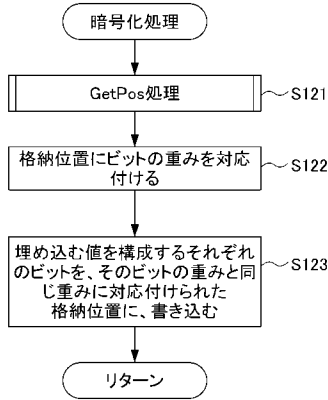
【図 11】



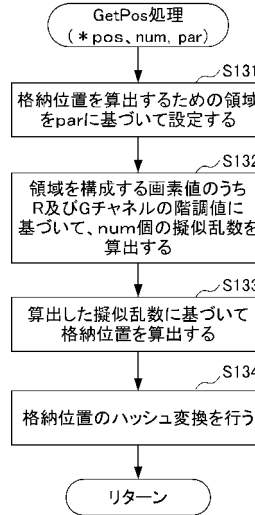
【図 12】



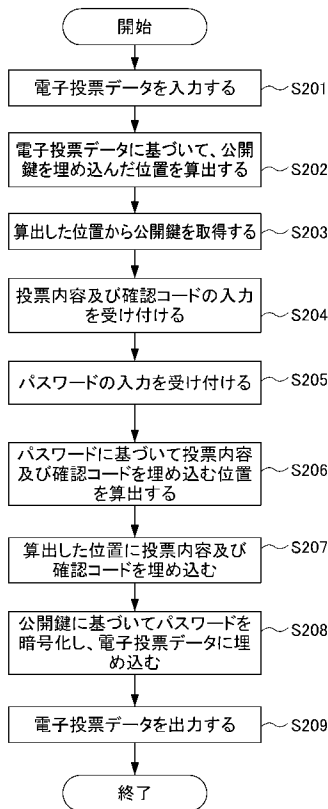
【図13】



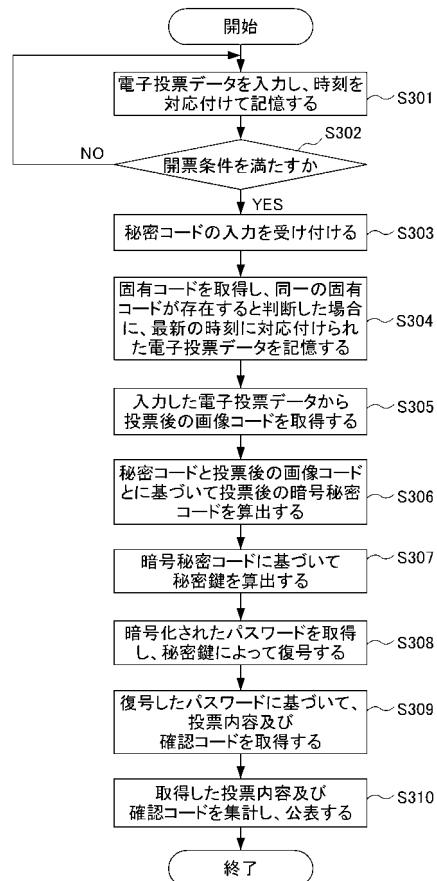
【図14】



【図15】



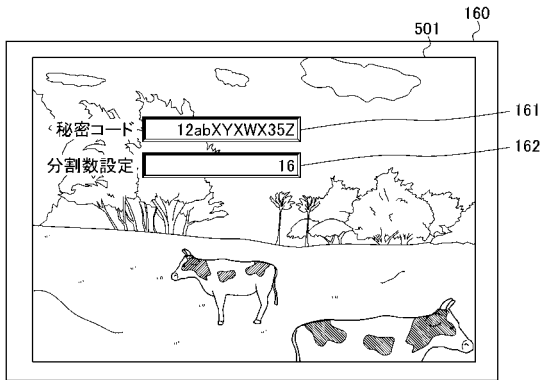
【図16】



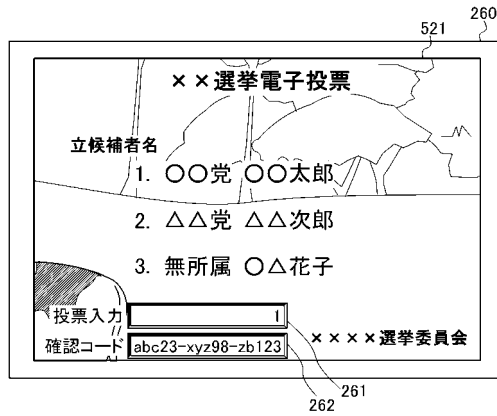
【図17】

番号	画素の位置		階調値(2進)			ビットの重み
	X	Y	R値	G値	B値	
P1	24	123	10000001	11000001	01000001	0
P2	521	150	10001001	01000000	10000001	1
...
P1023	200	100	00001001	11000101	00100101	1022
P1024	10	150	00010001	11001000	01010000	1023

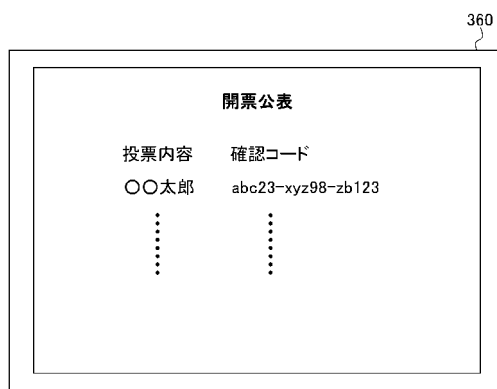
【図18】



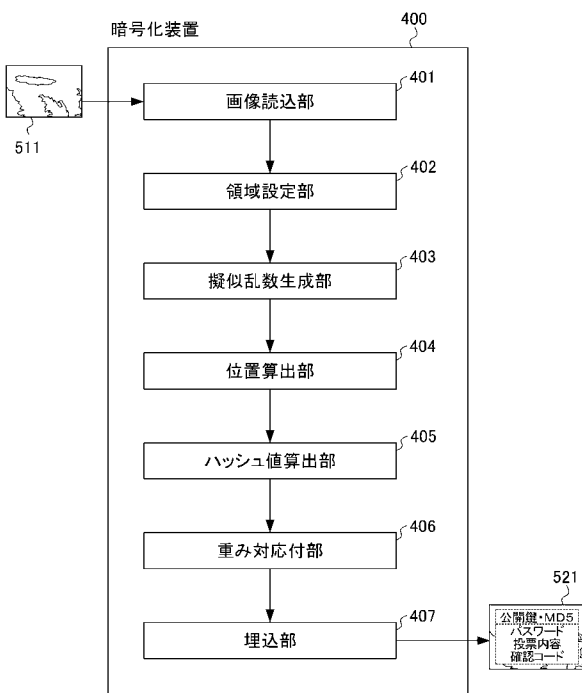
【図19】



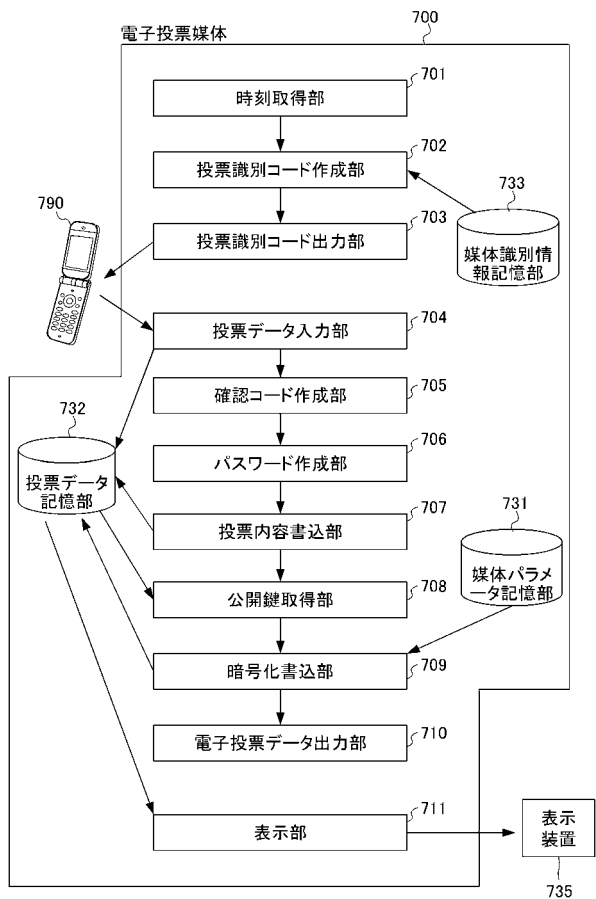
【図20】



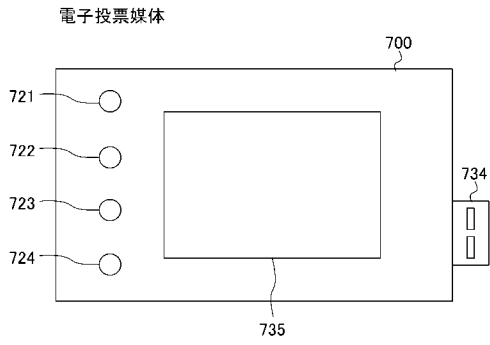
【図21】



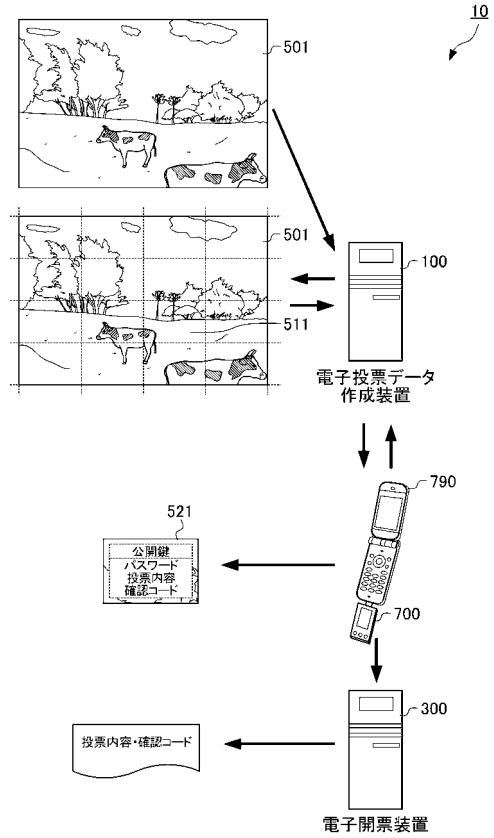
【図22】



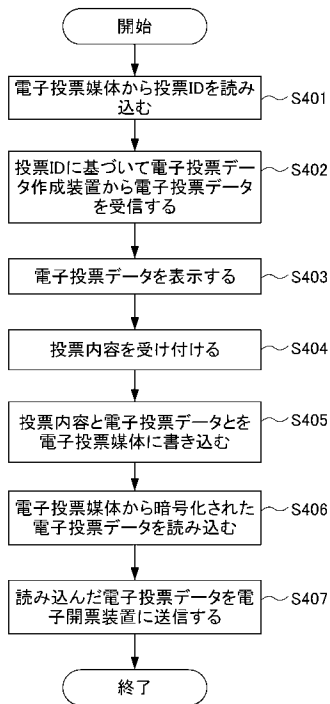
【図 2 3】



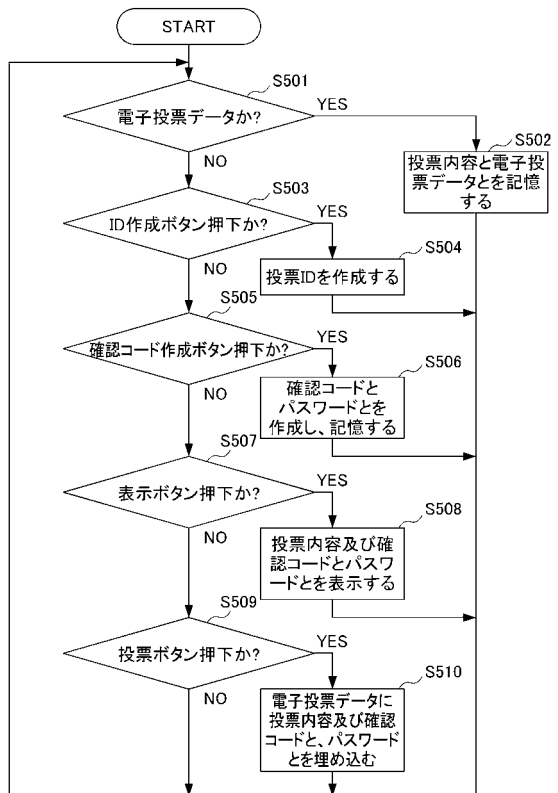
【図 2 4】



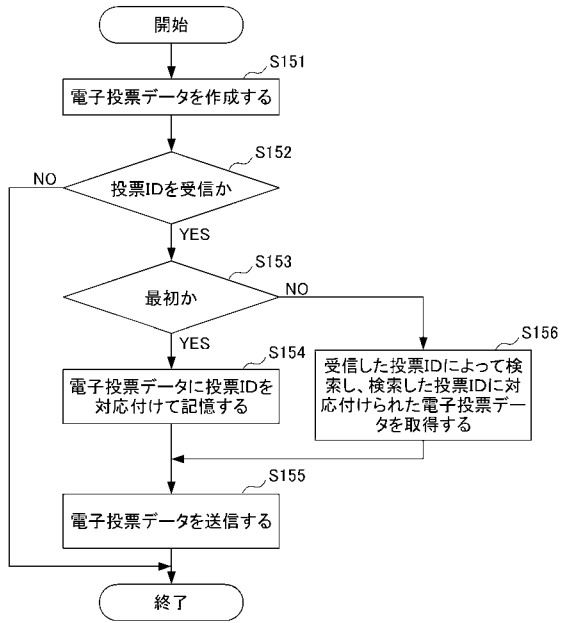
【図 2 5】



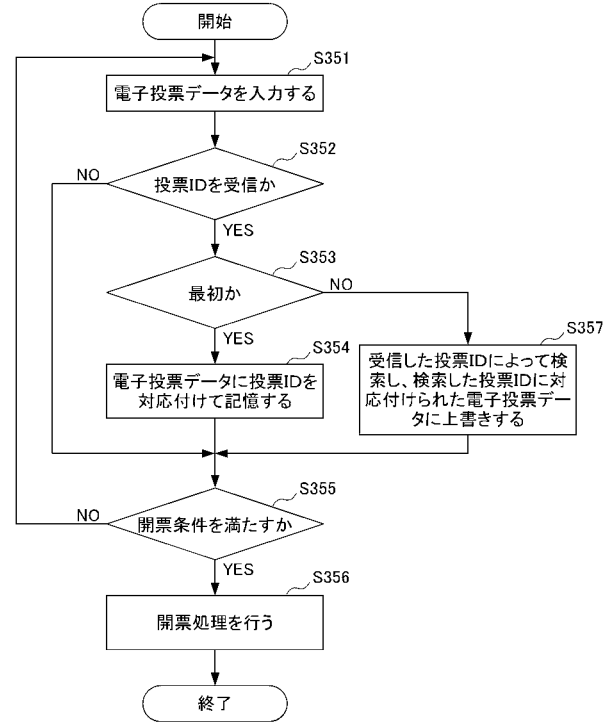
【図 2 6】



【図 27】



【図 28】



フロントページの続き

- (56)参考文献 特開2000-013587(JP,A)
特開2003-092676(JP,A)
特開2011-107841(JP,A)
特開2011-107842(JP,A)
松井 甲子雄, 電子透かしの基礎, 森北出版株式会社, 1998年 8月21日, 第1版, p. 38~51, 100~109
張 善俊 他, 画像をコードブックに利用する投票の暗号化方法, 画像電子学会誌, 日本, 一般社団法人画像電子学会, 2011年 1月25日, 第40巻 第1号, p. 208~216

(58)調査した分野(Int.Cl., DB名)

G09C 5/00
G09C 1/00
H04L 9/00
G06T 1/00
H04N 1/387
H04N 21/8358